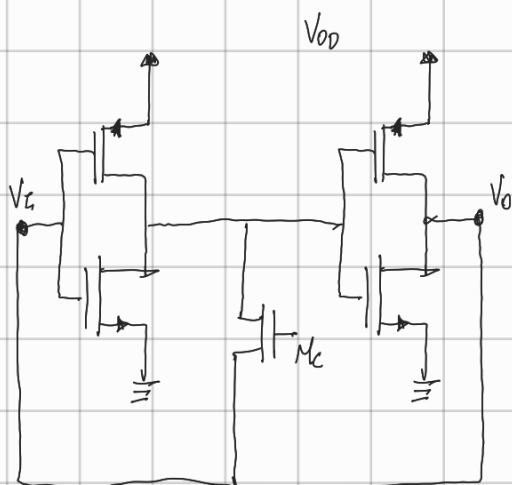


A)

Transistor a canale di ingresso e uscita dei due invertitori.



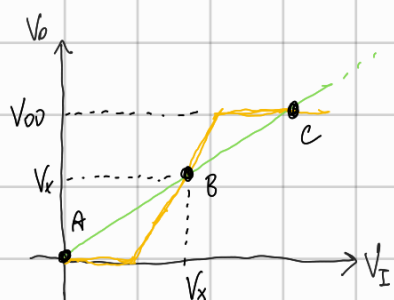
① SCHEMA IN CMOS



→ NON METTERE MASSA!

Schermo LATCH + TRANSISTOR

② DISEGNARE CARATT. DI TRASF. E INDICARE P.TI DI LAVORO



Curva di 2 inv. in casc.

Vincolo: $V_0 = V_I$

Punti di lavoro: intersez. delle 2 curve

Trova coordinate:

$A(0,0)$ $C(V_{DD}, V_{DD})$

Trovo il punto $B(V_x, V_x)$

NOTA: Se invertitori sono simmetrici, $V_x = V_{DD}/2$.

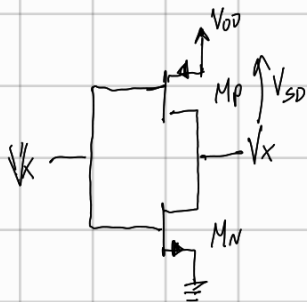
DATI: $V_{DD} = 4V$ $(\frac{W}{L})_n = \frac{4}{1}$ $(\frac{W}{L})_p = \frac{5}{1}$

$$V_{TN} = -V_{TP} = 1V \quad K'_n = 25 \mu A/V^2 \quad K'_p = 10 \mu A/V^2$$

Quindi: $A(0,0)$ $C(4,4)$.

Traviamo B: punto instabile, ingresso = uscita per sistema complessivo
ma anche per ciascuno degli invertitori.

Che succede in CMOS se $V_D = V_I$?



Vedo punto di lavoro dei mosfet:

Mn:

$$V_{GS} = V_x = V_{DS}$$

$V_{DS} > V_{GS} - V_{TN}$? SÌ. M_n si trova in saturazione

Mp:

$$V_{SG} = V_{DD} - V_I = V_{SD} = V_{DD} - V_D$$

$V_{SD} > V_{SG} - |V_{TP}|$? SÌ. M_p si trova in saturazione

Eguaglo le correnti: sono in serie

$$\frac{K'_p}{2} \left(\frac{W}{L}\right)_p (V_{SG} - |V_{TP}|)^2 = \frac{K'_n}{2} \left(\frac{W}{L}\right)_n (V_{GS} - V_{TN})^2 = I_D$$

$$V_{GS} = V_X \quad V_{SG} = V_{DD} - V_X$$

$$K_P' \left(\frac{W}{L} \right)_P (V_{DD} - V_X - |V_{TP}|)^2 = K_N' \left(\frac{W}{L} \right)_N (V_X - V_{TN})^2$$

$$\sqrt{K_N' \left(\frac{W}{L} \right)_N} (V_X - V_{TN}) = \sqrt{K_P' \left(\frac{W}{L} \right)_P} (V_{DD} - V_X - |V_{TP}|)$$

$$\sqrt{100} (V_X - 1) = \sqrt{50} (3 - V_X)$$

$$10 V_X - 10 = 5\sqrt{2} (3 - V_X)$$

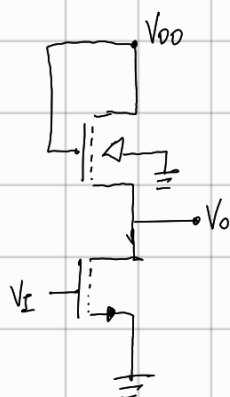
$$\sqrt{2} V_X - \sqrt{2} = 3 - V_X$$

$$(1 + \sqrt{2}) V_X = 3 + \sqrt{2}$$

$$V_X = 1.83 \text{ V}$$

Quindi $B(1.83, 1.83)$ □

B)



$$V_{DD} = 4V$$

$$\left(\frac{W}{L}\right)_L = \frac{1}{2}$$

$$\left(\frac{W}{L}\right)_S = \frac{9}{1}$$

$$V_{TO} = 1V$$

$$\gamma = 0.5 V^{1/2}$$

$$2\phi = 0.6V$$

$$k'_N = 25 \mu A/V^2$$

① LIVELLI LOGICI

Calcolo V_{OH} :

$$\begin{cases} V_{OH} = V_{DD} - V_{SN} \\ V_{SN} = V_{TO} + \gamma \left(\sqrt{2\phi + V_{OH}} - \sqrt{2\phi} \right) \end{cases}$$

↑
 $V_{SG} \text{ del carico} = V_{OH}$

$$V_{OH} = 4 - (1 + 0.5 \sqrt{0.6 + V_{OH}} - \sqrt{0.6})$$

$$V_{OH} = 4 - 1 - 0.5 \sqrt{V_{OH} + 0.6} + 0.5 \sqrt{0.6}$$

$$V_{OH} + 0.6 = 4 \left(3.39 - V_{OH} \right)^2$$

$$V_{OH} + 0.6 = 4 \left(11.5 + V_{OH}^2 - 6.7 V_{OH} \right)$$

$$4V_{OH}^2 - 27.8 V_{OH} + 45.4 = 0$$

$$V_{OH} = \begin{cases} 2.62V \text{ accettabile: } V_{OH} < V_{DD} - V_{TO} \\ 4.32V \text{ non accettabile} \end{cases}$$

Trovo la V_{OL} : impongo uguaglianza correnti.

M_L sempre in saturazione. $I_L = \frac{K'_n}{2} \left(\frac{W}{L} \right)_L (V_{GS_L} - V_{TN_L})^2$ → Perché uscita sarà bassa, range accettabile il massimo l'effetto substrate. Se vuoi puoi fare iterazioni dopo.

M_S sta in triodo perché tensione di uscita deve essere bassa.

$$\frac{K'_n}{2} \left(\frac{W}{L} \right)_L \left(\overset{V_{DD}-V_{OL}}{\uparrow} V_{GS_L} - V_{T0} \right)^2 = \frac{K'_n}{2} \left(\frac{W}{L} \right)_S \left(V_{OH} - V_{T0} - \frac{V_{OL}}{2} \right) V_{OL}$$

$$\frac{K'_n}{2} \left(\frac{W}{L} \right)_L (V_{DD} - V_{OL} - V_{T0})^2 = \frac{K'_n}{2} \left(\frac{W}{L} \right)_S \left(V_{OH} - V_{T0} - \frac{V_{OL}}{2} \right) V_{OL}$$

$$\frac{1}{4} (4 - V_{OL} - 1)^2 = 5 \left(2.62 - 1 - \frac{V_{OL}}{2} \right) V_{OL}$$

$$\frac{1}{20} (9 + V_{OL}^2 - 6V_{OL}) = 1.62V_{OL} - \frac{V_{OL}^2}{2}$$

$$\frac{1}{10} (9 + V_{OL}^2 - 6V_{OL}) = 3.24V_{OL} - V_{OL}^2$$

$$9 + V_{OL}^2 - 6V_{OL} = 32.4V_{OL} - 10V_{OL}^2$$

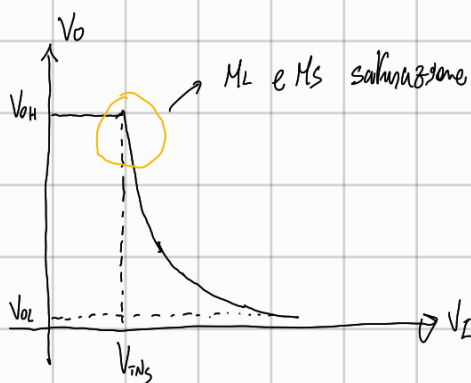
$$11V_{OL}^2 - 38.4V_{OL} + 9 = 0$$

$$x_1 = 0.25V \quad \text{accettabile}$$

$$x_2 = 3.24V \quad \text{non accettabile}$$

Valore compatibile con H_p .

② CARATTERISTICA DI TRASF.



Sono equazioni descrittive del tutto lineare.

$$\frac{1}{2} K'_N \left(\frac{W}{L} \right)_L (V_{DD} - V_O - V_{TO})^2 = \frac{1}{2} K'_N \left(\frac{W}{L} \right)_S (V_I - V_{TO})^2$$

↳ Transistor eff. saturati

$$V_{DD} - V_O - V_{TO} = \sqrt{\frac{\left(\frac{W}{L} \right)_S}{\left(\frac{W}{L} \right)_L}} (V_I - V_{TO})$$

$$\text{con } \frac{\left(\frac{W}{L} \right)_L}{\left(\frac{W}{L} \right)_S} = \frac{1}{10} = K_R$$

$$3 - V_O = \sqrt{10} V_I - \sqrt{10}$$

$$V_O = -\sqrt{10} V_I + 3 + \sqrt{10}$$

1) Pendenza: $-\sqrt{10}$

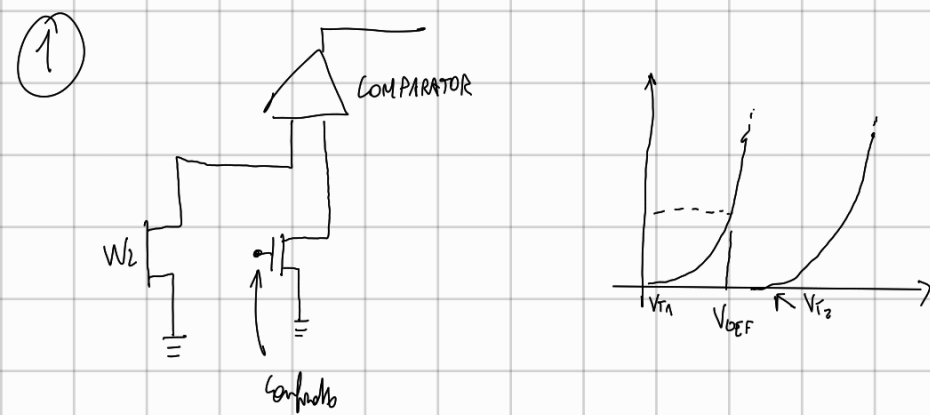
② SECONDO TRATTO LINEARE da 0 a V_{TN5} con pendenza 0

Primo tratto finisce su V_{TN5} .

Secondo tratto quando M_S va in triodo.

$$V_{DS} > V_{GS} - V_{TN5} \Rightarrow \text{Cioè finisce a } 2.6 - 1 = 1.6V$$

SCHEMA MEMORIA FLASH



SCHEMA MEMORIA FLASH: COMPARAZIONE e BIGRAFICO

MECCANISMI: elettromi caldi e effetto tunnel

↑ non per calcolare I_{flow} di I_{flow}

VANTAGGI: elettromi caldi meno $V_{threshold}$ e meno dissipati da I_{flow} fisici della cella, ma chiede forti correnti: difficile da fare a 1/1.

Tunneling: Forti $V_{threshold}$, ma più legati a I_{flow} fisici tipo I_{flow} dell'ossido.

SCHEMA INVERTITORE A 3 STATI IN CMOS

Come si ottiene risposta dinamica uguale? Raddoppio I_{flow} d'aspetto dei MOS ed I_{flow} .