



UNIVERSIDADE DE AVEIRO

DEPARTAMENTO DE ELECTRÓNICA, TELECOMUNICAÇÕES E
INFORMÁTICA

42532- BASE DE DADOS

Football Club

Trabalho Prático Final

8240 - MESTRADO INTEGRADO EM ENGENHARIA DE
COMPUTADORES E TELEMÁTICA

António Rafael da
Costa Ferreira
NMec: 67405 | P4G5

Rodrigo Lopes
da Cunha
NMec: 67800 | P4G5

Docente: Carlos Manuel Azevedo Costa

Junho de 2015
2014-2015

Introdução: Neste trabalho 2 pretende-se estudar as características e utilizações das portas lógicas NMOS, PMOS, CMOS e do BJT e de um diodo.

Conteúdos

1	Parte I - Análise de Circuitos com Díodos	3
---	---	---

1 Parte I - Análise de Circuitos com Díodos