Simulador de execução fora de ordem com scoreboard - MO401 - 2s2025

Objetivo Geral

Neste trabalho vamos desenvolver um simulador de execução fora de ordem com a técnica de scoreboarding. O simulador deve receber como entrada dois arquivos:

1. Programa a ser executado, em assembly do RISC-V, contendo apenas instruções de um determinado subconjunto (especificado abaixo). Um exemplo de programa é:

```
fld f1, 0(x1)
fld f5, 0(x1)
fdiv f2, f4, f5
```