

# MAS: Betriebssysteme

Speicherverwaltung – Strategien (optionales Zusatzmaterial)

T. Pospíšek

# **Zh** School of Engineering

#### Beispiel FIFO

- Zugriffsreihenfolge: 0-1-2-3-4-0-1-5-6-0-1
- Nach FIFO: 4 zusätzliche Ersetzungen im Vergleich zu Belady

Zugr	0	1	2	3	4	0	1	5	6	0	1
RAM	0	0	0	(3)	3	3	(1)	1	1	(0)	0
RAM	-	1	1	1	(4)	4	4	(5)	5	5	(1)
RAM	-	-	2	2	2	(0)	0	0	(6)	6	6
PA				0	0	2	2	2	2	2	2
PA					1	1	3	3	3	3	3
PA								4	4	4	4
PA									0	1	5

RAM = Realer Speicher

PA = Paging Area

....

## Beispiel LRU



- Zugriffsreihenfolge: 0-1-2-3-4-0-1-5-6-0-1
- Nach LRU: 8 Ersetzungen, hier wie FIFO (schlechtes Beispiel)

Zugr	0	1	2	3	4	0	1	5	6	0	1
RAM	0	0	0	(3)	3	3	(1)	1	1	(0)	0
RAM	-	1	1	1	(4)	4	4	(5)	5	5	(1)
RAM	-	-	2	2	2	(0)	0	0	(6)	6	6
PA				0	0	2	2	2	2	2	2
PA					1	1	3	3	3	3	3
PA								4	4	4	4
PA									0	1	5

RAM = Realer Speicher PA = Paging Area



#### **Beispiel NFU**

- Zugriffsreihenfolge: 0-1-2-3-4-0-1-5-6-0-1
- Nach NFU: 6 Ersetzungen, besser als FIFO
- Anm.: Schlecht bei 1-1-1-1-2-3-4-5-3-4-5-6..... (1 wird bevorzugt, Aging)

Zugr	0	1	2	3	4	0	1	5	6	0	1
RAM	0,	0,	0,	(3 <sub>1</sub> )	3,	3,	(1 <sub>1</sub> )	1,	1,	1,	12
RAM	-	1,	1,	1,	(41)	4,	4,	(5 <sub>1</sub> )	(6 <sub>1</sub> )	6,	6,
RAM	-	-	2,	2,	2,	(01)	0,	0,	0,	02	02
PA				0	0	1	3	3	3	3	3
PA					2	2	2	2	2	2	2
PA								4	4	4	4
PA									5	5	5



- Annahme: Einlagerungszeitpunkt = Zeitpunkt der ersten Nutzung
- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach **OPT** 3 Page Faults

RAM	2	2	2	2				
RAM		3	3	3				
RAM				1				
PA								
PA								
PA								

RAM = Realer Speicher

(x) = Seitenersetzung notwendig



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach OPT 3 Page Faults (angeordnet nach zukünftiger Zugriffsreihenfolge)

Zugr	2	3	2	1	5	2	4	5	3	2	5	2
RAM	2	2	2	2	2	5	5	5	5	5	5	5
RAM		3	3	3	3	3	3	3	3	(2)	2	2
RAM				1	(5)	2	(4)	4	4	3	3	3
PA					1	1	2	2	2	4	4	4
PA							1	1	1	1	1	1
PA												

RAM = Realer Speicher

(x) = Seitenersetzung notwendig



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach FIFO 6 Page Faults

RAM	2	2	2	2				
RAM		w	w	3				
RAM				1				
PA								
PA								
PA								

RAM = Realer Speicher PA = Paging Area



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach FIFO 6 Page Faults

Zugr	2	3	2	1	5	2	4	5	3	2	5	2
RAM	2	2	2	2	(5)	5	5	5	(3)	3	3	3
RAM		3	3	3	3	(2)	2	2	2	2	(5)	5
RAM				1	1	1	(4)	4	4	4	4	(2)
PA					2	3	3	3	5	5	2	4
PA							1	1	1	1	1	1
PA												

RAM = Realer Speicher

(x) = Seitenersetzung notwendig



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach LRU 4 Page Faults

RAM	2	3	2	2				
RAM		2	3	1				
RAM				3				
PA								
PA								
PA								

RAM = Realer Speicher PA = Paging Area



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach LRU 4 Page Faults (Seite, die am längsten nicht benutzt wurde, wird ausgelagert)

Zugr	2	3	2	1	5	2	4	5	3	2	5	2
RAM	2	2	2	2	2	2	2	2	(3)	3	3	3
RAM		3	3	3	(5)	5	5	5	5	5	5	5
RAM				1	1	1	(4)	4	4	(2)	2	2
PA					3	3	3	3	2	4	4	4
PA							1	1	1	1	1	1
PA												

RAM = Realer Speicher

(x) = Seitenersetzung notwendig



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach NFU 3 Page Faults

RAM	2	3	2	2				
RAM		2	3	1				
RAM				3				
PA								
PA								
PA								

RAM = Realer Speicher PA = Paging Area



- Zugriffsreihenfolge: 2-3-2-1-5-2-4-5-3-2-5-2
- Nach **NFU** 3 Page Faults (Zugriffszähler für jede Seite)
- Ohne Berücksichtigung von Aging!

Zugr	2	3	2	1	5	2	4	5	3	2	5	2
RAM	2,	3,	3,	3,	22	2 <sub>3</sub>	2 <sub>3</sub>	2 <sub>3</sub>	2 <sub>3</sub>	24	2 <sub>4</sub>	2 <sub>5</sub>
RAM		2,	22	22	(5 <sub>1</sub> )	51	5,	52	52	52	<b>5</b> <sub>3</sub>	5 <sub>3</sub>
RAM				1,	1,	1,	(41)	4,	(3 <sub>1</sub> )	3,	3,	3,
PA					3,	3,	3,	3,	4,	4,	4,	41
PA							1,	1,	1,	1,	1,	1,
PA												

RAM = Realer Speicher

PA = Paging Area