電子電路實驗二: KCL 與 KVL

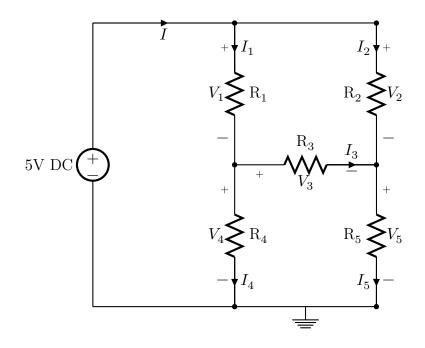
實驗結報

B02901178 江誠敏

2014/09/28

1 實驗結果

本實驗的電路圖如下:



以下所有的數據皆是以數位電表量測的。

1.1 電阻值的量測

電阻編號	量測値	理論値	相對誤差
R_1	$220.0\:(\Omega)$	$217.83(\mathrm{k}\Omega)$	-1.0%
$ \begin{array}{c c} R_1 \\ \hline R_2 \\ \hline R_3 \\ \hline R_4 \\ \hline R_5 \\ \end{array} $	$0.9918~(k\Omega)$	$1.0~(\mathrm{k}\Omega)$	-0.8%
R_3	$2.0019~(k\Omega)$	$2.0~(\mathrm{k}\Omega)$	0.1%
$ m R_4$	$0.9925~(\mathrm{k}\Omega)$	$1.0~(\mathrm{k}\Omega)$	0.7%
R_5	$470.0~(\Omega)$	$467.80~(\mathrm{k}\Omega)$	-0.5%

1.2 電壓的測量

 V_n 表示 R_n 的端電壓差。

變數名稱	量測値	理論値	相對誤差
$\overline{V_1}$	1.0846 (V)	1.082 (V)	0.2%
V_2	3.0872 (V)	3.082 (V)	0.2%
V_3	2.0019 (V)	2.000 (V)	0.1%
V_4	3.9295 (V)	3.918 (V)	0.3%
$\overline{V_5}$	1.9272 (V)	1.918 (V)	0.5%

1.3 電流的測量

 I_n 表示通過 R_n 的電流,I 表示電源供應器的輸出電流。

變數名稱	量測値	理論値	相對誤差
$I_{DC} = I$	8.069 (mA)	8.000 (mA)	0.8%
$\overline{I_1}$	4.958 (mA)	4.918 (mA)	0.8%
I_2	$3.106~(\mathrm{mA})$	$3.082 (\mathrm{mA})$	0.8%
I_3	$1.003~({\rm mA})$	$1.000 ({\rm mA})$	0.3%
$\overline{I_4}$	$3.964\ (mA)$	$3.918\ ({ m mA})$	1.2%
$\overline{I_5}$	4.117 (mA)	$4.082\ ({\rm mA})$	0.9%

2 結報問題

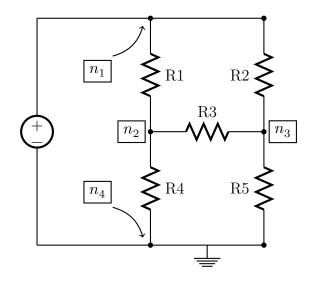
1. 比較電表量測所有電阻值與色碼之電阻值, 其誤差爲何?可容忍嗎?

答: 電表量測的電阻値與色碼之電阻値 (即理論値) 已列在節 1-1 的表格中,從表格中我們可以看出所有誤差皆在 $\pm 1.0\%$ 之間,對於誤差爲 5% 內的金環電阻,是可以容忍的!

2. 利用實驗中得到的數據驗證 KVL 與 KCL。使用類比電表測得的結果和數位 電表測得值有何異同? 爲什麼?

答:

KCL: 一個節點流進和流出的電流要相等。驗證 n_1, n_2, n_3, n_4 這四個點:



我們計算這些點進入的電流逕量:

• n_1 : 8.069 - 4.958 - 3.106 = 0.005 (mA)

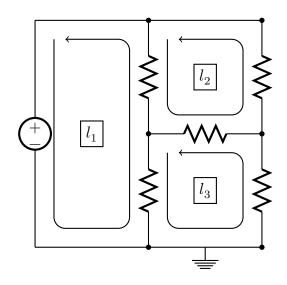
• n_2 : 4.958 - 1.003 - 3.964 = -0.009 (mA)

• n_3 : 3.106 + 1.003 - 4.117 = -0.008 (mA)

• n_4 : 3.964 + 4.117 - 8.069 = 0.012 (mA)

這些數字都與理論值 0 相差不遠,因此我們可以說本實驗在合理的誤差範圍下驗證了 KCL。

KVL: 一個迴路中電壓差的總合要等於零。驗證 l_1, l_2, l_3 這三個迴路:



我們計算這些迴路的電壓差總合:

• l_1 : 5.000 - 1.085 - 3.929 = -0.014 (V)

• l_2 : -1.085 - 2.002 + 3.087 = 0 (V)

• l_3 : -3.929 + 1.927 + 2.002 = 0 (V)

這些數字也都與理論值 0 相差不遠,因此我們可以說本實驗在合理的誤差範圍下驗證了 KVL。

使用類比電表理論上要跟使用數位電表相同,但是實際上似乎數位電表較精確一些。我們使用過的 3 個類比電表中,前兩個在量測電阻值時誤差都超過 20%,第三個是完全壞了,指針永遠在 0。(或許是裡面電池沒電了)

3. 試述如何減少理論與實驗值之誤差。

答:

- (1) 用較準確的儀器進行測量:以本實驗來說,有類比電表和數位電表可以選擇。但數位 電表似乎較類比電表要精確許多,因此如果要得到誤差較小的實驗結果,用數位電表 似乎是一個比較好的選擇。
- (2) 考慮溫度的影響:電路元件如電壓供應器、電阻等等都可能受溫度的影響而使電壓、 電阻值等發生變化,因此如果要避免這些誤差,應等電路達到熱平衡後再進行測量。
- (3) 避免量測上的誤差: 如電路個元件要接觸良好, 用正確的電表檔位測量等等。
- 4. 利用均方根 (rms) 値與峰 (peak) 値解釋一般家用電壓之規格爲多少?

答:台灣的一般家用電壓規格分為 110,220 (V) 兩種,而這邊指的是電壓的均方根值。假設一正弦波

$$V(t) = V_m \sin(\omega t + \phi)$$

我們計算在一個週期的方均根

$$\sqrt{\int_0^{\frac{2\pi}{\omega}} V(t)^2 \, \mathrm{d}^{\mathrm{t}}} = \frac{V_m}{\sqrt{2}}$$

也就是說交流電壓的峰值是方均根值的 $\sqrt{2}\approx 1.414$ 倍,對於 110 (V) 的電壓規格來說, 其峰值 = $110\times\sqrt{2}\approx 155.6$ (V)。

- 5. 試述 DC POWER SUPPLY:
 - (a) GND 端用途爲何?

答: GND 端爲機殼接地端,提供實驗上一個電壓爲零的參考點。

(b) C.C. Indicator 燈亮之意義。

答: C.C. Indicator 表示現在是在恆流 (Constant Current) 下工作,通常是因爲在指定電壓下所需電壓超過電流閥値,或是電路接錯而短路所致。

6. 有關電阻的電阻值與誤差,回答下列問題:

(a) 爲什麼 5% 誤差的電阻都是四環?

答: 因爲如果誤差在 $\pm 5\%$,用五環色碼,也就是三位的精度來標示電阻已經沒有意義。舉例來說, 100Ω 的 5% 誤差電阻,他的阻值範圍在 $95 \sim 105\Omega$ 間,而 110Ω 的 5% 誤差電阻的阻值範圍在 $104.5 \sim 121\Omega$ 間,兩者已有重疊,因此兩位精度的四環色碼已經足夠了。

(b) 參考預報問題 3,如果你在預報沒有回答該題,請於此處回答。爲什麼你在賣場上面幾乎看不到其他四環電阻第一環與第二環的組合?

答:製造廠商在精度與成本的考量下,會盡量使兩電阻的誤差範圍不重疊,以減少製造時的困擾。因此廠商只會製造特定的一些電阻值 1 。以誤差 10% 電阻的 E12 規格 爲例,電阻值通常只會有下圖列出的幾種而已: 2

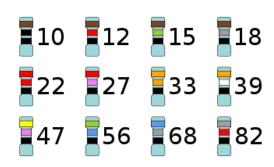


Figure 1: E12 電阻規格圖

而其他誤差的電阻也有其對應的生產規格 (如 5% 電阻的 E12 規格),因此並不是所有的電阻色碼都會被製造。

¹參考自實驗二講義

²http://en.wikipedia.org/wiki/Preferred_number