# Clock Pendelum Analyzer- Sys Spec

System Spezifikationen des Clock Pendelum Analyzer

Tobias Kreienbühl & Daniel Föhn

im Auftrag der Hochschule Luzern

## Inhaltsverzeichnis

1	Einführung			
	1.1 Zweck des Dokuments			
	1.2 Zielpublikum			
	1.3 Versionierung			
	1.4 Glossar			
2	usgangslage			
3	Ziele			
4	Scope			
5	Anforderung 5.1 funktionale Anforderungen			
6	Resultate			
7	Business Case			
8	Systemdesign			
_	8.1 Kontextdiagramm			
	8.2 Umsetzung von			
	8.3 Sequenzdiagramm			
	8.4 Klassendiagramm			
	8.4.1 Klassdetails			
9	Schnittstellen			

## 1 Einführung

- 1.1 Zweck des Dokuments
- 1.2 Zielpublikum
- 1.3 Versionierung

Version	Datum	Kommentar
V1.0	28. September 2017	initial file

### 1.4 Glossar

Abkürzung - Erklärung

### 2 Ausgangslage

 $wie\ war\ die\ Ausgangslage$ 

### 3 Ziele

Was ist nach dem Projekt besser

### 4 Scope

Wie das System im Umfeld integriert wird

## 5 Anforderung

### 5.1 funktionale Anforderungen

alle Anforderungen, welche Code benötigen

#### 5.2 nicht-funktionale Anforderungen

Formulare und GUIs

### 6 Resultate

### 7 Business Case

# System Spezifikation

 $Clock\ Pendelum\ Analyzer-\ Tobias\ Kreienb\"{u}hl\ \ \ \ Daniel\ F\"{o}hn$ 

## 8 Systemdesign

### 8.1 Kontextdiagramm

### 8.2 Umsetzung von ...

wie spezifische Teile umgesetzt werden

### 8.3 Sequenzdiagramm

 $wie\ ein\ spezieller\ Ablauf\ funktioniert$ 

### 8.4 Klassendiagramm

wie die Zusammenarbeit der Klassen aussieht

#### 8.4.1 Klassdetails

kurzer Satz zum Beschreiben der wichtigsten Klassen

## 9 Schnittstellen

## Abbildungsverzeichnis

## Tabellenverzeichnis

## Anhang