Exercici 3.1: Donada la següent declaració de variables globals en C, tradueix-la a assemblador MIPS. Recorda que en C els elements d'una matriu es guarden per files. Utilitza la directiva .align per garantir l'alineació dels elements, allà on calgui.

```
int mat1[5][6];
   char mat2[3][5];
   long long mat3[2][2];
   int mat4[2][3] = \{\{2, 3, 1\}, \{2, 4, 3\}\};
                      mat 1 = 0x0000 0000
         5.6.4
, space
                      mat 2 0x0000 00 78
        3.5
· space
                      mat 3 - 0x00000087
. align
           2.2.8
· space
                                - 0x0000 009C
· align
           2,3,1,2,4,3 mat 4 - 0x0000 00QC
. Word
```

Exercici 3.2: Calcula l'adreça de memòria de cada un dels següents accessos a les matrius declarades en l'apartat anterior. Pots deixar la resposta en funció de les adreces mat1, mat2, mat3 i mat4.

@mat1[4][3] =	@mat1+4.6.4+3.4
@mat2[2][4] =	@mat2+(2.5+4)
@mat3[1][0] =	@mat3 $+8(2-1+0)$
@mat4[0][2] =	@may4+4(0.3+2)

Exercici 3.5: Donada la segtüent declaració de la matriu mat, de 4 files per 6 columnes, de nombres enters:

Escriu la fórmula per calcular l'adreça de l'element mat[i][2], en funció de l'adreça de mat i del valor enter i:

$$Q_{\text{mat}[i][2]} = Q_{\text{mat}} + (i \cdot 6 + 2) \cdot h = i \cdot 2^3 \cdot 3 + 8$$

Fent servir aquesta fórmula, calcula la distància en bytes (stride) entre les adreces de dos elements consecutius d'una mateixa columna:

Exercici 3.3: Tradueix a llenguatge assemblador MIPS les declaracions de variables globals i la funció main de la Figura 3.2. Recorda que aquesta s'ha de programar com una subrutina, seguint totes les regles estudiades (p. ex., s'ha de preservar el registre \$ra si el main crida altres subrutines). Observa que la declaració de les variables globals mat1 i mat4 són les mateixes que en l'exercici 3.1, i que les adreces dels elements mat1[4][3] i mat4[0][2] són les que ja has calculat a l'exercici 3.2.

met 1: Space 120 math: word 2,3,1,2,4,3 cel: werd 2 main. (a 2x), mat 1 ca sao, not 4 (oudar, 8(900) (a 9a2, 0(9a2) jal subr su \$ 20, 108(\$ 50) (a sao, mat 4 Li Sal, 1 (i sc2, 1 jal subr octso) ir dra

Exercici 3.4: Tradueix a assemblador MIPS la subrutina subr de la Figura 3.2

la 9to, not 1 SIL St1, 202,4 su \$62, 802,3 addo sty sti, st2 addio 9+1, 9+1, 20 addu 340, 940, 80 addo sto, 240, 941 SIL 844, Say 3 adau Str, Sal, Saz su 9+2, 9+2, 2 addu 441, -4+1, 8+2 addo Sti, Sti, Sao IW SH, 0(9+1) su \$+1,0(\$+0) neve suo, sal ir tra

Exercici 3.6: Tradueix a MIPS el programa de la Figura 3.3 usant la tècnica d'accés sequencial per recorrer la matriu (versió que apareix a la Figura 3.4). Recorda que la funció main s'ha de programar com una subrutina, seguint les regles pertinents.

main: addio sep, -4 (sep) su tra, O(Isp) la so, resultet la seo multist mat jal sime columna Su \$50, 0(\$SP) (922)0, DIR WI addio Ssp, Ssp, 4 ir sa suna = col Ci 850, 0 adaio \$10, 200, 8 adaio S+7, Sao, 80 while: IW SH, 0 (140) addo 950, 950, 9+1 addio 340, 340, 24 ble 310, 317, while ir sra