Алгоритм, должны соблюдаться следующие пункты:

* ADC должен быть настроен на преобразование по внешнему событию от CCRy, каждое последующее преобразование должно ждать соответствующего ему CCR события;
* После окончания преобразования DMA1 должен перекладывать преобразованное значение из регистра ADC в память MCU;
* DMA2 должен срабатывать по тому же событию от CCR что и ADC. По каждому событию DMA2 должен записывать последующее значение в TIMx->CCRy регистр из массива чисел заданного при настройке DMA2.
* Первый момент времени должен быть записан в CCR с помощью MCU, а не DMA.