МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ государственное БЮДЖЕТНОЕ

образовательное учреждение

высшего образования

«НОВОСИБИРСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Кафедра вычислительной техники

**

**ЛАБОРАТОРНАЯ РАБОТА №3**

«Оптимизация доступа к памяти»

**по дисциплине: «*Организация электронных вычислительных машин и вычислительных систем*»**

|  |  |
| --- | --- |
| Выполнил:  Студент гр. «АБ-320», «АВТФ»  *Сычук Алексей Александрович*  «18» апреля 2025г  \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_  (подпись) | Проверил:  Ассистент кафедры ЗИ  *Скороходов Федор*  «\_\_\_» \_\_\_\_\_\_ 2025г  \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_  (подпись) |

Новосибирск 2025

**Задание:**

1. На языке С/С++/C# реализовать функцию DGEMM BLAS последовательное умножение двух квадратных матриц с элементами типа double. Обеспечить возможность задавать размерности матриц в качестве аргумента командной строки при запуске программы. Инициализировать начальные значения матриц случайными числами.
2. Провести серию испытаний и построить график зависимости времени выполнения программы от объёма входных данных. Например, для квадратных матриц с числом строк/столбцов 1000, 2000, 3000, … 10000.
3. Оценить предельные размеры матриц, которые можно перемножить на вашем вычислительном устройстве.
4. Реализовать дополнительную функцию DGEMM\_opt\_1, в которой выполняется оптимизация доступа к памяти, за счет построчного перебора элементов обеих матриц.
5. \* Реализовать дополнительную функцию DGEMM\_opt\_2, в которой выполняется оптимизация доступа к памяти, за счет блочного перебора элементов матриц. Обеспечить возможность задавать блока, в качестве аргумента функции.
6. \*\* Реализовать дополнительную функцию DGEMM\_opt\_3, в которой выполняется оптимизация доступа к памяти, за счет векторизации кода.
7. Оценить ускорение умножения для матриц фиксированного размера, например,1000х1000, 2000х2000, 5000х5000, 10000х10000. \* Для блочного умножения матриц определить размер блока, при котором достигается максимальное ускорение.
8. С помощью профилировщика для исходной программы и каждого способа оптимизации доступа к памяти оценить количество промахов при работе к КЭШ памятью (cache-misses).
9. Подготовить отчет, отражающий суть, этапы и результаты проделанной работы.

**Задание 1**

Для решения задачи был выбран ЯП С++. Поскольку до компиляции программы неизвестен размер матрицы, то будем использовать динамические массивы при реализации. Создание матриц и их заполнение случайными числами происходят в функциях createMatrix и fillRandomMatrix соответственно. Функции представлены на рисунке 1.1 и 1.2. С полным исходным кодом можно ознакомиться в приложении А.

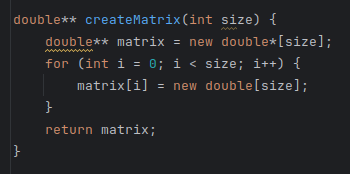


Рисунок 1.1 – Функция создания матрицы

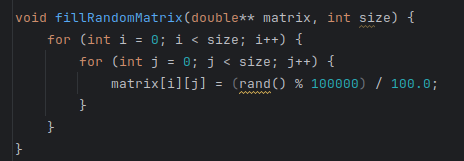


Рисунок 1.2 – Функция заполнения матрицы

Размер матрицы можно задать как аргумент командной строки и ввести после самого запуска (Рисунок 1.3).

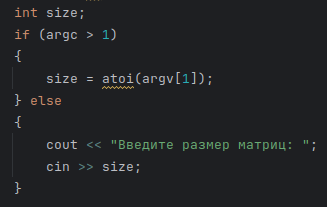


Рисунок 1.3 – Получение размера матриц

Перемножение матриц происходит базовым перебором каждой из ячеек, что представлено на рисунке 1.4.

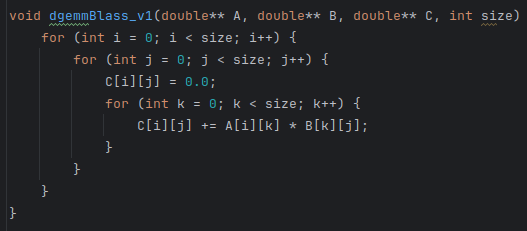


Рисунок 1.4 – Перемножение матриц

**Задание 2**

Проведем ряд испытаний, передав в качестве аргумента размеры матриц от 1000 до 10000 с шагом 1000 и получим время выполнения перемножения для каждого из чисел (Рисунок 2.1).

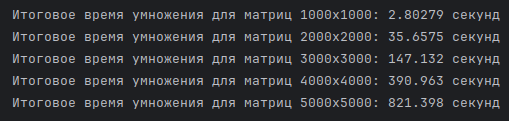


Рисунок 2.1 – Результат работы для различных входных данных

Как можем заметить, рост времени происходит настолько быстро, что матрицы 10000х10000 будут перемножаться так много времени, что ожидание может занять часы. Это обусловлено тем, что временная сложность выполнения 3-х вложенных циклов равна O(N3). Построим график зависимости времени перемножения от размера матриц на основе полученных данных и аппроксимируем его до значения 10000 (Рисунок 2.2).

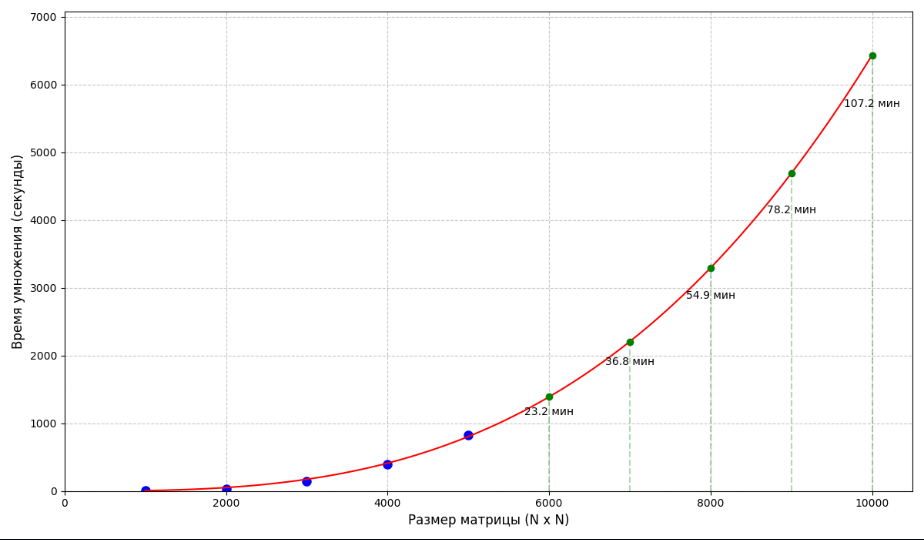


Рисунок 2.1 – Результат работы для различных входных данных

Анализируя график, можно сделать вывод, что рост времени происходит с кубической скоростью.

**Задание 3**

Для оценки предельного размера матриц, которые можно перемножить на моем вычислительном устройстве необходимо оценить размеры динамических массивов, которые можно создать на устройстве.

Общий объем оперативной памяти на устройстве – 32 Гб, под программы доступно примерно 30 Гб. Необходимый объем памяти для перемножения двух матриц вычисляется по формуле: 3 \* N2 \* 8 байт (размер переменной типа double). Подставив известный максимальный допустимый объем занятой памяти, получим N = 36600. Таким образом мы получили теоретическое значение максимального размера перемножаемых матриц.

**Задание 4**

Реализуем функцию, в которой будет выполняться оптимизация доступа к памяти, за счет построчного перебора элементов обеих матриц (Рисунок 4.1).

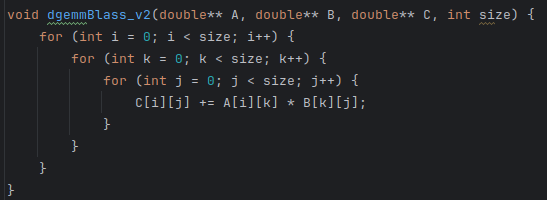


Рисунок 4.1 – Перемножение построчным перебором

Запустив программу, получим результат, представленный на рисунке 4.2.

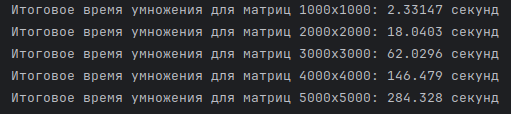


Рисунок 4.2 – Результат работы построчного перебора

Как можно заметить, результаты стали значительно лучше в сравнении с перемножением без оптимизации.

**Задание 5**

Реализуем функцию, в которой будет выполняться оптимизация доступа к памяти, за счет блочного перебора элементов обеих матриц (Рисунок 5.1).

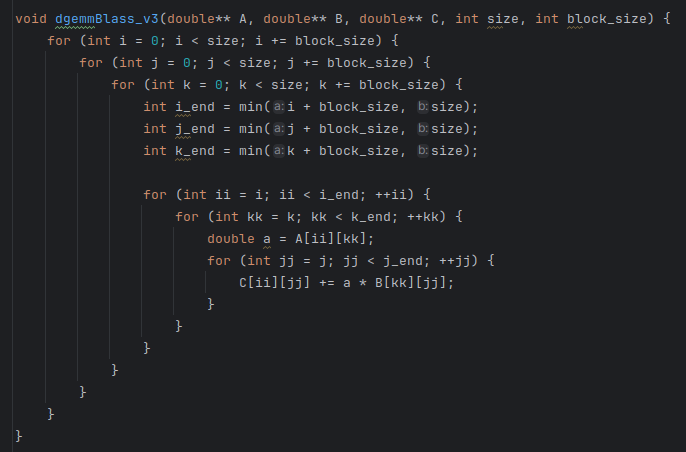


Рисунок 5.1 – Перемножение блочным перебором

Запустив программу и указав размер блока 20, получим результат, представленный на рисунке 5.2.

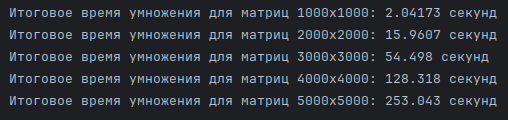


Рисунок 5.2 – Результат работы блочного перебора

Проанализировав полученные результаты, видим, что блочный способ перебора наиболее эффективный.

**Задание 6**

Построим графики зависимости времени перемножения от размера матриц для всех 3-х способов, рассмотренных ранее (Рисунок 6.1).

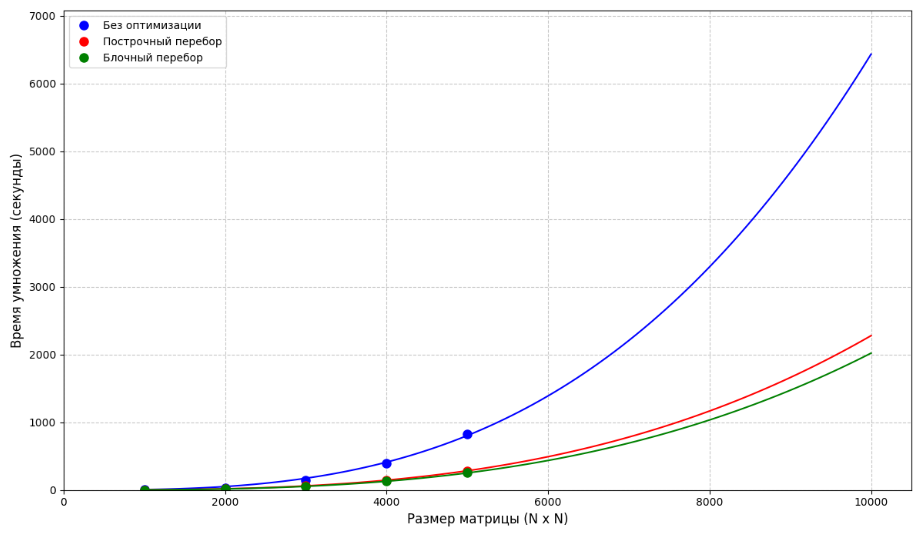


Рисунок 6.1 – Наглядное сравнение методов оптимизации

Далее, для блочного перебора определим размер блока, при котором достигается максимальное ускорение. Найдем размер такого блока для матриц размером 2048х2048 и в качестве проверяемых размеров будем использовать: 16, 32, 64, 128 и 256.

Для выполнения задания воспользуемся функцией testOptimalBlockSize (Рисунок 6.2).



Рисунок 6.2 – Функция для нахождения наиболее оптимального размера блока

Результат работы функции представлен на рисунке 6.3.

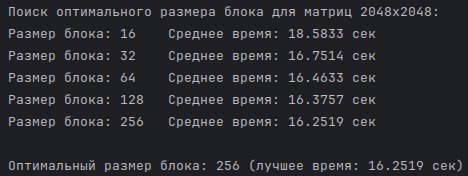


Рисунок 6.3 – Результат поиска наиболее оптимального размера блока

В рамках рассмотренных размеров матрицы и блоков делаем вывод, что наиболее оптимальный размер блока – 256.

**Задание 7**

С помощью профилировщика для каждого способа оптимизации доступа к памяти оценим количество промахов при работе к КЭШ памятью. Результаты проверки представлены на рисунках 7.1 – 7.3.

Рисунок 7.1 – Количество промахов при работе с КЭШ памятью без оптимизации

Рисунок 7.2 – Количество промахов при работе с КЭШ памятью с построчным перебором

Рисунок 7.3 – Количество промахов при работе с КЭШ памятью с блочным перебором

**Приложение А**

С полным исходным кодом можно ознакомиться на платформе GitHub по следующей ссылке: https://github.com/golimghostpy/sem4\_lb1.