

2a) ¿Cuál es el estado de los FLAGS después de la ejecución de las instrucciones ADD y SUB del programa anterior? Justificar el estado (1 ó 0) de cada uno de ellos. ¿Dan alguna indicación acerca de la correctitud de los resultados?

RTA:

ADD AL, AL

I	Z	S	O	C	A	P
1	1	0	1	1	0	0

SUB BL, BH

I	Z	S	O	C	A	P
1	0	1	0	1	1	0

2b) ¿Qué cadenas binarias representan a NUM1 y NUM2 en la memoria del simulador? ¿En qué sistemas binarios están expresados estos valores?

RTA:

NUM1: 11001000B

NUM2: 11111111B

Expresados en binario.

2c) Confeccionar una tabla que indique para cada operación aritmética ó lógica del programa, el valor de sus operandos, en qué registro o dirección de memoria se almacenan y el resultado de cada operación.

RTA:

Instruccion	Operando 1	Operando 2	Destino	Resultado
ADD AL, AL	AL=80H	AL=80H	AL	0
INC NUM1	NUM1=200d	-----	NUM1	201d
DEC BL	BL=C9H	-----	BL	CH8
SUB BL, BH	BL=CH8	BH=C9H	BL	FFH
AND CH, BYTE0	CH = 10101010B	BYTE0 = 01111111B	CH	00101010B
NOT BYTE0	BYTE0 = 01111111B	-----	BYTE0	10000000B
OR CH, BYTE0	CH = 00101010B	BYTE0 = 10000000B	CH	10101010B
XOR CH, 11111111B	CH = 10101010B	11111111B	CH	01010101B