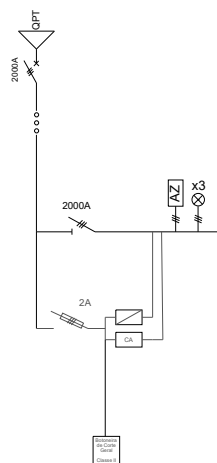


IP 54 - IK09
CLASSE II
ICC 50 kA



Fase	Circ.	Designação	Canalização	
L1 L2 L3				
X X X	1	QP1	2X4(H1XV-R1x300) +H1XV-R1G300	Esteira fechada
X X X	2	QP2	2x4(H1XV-R1x300) +H1XV-R1G300	Esteira fechada
X X X	3	QP3	2x4(H1XV-R1x300) +H1XV-R1G300	Esteira fechada
X X X	4	QP4	4(H1XV-R1x150) +H1XV-R1G150	Esteira fechada
X X X	5	QP5	4(H1XV-R1x16) +H1XV-R1G16	Esteira fechada
X X X	6	QP6	4(H1XV-R1x16) +H1XV-R1G16	Esteira fechada
X X X	7	QP7	4(H1XV-R1x16) +H1XV-R1G16	Esteira fechada
X X X	8	Reserva não equipada	-	-

Símbolo	Legenda
	Interruptor Térmico
	Disruptor Diferencial Térmico
	Representación de 2 conductores de fase
	Disruptor Térmico
	Lect. instalación de fase
	Rotación de Corte Gral
	Realización de Energía

Proj.	Grupo 2					
	Gonçalo Figueira, MEC 109438	Tiago Narciso, MEC 190386				
	André Carneira, MEC 110845	Luiz Gonçalves, MEC 109225				
Des.	Grupo 2					
	Gonçalo Figueira, MEC 109438	Tiago Narciso, MEC 190386				
	André Carneira, MEC 110845	Luiz Gonçalves, MEC 109225				
Ver.	Prof. Dr. Bruno Gomes					
Data 15.01.2023						
Requerente: ESTGA - Escola Superior de Tecnologia e Gestão de Águeda						
Esquema Unifilar do Quadro Geral de Baixa Tensão (QGBT)						
			Des. nº 10			
			Alt.			
			Substitui:			
Escala: -			Substituído por:			