***28. Промежуточное представление и оптимизации высокого и низкого уровня.***

[*несколько слайдов отсюда можно почитать*](http://sp.cmc.msu.ru/proseminar/2011/belevantsev.2011.04.01.pdf) *– из предыдущего билета*

*Промежуточное представление(*[*простой пример*](http://citforum.ru/programming/theory/serebryakov/8.shtml)*):*

В процессе трансляции компилятор часто используют промежуточное представление (ПП) исходной программы, предназначенное прежде всего для удобства генерации кода и/или проведения различных оптимизаций. Сама форма ПП зависит от целей его использования.

[*низкоуровневая и высокоуровневая оптимизация*](https://www.google.ru/url?sa=t&rct=j&q=&esrc=s&source=web&cd=3&ved=0ahUKEwiJ1fexhu3QAhXDCiwKHeOrDDsQFggkMAI&url=http%3A%2F%2Fcompiler.itlab.unn.ru%2Fuploads%2Fcompiler_practice.update19.doc&usg=AFQjCNGiYWU26hpvpzgx81bxOdPIE5VI5g&sig2=ejCuTmWfseaNqsBLiWpjqQ&bvm=bv.141320020,d.bGg) *– тут есть почти все пункты и про SSA (хорошо бы сюда всё нужное скопировать, но лень)*

*Свойства промежуточного представления высокого уровня*

* Сохранение семантики исходного кода
  + Контексты блоков и функций
  + Типы данных
  + Общие подвыражения
  + Циклы в явном виде
* Сохранение метаданных
* Упрощение оптимизации
* Наилучший известный HIR - Граф управления (control flow graph)
  + Узлы – блоки, участки кода без переходов
  + Дуги – переходы между блоками
  + Возможно параллельное исполнение блоков
  + Хранение дополнительных данных в узлах и дугах
  + Для описания блоков используется LIR

*Анализ потока управления/данных (~~chto eto takoe)~~*

* Объединение графов управления отдельных функций
* Построение SSA Form
  + SSA Form (Single Static Assignment) – каждая переменная присваивается ровно один раз
* Выполнение Escape analysis
  + Escape analysis – нахождение максимального замкнутого подграфа управления содержащего все доступы к значению

*Высокоуровневые оптимизации*

* Продвижение констант
* Арифметические упрощения
* Удаление общих подвыражений
* Удаление мертвого кода
* Скаляризация
* Девиртуализация
* Специализация и клонирование функций
* Подстановка функций
* Векторизация циклов
* Удаление хвостовой рекурсии
* Вынесение инвариантного кода из циклов
* Распараллеливание блоков

*Свойства промежуточного представления низкого уровня*

* Абстракция системы команд процессора
  + Гибкое представление инструкций процессора
  + Расширяемость
* Удобство оптимизации
* Сохранение информации высокого уровня
* Стандартный способ – трехадресный код
  + трехадресный код, квад (quad, three address code (TAC)) – каждая инструкция имеет вид x:=у op z
  + Таким образом инструкция – четверка (op, arg0, arg1, result)
  + Не все инструкции задействуют все поля, например (goto, label, -, -)
  + Дополнительные данные хранятся в метках

*Низкоуровневые оптимизации*

* Замена цепочек суперинструкциями
* Конвейеризация
* Оптимальное назначение регистров (Register Allocation)
* Переупорядочивание блоков
* Предвыборка данных и кода
* Применение векторных инструкций
* Развертывание циклов (Loop unrolling)
* Оптимизация прологов и эпилогов функций