

ГУАП

КАФЕДРА № 44

ОТЧЕТ
ЗАЩИЩЕН С ОЦЕНКОЙ
ПРЕПОДАВАТЕЛЬ

Доц., канд. техн. наук, доц.

должность, уч. степень, звание

подпись, дата

О.О. Жаринов

инициалы, фамилия

ОТЧЕТ О ЛАБОРАТОРНОЙ РАБОТЕ №6

РАЗРАБОТКА МОДУЛЯ СЧЕТНОГО УСТРОЙСТВА С ЗАДАНЫМ
АЛГОРИТМОМ РАБОТЫ, В СРЕДЕ QUARTUS

по курсу: СХЕМОТЕХНИКА

РАБОТУ ВЫПОЛНИЛ

СТУДЕНТ ГР. № 4142

подпись, дата

К.С. Некрасов

инициалы, фамилия

Санкт-Петербург 2024

Top View - Wire Bond

MAX II - EPM570ZM256I8

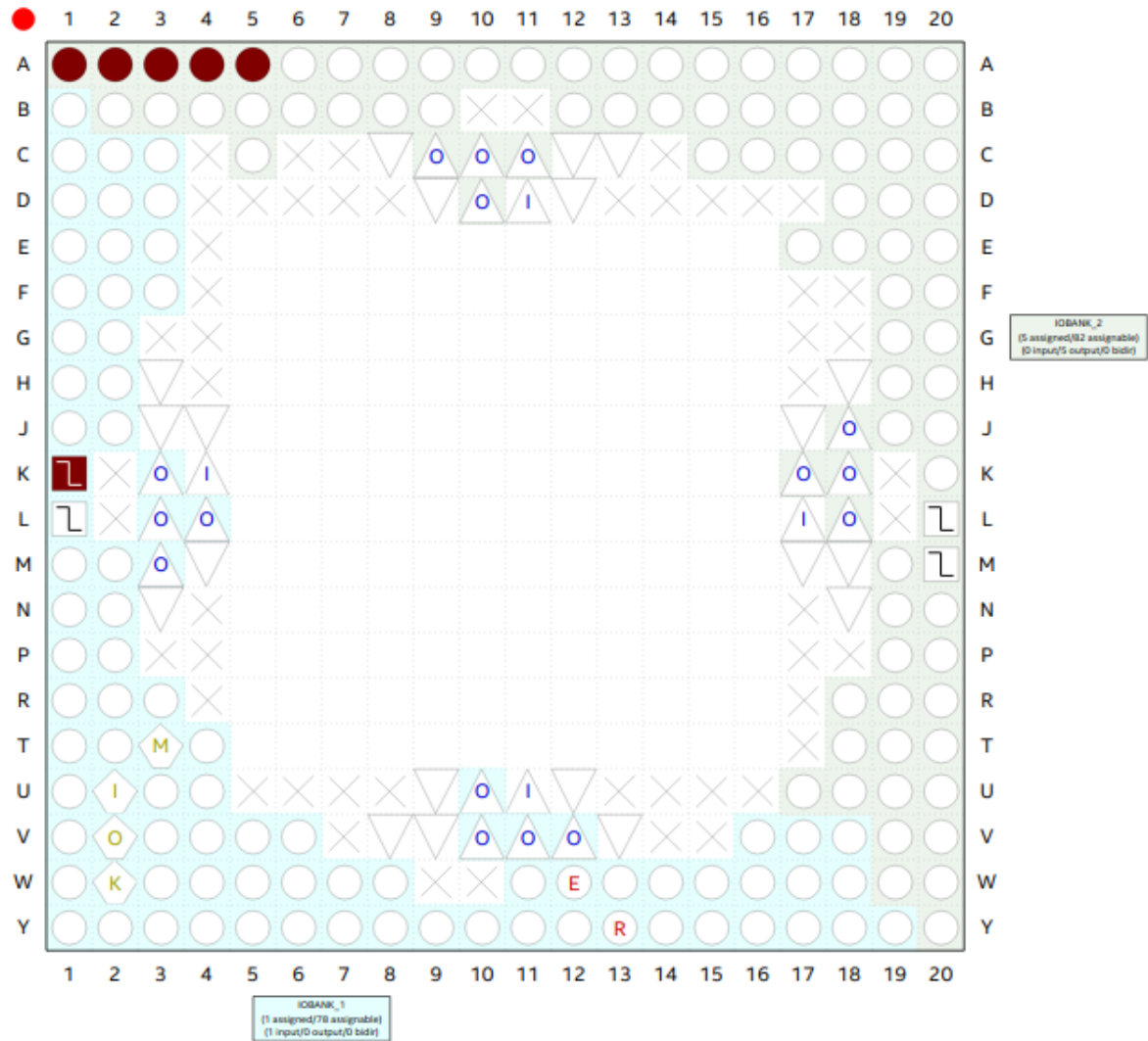


Рисунок 3 – Подключение контактов ПЛИС

Node Name	Direction	Location	I/O Bank	Fitter Location	I/O Standard	Reserved	Current Strength	Strict Preservation
in c	Input	PIN_K1	1	PIN_K1	3.3-V LVTTL		16mA (default)	
out q[4]	Output	PIN_A5	2	PIN_A5	3.3-V LVTTL		16mA (default)	
out q[3]	Output	PIN_A4	2	PIN_A4	3.3-V LVTTL		16mA (default)	
out q[2]	Output	PIN_A3	2	PIN_A3	3.3-V LVTTL		16mA (default)	
out q[1]	Output	PIN_A2	2	PIN_A2	3.3-V LVTTL		16mA (default)	
out q[0]	Output	PIN_A1	2	PIN_A1	3.3-V LVTTL		16mA (default)	
<<new node>>								

Рисунок 4 – Подключение контактов ПЛИС

Вывод

Был разработан проект модуля счетного устройства, работающего по заданному алгоритму.