# ГУАП

# КАФЕДРА № 44

| ТЧЕТ<br>АЩИЩЕН С ОЦЕНКОЙ                                    |                                    |                                   |
|---|------------------------------------|-----------------------------------|
| РЕПОДАВАТЕЛЬ  |                                    |                                   |
|   |                                    |                                   |
| доц., канд. техн. наук, доц. должность, уч. степень, звание | подпись, дата                      | О.О. Жаринов<br>инициалы, фамилия |
| gonzalocib, y l. ciclicib, shaine                           | подпись, дити                      | инициалы, фамилия                 |
|   |                                    |                                   |
| ОТЧЕТ О .   | ЛАБОРАТОРНОЙ РАБС                  | OTE №7                            |
| РАЗРАБОТКА ФОРМИР<br>І                                      | ОВАТЕЛЯ ИМПУЛЬСО<br>ЦИФРОВЫМ КОДОМ | В, УПРАВЛЯЕМОГО                   |
| по  | курсу: СХЕМОТЕХНИКА                |                                   |
|   |                                    |                                   |
|   |                                    |                                   |
|   |                                    |                                   |
|   |                                    |                                   |
| АБОТУ ВЫПОЛНИЛ  |                                    |                                   |
| СТУДЕНТ гр. № 4143  |                                    | Д.А. Сучков                       |
|   | подпись, дата                      | инициалы, фамилия                 |

## Вариант №27

**1. Цель работы:** Разработать проект формирователя импульсов, параметры которых задаются внешним двоичным параллельным кодом, в среде программирования Quartus

### 2. Вариант задания

Вариант 27.

| Bap.  | 1  | 2  | 3  | 4  | 5  | 6  | 7  | 8  | 9  | 10 | 11 | 12 | 13 | 14 | 15 |
|-------|----|----|----|----|----|----|----|----|----|----|----|----|----|----|----|
| $K_1$ | N  | 1  | N  | N  | 2  | N  | 3  | N  | 4  | N  | 5  | N  | 6  | N  | 7  |
| $K_0$ | N  | N  | 1  | 2  | N  | 3  | N  | 4  | N  | 5  | N  | 6  | N  | 7  | N  |
| Bap.  | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 | 24 | 25 | 26 | 27 | 28 | 29 | 30 |
| $K_1$ | 8  | N  | N  | 9  | N  | 10 | N  | 11 | N  | 12 | N  | 13 | N  | 14 | N  |
| $K_0$ | N  | 8  | 9  | N  | 10 | N  | 11 | N  | 12 | N  | 13 | N  | 14 | N  | 15 |

#### 3. Решение

В основу решения легла мегафункция счетчика, ее мы подключили к Д триггеру который использовали в качестве хранилища текущего значения, чтобы значение совпадало с нужным и счет производился заданное в варианте количество тактов мы использовали мегафункцию сумматора так как суммируемое значение может получится другого разряда мы изменили размер шины дополнительно подключив землю.

Для сброса счетчика использовался компаратор. Каждый раз когда значение доходило до 1 он сбрасывал его до значения заданного входной последовательности. Так же счетчик сбрасывался до значения входной последовательности каждый раз когда подавался сигнал на установку нового значения длинны импульса.

## 4. Схема устройства в Quartus

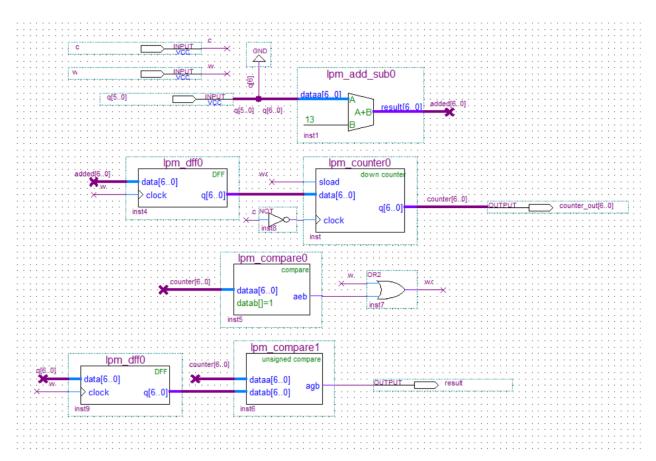


Рисунок 1 – Схема устройства в среде Quartus

На рисунке 2-4 показан результат симуляции схемы. Для удобства просмотра оставлен вывод счетчика. На рисунке 2 представлено переключение параметра длинны промежутка между импульсами сначала на 5 потом на 3.

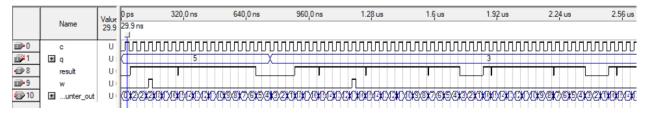


Рисунок 2 – Временная диаграмма маленькие значения

На рисунке 3 представлено переключение параметра длинны промежутка между импульсами сначала на 20 потом на 29.

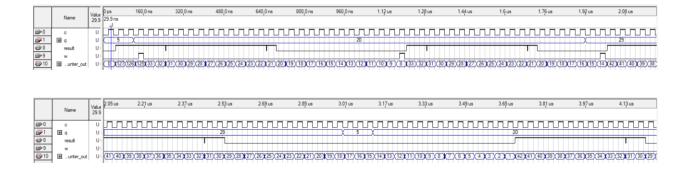


Рисунок 3 – Временная диаграмма средние значения

На рисунке 4 представлено переключение параметра промежутка между импульсами сначала на 63 прохождение им полного цикла.

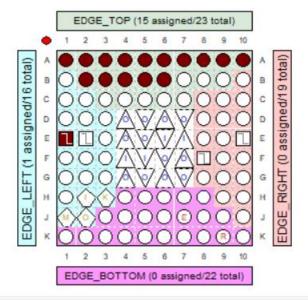


Рисунок 4 – Временная диаграмма значение 63

### 5. Схема подключения ПЛИС

Top View

MAX II - EPM240F100C4



|   | Filter: Pins: a |           |          |          |            |  |
|---|-----------------|-----------|----------|----------|------------|--|
|   | Node Name       | Direction | Location | I/O Bank | VREF Group |  |
| > | с               | Input     | PIN_E1   | 1        |            |  |
| Þ | counter_out[6]  | Output    | PIN_A1   | 2        |            |  |
| Þ | counter_out[5]  | Output    | PIN_A2   | 2        |            |  |
| Þ | counter_out[4]  | Output    | PIN_A3   | 2        |            |  |
| • | counter_out[3]  | Output    | PIN_B3   | 2        |            |  |
| > | counter_out[2]  | Output    | PIN_B4   | 2        |            |  |
| Þ | counter_out[1]  | Output    | PIN_B5   | 2        |            |  |
| > | counter_out[0]  | Output    | PIN_B6   | 2        |            |  |
| - | q[5]            | Input     | PIN_A4   | 2        |            |  |
| > | q[4]            | Input     | PIN_A9   | 2        |            |  |
| - | q[3]            | Input     | PIN_A10  | 2        |            |  |
| - | q[2]            | Input     | PIN_B2   | 2        |            |  |
| * | q[1]            | Input     | PIN_A5   | 2        |            |  |
|   | q[0]            | Input     | PIN_A6   | 2        |            |  |
| Þ | result          | Output    | PIN_A8   | 2        |            |  |
| > | w               | Input     | PIN_A7   | 2        |            |  |
|   |                 |           | _        |          |            |  |

Рисунок 5 – Подключение плис

## 6. Выводы:

Был разработан проект формирователя импульсов, параметры которых задаются внешним двоичным параллельным кодом, в среде программирования Quartus.