ГУАП

КАФЕДРА № 44

ОТЧЕТ ЗАЩИЩЕН С ОЦЕНКОЙ							
ПРЕПОДАВАТЕЛЬ							
Канд. техн. наук, доцент		О.О. Жаринов					
должность, уч. степень, звание	подпись, дата	инициалы, фамилия					
ОТЧЕТ О Л	АБОРАТОРНОЙ РАБ	OTE №1					
РАЗРАБОТКА КОМБИНАЦИОННОГО УСТРОЙСТВА НА ОСНОВЕ ПЛИС В СРЕДЕ QUARTUS							
по кур	рсу: СХЕМОТЕХНИК	A					
РАБОТУ ВЫПОЛНИЛ							
СТУДЕНТ ГР. № 4142	полнист вата	Некрасов К.С инициалы, фамилия					
	подпись, дата	инициалы, фамилия					

Вариант 2

1. Цель работы.

Разработать проект комбинационного устройства на основе программируемой логической интегральной схемы в среде программирования Quartus: приобрести навыки формирования проекта комбинационного устройства по заданной таблице истинности.

2. Заданная таблица истинности.

Состояние входных сигналов			Состояние выходных сигналов			
x2	x1	x0	y1	y0		
0	0	0	0	1		
0	0	1	1	1		
0	1	0	1	0		
0	1	1	1	0		
1	0	0	1	0		
1	0	1	0	1		
1	1	0	1	1		
1	1	1	1	0		

3. Логические выражения, включая промежуточные выкладки, выполняемые в процессе минимизации или переводе в заданный базис булевых функций.

y 0			x 1	x 1	y1			x 1	x 1
		x 0	x 0				x 0	x 0	
	1	1	0	0		0	1	1	1
x 2	0	1	0	1	x 2	1	0	1	1

Рис. 1 – диаграммы Вейча для у0 и у1.

$$y_0 = \overline{x_1} \wedge \overline{x_2} \wedge \overline{x_0} \vee \overline{x_1} \wedge x_0 \vee x_1 \wedge x_2 \wedge \overline{x_0}$$
$$y_1 = x_1 \vee \overline{x_2} \wedge x_0 \vee x_2 \wedge \overline{x_0} \wedge \overline{x_1}$$

4. Схема устройства в графическом формате в среде Quartus.

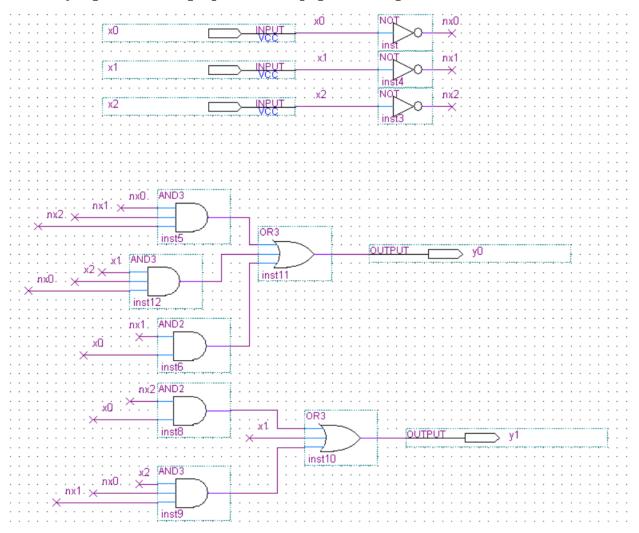


Рис. 2 – схема устройства в графическом формате.

5. Временная диаграмма работы схемы в среде Quartus.

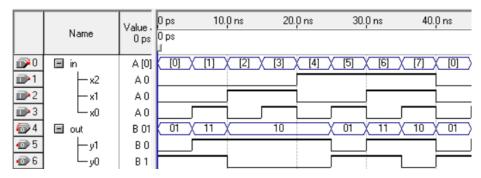


Рис. 4 – временная диаграмма работы схемы.

6. Выводы.

Мною был разработан проект комбинационного устройства на основе программируемой логической интегральной схемы в среде программирования Quartus: были приобретены навыки формирования проекта комбинационного устройства по заданной таблице истинности.