ГУАП

КАФЕДРА № 44

ОТЧЕТ ЗАЩИЩЕН С ОЦЕНКОЙ										
ПРЕПОДАВАТЕЛЬ										
	Э.О. Жаринов									
должность, уч. степень, звание подпись, дата ин	ициалы, фамилия									
ОТЧЕТ О ЛАБОРАТОРНОЙ РАБОТЕ №6										
РАЗРАБОТКА МОДУЛЯ СЧЕТНОГО УСТРОЙСТВА С ЗАДАННЫМ АЛГОРИТМОМ РАБОТЫ, В СРЕДЕ QUARTUS										
по курсу: СХЕМОТЕХНИКА										
РАБОТУ ВЫПОЛНИЛ										
СТУДЕНТ гр. № 4143 подпись, дата	С.А. Шалев инициалы, фамилия									

Вариант №2

1. Цель работы: Разработать проект модуля счетного устройства, работающего по заданному алгоритму, в среде программирования Quartus.

2. Вариант задания

Вариант 2.

.№	порядковый номер входного импульса счетного модуля																		
варианта	0	1	2		M-2	M-1	M	M+1	M+2		2M-1	2M	2M+1	2M+2		3M-1	3M	3M+1	3M+2
1	0	1	2		M-2	M-1	M	M-1	M-2		1	0	1	2		M-1	M	M-1	M-2
2	0	1	2	1	M-2	M-1	M	M	M		M	0	1	2	1	M-1	M	M	M
3	0	1	2	:	M-2	M-1	M	M	M		M	M	M-1	M-2		1	0	1	2
4	0	1	2	•••	M-2	M-1	0	0	0		0	0	1	2		M-1	0	0	0
5	0	1	2		M-2	M-1	M	M-1	M-2		1	0	0	0	:	0	0	1	2
6	0	1	2		M-2	M-1	0	0	0		0	0	0	0	••	0	0	1	2
7	0	0	0	:	0	0	0	1	2		M-1	M	M-1	M-2		1	0	0	0
8	0	1	2	•••	M-2	M-1	M	M	M		M	0	0	0		0	0	1	2
9	0	0	0		0	0	0	1	2		M-1	M	0	0		0	0	0	0
10	0	1	2		M-2	M-1	0	1	2		M-1	0	0	0	•••	0	0	1	2

3. Решение

Из прошлых работ возьмем систему счисления (35). В этот раз нам надо добавить 35 раз по 35 окончания счета. Для реализации задумки воспользуемся готовыми функциями счетчика и компаратора. Когда счетчик будет считать дальше 35 на выход будет подаваться 35.

4. Схема устройства в Quartus

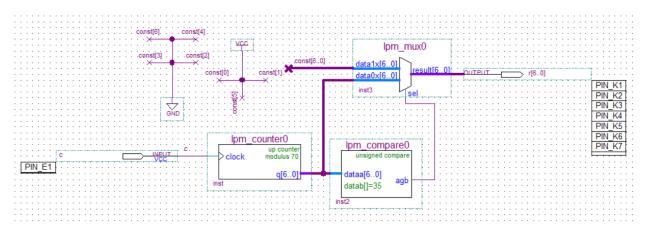


Рисунок 1 – Схема устройства в среде Quartus

На рисунке 2-3 показан результат симуляции схемы.

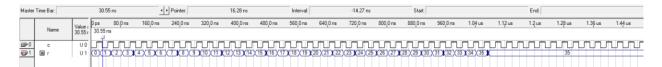


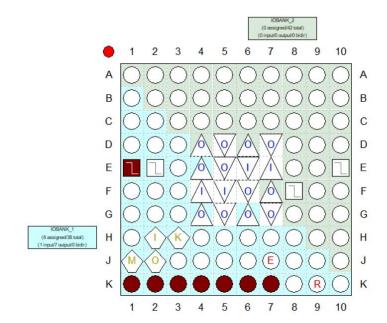
Рисунок 2 — Временная диаграмма



Рисунок 3 — Временная диаграмма часть 2

5. Схема подключения ПЛИС

Top View MAX II - EPM240F100C4



d: 📳	▼ «»	Filter: Pins: all				
	Node Name	Direction	Location	I/O Bank	VREF Group	I/C
	С	Input	PIN_E1	1		3.3-V LV
•	r[6]	Output	PIN_K7	1		3.3-V LV
•@	r[5]	Output	PIN_K6	1		3.3-V LV
•@	r[4]	Output	PIN_K5	1		3.3-V LV
•	r[3]	Output	PIN_K4	1		3.3-V LV
•	r[2]	Output	PIN_K3	1		3.3-V LV
O	r[1]	Output	PIN_K2	1		3.3-V LV
- O	r[0]	Output	PIN_K1	1		3.3-V LV

Рисунок 4 – Подключение плис

6. Выводы:

Был разработан проект модуля счетного устройства, работающего по заданному алгоритму.