
Low Power WakeUp-Receiver

Project Electrical Engineering AS2019

Authors

Cédric Renda, Manuel Tischhauser

Supervisor

Prof. Dr. Heinz Mathis

Assistant Supervisor

Selina Malacarne

Subject

Wireless Communications

Abstract

Contents

1	Introduction	1
1.1	bla	1
2	Theory	3
2.1	Microencapsulated Electrophoretic Displays	3
2.2	wake up interrupt	4
2.3	software grafik zeichen	4
3	Evaluation	5
4	Development	7
4.1	Overview	7
4.2	Hardware	7
4.2.1	Energy Harvesting	7
4.3	Software	10
5	Results	13
6	Summary	15
	Sources	17
A	Assignment and Requirements	19
A.1	Assignment	20
A.2	Requirement Specification	22

Chapter 1

Introduction

1.1 bla

Chapter 2

Theory

2.1 Microencapsulated Electrophoretic Displays

There are several different technologies which are applied in e-paper displays. But since the developed prototype uses a screen, which uses a microencapsulated electrophoretic display, this section only describes this specific implementation.

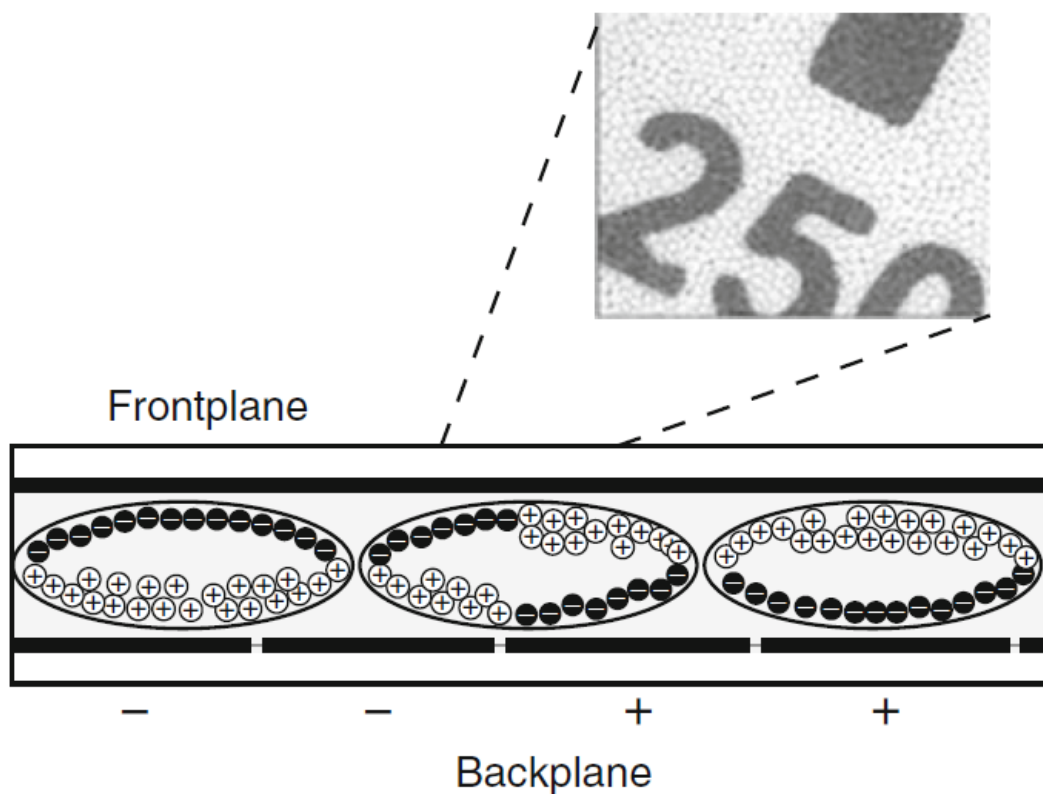


Figure 2.1: filler pic

2.2 wake up interrupt

2.3 software grafik zeichen

Chapter 3

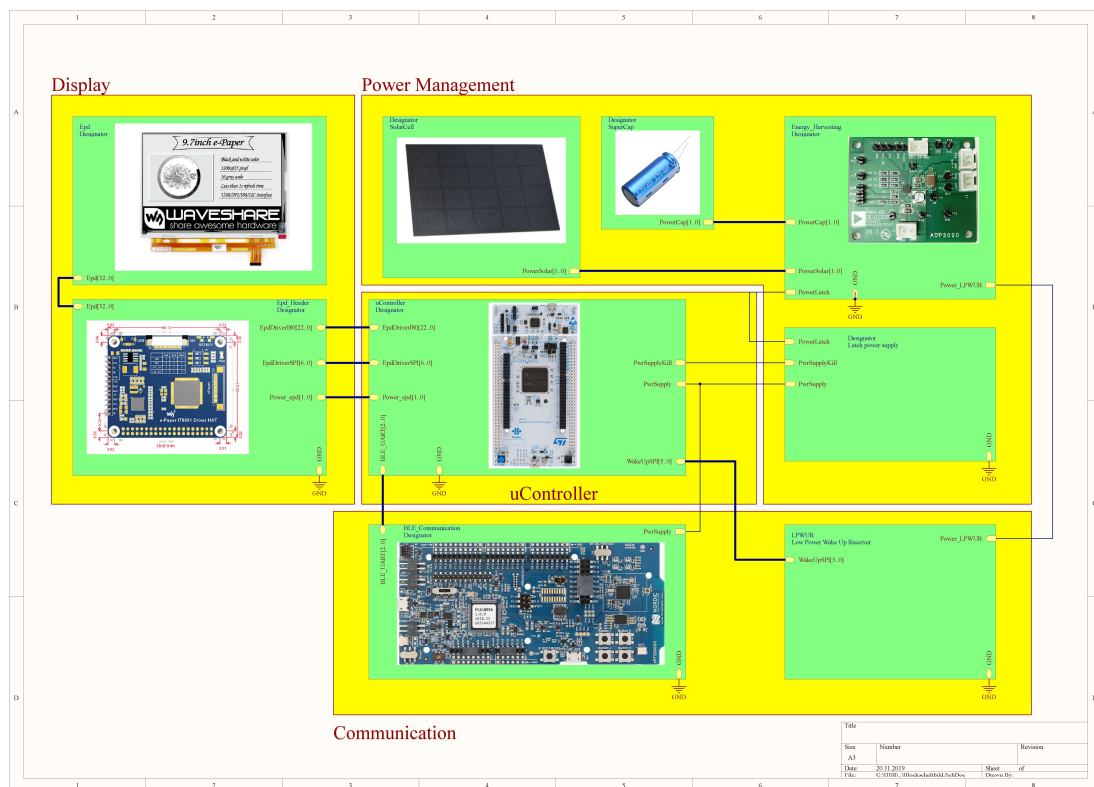
Evaluation

Chapter 4

Development

4.1 Overview

Not Up To Date Graphic



4.2 Hardware

4.2.1 Energy Harvesting

The Screen should be self-sufficient, thus some sort of energy-harvesting unit is needed. It was apparent to choose light as the energy source, since the screen will be used in rooms, which are for the most time of the day artificially illuminated. A power management chip converts the

energy obtained by solar cells to a suitable voltage. This way, a super-capacitor, which is used as an energy storage device, is charged.

Solar cell

The AM-1522 by Panasonic was chosen as the solar cell. One panel has a area of 55.0 mm × 40.5 mm and delivers up to 58.7 μA when operating at an optimal voltage of 2.1 V, provided an illumination of 200 lux. To keep a reasonable display to panel ratio, four cells were connected in parallel, which corresponds to an area of ca. 89.1 cm² (Display area = 283 cm²). Therefore, the solar cells should provide a power of

$$P = U \cdot I = 4 \cdot 58.7 \mu\text{A} \cdot 2.1 \text{ V} = 485.52 \mu\text{W}, \quad (4.1)$$

given a 200 lux illumination [2].

Power management

The ADP5090 from Analog Devices was used in the power management. This boost regulator makes it possible to charge storage elements, such as rechargeable batteries and super capacitors with the input dc-power provided by the PV-cell.

Utilized features are:

- Maximum power point tracking
- Efficiency up to 90%
- Input voltage V_{IN} from 80 mV to 3.3 V
- Programmable voltage range (2.2 V to 5.2 V) for the storage element

To prevent the storage element from overdischarging, the ADP5090 enables the user to set a maximal Voltage with resistors:

$$V_{BAT_TERM} = \frac{3}{2} \cdot V_{REF} \cdot \left(1 + \frac{R_{TERM1}}{R_{TERM2}} \right). \quad (4.2)$$

The same procedure is applied to set a minimal Voltage:

$$V_{BAT_SD} = V_{REF} \cdot \left(1 + \frac{R_{SD1}}{R_{SD2}} \right). \quad (4.3)$$

While discharging, the ADP5090 will switch off the output V_{SYS} if V_{BAT_SD} is reached. This prevents the storage element from overdischarging. The output voltage V_{SYS} , where the load is attached, will therefore always stay in this programmed range ($V_{BAT_SD} \leq V_{SYS} \leq V_{BAT_TERM}$) [3].

For this prototype, the evaluation board for the ADP5090 was used, where the internal reference voltage (V_{REF} in (4.2) and (4.3)) is 1.21 V [4].

Super capacitor

As energy Storage, a super capacitor from Taiyo Yuden has proven to be suitable. The LIC1235RS3R8406 is a 40 F cylinder type lithium ion capacitor. It's operating voltage range is between 2.2 V and 3.8 V. Discharging the capacitor lower than 2.2 V causes shorter lifetime and higher leakage. The same unwanted behaviour occurs when charging the capacitor over 3.8 V [5].

Combined test

To test the behaviour of the power management, supercapacitor and solar cells, a couple of measurements were executed.

To carry out these measurements, it was first necessary to adjust the minimal and maximal voltage of the ADP5090. The nrf58240 accepts supply voltages between 1.6 V up to 5.5 V [6]. The STM32 on the other side is less flexible with an input voltage range of 1.71 V to 3.6 V [7]. As stated in the section above, the super capacitors operating voltage is between 2.2 V and 3.8 V. Hence it seemed reasonable, to set $V_{BAT_TERM} \leq 3.6$ V and $V_{BAT_SD} \geq 2.2$ V, to satisfy all of these three elements. In order to do this, the four resistors had to be chosen as $R_{TERM1} = 4.3$ M Ω , $R_{TERM2} = 4.7$ M Ω , $R_{SD1} = 4.3$ M Ω and $R_{SD2} = 5.1$ M Ω . Inserted in the equation (4.2) and (4.3) we get

$$V_{BAT_TERM} = \frac{3}{2} \cdot 1.21 \text{ V} \cdot \left(1 + \frac{4.3 \text{ M}\Omega}{4.7 \text{ M}\Omega}\right) \approx 3.48 \text{ V}$$

and

$$V_{BAT_SD} = 1.21 \text{ V} \cdot \left(1 + \frac{4.3 \text{ M}\Omega}{5.1 \text{ M}\Omega}\right) \approx 2.23 \text{ V}.$$

While testing, the input voltage from the solar cells (V_{IN}), voltage of the supercap (V_{BAT}) and the output voltage (V_{SYS}) were tracked. Additionally, the illuminance (E_v) near the PV-cells was recorded.

The purpose of the first test, was to check, if the ADP5090 converts V_{IN} to a voltage $\leq V_{BAT_TERM}$. The measurements were taken over a couple hours and are plotted in Figure 4.1.

No load was connected to the output, which is the reason V_{SYS} is overlapped by V_{BAT} . It can be seen, that between 17:00 and 23:00, the super capacitor was being charged and that the ADP5090 controls the voltage V_{BAT} like expected to the adjusted maximum voltage V_{BAT_TERM} .

The second test should simulate the discharging when a load is connected, after the capacitor was fully charged. It was necessary to estimate the consumed power by the electronic components of the prototype. A rough measurement with a power analyser showed, that the microcontroller and the e-paper display together draw at its peak about 240 mA when connected to 5 V. The nrf52840 on the other hand, only consumes 6 mA with a 3 V source. Thus the expected consumed power at its peak is:

$$P_e = 5 \text{ V} \cdot 0.24 \text{ A} + 3 \text{ V} \cdot 0.006 \text{ A} = 1.218 \text{ W}. \quad (4.4)$$

A load of 10 Ω should lead to currents between 0.223 A and 0.348 A which again lead to a power consumption that should approximately match the power consumption of the finished prototype. Furthermore, the solar cells were covered to observe the discharging without interference of additionally charging behaviour. Figure 4.2 shows the result.

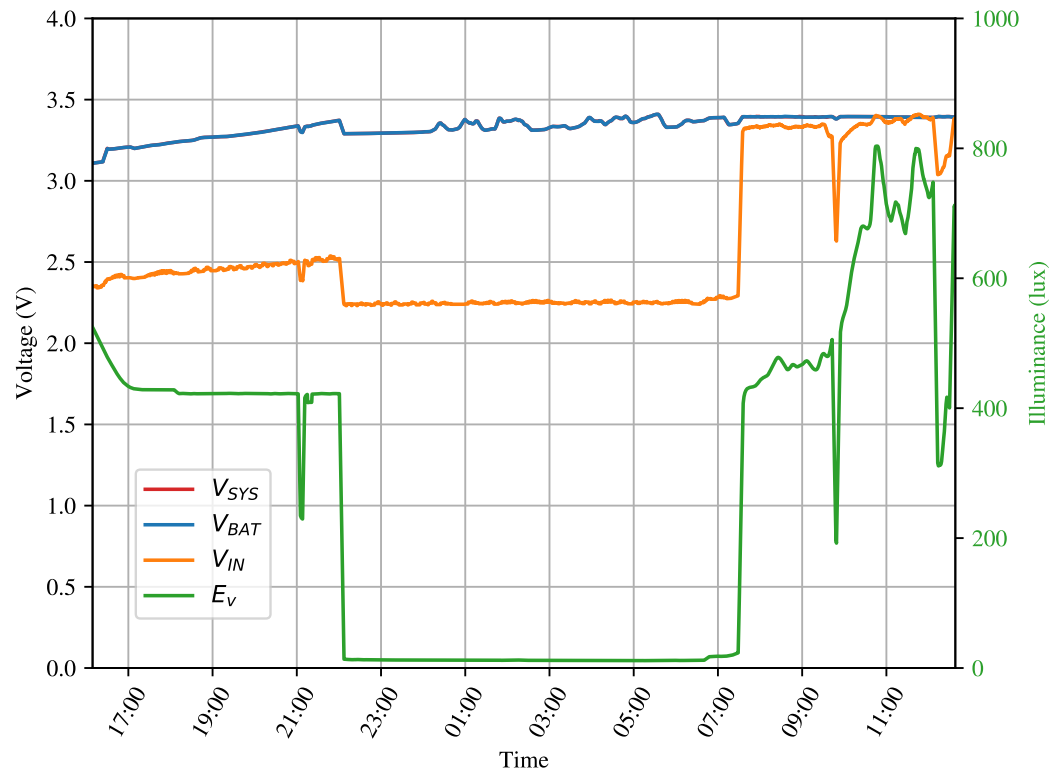


Figure 4.1: Charging behaviour

As soon as the load is connected (after 25 s), V_{SYS} and V_{BAT} first drop by almost 1 V and after that steadily decrease. After ca. 100 s, V_{BAT} reached the value of V_{BAT_SD} and the ADP5090 switches the output off (V_{SYS} drops to 0) to prevent the capacitor from overdischarging. The output now stays switched off, until V_{IN} again supplies energy, and $V_{BAT} \leq V_{BAT_SD}$. It can also clearly be seen, that after 160 seconds, the ADP5090 controls V_{IN} to ca. 2.1 V. Recall that this is the optimal power point of the solar cell.

4.3 Software

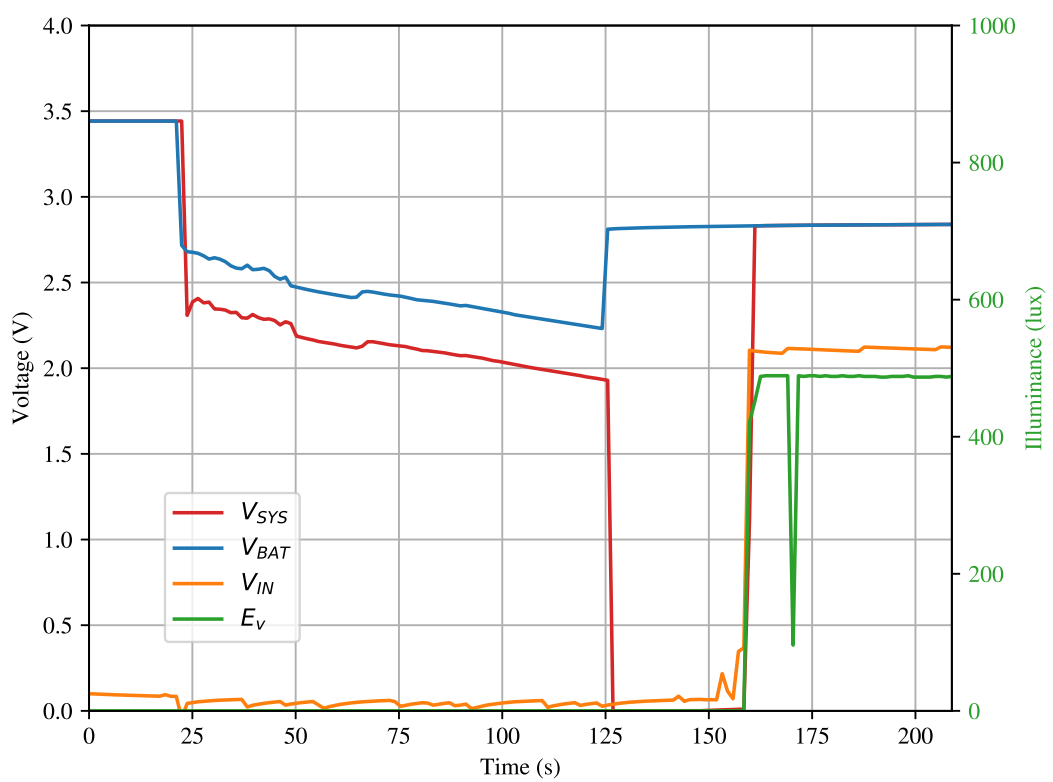


Figure 4.2: Discharging behaviour

Chapter 5

Results

Chapter 6

Summary

Sources

- [1] K. Amundson, *Electrophoretic Displays*. Springer International Publishing Switzerland, 2016.
- [2] *Amorphous Silicon Solar Cells*, Aug. 2019.
- [3] *Ultralow Power Boost Regulator with MPPT and Charge Management*, Feb. 2017.
- [4] *EVAL-ADP5090 User Guide*, 2014.
- [5] *Cylinder Type Lithium Ion Capacitors*, Aug. 2019.
- [6] *nRF52840 Objective Product Specification v0.5*, Dec. 2016.
- [7] *STM32L4R5xx STM32L4R7xx STM32L4R9xx*, Apr. 2018.

Appendix A

Requirements

A.1 Assignment



Low power wakeup receiver

Semesterarbeit für Manuel Tischhauser und Cédric Renda

Herbst 2019

1. Einführung

Im Gebäudemanagement ist es üblich, Belegungspläne an den Eingängen der Räume anzubringen. Oftmals sind diese in Papierformat und müssen bei einer Änderung von Hand gewechselt werden. Mit dieser Methode werden kurzfristige Belegungen nicht aufgezeigt. Dies könnte man umgehen, wenn man mit Displays arbeitet die Wireless aktualisiert werden können. Dabei stellt sich allerdings das Problem, dass man entweder Kabel für die Netzeinspeisung verlegen muss oder Batterien verwendet, die regelmässig ersetzt werden müssen. Im Idealfall entfällt die Speisung komplett.

2. Aufgabenstellung

Zu einem Empfängermodul soll eine bidirektionale low power Kommunikationsstrecke aufgebaut werden. Der Empfänger soll durch Energy-harvesting Massnahmen möglichst passiv betrieben werden können. Dieser enthält einen Ultra Low Power Wake-up Receiver und eine Anzeige mit dem die empfangenen Daten auf entsprechende Weise dargestellt werden. Ein System kann aus mehreren Empfängern bestehen, welche unabhängig voneinander vom Sender selektiert werden können.

3. Ablauf

Zu Beginn der Arbeit sind ein Projektplan und ein Pflichtenheft zu erstellen, welche in den ersten Wochen dem Betreuer abgegeben werden müssen. Ein Vorschlag des Pflichtenheftes befindet sich im Arbeitsplatzordner oder als *.docx File auf dem Public Server (hsr.ch/root/auw/sge/labors/Mk/pub_for_students). Planen Sie total 240 Arbeitsstunden (8 ECTS * 30 h/ECTS) ein. Die Arbeiten sollen innerhalb der Gruppe geeignet aufgeteilt werden; die Aufteilung ist im Bericht entsprechend festzuhalten, genauso wie ein Vergleich des geplanten und des effektiv durchgeführten Projektplans. Weitere Einzelheiten werden an den wöchentlichen Besprechungen festgelegt. Die Arbeiten sollen möglichst selbstständig durchgeführt werden. Die Kriterien der Beurteilung und Notengebung sind im unten erwähnten Leitfaden zu finden.

4. Laborjournal

Während der Arbeit ist ein persönliches (d.h. pro Person eines), gebundenes, handschriftliches und datiertes Laborjournal zu führen. Darin werden alle Tätigkeiten betreffend Dauer und Resultate eingetragen. Ebenfalls soll darin ein Protokoll geführt werden von den wöchentlichen Treffen. Das Laborjournal wird am Ende der Arbeit abgegeben und wird mitbenotet.

5. Bericht

Über die Arbeit ist ein Bericht zu verfassen, dessen Textteil maximal 60 Seiten umfassen und eine Dateigrösse von 5MB nicht überschreiten soll. Im Bericht sollen alle gemachten Überlegungen, Abklärungen, Berechnungen und Untersuchungen detailliert (in Text und Bild) dokumentiert werden. Der Bericht muss gut leserlich geschrieben und übersichtlich gegliedert sein. Weitere Richtlinien, wie ein Bericht aufgebaut sein kann, und weitere nützliche Informationen findet man im Leitfaden, welcher in gedruckter Version im Arbeitsplatzordner und auf dem Public Server abgelegt ist.

Des Weiteren muss im Bericht unbedingt eine unterschriebene Nicht-Plagiatserklärung enthalten sein, ein Beispiel dieser Erklärung befindet sich auf dem Public Server.

Der Bericht ist in 1 Papier-Exemplar abzugeben, mit einer beiliegenden CD-ROM, auf der alle anfallenden Daten, wie auch der Bericht selbst (im PDF-Format) gespeichert sind.

Semesterarbeit

Writing in English is highly encouraged.

6. Termine

Beginn der Arbeit:

Abgabe des Berichts:

Mündliche Präsentation:

7. Organisatorisches

Betreuung der Arbeit:

Betreuung des Labors:

Arbeitsplatz:

Industriepartner:

Besprechungen:

Examinator:

wöchentlich, nach Vereinbarung, an der HSR

Prof. Dr. Heinz Mathis, hmathis@hsr.ch

Rapperswil, [Datum]

Viel Erfolg wünscht Ihnen

Heinz Mathis,

Dozent Mobilkommunikation

A.2 Requirement Specification

Pflichtenheft

Projekt: Low power wakeup receiver

Version 0.1

Cédric Renda, Manuel Tischhauser

Name	Datum	Unterschrift
Prof. Dr. Heinz Mathis		
Selina Malacarne		
Cédric Renda		
Manuel Tischhauser		

27. September 2019

Inhaltsverzeichnis

1	Einleitung	3
2	Auftrag	3
3	Produktanforderungen	3
3.1	Hardware	4
3.2	Software	4
3.3	Varianten/Optionen	4
3.4	Dokumentation	4
4	Zeitplan	5

1 Einleitung

Im Gebäudemanagement ist es üblich, Belegungspläne an den Eingängen der Räume anzubringen. Oftmals sind diese in Papierformat und müssen bei einer Änderung von Hand gewechselt werden. Mit dieser Methode werden kurzfristige Belegungen nicht aufgezeigt. Dies könnte man umgehen, wenn man mit Displays arbeitet, die über eine drahtlose Schnittstelle aktualisiert werden können. Dabei stellt sich allerdings das Problem, dass man entweder Kabel für die Netzeinspeisung verlegen muss, oder Batterien verwendet, die regelmässig ersetzt werden müssen. Im Idealfall entfällt die Speisung komplett.

2 Auftrag

Im Rahmen dieser Semesterarbeit soll eine Lösung zur oben beschriebenen Problematik ausgearbeitet werden. Der Fokus liegt auf der Erstellung eines autarken Anzeigesystems welches über eine drahtlose Schnittstelle bedient werden kann. Die folgende Punkte sollen dabei abgearbeitet werden:

- Recherche bezüglich Schnittstelle und Energy Harvesting.
- Vor- und Nachteile bestehender Technologien abwägen und geeignete Hardware wählen.
- Erstellen eines lauffähigen Prototypen.

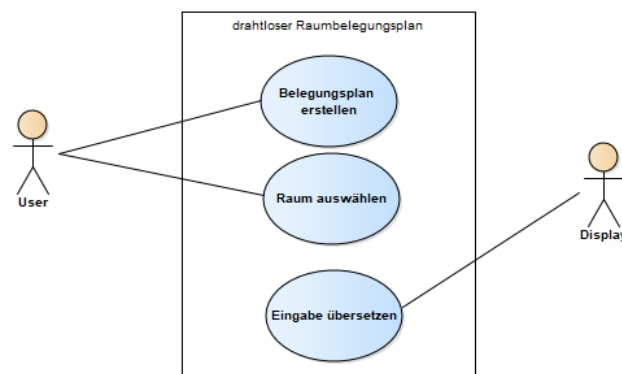


Abbildung 2.1: Use-Case Diagramm

Der Prototyp richtet sich nach dem Use-Case Diagramm in Abbildung 2.1.

3 Produktanforderungen

Das Empfängermodul ist autark und kann auf einem Display Stundenpläne anzeigen. Diese werden über eine drahtlose, bidirektionale Schnittstelle gesendet. Der Sender wird mit einem Computer bedient.

Besteht das System aus mehreren Empfängern, so kann das Sendemodul diese unabhängig voneinander selektieren.

3.1 Hardware

Sender

- Schnittstelle zum Computer
- Sendemodul

Empfänger

- Mikrocontroller oder Vergleichbares (Prozessor, Speicher, usw.)
- E-Paper-Display
- Energy-Harvesting-Einheit
- Energiespeicher
- Empfangsmodul

3.2 Software

Sender

- Treiber für Sendemodul

Empfänger

- Firmware für Mikrocontroller

3.3 Varianten/Optionen

Ist der Prototyp funktionsfähig, soll zu einem späteren Zeitpunkt auch möglich sein, verschiedene Bildschirmgrößen zu verwenden, wobei sich auch Anzeige nicht nur auf Raumbelungspläne beschränkt. Deshalb soll das System und insbesondere die Software so flexibel wie möglich entwickelt werden.

3.4 Dokumentation

Die Dokumentation beinhaltet sämtliche Überlegungen, Abklärungen, Berechnungen und Untersuchungen, welche im Laufe der Semesterarbeit gemacht wurden.

4 Zeitplan

