Ime:	Aleksandar			Broj indeksa:	19095
Prezime:	Gospavić				
LV po redu:	VI	Termin:	4		
Datum i vreme početka izrade		19.12.2023	3. 17:05		

#### Zadatak:

U segmentu podataka je data matrica 8b elemenata, smeštena po kolonama. Dimenzije matrice su zapamćene u 32b promenljivama N i M. Treba napisati program na asemblerskom jeziku koji, obilazeći matricu po vrstama, sve elemente neparnih vrsta matrice sumira, i sumu smešta u posebnu memorijsku lokaciju.

a)

Formirati reprezentativan netrivijalan primer početnih vrednosti i odrediti očekivanu vrednost rezultata. Predstaviti početne vrednosti i rezultat u matematičkom obliku i prikazati očekivanu memorijsku reprezentaciju. Nacrtati dijagram toka algoritma iz koga se može videti kako treba da se menjaju registri koji učestvuju u adresiranju elemenata matrice u toku obilaska.

b)

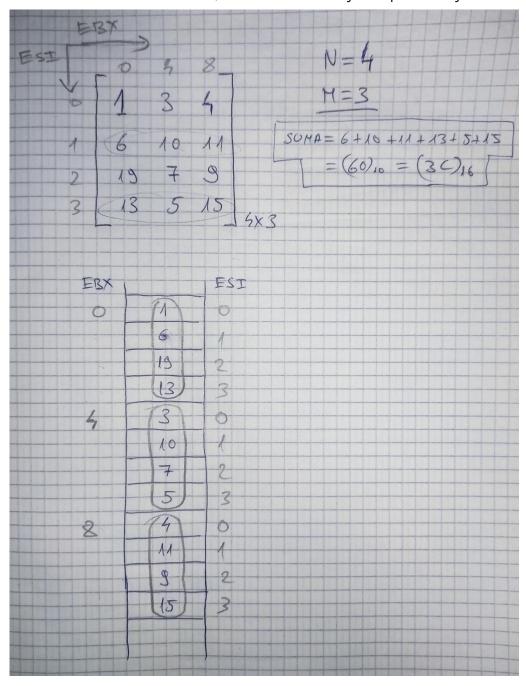
Napisati program koji rešava dati problem. Primer početnih vrednosti iz a) uneti u segmentu podataka kao komplet direktiva za alokaciju memorije. Očekivani rezultat uneti kao komentar.

U izveštaju prikazati krajnji rezultat u memoriji i napisati da li program radi kako je očekivano. Ukoliko se program ne izvršava ili se rezultat ne poklapa sa očekivanim rezultatom iz a), ustanoviti na kom mestu u programu dolazi do odstupanja.

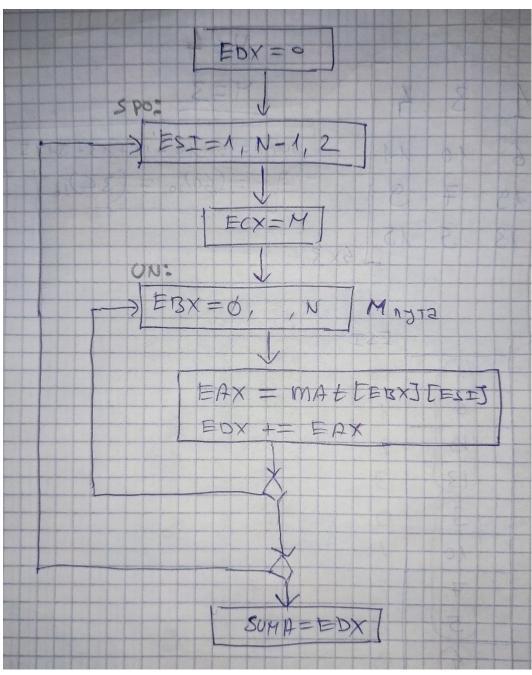
### Rešenje:

### a) Primeri vrednosti, šeme operacija

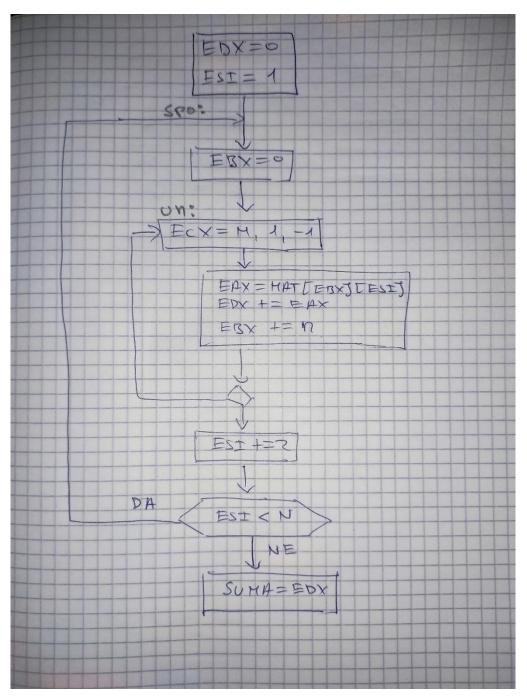
Matrica u matematičkom obliku, i očekivana memorijska reprezentacija:



Dijagram toka algoritma gde se može videti kako treba da se menjaju registri:



Za direktnu implementaciju na asemblerskom jeziku, dijagram toka algoritma je sledeći:



#### b) Kod rešenja, izveštaj o testiranju

```
.386
.model flat, c
.data
       mat db 01, 06, 19, 13
              db 03, 10, 07, 05
              db 04, 11, 09, 15
       n dd 4
       m dd 3
       suma dd?
                                                  ; ocekujemo 3Ch
                                                                             Memory 1
.code
                                                                             Address: &mat
main proc
                                                                             0x00AC4000
                                                                                         01
       ; Matrica smestena po kolonama
                                                                             0x00AC4001
                                                                                         96
       ; Obilazak po vrstama
                                                                             0x00AC4002
                                                                                         13
       ; PROBLEM: Sumiranje svih elemenata neparnih vrsta matrice
                                                                             0x00AC4003
                                                                                         Θd
                                                                             0x00AC4004
                                                                                         03
       mov edx, 0
                                                  ; suma = 0
                                                                             0x00AC4005
                                                                             0x00AC4006
                                                                                         97
       mov esi, 1
                                                  ; krenemo od prve vrste
                                                                             0x00AC4007
                                                                                         05
       spo:
                                                                             0x00AC4008
                                                                                         94
              mov ebx, 0
                                                                             0x00AC4009
              mov ecx, m
                                                                             0x00AC400A
              un:
                                                                             0x00AC400B
                                                                                         Θf
                     movzx eax, mat[ebx][esi]
                                                  ; pribavi element
                     add edx, eax
                                                  ; dodaj na sumu
                                                                             0x00AC400C
                                                                                         94
                                                                             0x00AC400D
                                                                                         00
                     add ebx, n
                                                                             0x00AC400E
                                                                                         00
                     loop un
                                                                            0x00AC400F
                                                                                         00
                                                                             0x00AC4010
                                                                                         03
              add esi, 2
                                                  ; skok +2 jer su bitne
                                                                             0x00AC4011
                                                                                         99
              cmp esi, n
                                                  ; samo neparne vrste
                                                                             0x00AC4012
                                                                                         99
              jl spo
                                                                             0x00AC4013
                                                                                         99
                                                                            0x00AC4014
                                                  ; smesti u memoriju
       mov suma, edx
       nop
       ret
main endp
end main
```

Smeštanje matrice u memoriji izvršava se po kolonama, a obilazak se obavlja po vrstama. Registar EBX služi za indeksiranje kolona, a registar ESI za indeksiranje vrsta. Kako treba sumirati samo elemente koji se nalaze u neparnim vrstama, registar ESI nema potrebe da prolazi kroz sva stanja, već može da krene od 1 i da se u svakom prolazu poveća za 2. Ovim se omogućava prolazak samo kroz neparne vrste. Kako bi obišli matricu po vrstama, EBX će brže da se menja, te će on biti realizovan **loop** petljom i to će biti unutrašnja petlja koja se izvršava M puta. Spoljašnja petlja se sporije menja i ona je realizovana kao **do-while** petlja. U telu unutrašnje petlje se obavlja pribavljanje elementa i dodavanje na sumu. Na kraju, rezultat koji se sada nalazi u EDX se smešta u memorijsku lokaciju suma. Program radi očekivano.

### Samoevaluacija

Na skali 0-5 (0 - "nikako", "nimalo"; 5 - "potpuno"), u kom stepenu smatrate da ste:

bili savladali gradivo PRE početka rada na vežbi	5
razumeli zadatak	5
ispunili zahteve zadatka a)	5
ispunili zahteve zadatka b)	5
istestirali i opisali funkcionisanje svog rešenja	4
razumeli ponašanje svog rešenja i pojedinih instrukcija i mehanizama	5
imali dovoljno vremena za vežbu	5
unapredili svoje znanje u toku vežbe	5
	razumeli zadatak  ispunili zahteve zadatka a)  ispunili zahteve zadatka b)  istestirali i opisali funkcionisanje svog rešenja  razumeli ponašanje svog rešenja i pojedinih instrukcija i mehanizama  imali dovoljno vremena za vežbu

Aleksandar Gospavić, 19.12.2023. 19:03