

## Red de interconexión

```
graph TD;
    A[Red de interconexión] --- B1[Directorio  
Caché  
Procesador];
    A --- B2[Directorio  
Caché  
Procesador];
    A --- B3[Directorio  
Caché  
Procesador];
```

Directorio

Caché

Procesador

Directorio

Caché

Procesador

...

Directorio

Caché

Procesador