ZHCA754B-February 2018-Revised March 2019

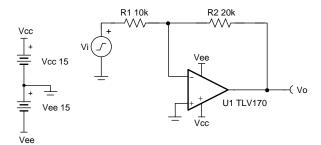
反相放大器电路

设计目标

输入		输出		频率	电源	
V_{iMin}	V_{iMax}	V_{oMin}	V _{oMax}	f	V _{cc}	V _{ee}
-7V	7V	-14V	14V	3kHz	15V	-15V

设计 说明

该设计将输入信号 V_i 反相并应用 -2V/V 的信号增益。输入信号通常来自低阻抗源,因为该电路的输入阻抗由输入电阻器 R_1 决定。反相放大器的共模电压等于连接到同相节点的电压,该节点在该设计中接地。



Copyright © 2018, Texas Instruments Incorporated

设计说明

- 1. 在线性运行区域内使用运算放大器。通常在 A_{OL} 测试条件下指定线性输出摆幅。该电路中的共模电压不随输入电压的变化而变化。
- 2. 输入阻抗由输入电阻器决定。确保该值大于电源的输出阻抗。
- 3. 使用高值电阻器可能会减小电路的相位裕度并在电路中引入额外的噪声。
- 4. 避免将电容负载直接放置在放大器的输出端,以最大程度地减少稳定性问题。
- 5. 小信号带宽由噪声增益(或同相增益)和运算放大器增益带宽积 (GBP) 决定。可以通过添加与 R_2 并联的电容器来完成额外的滤波。如果使用了高阻值电阻器,那么添加一个与 R_2 并联的电容器可提高电路的稳定性。
- 6. 大信号性能会受到压摆率的限制。因此,应检查数据表中的最大输出摆幅与频率间的关系图,以最大程度地减小转换导致的失真。
- 7. 有关运算放大器线性运行区域、稳定性、转换导致的失真、电容负载驱动、驱动 ADC 和带宽的更多信息,请参阅"设计参考"部分。



设计步骤

下面给出了该电路的传递函数。

$$V_{o} = V_{i} \times (-\frac{R_{2}}{R_{1}})$$

1. 确定 R_1 的起始值。 R_1 相对于信号源阻抗的大小会影响增益误差。假设信号源的阻抗较低(例如 100Ω),则设置 R_1 = $10k\Omega$,以实现 1% 的增益误差。

$$R_1 = 10k\Omega$$

2. 计算该电路所需的增益。由于这是一个反相放大器,因此在计算时使用 V_{iMin} 和 V_{oMax} 。

$$G = \frac{V_{oMax}}{V_{vir}} = \frac{14V}{-7V} = -2\frac{V}{V}$$

3. 计算 R₂值,以实现所需的 -2V/V 信号增益。

$$G = -\frac{R_2}{R_1} \rightarrow R_2 = -G \times R_1 = -(-2\frac{V}{V}) \times 10k\Omega = 20k\Omega$$

4. 计算小信号电路带宽,以确保其满足 3kHz 要求。确保使用电路的噪声增益或同相增益。

$$\begin{split} GBP_{TLV170} &= 1.2 MHz & (\\ NG &= 1 + \frac{R_2}{R_1} = 3 \frac{V}{V} \\ BW &= \frac{GBP}{NG} = \frac{1.2 MHz}{3V/V} = 400 kHz \end{split}$$

5. 计算最大程度地降低转换导致的失真所需的最小压摆率。

$$\begin{split} V_p &= \frac{s_R}{2^{\varkappa}\pi^{\varkappa}f} \rightarrow SR > 2 \varkappa \pi \varkappa f \varkappa V_p \\ SR &> 2 \varkappa \pi \varkappa 3 \text{kHz} \varkappa 14 V = 263 \,.\, 89 \frac{\text{kV}}{\text{s}} = 0 \,.\, 26 \frac{\text{V}}{\text{\mu s}} \end{split}$$

- SR_{τιν170}=0.4V/μs, 因此它满足该要求。
- 6. 为了避免稳定性问题,确保器件的增益设置电阻和输入电容创建的零点大于电路的带宽。

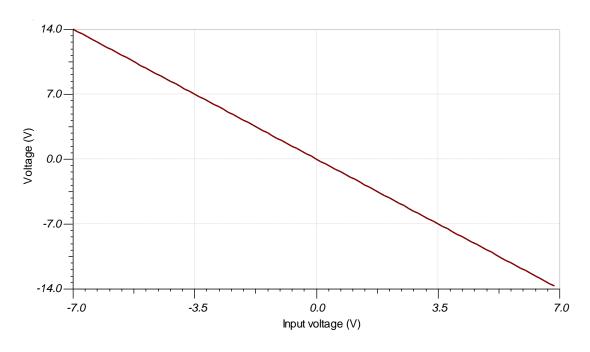
$$\begin{split} \frac{1}{2\times\pi\times\left(C_{cm}+C_{diff}\right)\times\left(R_{2}\parallel R_{1}\right)} &> \frac{GBP}{NG} \\ \frac{1}{2\times\pi\times3PF+3pF\times\frac{20k\Omega\times10k\Omega}{20k\Omega+10k\Omega}} &> \frac{1.2MHz}{3V/V} \end{split}$$

- 43.77MHz > 400kHz
 - C_{cm} 和 C_{diff} 分别是 TLV170 的共模和差分输入电容。
 - 由于零点频率大于此电路的带宽,因此不满足该要求。



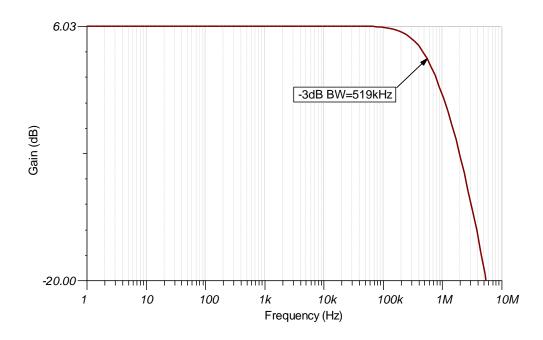
设计仿真

直流仿真结果



交流仿真结果

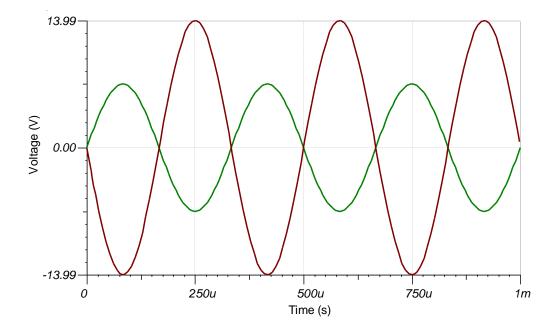
该电路的带宽取决于噪声增益 (3V/V)。可以通过查看 -3dB 点来确定带宽,在信号增益为 6dB 的情况下,该点位于 3dB 处。仿真与计算值 (400kHz) 具有充分的相关性。





瞬态仿真结果

输出的幅度是输入的两倍,并且二者反相。





www.ti.com.cn

参考文献:

- 1. 《模拟工程师电路设计指导手册》
- 2. SPICE 仿真文件 SBOC492
- 3. TI 高精度实验室

设计采用的运算放大器

TLV170				
V _{ss}	±18V (36V)			
V _{inCM}	(Vee-0.1V) 至 (Vcc-2V)			
V _{out}	轨至轨			
V _{os}	0.5mV			
I _q	125µA			
I _b	10pA			
UGBW	1.2MHz			
SR	0.4V/µs			
通道数	1、2、4			
www.ti.com.cn/product/cn/tlv170				

设计备选运算放大器

LMV358A				
V _{ss}	2.5V 至 5.5V			
V _{inCM}	(V _{ee} -0.1V) 至 (V _{cc} -1V)			
V _{out}	轨至轨			
V _{os}	1mV			
I _q	70µA			
I _b	10pA			
UGBW	1MHz			
SR	1.7V/µs			
通道数	1 (LMV321A)、2 (LMV358A)、4 (LMV324A)			
www.ti.com.cn/product/cn/lmv358A				

修订历史记录

修订版本	日期	更改	
Α	2019年1月	缩减标题字数。 向电路指导手册登录页面添加了链接。	
В	2019年3月	在"设计备选运算放大器"部分将 LMV358 更改为 LMV358A。	

重要声明和免责声明

TI"按原样"提供技术和可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证没有瑕疵且不做出任何明示或暗示的担保,包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任:(1) 针对您的应用选择合适的 TI 产品,(2) 设计、验证并测试您的应用,(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更,恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务,TI 对此概不负责。

TI 提供的产品受 TI 的销售条款或 ti.com 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址:Texas Instruments, Post Office Box 655303, Dallas, Texas 75265 Copyright © 2022,德州仪器 (TI) 公司