

Comunicazioni di servizio

 Il laboratorio di venerdì 2 Dicembre (domani) è da svolgere in gruppi di 5 studenti

- L'esercitazione di martedì 6 Dicembre è spostata a:
 - Lunedì 5 Dicembre ore 11:15 13:15 in aula Osvaldo De Donato



Comunicazioni di servizio

- Com'è fatto l'esame?
 - Vari esercizi (a volte 4/5, più spesso 6/7) su tutto il programma:
 - CP2, e/o IEEE 754
 - Array/Matrici
 - Strutture
 - File
 - Liste
 - Durata: fra 1h e 2h; spesso 1h e 40'
 - Esame da svolgere su carta
 - Potete scrivere in qualsiasi colore (anche a matita)...magari non in rosso
 - No libri/appunti/quaderni/calcolatrici/telefoni/computer
 - No orale



Architettura del calcolatore

Fondamenti di informatica, AA 2022/23

Luca Cassano

luca.cassano@polimi.it



Architettura di un Sistema Informatico



Cos'è l'Informatica?

Scienza della rappresentazione e dell'elaborazione dell'informazione.

- Scienza: ovvero una conoscenza sistematica e rigorosa di tecniche e metodi.
- Informazione: l'oggetto dell'investigazione scientifica (informazione intesa come entità astratta e come tecnologie per la sua gestione)
- Rappresentazione: il modo in cui l'informazione viene strutturata e trasformata in dati fruibili da macchine
- Elaborazione: uso e trasformazione dell'informazione per un dato scopo. L'elaborazione deve poter essere eseguita da macchine che processano dati.

[da «Informatica Arte e Mestiere»]



Un Sistema Informatico

- Hardware
- Software



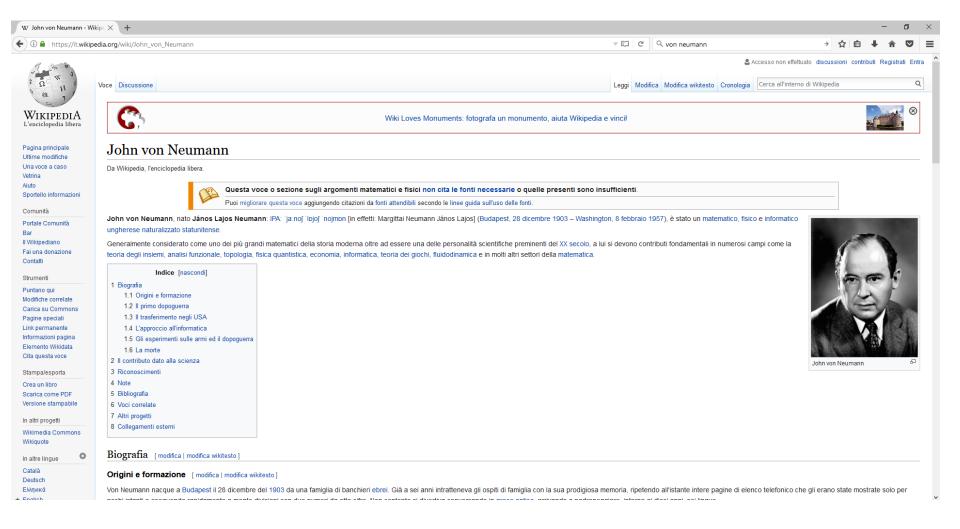
Sistema Informatico

- Sistemi informatico: L'esecutore dei programmi
- PC, laptop, telefoni, smartphones, server con migliaia di utenti etc... tutti sistemi informatici
- Sono oggetti complessi, costruiti da diverse parti che interagiscono tra loro.
- I sistemi informatici sono composti da
 - Hardware: i componenti fisici del sistema
 - Software: i programmi eseguiti dal sistema (es. web browser, mail, suite office, sistema operativo, compilatori, CAD... i programmi che scriveremo)
- Consideriamo inizialmente l'hardware dei sistemi informatici.



Un modello dell'architettura dei calcolatori



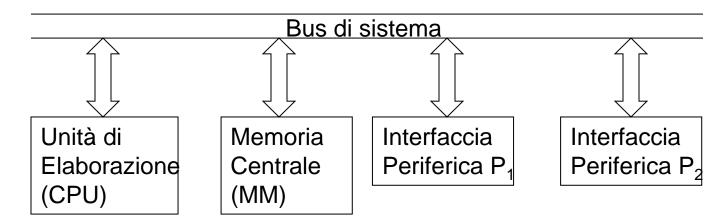




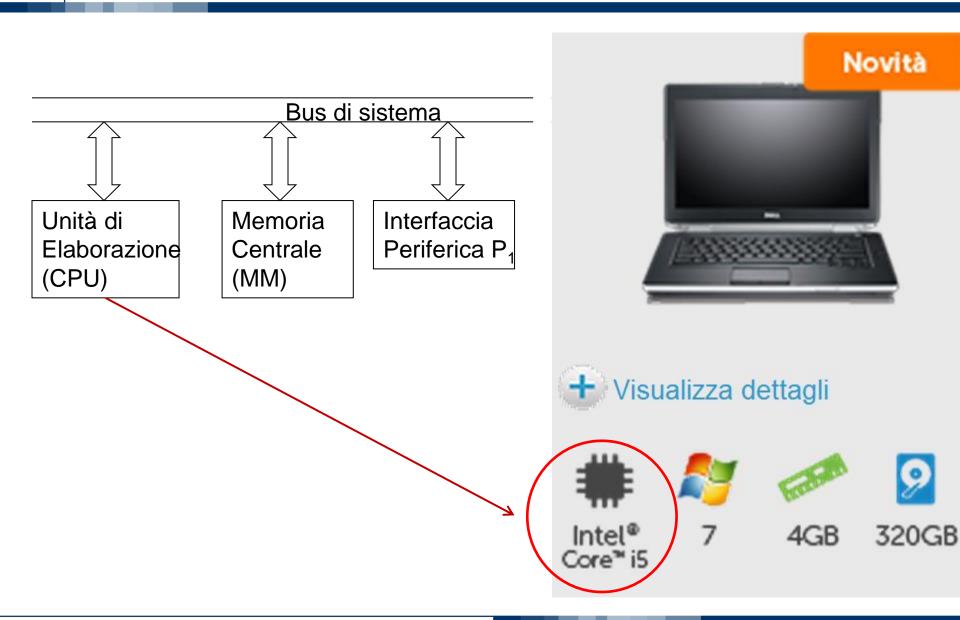
- Modello composto da quattro elementi funzionali
 - Unità di elaborazione (CPU): interpretazione ed esecuzione dei programmi, coordinamento macchina
 - Memoria centrale: contiene dati ed istruzioni
 - Interfacce delle periferiche: scambio informazioni con mondo esterno (e.g, stampante, tastiera, mouse, rete, schermo, HDD ..)
 - Bus di sistema: collega gli altri elementi funzionali



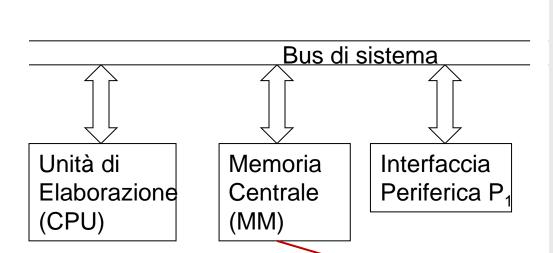
- Modello composto da quattro elementi funzionali
 - Unità di elaborazione (CPU): interpretazione ed esecuzione dei programmi, coordinamento macchina
 - Memoria centrale: contiene dati ed istruzioni
 - Interfacce delle periferiche: scambio informazioni con mondo esterno (e.g, stampante, tastiera, mouse, rete, schermo, HDD ..)
 - Bus di sistema: collega gli altri elementi funzionali

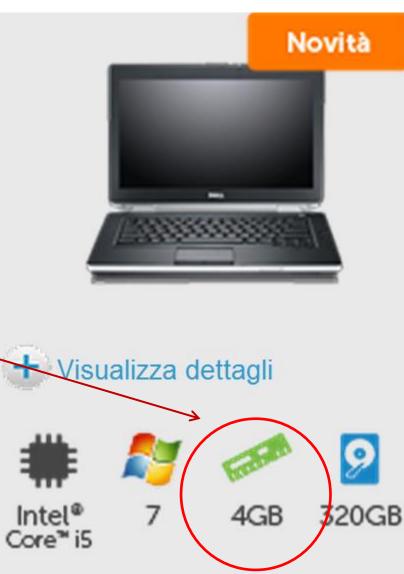




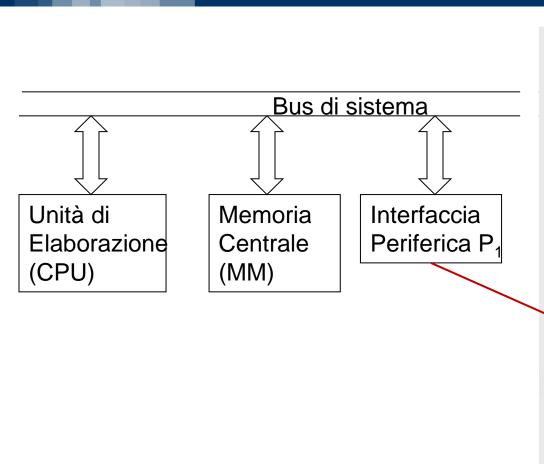






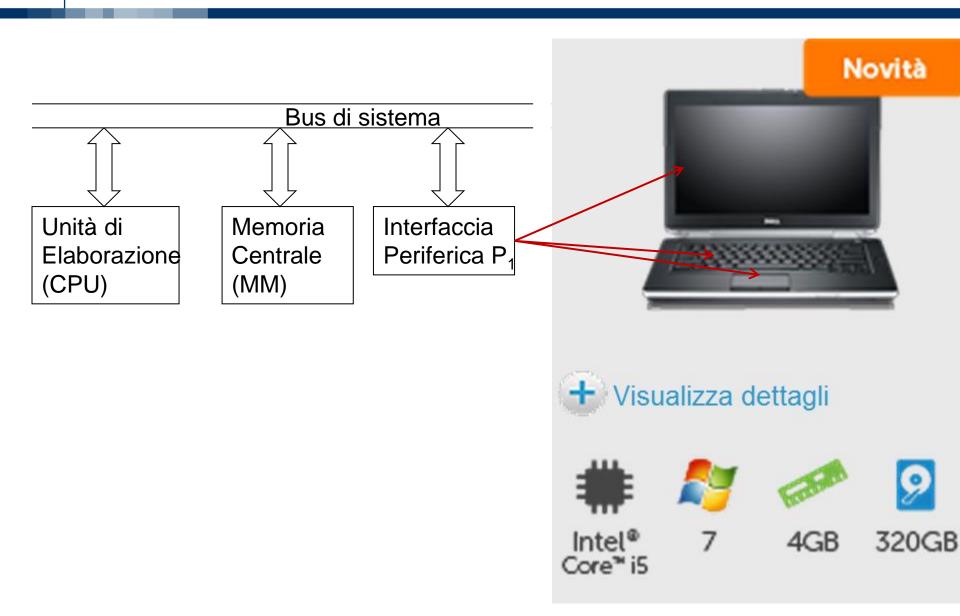






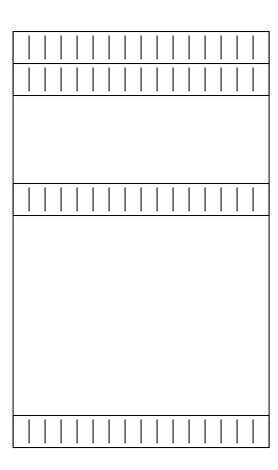






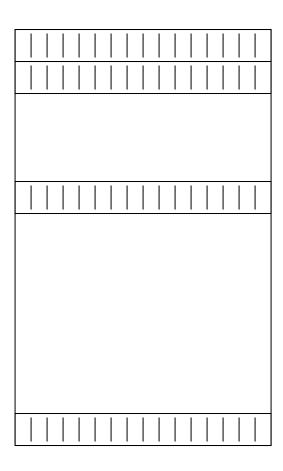


Contiene i programmi
 (sequenza di istruzioni) in
 esecuzione ed i relativi dati





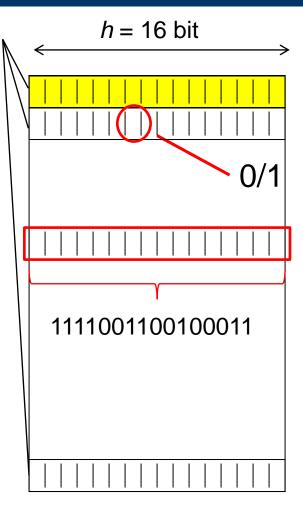
- Contiene i programmi
 (sequenza di istruzioni) in
 esecuzione ed i relativi dati
- È schematizzata come una sequenza di celle.





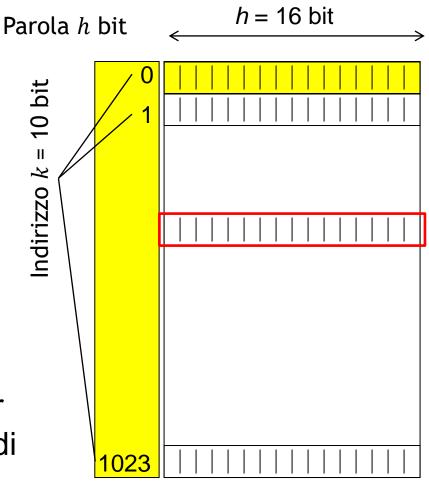
- Contiene i programmi
 (sequenza di istruzioni) in
 esecuzione ed i relativi dati
- È schematizzata come una sequenza di celle.
- Ogni cella contiene h bit, i.e., una Parola (word)

Parola h bit





- Contiene i programmi
 (sequenza di istruzioni) in
 esecuzione ed i relativi dati
- È schematizzata come una sequenza di celle.
- Ogni cella contiene h bit, i.e., una Parola (word)
- Ogni cella ha un indirizzo
- Se ho a disposizione k bit per scrivere l'indirizzo, lo spazio di indirizzamento è 2k celle



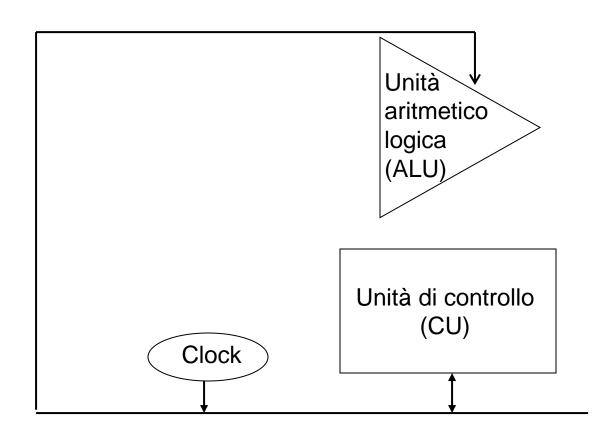


- La MM contiene i programmi in esecuzione: ogni dato e ogni istruzione, prima di essere elaborato, viene copiato in memoria centrale.
- Diversi tipi di Memorie
 - RAM (Random Access Memory) memoria volatile.
 - ROM (Read Only Memory) memoria permanente.
 - EPROM (Erasable Programmable ROM) riprogrammabile
- L'HD è memoria permanente ma non è memoria centrale ed in riferimento alla macchina di Von Neumann è una periferica.

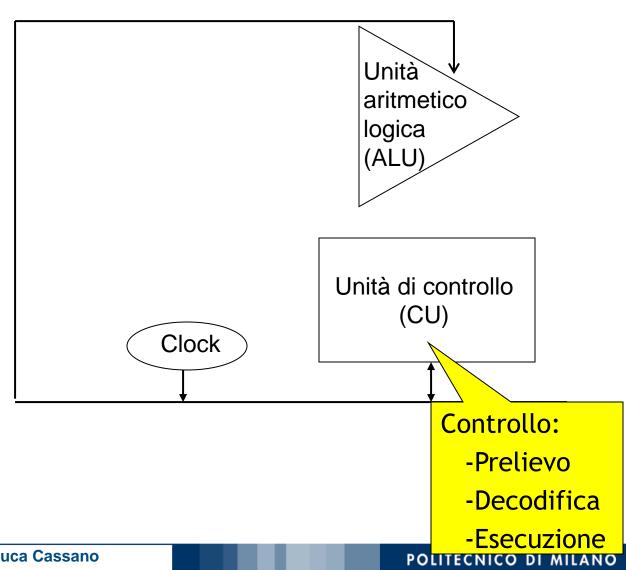


- La Central Processing Unit (CPU) coordina il funzionamento del calcolatore ed esegue i programmi: estrae, decodifica ed esegue le istruzioni in memoria.
- Le istruzioni possono comportare elaborazione o trasferimento dell'informazione
- La CPU contiene a sua volta:
 - l'Unità di Controllo che preleva e decodifica istruzioni dalla MM, invia segnali per eseguire le istruzioni
 - II Clock di sistema,
 - L'Unità Aritmetico Logica



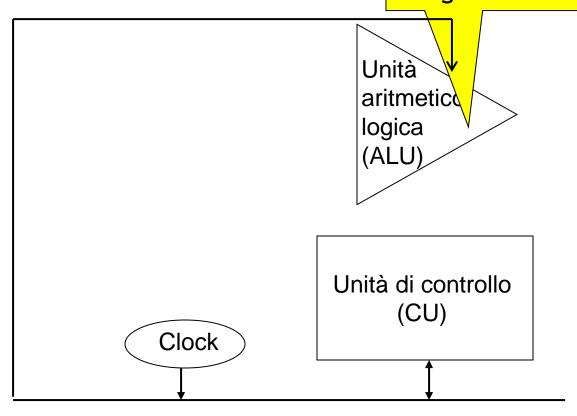




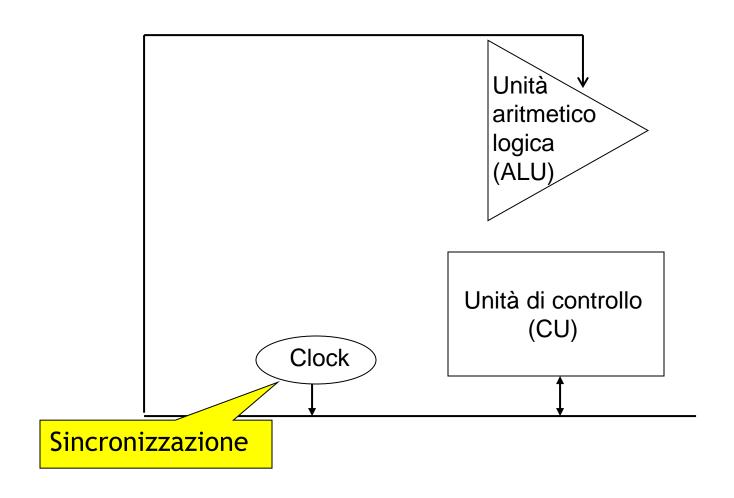




Operazioni aritmetiche e logiche



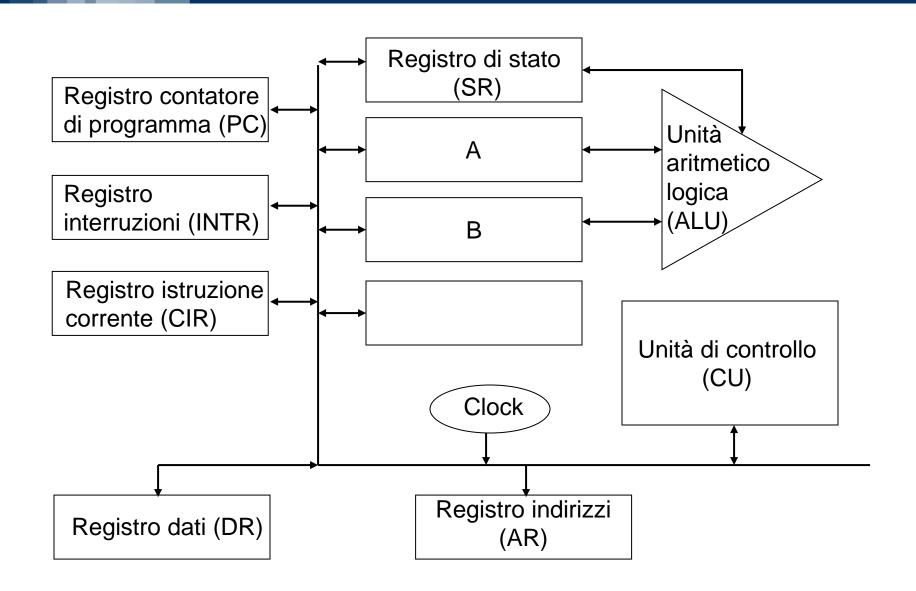




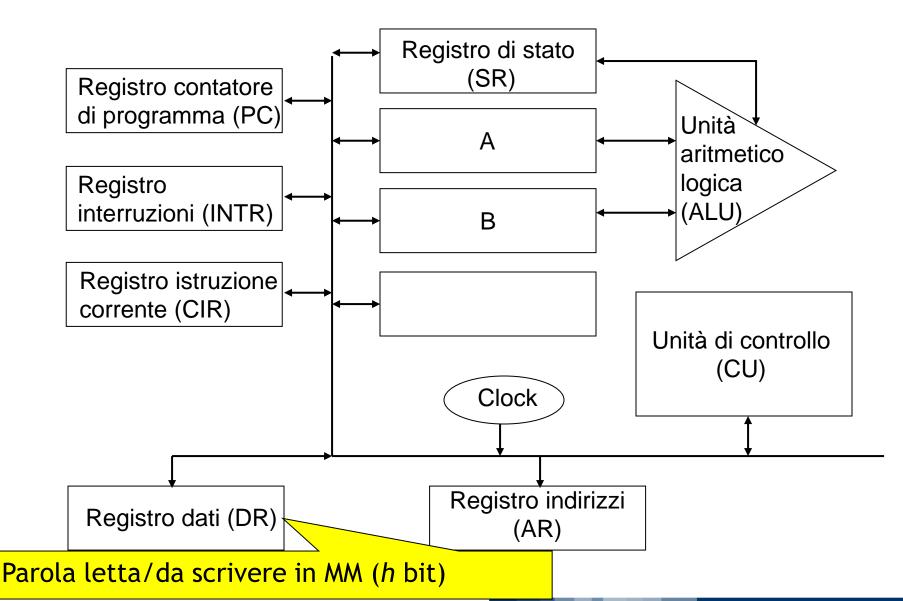


- La Central Processing Unit (CPU) coordina il funzionamento del calcolatore ed esegue i programmi: estrae, decodifica ed esegue le istruzioni in memoria
- Le istruzioni possono comportare elaborazione o trasferimento dell'informazione
- La CPU contiene a sua volta:
 - l'Unità di Controllo che preleva e decodifica istruzioni dalla MM, invia segnali per eseguire le istruzioni.
 - Il Clock di sistema,
 - l'Unità Aritmetico Logica
- La CPU contiene inoltre molti registri: memorie «rapide» per informazioni richieste dalla CU (es due numeri da sommare, il loro risultato)

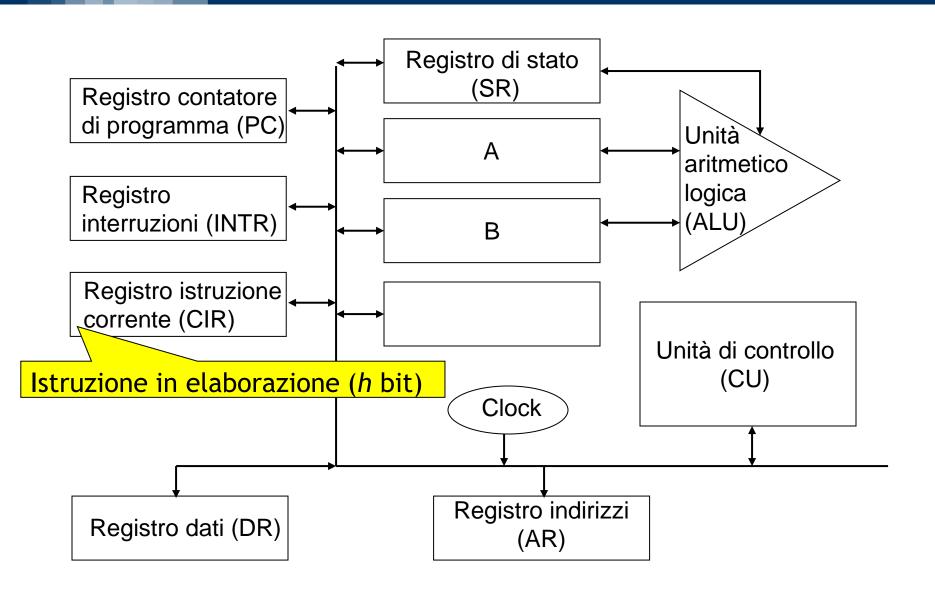




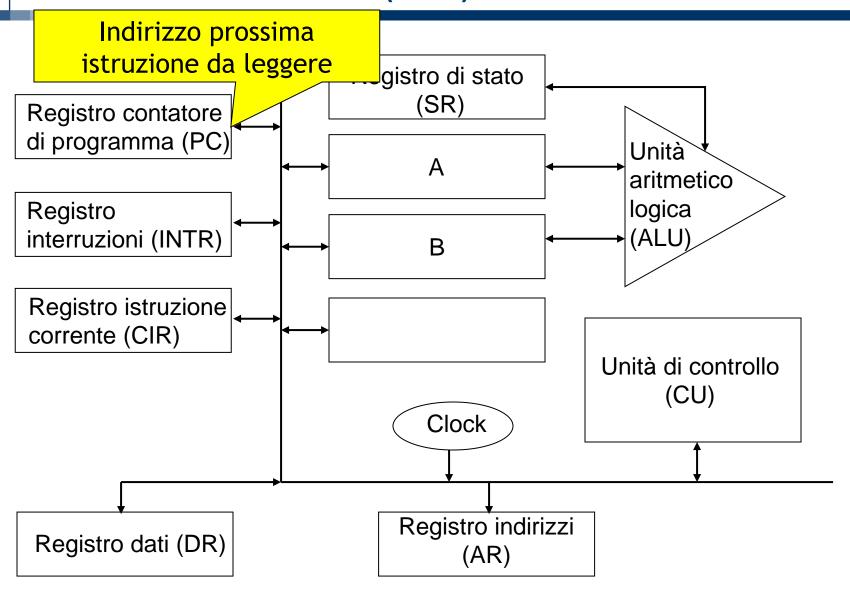




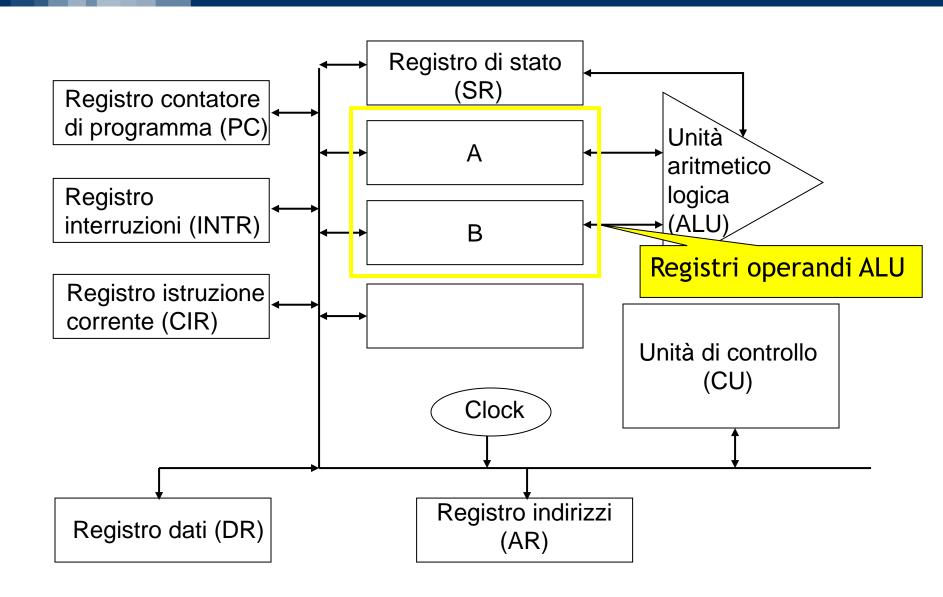




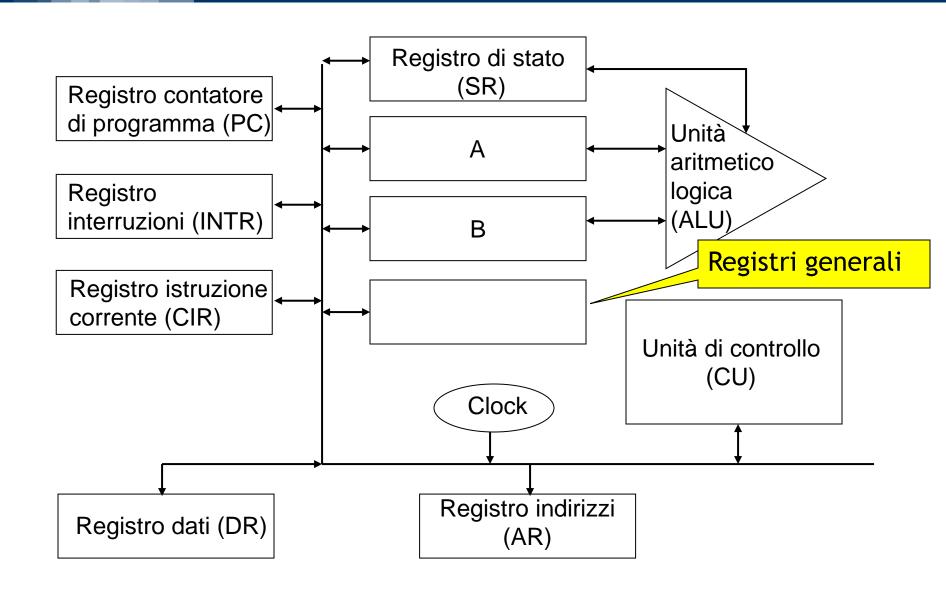




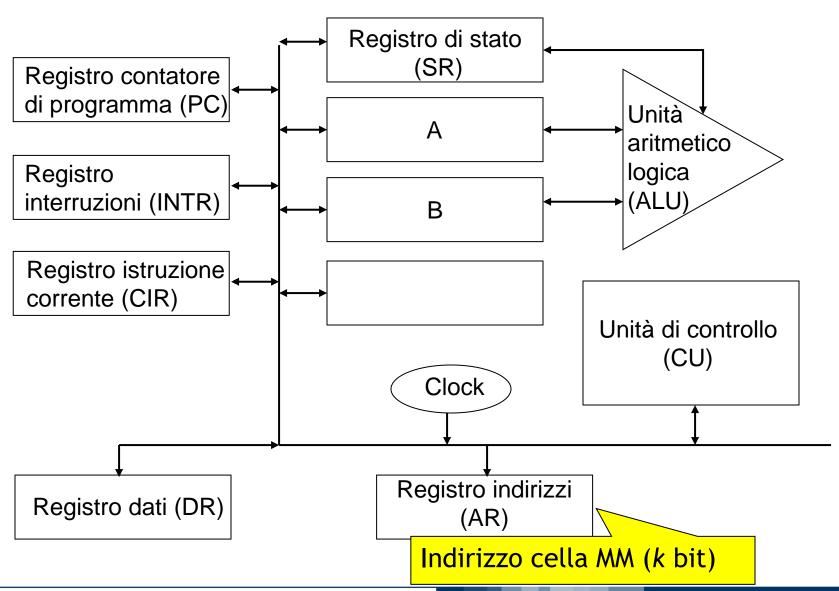




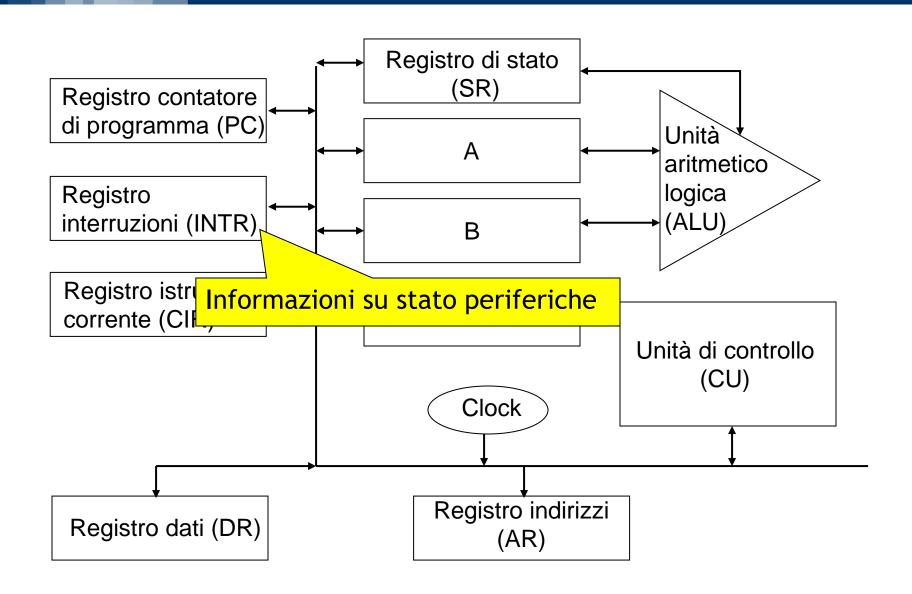




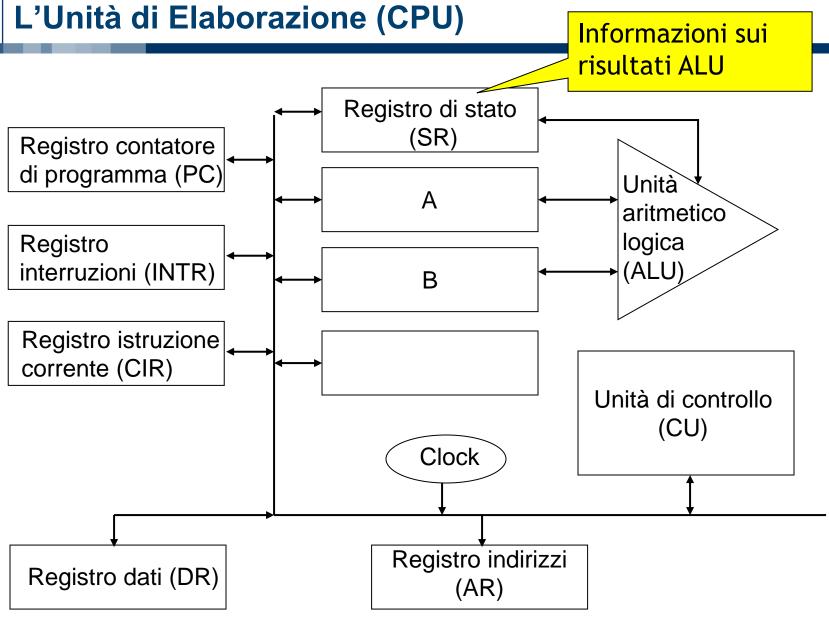










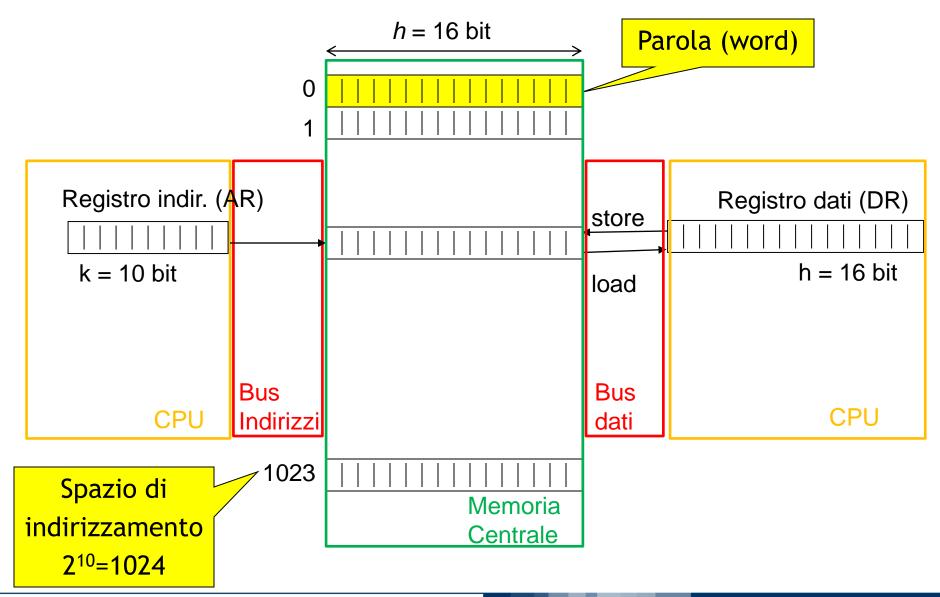




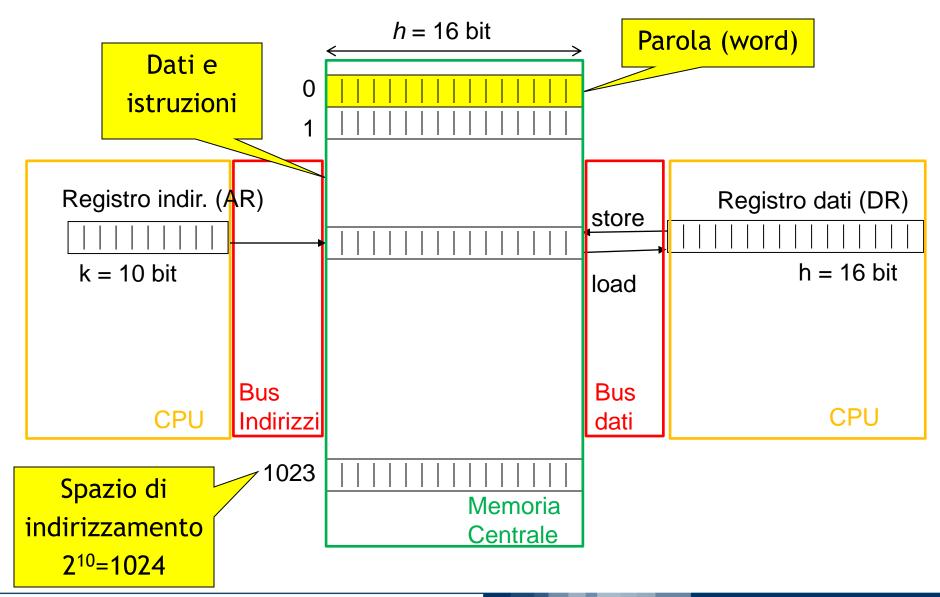
Bus di Sistema

- È un insieme di connessioni che permettono di trasferire l'informazione tra due entità funzionali (una trasmette l'altra riceve)
- Due soli tipi di connessioni logiche, stabilite dalla CPU:
 - CPU (master) memoria (slave)
 - CPU (master) interfaccia periferica (slave)
 le connessioni fisiche sono sempre presenti.
- Ci sono tre tipi di linee, con tre funzionalità diverse
 - Bus dati
 - Bus indirizzi
 - Bus controlli (il master lo usa per trasmettere allo slave i codici relativi alle istruzioni da eseguire, lo slave per dare feedback sull'esecuzione)

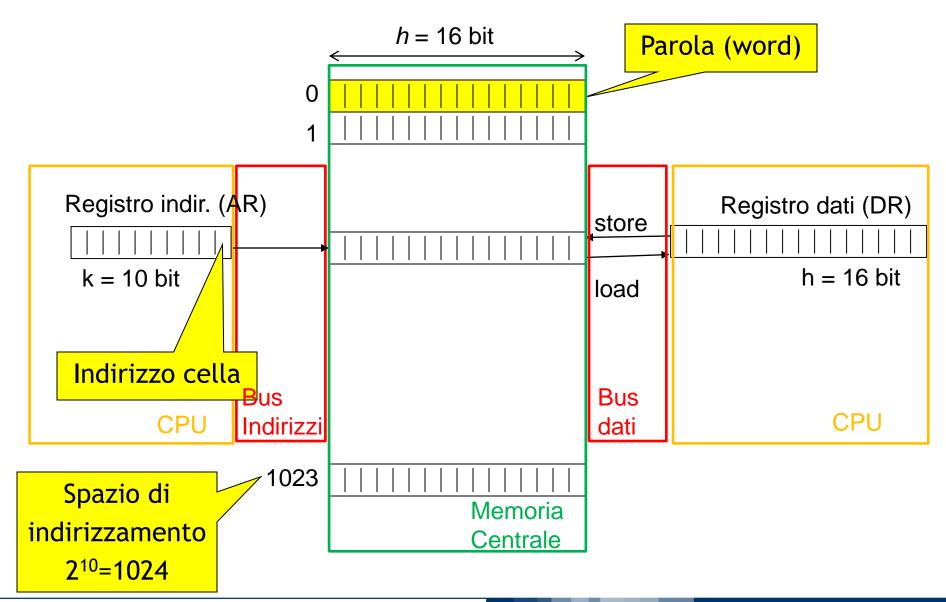




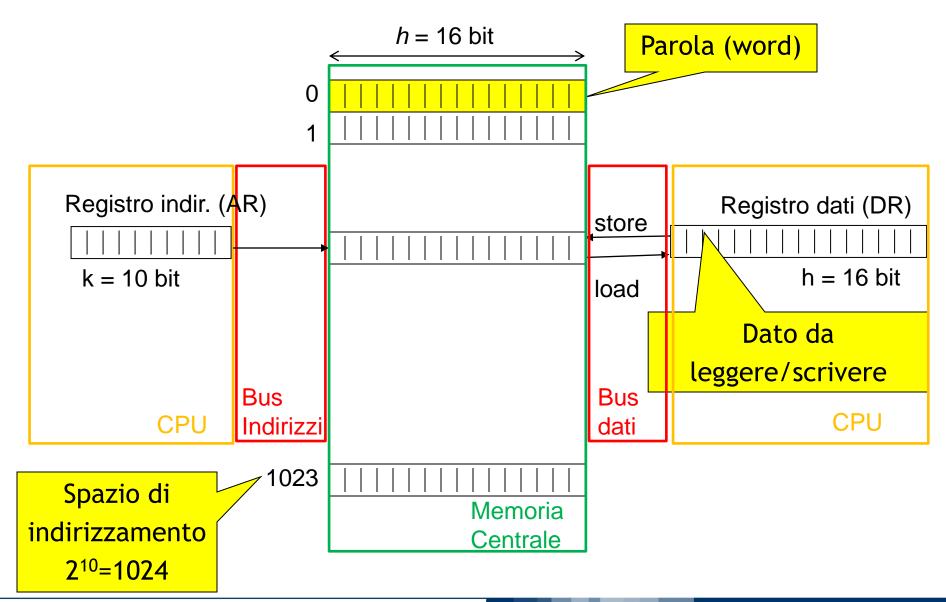




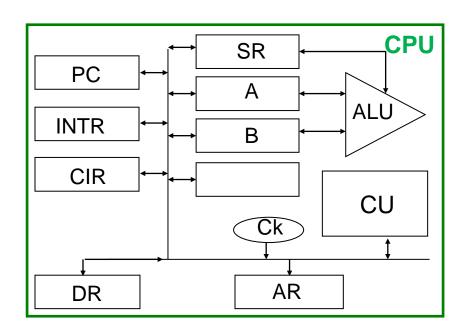


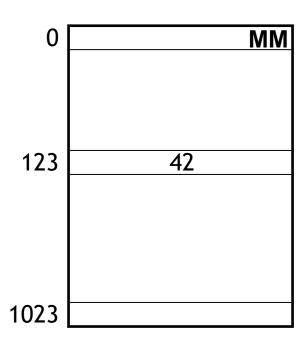






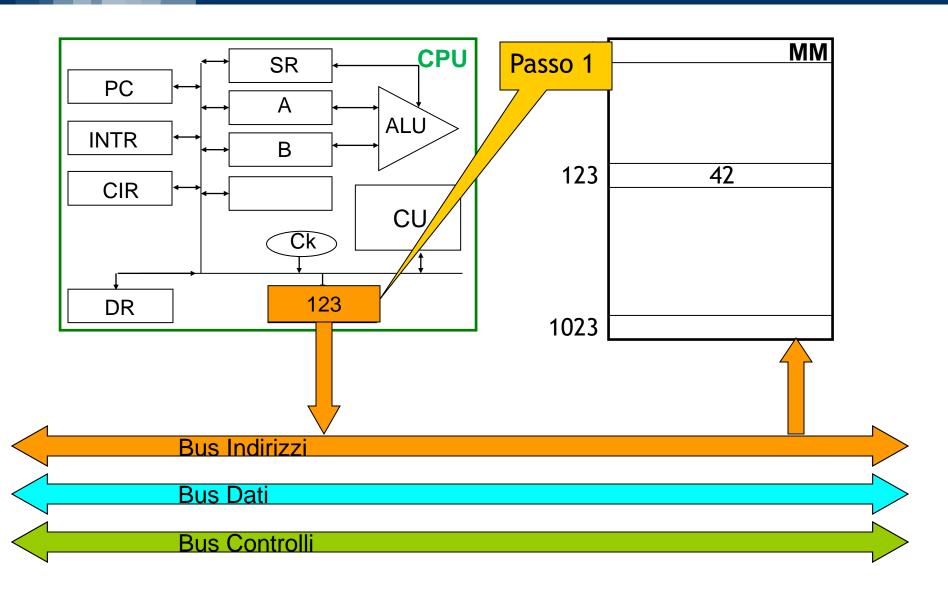




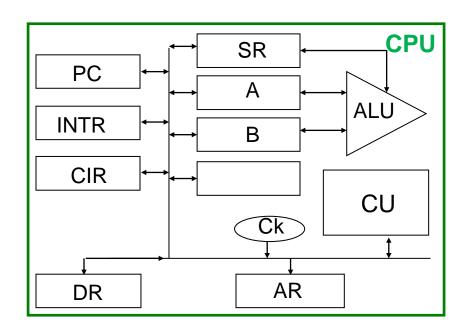


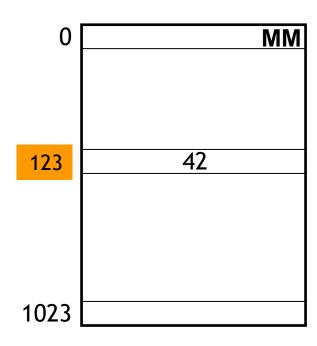






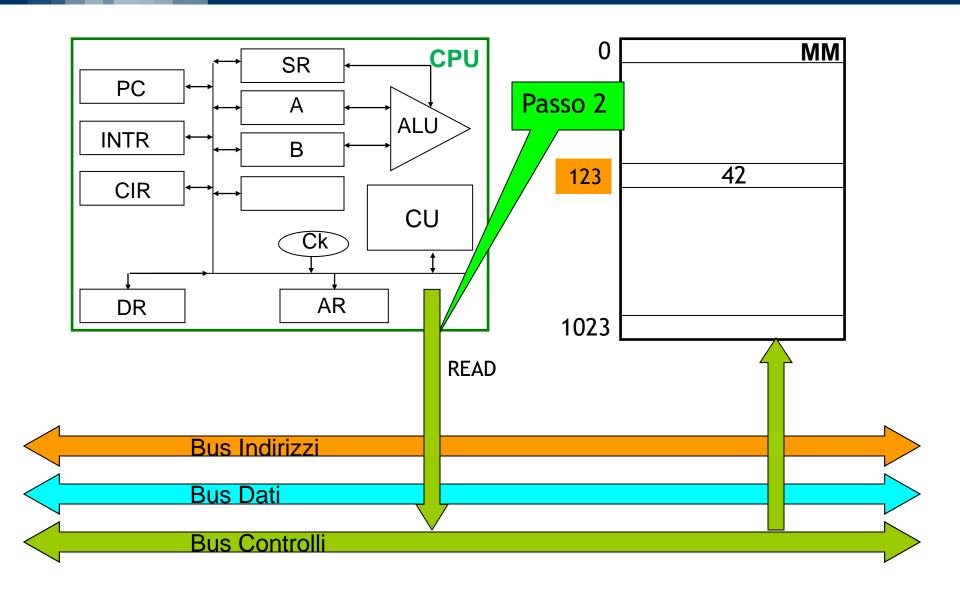




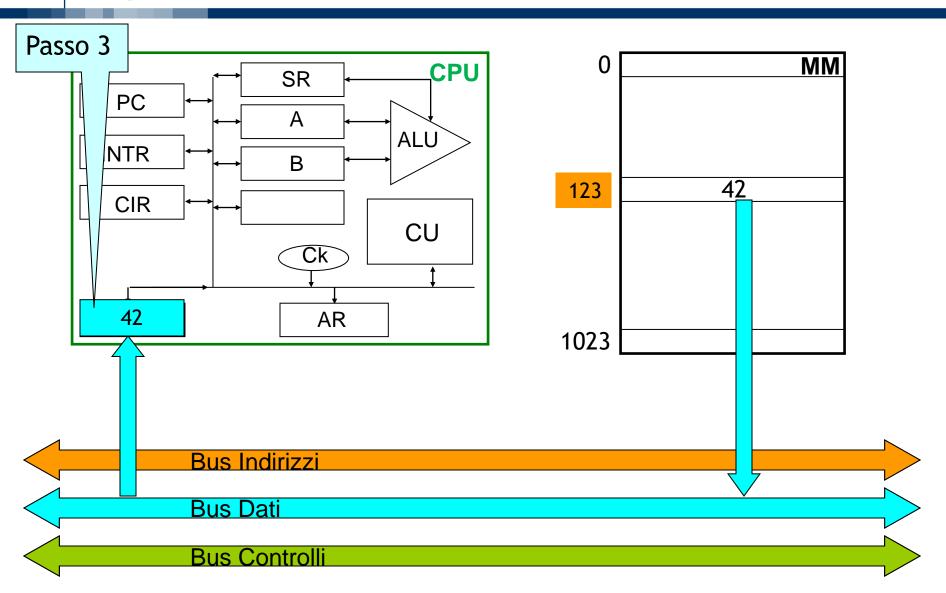




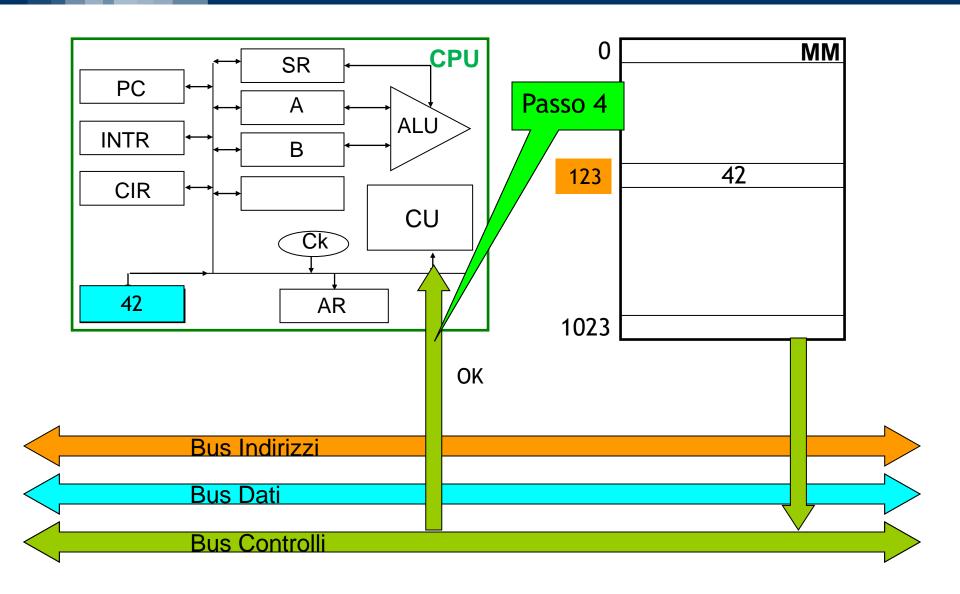




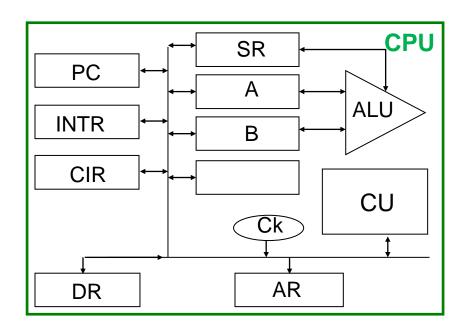


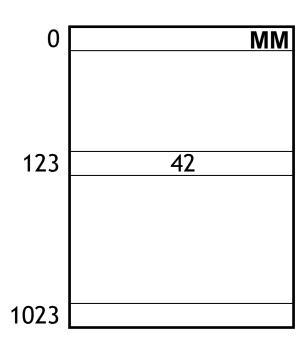






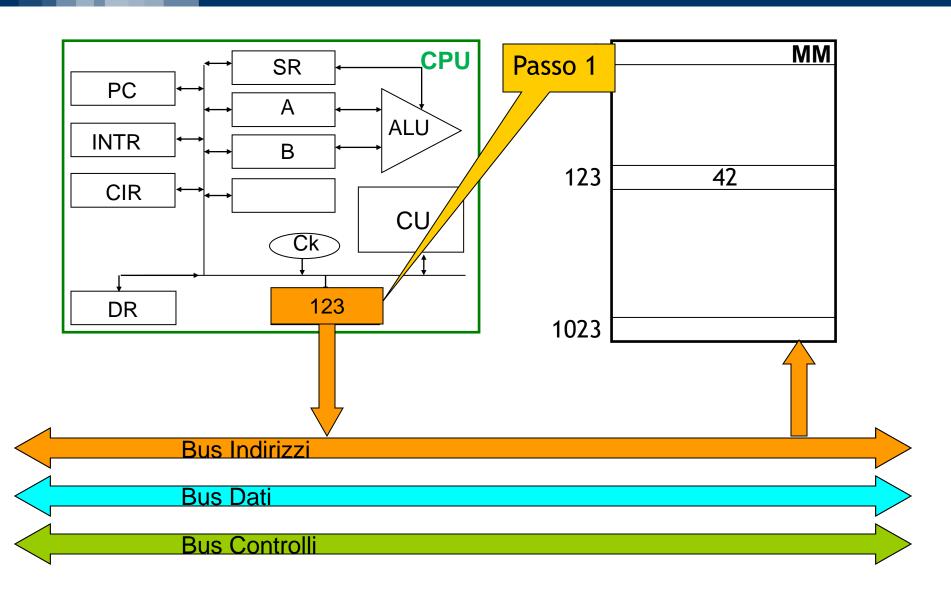




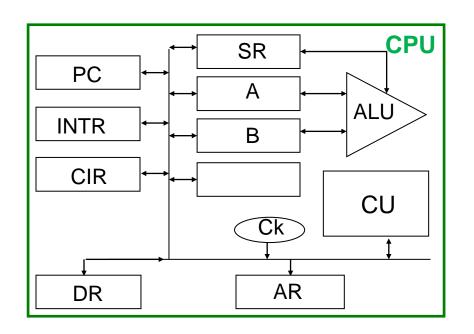


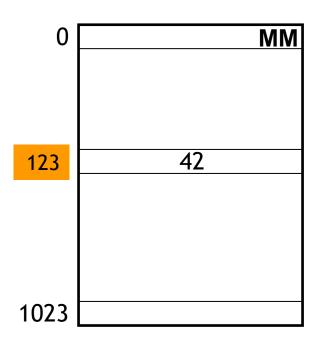






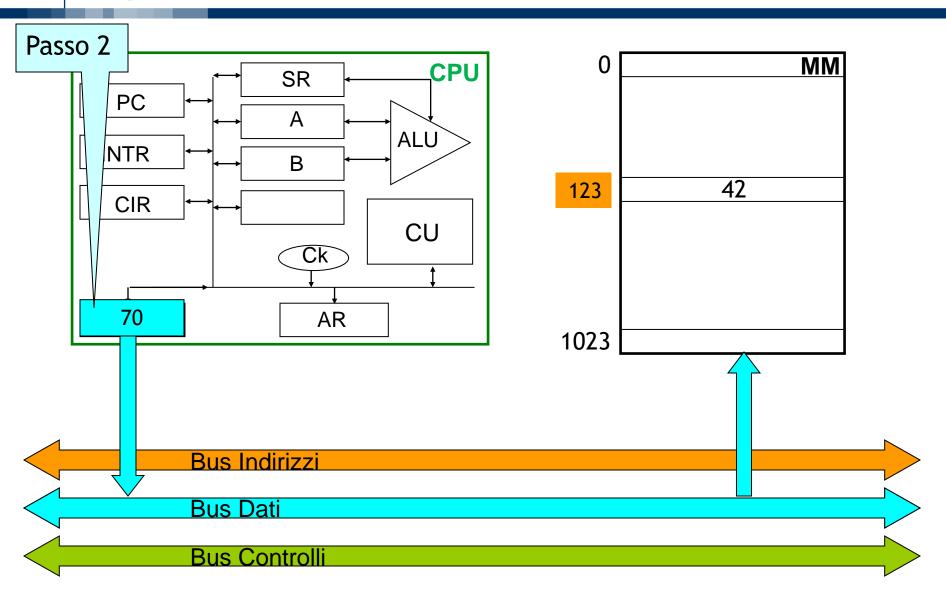




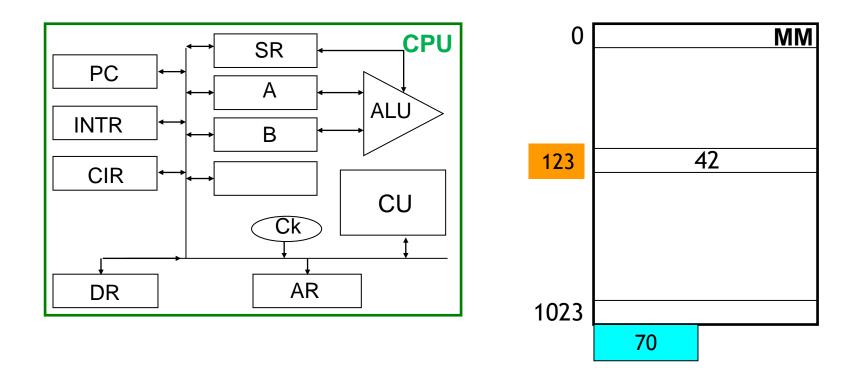






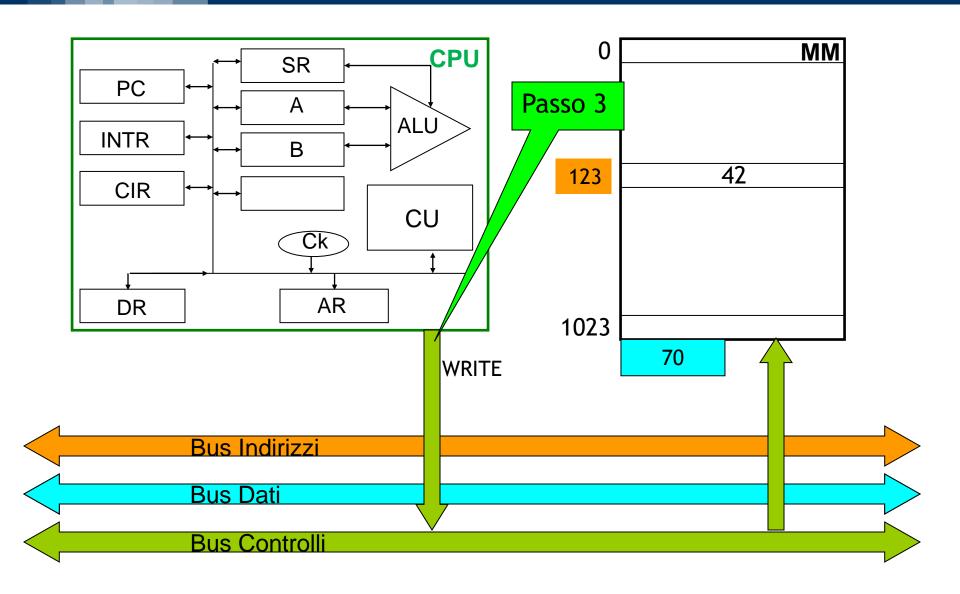




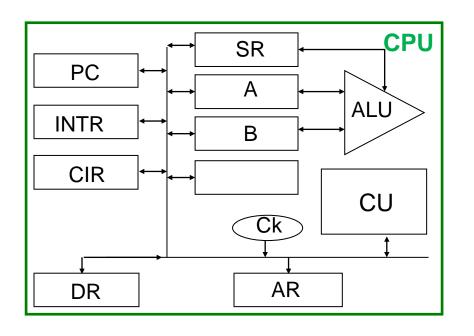


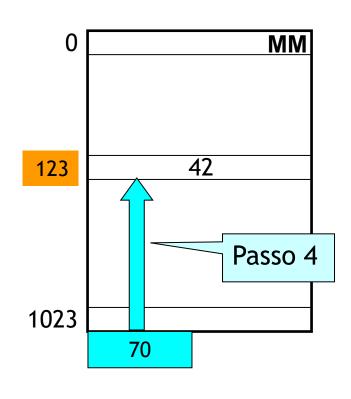






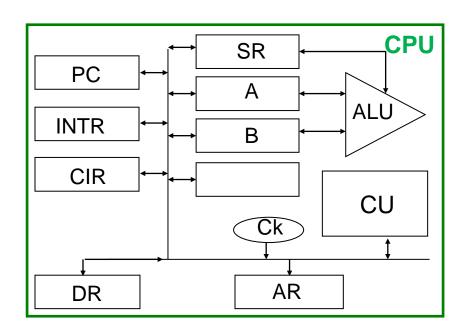


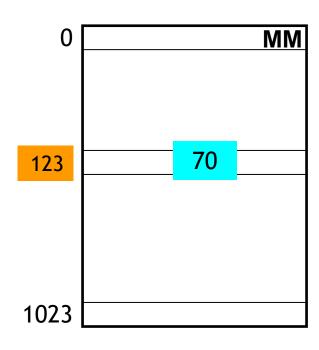


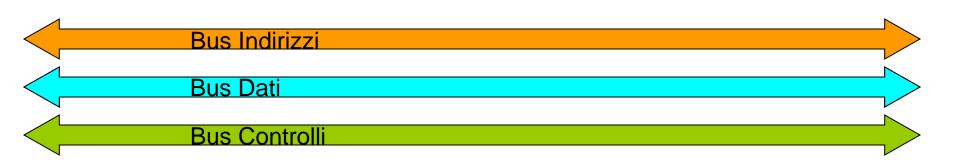




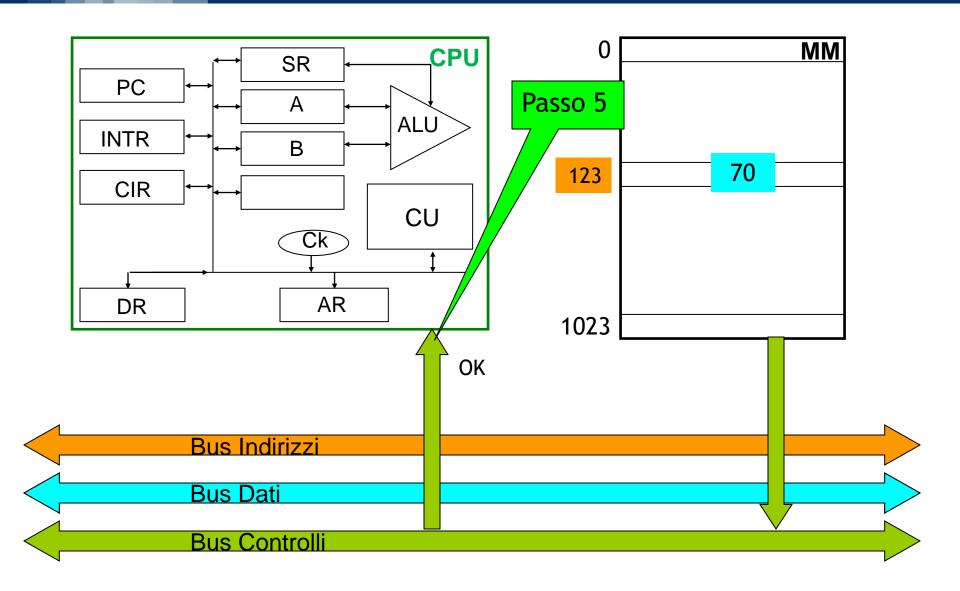








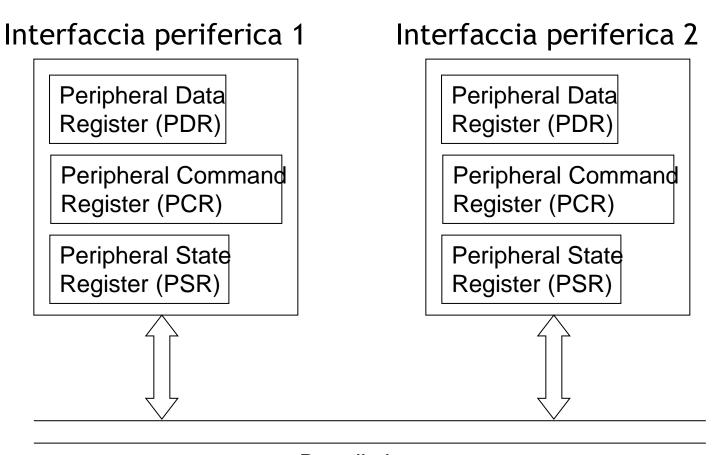






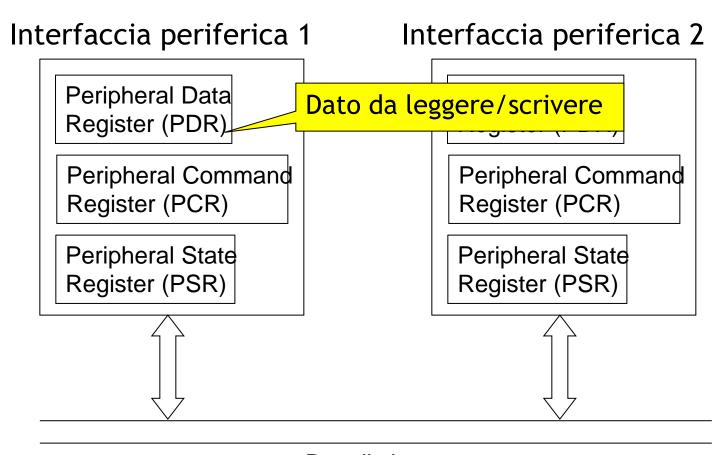
- Le interfacce collegano il calcolatore a periferiche esterne
- Ogni interfaccia contiene dei registri per lo scambio dei dati con la periferica
 - Registro dati
 - Registro comando della periferica
 - Registro di stato





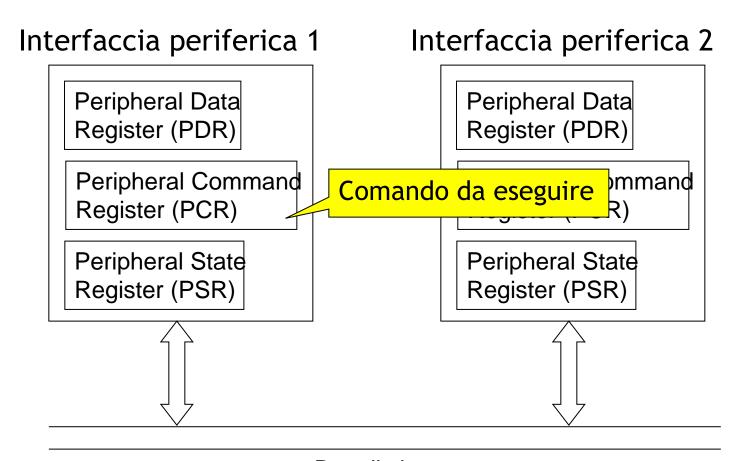
Bus di sistema





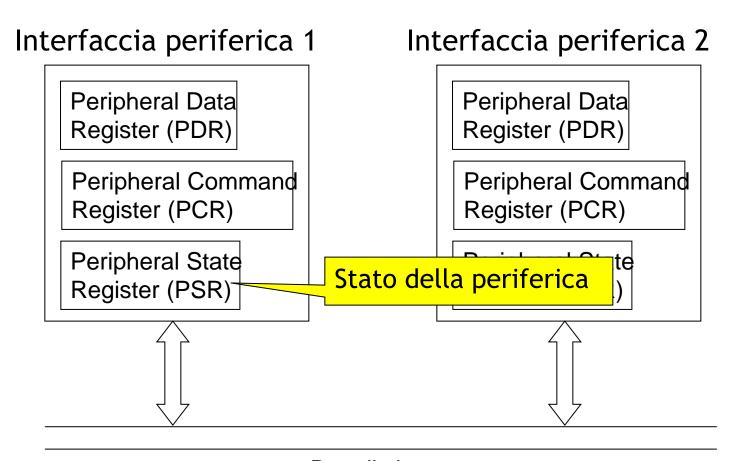
Bus di sistema





Bus di sistema





Bus di sistema





Le **istruzioni** sono (necessariamente) codificate in **binario** e, **come i dati**, sono salvate in **parole nella MM**



Le **istruzioni** sono (necessariamente) codificate in **binario** e, **come i dati**, sono salvate in **parole nella MM**

- Codice operativo: indica quale istruzione si deve eseguire
- Indirizzo operando: indica in quale punto della memoria si trova l'operando



Le **istruzioni** sono (necessariamente) codificate in **binario** e, **come i dati**, sono salvate in **parole nella MM**

Supponiamo una MM con parole da h = 16 bit ed indirizzi da k = 10 bit, con istruzioni così codificate:



Le **istruzioni** sono (necessariamente) codificate in **binario** e, **come i dati**, sono salvate in **parole nella MM**

Supponiamo una MM con parole da h=16 bit ed indirizzi da k=10 bit, con istruzioni così codificate:

Codice operativo (4bit) 00 Indirizzo Operando (10bit) ad esempio, 0100000000010000

Consideriamo le seguenti istruzioni eseguibili dalla CPU

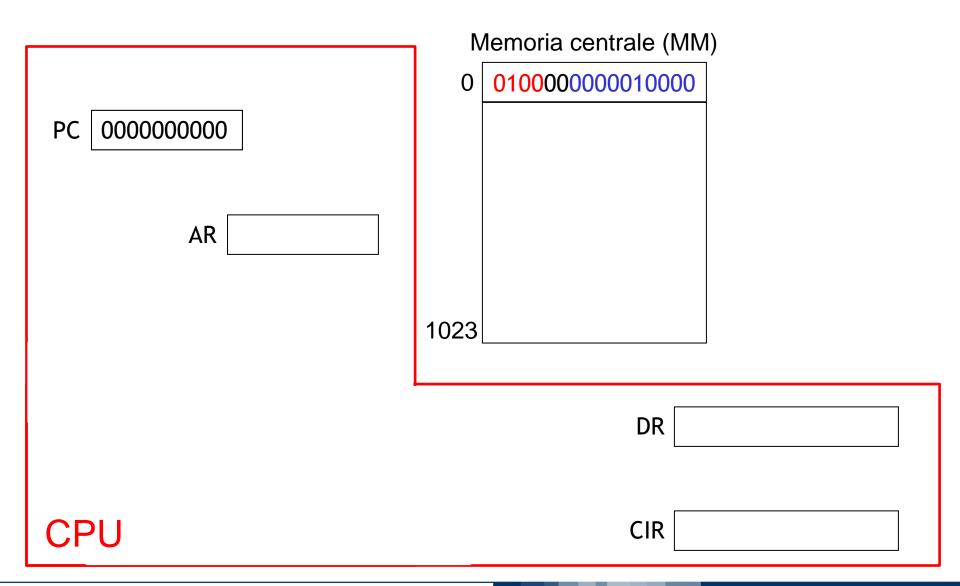
- Lettura da periferica, scrittura su periferica
- Caricare un dato da MM in un registro della CPU (load)
- Salvare in MM un dato di un registro della CPU (store)
- Operazioni aritmetiche (le gestisce la ALU)



Le Tre Fasi Per Eseguire un'Istruzioni

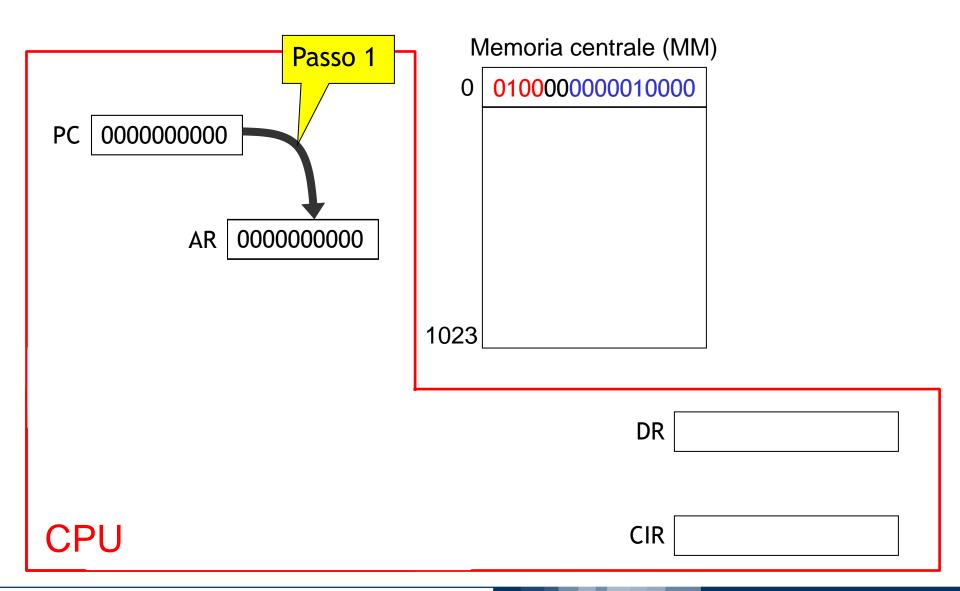
- 1. Fetch: Acquisizione dell'istruzione dalla MM
 - 1. Trasferimento da PC a AR dell' indirizzo della cella contenente l'istruzione da eseguire.
 - 2. Lettura dalla MM della cella all'indirizzo in AR, contenuto trasferito sul DR (l'istruzione è un dato)
 - 3. Sposta da DR a CIR (riferimento istr. in esecuzione)
 - Incrementa PC (definisce la prossima istruzione: incremento di 1 = sequenzialità)
- 2. Decodifica: riguarda il codice operativo, legge dal CIR
- 3. Esecuzione: dipende dall'istruzione specifica.



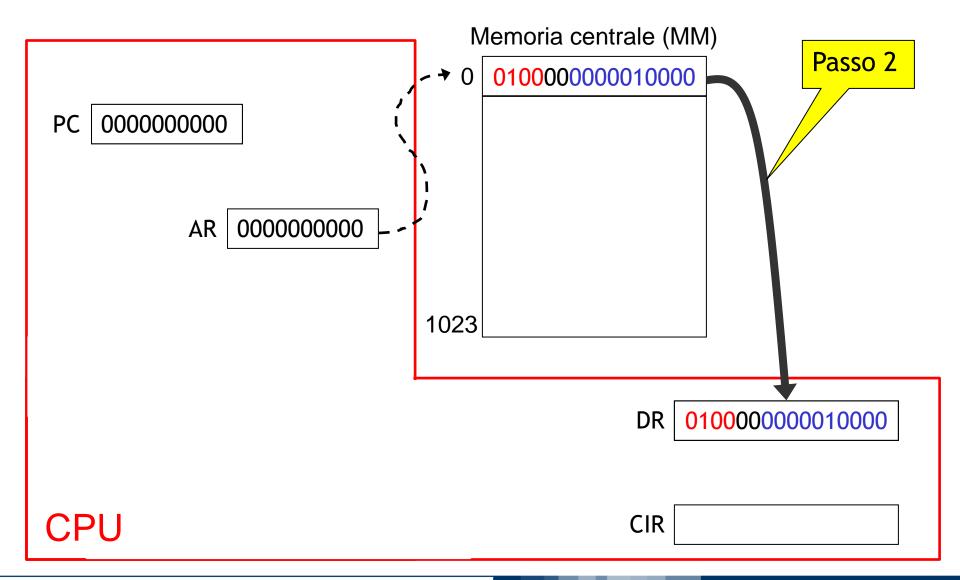




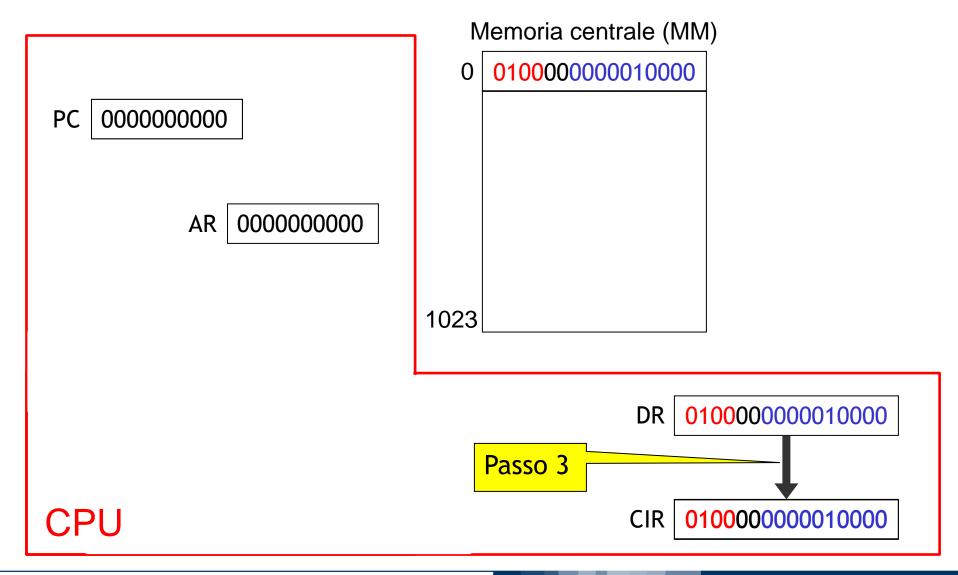
Fase di Fetch





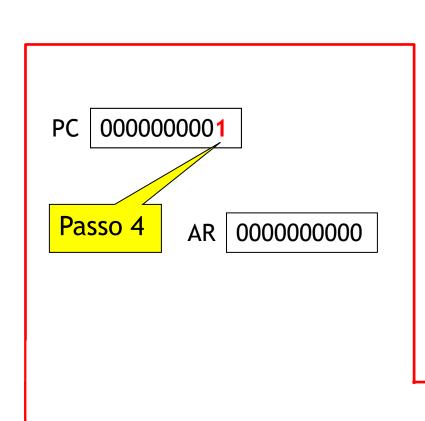




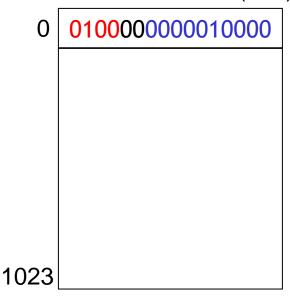




Fase di Fetch



Memoria centrale (MM)



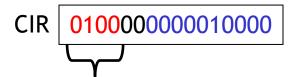
DR | 010000000010000

CIR | 010000000010000

CPU

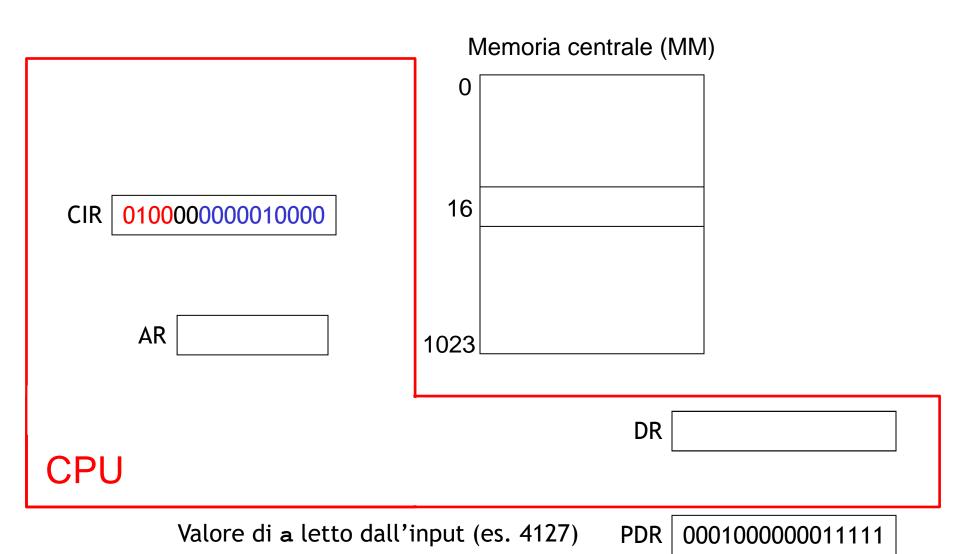


Fase di Decodifica 1^a istruzione

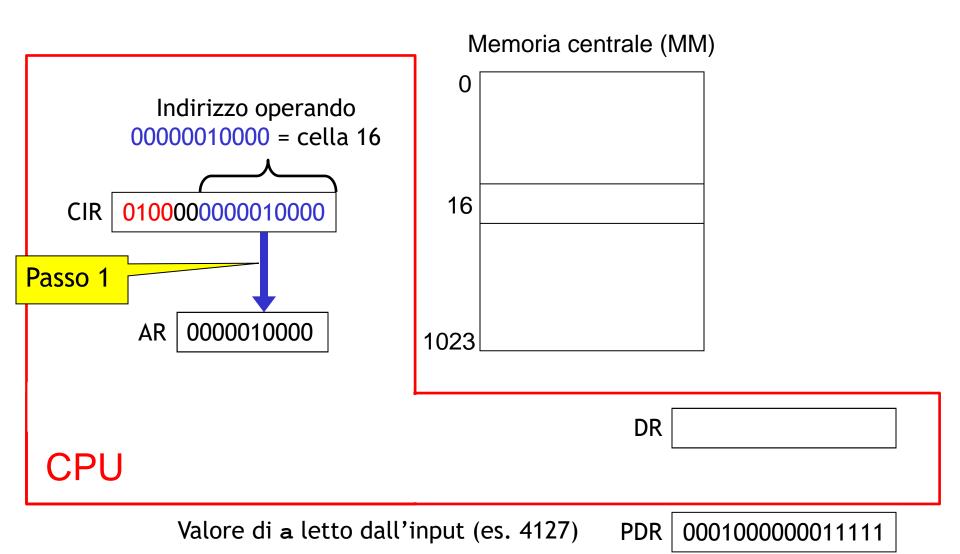


Codice operativo 0100 = leggi da input e salva il dato letto all'indirizzo specificato come operando (00000010000)

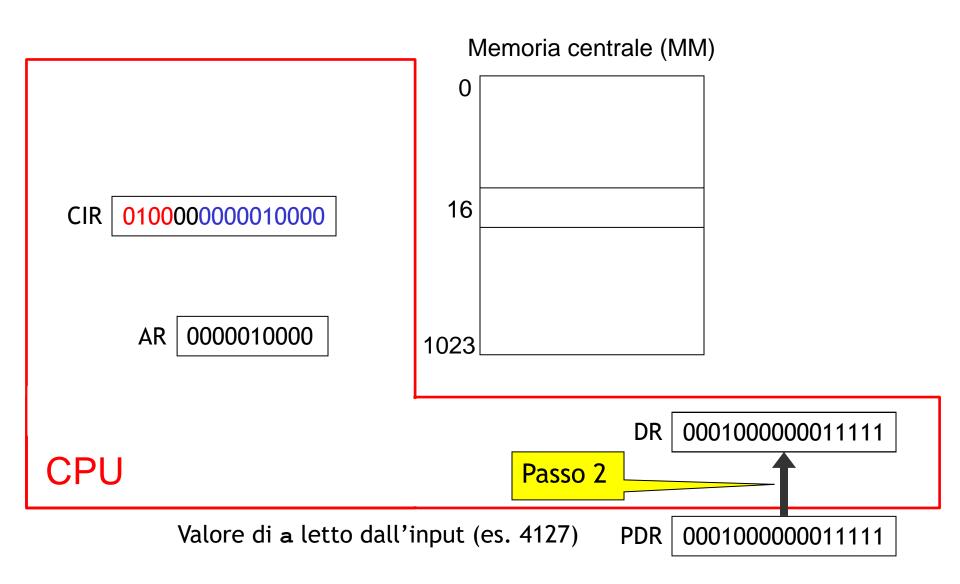




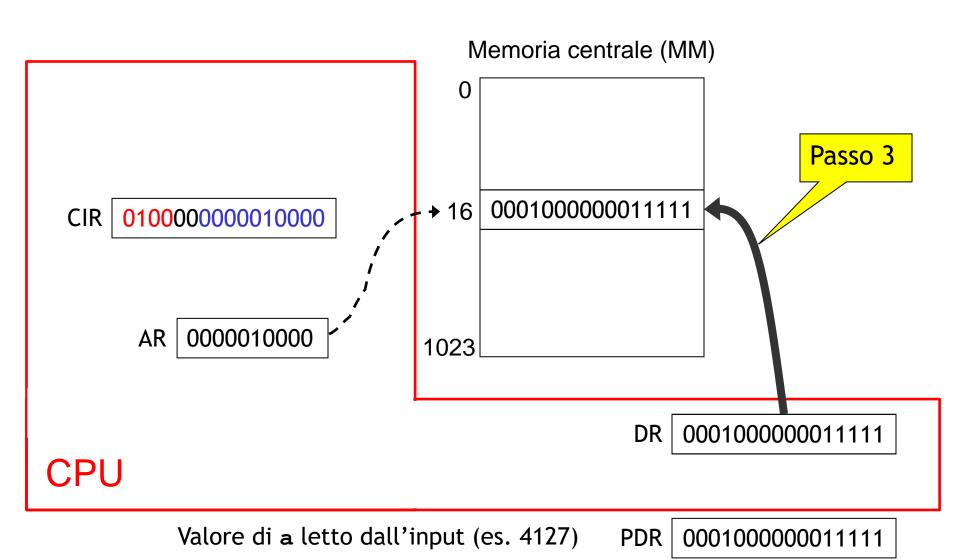






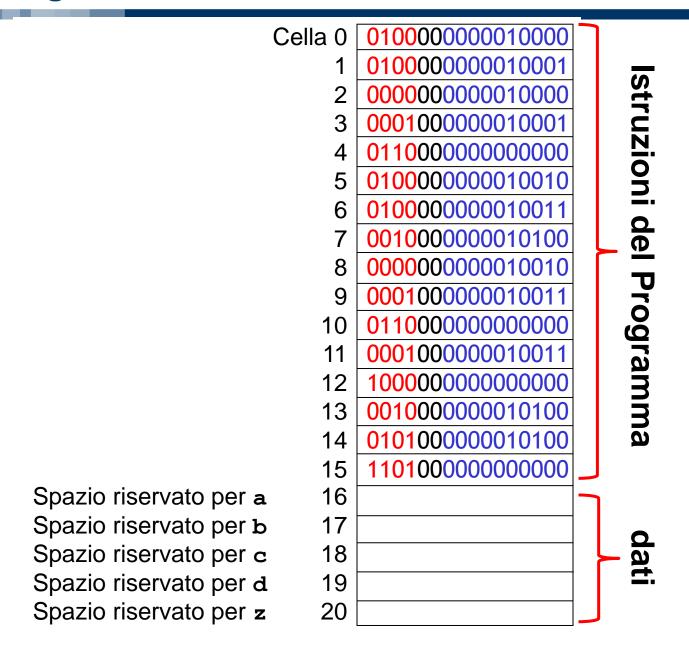








Programma in Memoria Centrale











Halt











