

# テスト マネージャーによって生成されたレポート

タイトル:

作成者:

日付: **24-Mar-2022 10:06:20**

テスト環境

プラットフォーム PCWIN64

ム:

MATLAB: (R2022a)

概要  
名前

結果 持続時間 (秒)

 [TestFile](#)

✔ 1.026

 [ControllerVerify](#)

✔ 1.026

 [StepResponceTest](#)

✔ 1.026

## TestFile

### テスト結果情報

結果タイプ: テスト ファイルの結果  
親: なし  
開始時間: 2022/03/24 10:06:18  
終了時間: 2022/03/24 10:06:19  
結果: 総数: 1, パス: 1

### テストスイート情報

名前: TestFile

[レポートの概要に戻る](#)

## ControllerVerify

### テスト結果情報

結果タイプ: テスト スイートの結果  
親: [TestFile](#)  
開始時間: 2022/03/24 10:06:18  
終了時間: 2022/03/24 10:06:19  
結果: 総数: 1, パス: 1

### テストスイート情報

名前: ControllerVerify

[レポートの概要に戻る](#)

## StepResponseTest

### テスト結果情報

結果タイプ: テスト ケースの結果  
親: [ControllerVerify](#)  
開始時間: 2022/03/24 10:06:18  
終了時間: 2022/03/24 10:06:19


結果: パス

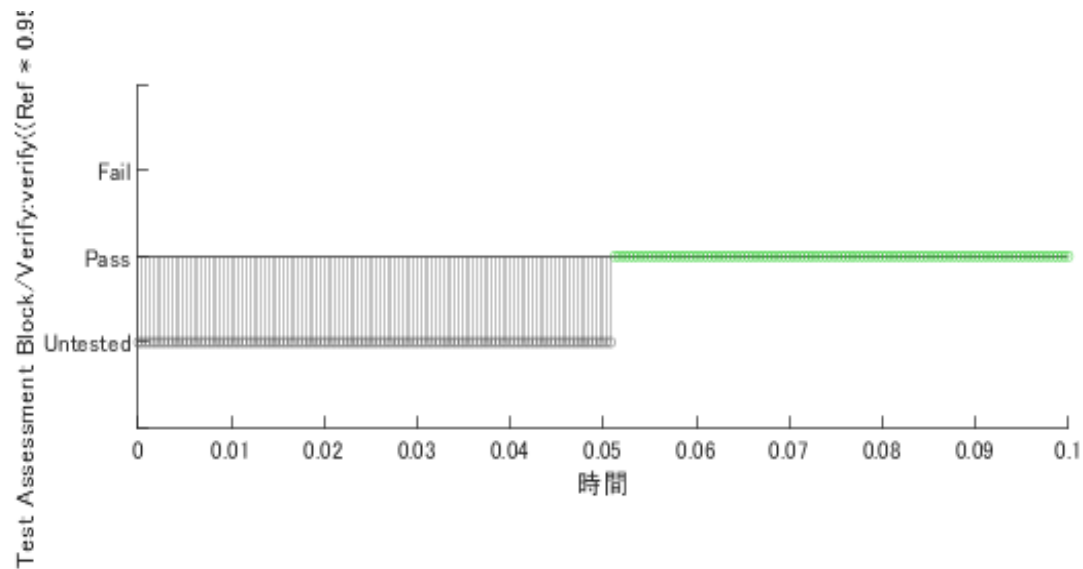
#### テスト ケース情報

名前: StepResponceTest  
タイプ: ベースライン テスト

#### 結果の検証

名前		プロットへのリンク
	Test Assessment Block/Verify:verify((Ref * 0.95 < SystemOut) && (Ref * 1.05 > SystemOut))	<a href="#">リンク</a>

名前	
	Test Assessment Block/Verify:verify((Ref * 0.95 < SystemOut) && (Ref * 1.05 > SystemOut))



[レポートの概要に戻る](#) [信号の概要に戻る](#)

## シミュレーション

### テスト対象システムの情報

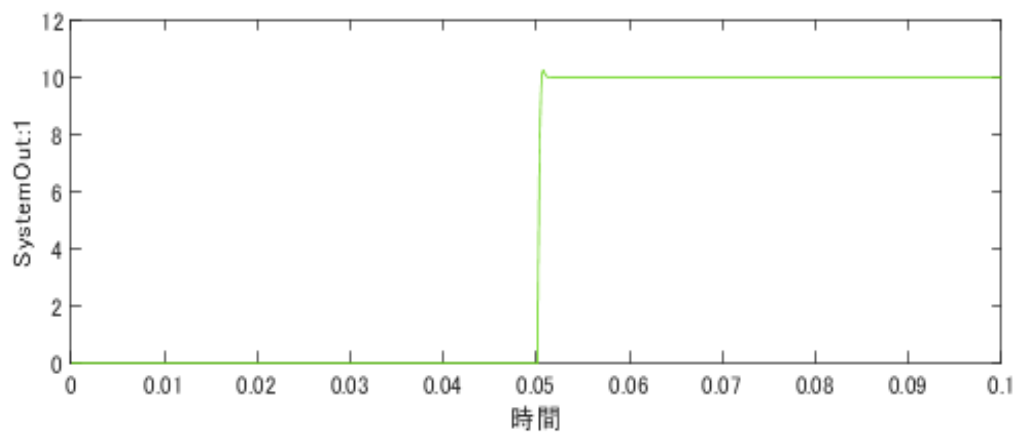
モデル: ControllerSimulation  
ハーネス: StepResponceTestHarness  
ハーネス オーナー: ControllerSimulation  
リリース: Current  
シミュレーション モード: normal

SIL または PIL モードの 0  
オーバーライド:  
コンフィギュレーション Configuration1  
セット:  
開始時間: 0  
終了時間: 0.100000000000000001  
チェックサム: 568702674 2095150931 1877667049 432060017

シミュレーション出力

名前	データ型	単位	サンプル時間	内挿	同期	プロットへのリンク
SystemOut:1	double		連続	linear	union	<a href="#">リンク</a>

名前	データ型	単位	サンプル時間	内挿	同期
SystemOut:1	double		連続	linear	union



[レポートの概要に戻る](#) [信号の概要に戻る](#)

テスト ログ:  
このテスト用のベースライン データがないため、ベースライン基準の評価は実行されません。

[レポートの概要に戻る](#)