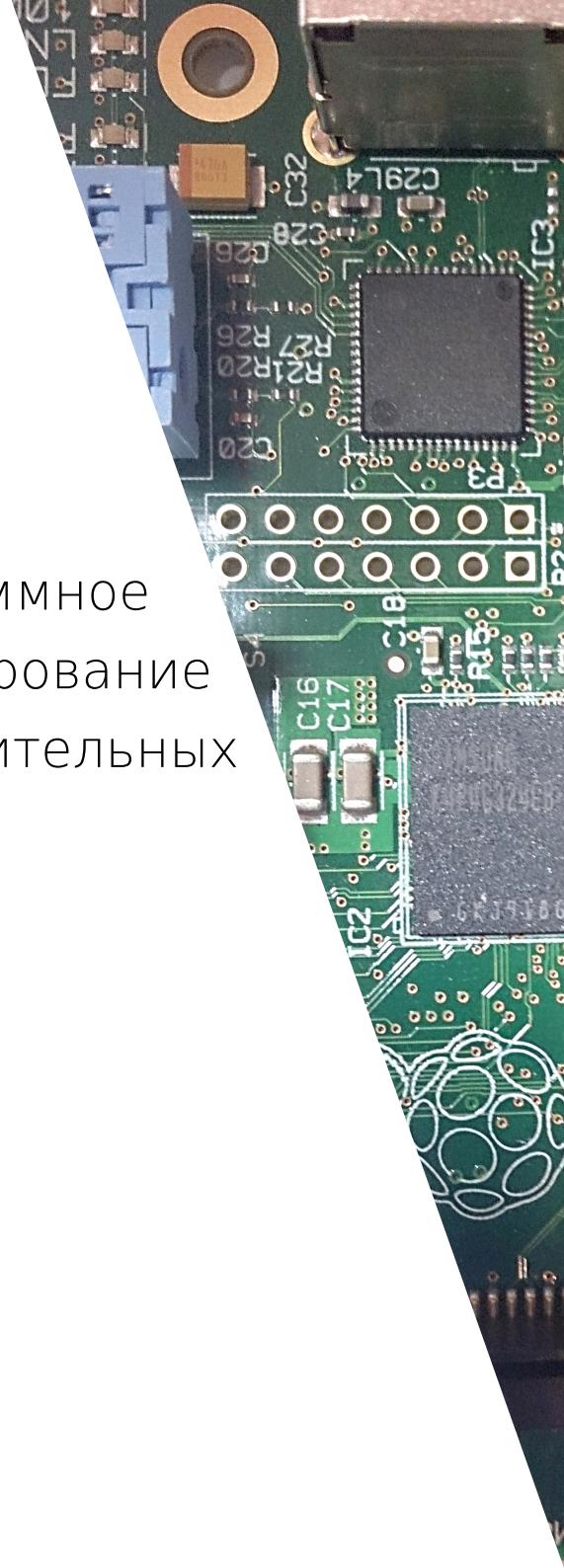


```
#  
#d  
#de  
unsi  
  
bx_boo  
#if BX_  
int had_  
bx_bool u  
#endif  
#if BX_SUPP  
bx_bool dis  
#endif  
  
os_32 = is_32 :  
  
i->ResolveModrm  
i->init(/*os32*/  
/*os64*/ 0, /*as64  
  
#if BX_SUPPORT_EVEX  
if ((op_flags & BX_P  
if (mod_mem) {  
    if ((op_flags & BX_  
        BX_DEBUG((""%s: broac  
        i->execute1 = &BX_CPL  
    }  
}  
else {  
    if ((op_flags & BX_PREPARE_  
        BX_DEBUG((""%s: EVEX.b in  
        i->execute1 = &BX_CPU_C::B  
    }  
}
```

Программное моделирование вычислительных систем



c
00
e8
e8 5
03 1d
31 c9
29 c3 s
85 db te
89 1d a3
0f 89 cd 1
c1 fa 0c sc
44 29 c2 sub
41 89 f0 mov
0f af d6 imul
89 d0 mov %edx
31 d2 xor %edx,
f7 f1 div %ecx
8b 15 1d 95 42 00
48 63 ca movslq %e
4c 0f af c1 imul %r
4d 85 c0 test %r8,%r
7e 75 jle 409668 <_ZN
f2 49 0f 2a c8 cvtsi2s
f2 48 0f 2a 05 37 32 cv
45 00
f2 0f 5e c1 divsd %xmm1,
f2 0f 10 0d 1b d8 1c movsd
00
66 0f 2e c8 ucomisd %xmm0,%
76 55 jbe 409668 <_ZNSt15bas.
f2 0f 2a d0 cvtsi2sd %eax,%xm
f2 0f 5c c8 subsd %xmm0,%xmm1
91 fe f0 00 00 00 00 cmp \$0xf0 %cc

