

《iBoard 电子学堂》开发板烧录说明

版本 1.0

版本历史

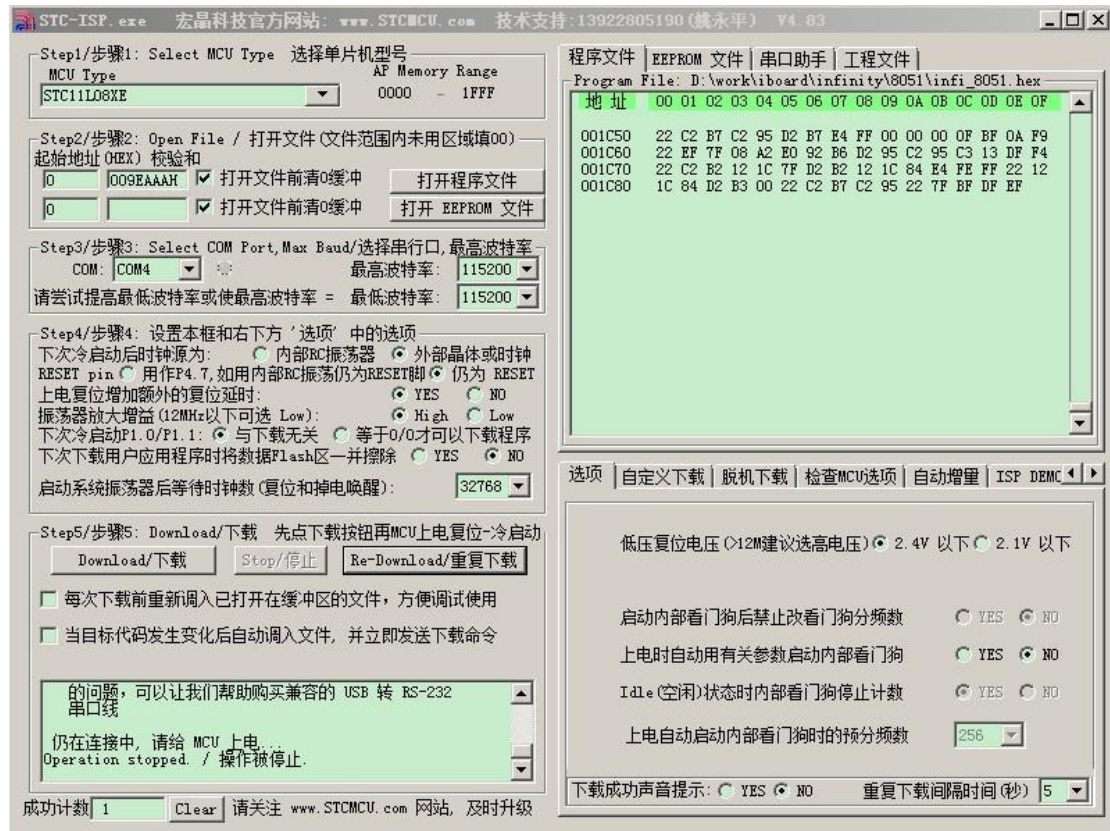
[illegible]

目录

一. 51 单片机烧录	2
二. STM32 烧录	2
三. FPGA 烧录	3
四. CPLD 烧录:	4

一. 51 单片机烧录

1. 单片机烧录需要安装程序 STC-ISP，见光盘 A 的目录“常用工具”；
2. 安装 USB TO UART 的驱动，见光盘 A 的目录“驱动”；
3. USB TO UART 连接线接到 51 UART 接口；
4. 关机（iBoard 开发板）；
5. 打开 STC-ISP 软件（windows7 需要选择“以管理员省份运行”），STC-ISP 工具选择如下图



程序文件选择已经编译好的 hex 文件，点击“Download/下载”；

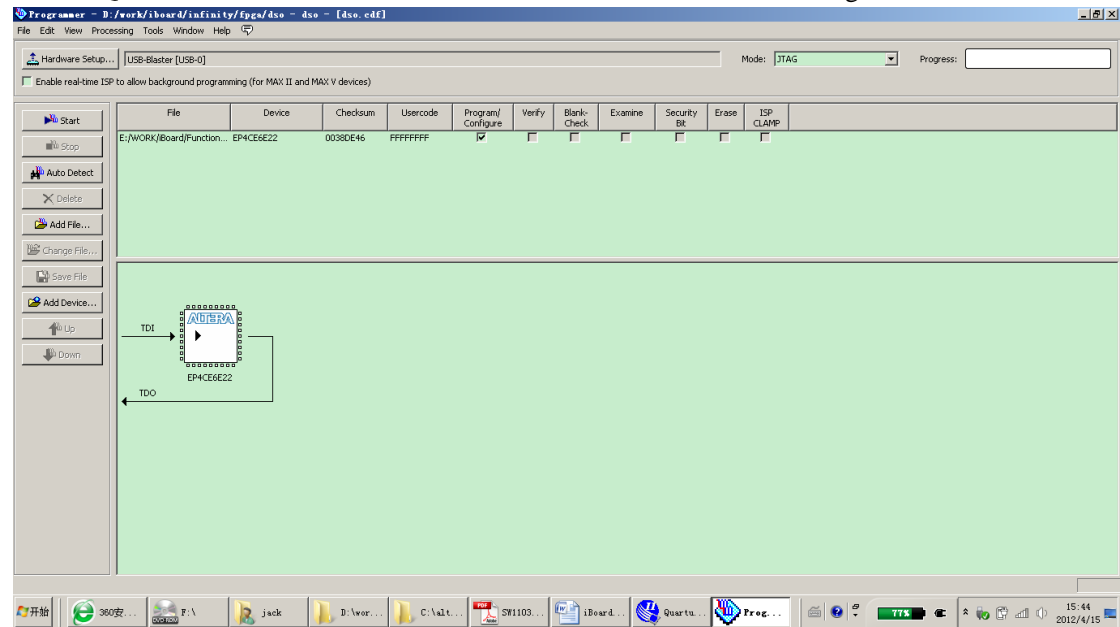
6. 开机（iBoard 开发板）进行烧录，OK。

二. STM32 烧录

1. 安装 J-LINK 驱动，见目录“C:\Keil\ARM\Segger\USBDriver”（需先安装 keil-MDK）；
2. J-LINK 接到 ARM SW 接口；
3. 用 Keil uVision4 打开需要烧录的项目并编译，点击 Flash->Download 即可。

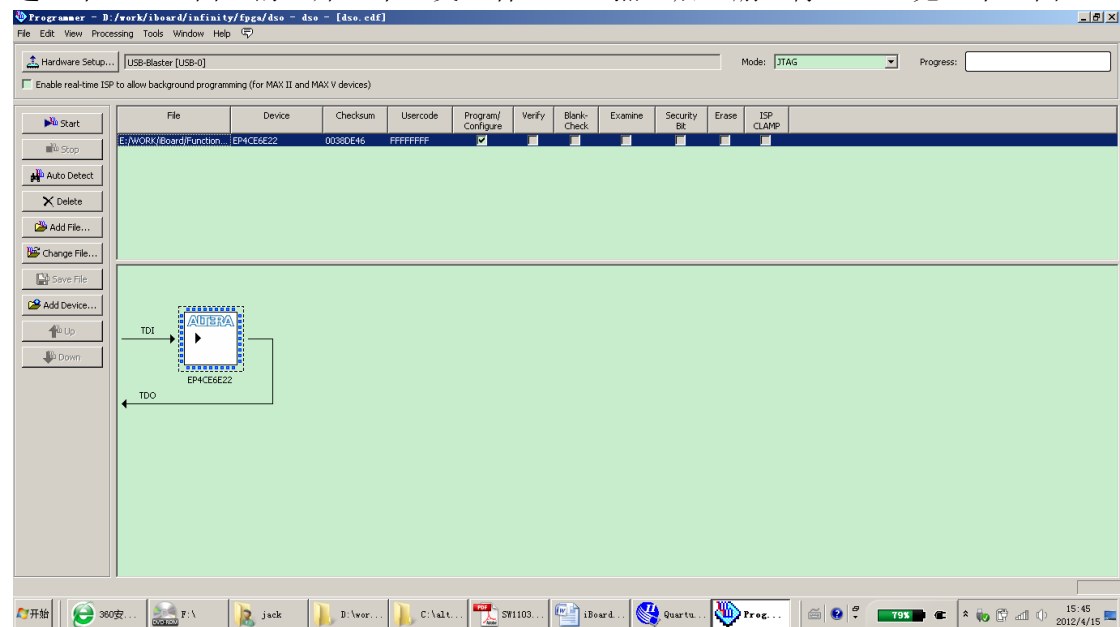
三. FPGA 烧录

1. 安装 USB Blaster 驱动，见目录 “C:\altera\11.1\quartus\drivers\usb-blaster”（需先安装 QuartusII）；
2. USB Blaster 连接到 FPGA 接口；
3. 用 QuartusII 打开需要烧录的项目并编译，点击 Tools->Programmer 出现下图：

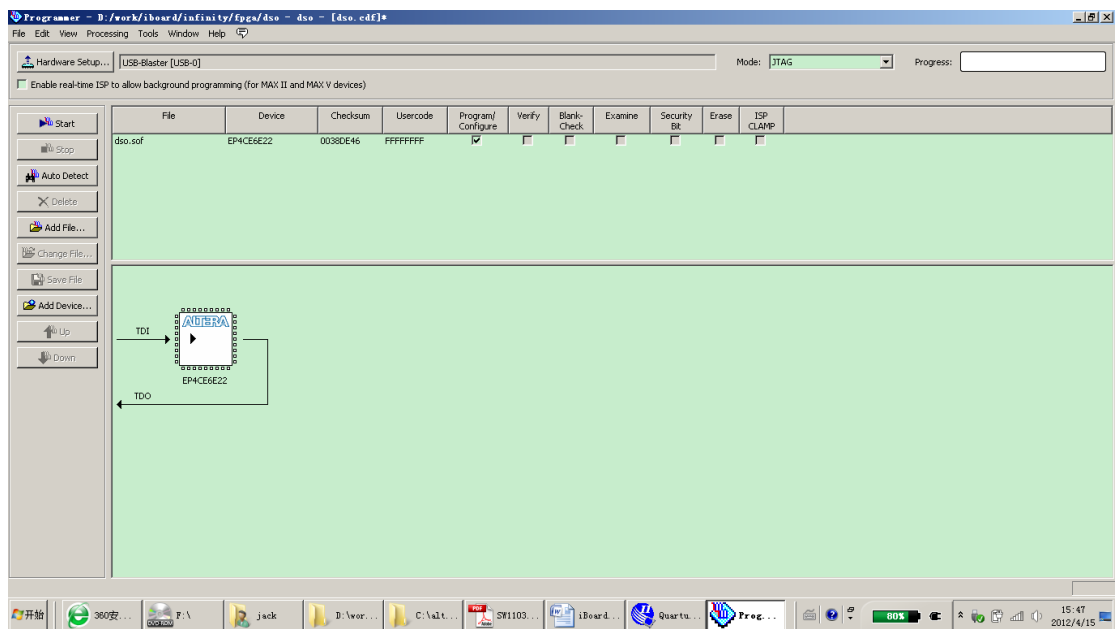
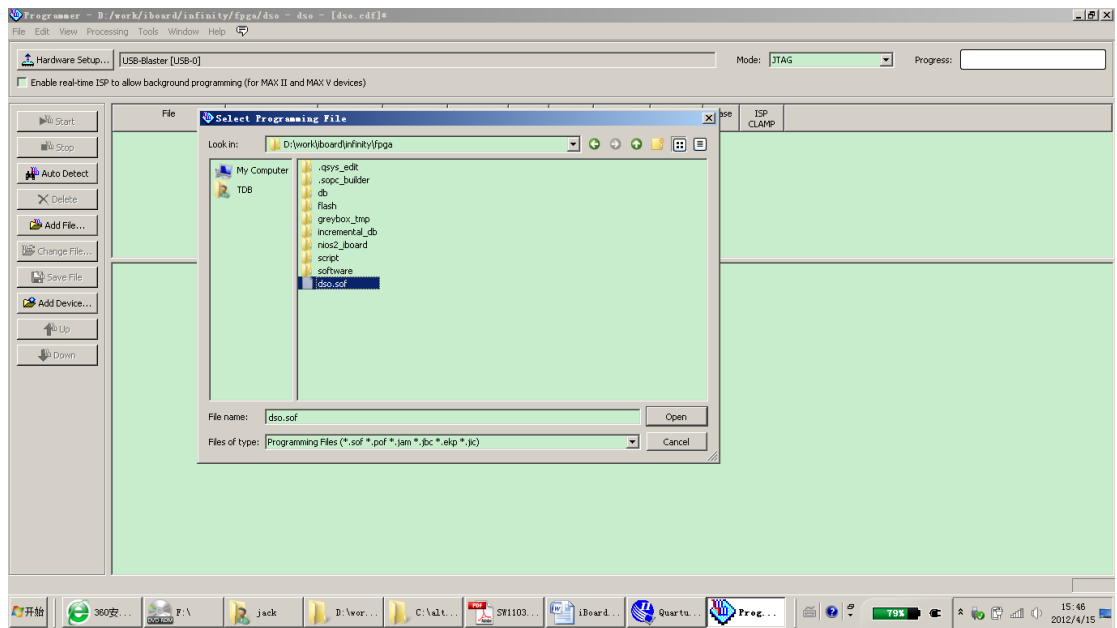


点击 “Hardware Setup...” 选择 USB-Blaster 设备；

选中上面的那个文件，然后删除，见下图：



点击 “Add File...” 增加要烧录的文件，见下图：



点击“Start”进行烧录。

四. CPLD 烧录：

CPLD 烧录同 FPGA，只是需要接 CPLD 的接口，另外烧录后需要重启启动 iBoard。