#### Асанова С.М.

## ВЫЧИСЛИТЕЛЬНЫЕ СЕТИ ПЕТРИ ДЛЯ НАХОЖДЕНИЯ ДЕРЕВА КРАТЧАЙШИХ ПУТЕЙ И РАСЧЕТА ПОТОКОРАСПРЕДЕЛЕНИЯ В ЭЛЕКТРИЧЕСКИХ СЕТЯХ

#### S.M. Asanova

# COMPULATIONAL PETRI NETS FOR FINDING OF THE SHORTEST PATHS' TREE AND CALCULATION OF FLOW DISTRIBUTION IN THE ELECTRIC NETWORKS

УДК: 004.7: 621.31

В предлагаемой работе на основе аппарата вычислительных сетей Петри [2,3] разработан структурноподобный и удобный, с позиции модификации, интерпретации и реализации на ЭВМ, алгоритм одновременного решения задач: нахождение дерева кратчайших путей на графах электрических сетей, расчет потокораспределения, оценка нижней границы потерь мощности. Данный алгоритм позволяет производить параллельные вычисления на нескольких ЭВМ, и за счет этого увеличивать его быстродействие. Используется для решения задачи оптимизации структуры сети.

In the proposed work on the base of computational Petri nets apparatus there was worked out the structural like and convenient algorithm of simultaneous solution of tasks from the position of modification, interpretation and realization on computer: finding of the shortest paths' tree on graphs of the electric networks, calculation of flow distribution, assessment of low level of power losses. The given algorithm allows to carry out parallel calculations on several computers and due to this to increase speed of these calculations.

В настоящей работе процедура поиска дерева кратчайших путей, т.е. алгоритм Дейкстры [1], интерпретируется в несколько иной форме, а именно - как дискретный динамический процесс преобразования и обработки информационных маркеров и управления их движениями от вершин к сопряженным им вершинам по соответствующим дугам ориентированного графа с целью разрешения конфликтов за лидерство в вершинах их прибытия, оцениваемое по длине пройденного пути. На основе такой интерпретации и работ [2,3] строится вычислительная сеть Петри (ВСП) для нахождения дерева кратчайших путей (ДКП) и потокораспределения (ПР) на его участках при заданных нагрузках во всех узлах электрических сетей и оценки нижней границы (ОНГ) потерь мощности.

Изложение материала ведется по следующей схеме: описание электрических сетей, для которых строятся ВСП для нахождения ДКП, ПР и ОНГ; постановка задачи нахождения ДКП, ПР и ОНГ; позиции ВСП для описания динамики на графах электрических сетей; ВСП для отдельных участков графа электрических сетей; ВСП для «Арбитра» сети, выполняющей функцию управления потоком; ВСП для расчета потокораспределения и ОНГ потерь мощности.

- 1) Описание электрических сетей, для которых строятся ВСП для нахождения ДКП, ПР и ОНГ (пример электрической сети показан на рис. 1):
- список узлов питания (УП):  $I_{\rm yn} = \{ {\rm У}\Pi_1, {\rm У}\Pi_2, ..., {\rm У}\Pi_{n_{\rm yn}} \}$  и номинальное напряжение  $U_{\rm ном}$  сети, где  $n_{\rm vn}$  количество узлов питания;
- список узлов нагрузки (УН):  $I_{\rm yh} = \{{\rm YH}_1, {\rm YH}_2, ..., {\rm YH}_{n_{\rm yh}}\}$  и соответствующие им мощности нагрузки:  $\{(P_i^{\mathfrak p}, Q_i^{\mathfrak p})|i\in I_{\rm yh}\}=\{(P_{\rm yh}^{\mathfrak p}, Q_{\rm yh}^{\mathfrak p}), \quad (P_{\rm yh}^{\mathfrak p}, Q_{\rm yh}^{\mathfrak p}), ..., (P_{\rm yh}^{\mathfrak p}, Q_{\rm yh}^{\mathfrak p})\}$ , где  $P_i^{\mathfrak p}, Q_i^{\mathfrak p}$  соответственно активная и реактивная мощности нагрузки в узле  $i\in I_{\rm yh}$ ;  $n_{\rm yh}$  количество узлов нагрузки сети;

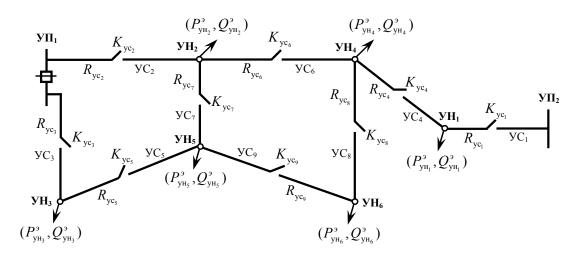


Рис. 1. Схема электрической сети.

список участков сети (УС), т.е. линий электропередачи (ЛЭП) между смежными узлами:  $I_{vc} = \{YC_1, YC_2, ..., YC_{ncc}\}$ соответствующие И им сопротивления: активные  $\{R_j \mid j \in I_{yc}\} = \{R_{yc_1}, R_{yc_2}, ..., R_{yc_{n_{on}}}\},$ мощности: потоки  $\{(P_{j}^{\mathfrak{I}},\,Q_{j}^{\mathfrak{I}})|\,j\in I_{\mathrm{yc}}\}=\{(P_{\mathrm{yc}_{1}}^{\mathfrak{I}},\,Q_{\mathrm{yc}_{1}}^{\mathfrak{I}}),\,(P_{\mathrm{yc}_{2}}^{\mathfrak{I}},\,Q_{\mathrm{yc}_{2}}^{\mathfrak{I}}),\,...,\,(P_{\mathrm{yc}_{n_{\mathrm{yc}}}}^{\mathfrak{I}},\,Q_{\mathrm{yc}_{n_{\mathrm{yc}}}}^{\mathfrak{I}})\}\,,\qquad\text{и состояние ком \{K_i \mid j \in I_{vc}\} = \{K_{vc_i},$ аппаратов  $K_{\mathrm{yc}_2},...,K_{\mathrm{yc}_{n_{\mathrm{vc}}}}\}, \quad K_j \in \{0,1\}, \ \ \forall j \in I_{\mathrm{yc}}$ , где  $R_j$  – активное сопротивление j-го участка сети;  $n_{
m vc}$  - количество участков сети;  $P_j^{\scriptscriptstyle 9}$ ,  $Q_j^{\scriptscriptstyle 9}$  — соответственно активная и реактивная мощности, протекающие через участок сети  $j \in I_{vc}$ ;  $K_j$  - состояние коммутационного аппарата j-го участка сети

$$K_{j} = \begin{cases} 0, & \text{если KA разомкнут,} \\ 1, & \text{если KA замкнут.} \end{cases}$$

**2)** Постановка задачи нахождения ДКП, ПР и ОНГ. При формулировке задачи о кратчайшем пути, принятая мера «длины» зависит от смысла той проблемы, для решения которой формулируется данная задача. Поскольку задача о кратчайшем пути, рассматриваемая здесь, является подзадачей задачи нахождения оптимальной разомкнутой сети по критерию минимума электрических потерь, то, согласно [4], в качестве меры «длины» каждого j-го участка сети принимается величина  $l_j = R_j / U_{\text{ном}}^2$ .

Если КА для всех участков сети замкнуты, т.е.  $K_j=1, \ \forall j=I_{\rm yc},$  то схемы электрических сетей в общем случае будут иметь сложнозамкнутую структуру. В таких сетях каждому i-му узлу нагрузки соответствует некоторое непустое множество  $B_i$  различных путей  $z_i \in B_i$  от узлов питания до рассматриваемого узла нагрузки  $i \in I_{\rm yh}$ . Здесь путь  $z_i$  — множество участков сети на пути от узла питания до i-го узла нагрузки,  $z_i \subset I_{\rm yc}$ .

«Длина» пути  $z_i$ , идущего от узла питания до i-го узла нагрузки, определяется следующим образом:  $L(z_i) = \sum_{j \in z_i} l_j = \sum_{j \in z_i} R_j \big/ U_{\text{ном}}^2$ ,  $z_i \in B_i$ ,  $z_i \subset I_{\text{ус}}$ , где  $L(z_i)$  – «длина» пути  $z_i$ . Длину

кратчайшего пути из множества путей  $B_i$  будем обозначать, как  $L_{i\min}$  .

С учетом вышеизложенного, можно сформулировать следующие задачи:

 $\it 3adaчa 1.$  На основе исходной схемы электрической сети со сложнозамкнутой структурой, найти, путем размыкания отдельных ее участков, такую разомкнутую схему, которая обладала бы следующими свойствами: каждый  $\it i$ -й узел нагрузки может питаться только от отдельно взятого узла из множества узлов питания  $\it I_{yn}$ ; каждый путь  $\it z_i$ , соединяющий  $\it i$ -й узел нагрузки с соответствующим ему узлом питания, является кратчайшим среди множества возможных путей  $\it B_i$ ,  $\it i \in \it I_{yh}$ .

Данная задача является, по своей сути, задачей нахождения ДКП, решаемой в рамках теории графов.

Задача 2. Для разомкнутой схемы рассматриваемой электрической сети (см. задачу 1), при заданных мощностях, потребляемых в узлах нагрузки, найти потокораспределение на ее участках и оценки нижней границы потерь мощности.

3) Позиции ВСП для описания динамики на графах электрических сетей. Представим исследуемую электрическую сеть в виде графа. При этом узлам нагрузки и питания сопоставляются вершины (узлы) графа. Каждый участок электрической сети, для которого заведомо известно направление потока мощности, заменяется ориентированной ветвью (дугой), направление которой совпадает с направлением данного потока. Если же направление рассматриваемого участка сети заранее неизвестно, то такой участок заменяется неориентированной ветвью.

Граф электрической сети отражает только статическую топологию рассматриваемой сети. Для описания динамики на графах, в данном случае — процесса транспортировки электрических мощностей от узлов питания до узлов нагрузки по кратчайшим путям, здесь используется динамическая сеть — ВСП, описанная в [2,3].

Для построения такой ВСП вводятся в рассмотрение:

- позиции, необходимые для моделирования состояния каждой j-ой ветви графа электрической сети:  $q_j$  позиция непрерывного (вещественного) типа, состояние  $\mu(q_j)$  которой длина пути от одного из узлов питания, представляющая собой сумму длин последовательности ветвей, образующих данный путь, последним элементом которой является j-ая ветвь;  $s_j$  позиция символьного типа, состояние  $\mu(s_j)$  которой список узлов нагрузки, для питания которых мощности от источника питания проходят через j-ый участок;  $q_j^{P^2}$ ,  $q_j^{Q^2}$  позиции непрерывного (вещественного) типа, состояние  $\mu(q_j^{P^2})$ ,  $\mu(q_j^{Q^2})$  которых соответственно, суммарная активная и суммарная реактивная мощности узлов нагрузок, для питания которых эти мощности проходят через j-ю ветвь, попавшую в состав ДКП;  $p_j^K$  позиция дискретного (целочисленного) типа, состояние  $\mu(p_j^K)$  которой равно состоянию КА j-го участка сети, т.е.  $\mu(p_j^K) = K_j$ ;  $d_{q_j}^R$  позиция непрерывного (вещественного) типа, состояние  $\mu(d_{q_j}^R)$  которой равно «длине» j-го участка сети, т.е.  $\mu(d_{q_j}^R) = l_j = R_j / U_{\text{ном}}^2$ .
- позиции, необходимые для моделирования состояния каждой i-ой вершины графа электрической сети:  $q_i$  позиция непрерывного (вещественного) типа, состояние  $\mu(q_i)$  которой длина  $L(z_i)$  кратчайшего пути  $z_i$ , соединяющего i-ый узел нагрузки с соответствующим ему узлом питания;  $s_i$  позиция символьного типа, состояние  $\mu(s_i)$  которой список имен позиций  $s_j$  всех тех j-ых ветвей графа, которые образуют кратчайший путь, соединяющий i-ый узел

нагрузки с соответствующим ему узлом питания;  $S_i^{P^\flat}$ ,  $S_i^{Q^\flat}$  — позиции символьного типа, состояние  $\mu(S_i^{P^\flat})$ ,  $\mu(S_i^{Q^\flat})$  которых — списки имен позиций соответственно  $q_j^{P^\flat}$ ,  $q_j^{Q^\flat}$  всех тех j-ых ветвей графа, которые образуют кратчайший путь, соединяющий i-ый узел нагрузки с соответствующим ему узлом питания для передачи, соответственно, активной  $P_i^\flat$  и реактивной  $Q_i^\flat$  мощностей для данного i-го узла нагрузки;  $q_i^{P^\flat}$ ,  $q_i^{Q^\flat}$  — позиции непрерывного (вещественного) типа, состояние  $\mu(q_i^{P^\flat})$ ,  $\mu(q_i^{Q^\flat})$  которых — соответственно, активная и реактивная мощности, потребляемые в i-ом узле нагрузки, при i  $\in I_{yh}$ , и генерируемые в i-ом узле питания, при i  $\in I_{yh}$ ,  $p_i^\flat$  — позиция символьного типа, состояние  $\mu(p_i^\flat)$  которой — признак наличия (отсутствия) электрической энергии в i-ом узле нагрузки от соответствующего ему узла питания;

- общие, для всех ветвей графа, позиции, необходимые для реализации процесса управления движениями потоков мощностей (маркеров) от вершин к сопряженным им вершинам по соответствующим ветвям графа с целью разрешения конфликтов за лидерство в вершинах их прибытия:  $S_1^{Ap}$  позиция символьного типа, состояние  $\mu(S_1^{Ap})$  которой список имен позиций  $q_j$  всех тех j-ых ветвей графа, по которым совершаются пробные движения потоков мощностей;  $S_2^{Ap}$  позиция символьного типа, состояние  $\mu(S_2^{Ap})$  которой имя позиции  $q_j$  из списка  $\mu(S_1^{Ap})$ , состоянием  $\mu(q_j)$  которой является наименьшая длина пути в сравнении с состояниями остальных позиций из данного списка;  $p^{Ap}$  позиция дискретного (целочисленного) типа, состояние которой  $\mu(p^{Ap}) \in \{0,1\}$ , где 1 запретить поиск ДКП, а 0 разрешить поиск ДКП;
- $S_1^{KA}$  позиция символьного типа, состояние  $\mu(S_1^{KA})$  которой список имен позиций  $S_j^K$  всех тех j-ых ветвей графа, которые включены в состав ДКП;
- $q^{\text{H}}$  позиция непрерывного (вещественного) типа, состояние  $\mu(q^{\text{H}})$  которой нижняя граница потерь мощности для полученного ДКП (оценка нижней границы нужна при оптимизации структуры разомкнутой электрической сети с помощью метода ветвей и границ);
- позиции логических констант  $\lambda_i \in \Lambda = \{\lambda_0, \lambda_1\}$ , где  $\lambda_0 = 0$ ,  $\lambda_1 = 1$  интерпретируются, соответственно, как «ложь», «истина».

Дополнительные позиции, необходимые для организации вычислительного процесса, будут введены и описаны ниже, при построении ВСП для нахождения ДКП и расчета потокораспределения.

**4)** ВСП для отдельных участков графа электрических сетей ВС $\Pi_j$ . Ниже приводится ВС $\Pi_{(i_l,i_2)}$ , описывающая модель движения потока мощности по любой обобщенной дуге  $(i_1,i_2)$  ориентированного графа электрических сетей, полученного в результате замены неориентированных ветвей парами противоположно направленных дуг. Далее, на основе ВС $\Pi_{(i_l,i_2)}$ , строится ВС $\Pi_j$  для любого j-го участка графа электрических сетей.

Графическое изображение  $\mathrm{BC\Pi}_{(i_l,i_2)}$  показано на рис. 2.  $\mathrm{BC\Pi}_{(i_l,i_2)}$ , как видно из данного рисунка, состоит из вычислительных модулей  $V(t_{j,1})$ ,  $V(t_{j,2})$  переходов, соответственно,  $t_{j,1}$ ,  $t_{j,2}$ .

Вычислительный модуль  $V(t_{j,1})$ , реализующий событие, соответствующее переходу  $t_{j,1}$ , состоит, в свою очередь, из следующих вычислительных элементов:

структура вычислительного элемента  $V_{\Lambda}(t_{j,1})$  для проверки условия активности и модификации состояния перехода  $t_{j,1}$ , предназначенного для моделирования события – «пробное движение потока мощности по j-ой дуге от вершины  $i_1$  к вершине  $i_2$ , если данный путь  $(i_1,i_2)$  свободен»:  $V_{\Lambda}(t_{j,1}) = ((\lambda_1,t_{j,1}),(\omega_{\Lambda,1},p^{Ap},p_j^K,s_{i_1},q_j,s_{i_2}))$ , имеющая следующую интерпретацию:  $t_{j,1}$  – переход, состояние которого  $\gamma(t_{j,1}) \in \{0,1\}$ ;  $\omega_{\Lambda,1}$  – знак предикатной функции;  $(\omega_{\Lambda,1},p_j^K,s_{i_1},q_j,s_{i_2})$  - структура интерпретируемой формулы для задания предикатной функции разметки логической дуги  $(\lambda_1,t_{j,1})$ :

$$F_{\Lambda}(\lambda_{1},t_{j,1}) = \omega_{\Lambda,1}(\mu(p^{Ap}),\mu(p_{j}^{K}),\mu(s_{i_{1}}),\mu(q_{j}),\mu(s_{i_{2}})) = \begin{cases} 1, & \text{если } (\mu(p^{Ap}) = 0) \& (\mu(p_{j}^{K}) = 1) \& (\mu(s_{i_{1}}) \neq \varepsilon) \& \\ (\mu(q_{j}) = 0) \& (\mu(s_{i_{2}}) = \varepsilon), \\ 0, & \text{в противном случае,} \end{cases}$$

где  $\mathcal E$  — пустая цепочка, при этом состояние  $\gamma(t_{j,1})$  перехода  $t_{j,1}$  модифицируется по следующей формуле:  $\gamma(t_{j,1}) = G_{\Lambda,t_{j,1}}(F_{\Lambda}(\lambda_1,\,t_{j,1}),\,\lambda_1) =$ 

 $= \left\{ \begin{array}{ll} 1, & \text{если } F_{\Lambda}(\lambda_1,\,t_{_{j,1}}) = \lambda_1, \ \text{т.е. выполняется условие активности,} \\ 0, & \text{в противном случае;} \end{array} \right.$ 

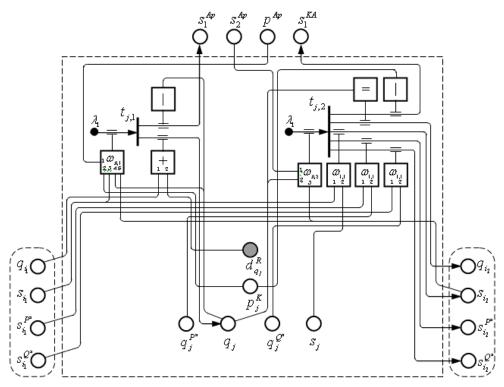


Рис. 2.  $\mathrm{BC\Pi}_{(i_1,i_2)}$  для моделирования движения потока мощности по дуге  $(i_1,i_2)$  j-ой ветви графа электрической сети.

переход  $t_{j,1}$  является активным, т.е. разрешенным на срабатывание, если  $\gamma(t_{j,1}) = 1$ , в противном случае, т.е. при  $\gamma(t_{j,1}) = 0$ , — пассивным;

- структура выходного вычислительного элемента  $V(t_{j,1},q_j)$  перехода  $t_{j,1}$ , предназначенного для модификации текущего состояния выходной позиции  $q_j$  данного перехода,  $V(t_{j,1},q_j)=((t_{j,1},q_j),(+,q_{i_1},d_{q_j}^R))$ , имеющая следующую интерпретацию: по состоянию  $\gamma(t_{j,1})$  перехода  $t_{j,1}$  распознается, сработает ли данный вычислительный элемент или нет; «+» знак функции сложения;  $(+,q_{i_1},d_{q_j}^R)$  структура интерпретируемой формулы для задания функции разметки выходной дуги  $(t_{j,1},q_j)$ :  $F(t_{j,1},q_i)=+(\mu(q_{i_1}),\mu(d_{q_j}^R))=\mu(q_{i_1})+\mu(d_{q_j}^R)$ , при этом состояние выходной позиции  $q_j$  модифицируется по следующей формуле:  $\mu'(q_j)=F(t_{j,1},q_j)$ ;
- структура выходного вычислительного элемента  $V(t_{j,1}, s_1^{Ap})$  перехода  $t_{j,1}$ , предназначенного для модификации текущего состояния выходной позиции  $s_1^{Ap}$ ,  $V(t_{j,1}, s_1^{Ap}) = ((t_{j,1}, s_1^{Ap}), (|, q_j))$ , имеющая следующую интерпретацию: по состоянию  $\gamma(t_{j,1})$  перехода  $t_{j,1}$  распознается, сработает ли данный вычислительный элемент, или нет; |- знак унарной функции, возвращающей имя позиции, в данном случае,  $q_j$ ;  $(|, q_j)$  структура интерпретируемой формулы для задания функции разметки выходной дуги  $(t_{j,1}, s_1^{Ap})$ :  $F(t_{j,1}, s_1^{Ap}) = |(q_j) = q_j \circ$ ", при этом состояние выходной позиции  $s_1^{Ap}$  модифицируется по следующей формуле:  $\mu'(s_1^{Ap}) = \mu(s_1^{Ap}) \circ F(t_{j,1}, s_1^{Ap})$ , где  $\circ$  знак операции конкатенации; "" знак пробела.

Далее, для краткости, описания вычислительных элементов даются без лишних комментариев, поскольку логика их описания аналогична описанию вышерассмотренных вычислительных элементов.

Вычислительный модуль  $V(t_{j,2})$ , реализующий событие, соответствующее переходу  $t_{j,2}$ , состоит из следующих вычислительных элементов:

• структура и интерпретация вычислительного элемента  $V_{\Lambda}(t_{j,2})$  для проверки условия активности и модификации состояния перехода  $t_{j,2}$ , предназначенного для моделирования события — «захват вершины  $i_2$  потоком мощности, прибывшим к данной вершине, если этот поток является «лидером» по длине пройденного пути от соответствующего узла питания до данной вершины  $i_2$ »:,  $V_{\Lambda}(t_{j,2}) = ((\lambda_1, t_{j,2}), (\omega_{\Lambda,2}, s_2^{Ap}, q_j, s_{i_2}))$ ,

$$\begin{split} F_{\Lambda}(\lambda_{\!1},\,t_{j,2}) &= \omega_{\Lambda,2}(\mu(s_2^{\mathit{Ap}}),|(q_j),\,\mu(s_{i_2})) = \begin{cases} 1,\; \text{если}\; (\mu(s_2^{\mathit{Ap}}) = |(q_j)) \,\&\, (\mu(s_{i_2}) = \varepsilon),\\ 0,\; \text{в противном случае}, \end{cases} \\ \gamma(t_{j,2}) &= G_{\Lambda,t_{j,2}}(F_{\Lambda}(\lambda_{\!1},\,t_{j,2}),\,\lambda_{\!1}) = \begin{cases} 1,\; \text{если}\; F_{\Lambda}(\lambda_{\!1},\,t_{j,2}) = \lambda_{\!1},\\ 0,\; \text{в противном случае}; \end{cases} \end{split}$$

• структура и интерпретация выходного вычислительного элемента  $V(t_{j,2}, s_1^{KA})$  перехода  $t_{j,2}$ , предназначенного для модификации текущего состояния выходной позиции  $s_1^{KA}$  (имеет такую же структуру и интерпретацию, что и вычислительный элемент  $V(t_{j,1}, s_1^{Ap})$ ):

$$V(t_{j,2}, s_1^{KA}) = ((t_{j,2}, s_1^{KA}), (|, p_j^K)), F(t_{j,2}, s_1^{KA}) = |(p_j^K) = p_j^K \circ "",$$
$$\mu'(s_1^{KA}) = \mu(s_1^{KA}) \circ F(t_{j,2}, s_1^{KA});$$

• структура и интерпретация выходного вычислительного элемента  $V(t_{j,2},q_{i_2})$  перехода  $t_{j,2},$  предназначенного для модификации текущего состояния выходной позиции  $q_{i_2}$  :

$$V(t_{j,2}, q_{i_2}) = ((t_{j,2}, q_{i_2}), (=, q_j)),$$
  

$$F(t_{j,2}, q_{i_2}) = = (\mu(q_j)) = \mu(q_j), \quad \mu'(q_{i_2}) = \mu(q_{i_2}) + F(t_{j,2}, q_{i_2});$$

• структура и интерпретация выходного вычислительного элемента  $V(t_{j,2},s_{i_2})$  перехода  $t_{j,2},$  предназначенного для модификации текущего состояния выходной позиции  $s_{i_2}$ :

$$V(t_{j,2}, s_{i_2}) = ((t_{j,2}, s_{i_2}), (\omega_{1,1}, s_{i_1}, s_{j})),$$

$$F(t_{j,2}, s_{i_2}) = \omega_{1,1}(\mu(s_{i_1}), |(s_{j})) = \mu(s_{i_1}) \circ |(s_{j}) = \mu(s_{i_1}) \circ s_{j} \circ "",$$

$$\mu'(s_{i_2}) = \mu(s_{i_2}) \circ F(t_{j,2}, s_{i_2}) = \mu(s_{i_1}) \circ s_{j} \circ "";$$

- структуры и интерпретации выходных вычислительных элементов  $V(t_{j,2}, s_{i_2}^{P^9})$ ,  $V(t_{j,2}, s_{i_2}^{Q^9})$  аналогичны структуре и интерпретации  $V(t_{j,2}, s_{i_2})$ . Следовательно, на основе  $\mathrm{BC\Pi}_{(i_1,i_2)}$  (рис. 2), можно построить  $\mathrm{BC\Pi}_j$  для любых j-ых участков графа электрической сети следующим образом:
- если j-ая ветвь графа электрической сети является ориентированной от вершины  $i_1$  к вершине  $i_2$ , то  $\mathrm{BC\Pi}_j$  есть  $\mathrm{BC\Pi}_{(i_1,i_2)}$ ;
- если j-ая ветвь графа является неориентированной, то  $\mathrm{BC\Pi}_j$  есть объединение  $\mathrm{BC\Pi}_{(i_1,i_2)}$  и  $\mathrm{BC\Pi}_{(i_2,i_1)}$ , соответствующих двум противоположно направленным дугам  $(i_1,i_2)$ ,  $(i_2,i_1)$ . Отметим, что  $\mathrm{BC\Pi}_{(i_1,i_2)}$  и  $\mathrm{BC\Pi}_{(i_2,i_1)}$  имеют одинаковые структуры и интерпретации лишь с той разницей, что  $\mathrm{BC\Pi}_{(i_1,i_2)}$  описывает движение потоков мощностей  $P_j^{\mathfrak{I}}$ ,  $Q_j^{\mathfrak{I}}$  по j-ой ветви от вершины  $i_1$  к вершине  $i_2$ , а  $\mathrm{BC\Pi}_{(i_2,i_1)}$  от вершины  $i_2$  к вершине  $i_1$ . При этом  $\mathrm{BC\Pi}_{(i_1,i_2)}$  и  $\mathrm{BC\Pi}_{(i_2,i_1)}$  функционируют совместно по логике «исключающее ИЛИ».
- 5) ВСП для «Арбитра» сети (ВСП  $_{Ap}$ ). Функцией «Арбитра» сети является определение имени позиции  $q_j$  из обновленного списка  $\mu(s_1^{Ap})$ , состоянием  $\mu(q_j)$  которой является наименьшая длина пути в сравнении с состояниями всех остальных позиций из данного списка, и запись имени этой позиции  $q_j$  в выходную позицию  $s_2^{Ap}$  с целью управления потоком в сети.

Графическое изображение  ${\rm BC\Pi}_{Ap}$ , реализующая функцию «Арбитра», показано на рис. 3.  ${\rm BC\Pi}_{Ap}$ , как видно из данного рисунка, состоит из вычислительных модулей  $V(t_1^{Ap}),\ V(t_2^{Ap}),\ V(t_3^{Ap}),\ V(t_4^{Ap})$  переходов, соответственно,  $t_1^{Ap},\ t_2^{Ap},\ t_3^{Ap},\ t_4^{Ap}$ .

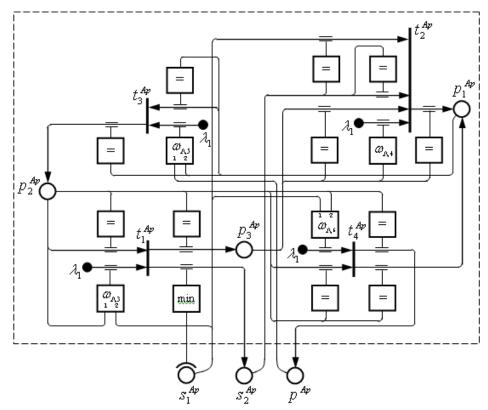


Рис. 3.  ${\rm BC\Pi}_{Ap}$  для моделирования функции «Арбитра» сети

Вычислительный модуль  $V(t_1^{\mathit{Ap}})$ , реализующий событие, соответствующее переходу  $t_1^{\mathit{Ap}}$ , состоит из следующих вычислительных элементов:

• структура и интерпретация вычислительного элемента  $V_{\Lambda}(t_1^{Ap})$  для проверки условия активности и модификации состояния перехода  $t_1^{Ap}$ , предназначенного для моделирования события— «найти путь с минимальной длиной»:,  $V_{\Lambda}(t_1^{Ap}) = ((\lambda_1, t_1^{Ap}), (\omega_{\Lambda,3}, p_2^{Ap}, s_1^{Ap}))$ ,

$$F_{\Lambda}(\lambda_{1}, t_{1}^{Ap}) = \omega_{\Lambda,3}(\mu(p_{2}^{Ap}), \mu(s_{1}^{Ap})) = \begin{cases} 1, & \text{если } (\mu(p_{2}^{Ap}) = 1) \& (\mu(s_{1}^{Ap}) \neq \varepsilon), \\ 0, & \text{в противном случае,} \end{cases}$$
 
$$\gamma(t_{1}^{Ap}) = G_{\Lambda,t_{1}^{Ap}}(F_{\Lambda}(\lambda_{1}, t_{1}^{Ap}), \lambda_{1}) = \begin{cases} 1, & \text{если } F_{\Lambda}(\lambda_{1}, t_{1}^{Ap}) = \lambda_{1}, \\ 0, & \text{в противном случае,} \end{cases}$$

где  $p_2^{\mathit{Ap}}$  - позиция дискретного типа, состояние которой  $\mu(p_2^{\mathit{Ap}})$   $\in$   $\{0,1\}$  ;

• структура и интерпретация входного вычислительного элемента  $V(p_2^{Ap},t_1^{Ap})$  перехода  $t_1^{Ap}$ , предназначенного для модификации текущего состояния входной позиции  $p_2^{Ap}$ :

$$V(p_2^{Ap}, t_1^{Ap}) = ((p_2^{Ap}, t_1), (=, p_2^{Ap})),$$

$$F(p_2^{Ap}, t_1^{Ap}) = = (\mu(p_2^{Ap})) = \mu(p_2^{Ap}), \quad \mu'(p_2^{Ap}) = \mu(p_2^{Ap}) - F(p_2^{Ap}, t_1^{Ap});$$

• структура и интерпретация выходного вычислительного элемента  $V(t_1^{Ap},\ p_3^{Ap})$  перехода  $t_1^{Ap}$ , предназначенного для модификации текущего состояния выходной позиции  $p_3^{Ap}$ :

$$V(t_1^{Ap}, p_3^{Ap}) = ((t_1^{Ap}, p_3^{Ap}), (=, p_2^{Ap})),$$

 $F(t_1^{\mathit{Ap}},\ p_3^{\mathit{Ap}}) == (\mu(p_2^{\mathit{Ap}})) = \mu(p_2^{\mathit{Ap}}), \quad \mu'(p_3^{\mathit{Ap}}) = \mu(p_3^{\mathit{Ap}}) + F(t_1^{\mathit{Ap}},\ p_3^{\mathit{Ap}}),$  где  $p_3^{\mathit{Ap}}$  - позиция дискретного типа, состояние которой  $\mu(p_3^{\mathit{Ap}}) \in \{0,1\}$ ;

• структура и интерпретация выходного вычислительного элемента  $V(t_1^{Ap}, s_2^{Ap})$  перехода  $t_1^{Ap}$ , предназначенного для модификации текущего состояния выходной позиции  $s_2^{Ap}$ :

$$V(t_1^{Ap}, s_2^{Ap}) = ((t_1^{Ap}, s_2^{Ap}), (\min, \& s_1^{Ap})),$$

$$F(t_1^{Ap}, s_2^{Ap}) = x \in \mu(s_1^{Ap})_{|\mu(x) = \min \mu(\& s_1^{Ap})}, \quad \mu'(s_2^{Ap}) = \mu(s_2^{Ap}) \circ F(t_1^{Ap}, s_2^{Ap}),$$

где, согласно [2,3], выражение &  $s_1^{Ap}$  - указатель на позиции из списка  $\mu(s_1^{Ap})$ , а  $\mu(\&s_1^{Ap})$  - множество, элементами которого являются состояния позиций из списка  $\mu(s_1^{Ap})$ ; выражение для функции разметки  $F(t_1^{Ap}, s_2^{Ap})$  интерпретируется следующим образом:  $F(t_1^{Ap}, s_2^{Ap})$  есть имя позиции x из списка  $\mu(s_1^{Ap})$ , состоянием  $\mu(x)$  которой является наименьшая длина пути в сравнении с состояниями остальных позиций из данного списка.

Вычислительный модуль  $V(t_2^{\mathit{Ap}})$ , реализующий событие, соответствующее переходу  $t_2^{\mathit{Ap}}$ , состоит из следующих вычислительных элементов:

• структура и интерпретация вычислительного элемента  $V_{\Lambda}(t_2^{Ap})$  для проверки условия активности и модификации состояния перехода  $t_2^{Ap}$ , предназначенного для моделирования события — «удалить имя позиции x, записанное в  $S_2^{Ap}$ , из списка позиций  $\mu(S_1^{Ap})$ »:,

$$\begin{split} V_{\Lambda}(t_2^{Ap}) &= ((\lambda_1,\,t_2^{Ap}),\,(\omega_{\Lambda,4},\,p_3^{Ap})),\\ F_{\Lambda}(\lambda_1,\,t_2^{Ap}) &= \omega_{\Lambda,4}(\mu(p_3^{Ap})) = \begin{cases} 1,\,\,\text{если}\,\,(\mu(p_3^{Ap}) = 1),\\ 0,\,\,\text{в противном случае}, \end{cases}\\ \gamma(t_2^{Ap}) &= G_{\Lambda,t_2^{Ap}}(F_{\Lambda}(\lambda_1,\,t_2^{Ap}),\,\lambda_1) = \begin{cases} 1,\,\,\text{если}\,\,F_{\Lambda}(\lambda_1,\,t_2^{Ap}) = \lambda_1,\\ 0,\,\,\text{в противном случае}, \end{cases} \end{split}$$

• структура и интерпретация входного вычислительного элемента  $V(s_1^{Ap}, t_2^{Ap})$  перехода  $t_2^{Ap}$ , предназначенного для модификации текущего состояния входной позиции  $s_1^{Ap}$ :

$$V(s_1^{Ap}, t_2^{Ap}) = ((s_1^{Ap}, t_2^{Ap}), (=, s_2^{Ap})),$$

$$F(s_1^{Ap}, t_2^{Ap}) = (\mu(s_2^{Ap})) = \mu(s_2^{Ap}),$$

$$\mu'(s_1^{Ap}) = G_{(s_1^{Ap}, t_2^{Ap}), =}(\mu(s_1^{Ap}), F(s_1^{Ap}, t_2^{Ap})) = \mu^{(-)}(s_1^{Ap}) \circ \mu^{(+)}(s_1^{Ap}),$$

где  $\mu^{(-)}(s_1^{Ap}), \, \mu^{(+)}(s_1^{Ap})$  - соответственно левая, правая части списка  $\mu(s_1^{Ap}) = \mu^{(-)}(s_1^{Ap}) \circ F(s_1^{Ap}, \, t_2^{Ap}) \circ \mu^{(+)}(s_1^{Ap})$  относительно элемента  $F(s_1^{Ap}, \, t_2^{Ap}) = \mu(s_2^{Ap}) \in \mu(s_1^{Ap}),$  записанного в  $s_2^{Ap}$  в результате срабатывания вычислительного элемента  $V(t_1^{Ap}, \, s_2^{Ap})$  перехода  $t_1^{Ap}$ ;

• структура и интерпретация входного вычислительного элемента  $V(s_2^{Ap}, t_2^{Ap})$  аналогичны структуре и интерпретации  $V(s_1^{Ap}, t_2^{Ap})$ ;

- структура и интерпретация входного вычислительного элемента  $V(p_3^{Ap}, t_2^{Ap})$  аналогичны структуре и интерпретации  $V(p_2^{Ap}, t_1^{Ap})$ ;
- структура и интерпретация выходного вычислительного элемента  $V(t_2^{Ap},\ p_1^{Ap})$  аналогичны структуре и интерпретации  $V(t_1^{Ap},\ p_3^{Ap})$ .

Вычислительный модуль  $V(t_3^{Ap})$ , реализующий событие, соответствующее переходу  $t_3^{Ap}$ , состоит из следующих вычислительных элементов:

• структура и интерпретация вычислительного элемента  $V_{\Lambda}(t_3^{Ap})$  для проверки условия активности и модификации состояния перехода  $t_3^{Ap}$ , предназначенного для моделирования события— «модификация состояния выходной позиции  $p_2^{Ap}$  с целью создания условия для срабатывания перехода  $t_1^{Ap}$  при обновленном состоянии позиции  $S_1^{Ap}$ »:,

$$\begin{split} V_{\Lambda}(t_3^{\mathit{Ap}}) &= ((\lambda_1,\,t_3^{\mathit{Ap}}),\,(\omega_{\Lambda,5},\,p^{\mathit{Ap}},\,p_1^{\mathit{Ap}})),\\ F_{\Lambda}(\lambda_1,\,t_3^{\mathit{Ap}}) &= \omega_{\Lambda,5}(\mu(p^{\mathit{Ap}}),\,\mu(p_1^{\mathit{Ap}})) = \begin{cases} 1, &\text{если } (\mu(p^{\mathit{Ap}}) = 0)\,\&\,(\mu(p_1^{\mathit{Ap}}) = 1),\\ 0, &\text{в противном случае}, \end{cases} \\ \gamma(t_3^{\mathit{Ap}}) &= G_{\Lambda,t_3^{\mathit{Ap}}}(F_{\Lambda}(\lambda_1,\,t_3^{\mathit{Ap}}),\,\lambda_1) = \begin{cases} 1, &\text{если } F_{\Lambda}(\lambda_1,\,t_3^{\mathit{Ap}}) = \lambda_1,\\ 0, &\text{в противном случае}; \end{cases} \end{split}$$

• структуры и интерпретации вычислительных элементов  $V(p_1^{Ap}, t_3^{Ap})$ ,  $V(t_3^{Ap}, p_2^{Ap})$  аналогичны структурам и интерпретациям, соответственно,  $V(p_2^{Ap}, t_1^{Ap})$ ,  $V(t_1^{Ap}, p_3^{Ap})$ .

Вычислительный модуль  $V(t_4^{Ap})$ , реализующий событие, соответствующее переходу  $t_4^{Ap}$ , состоит из следующих вычислительных элементов:

• структура и интерпретация вычислительного элемента  $V_{\Lambda}(t_4^{Ap})$  для проверки условия активности и модификации состояния перехода  $t_4^{Ap}$ , предназначенного для моделирования события— «модификация состояния выходной позиции  $p^{Ap}$  с целью создания условия для продолжения или завершения поиска ДКП»:,  $V_{\Lambda}(t_4^{Ap}) = ((\lambda_1, t_4^{Ap}), (\omega_{\Lambda,6}, s_1^{Ap}, p_2^{Ap}))$ ,

$$F(\lambda_{1},\,t_{4}^{\mathit{Ap}}) = \omega_{\Lambda,6}(\mu(s_{1}^{\mathit{Ap}}),\,\mu(p_{2}^{\mathit{Ap}})) = \begin{cases} 1, & \text{если } (\mu(s_{1}^{\mathit{Ap}}) \neq \varepsilon) \,\&\, (\mu(p_{2}^{\mathit{Ap}}) = 1), \\ 0, & \text{в противном случае,} \end{cases}$$
 
$$\gamma(t_{4}^{\mathit{Ap}}) = G_{\Lambda,t_{4}^{\mathit{Ap}}}(F(\lambda_{1},\,t_{4}^{\mathit{Ap}}),\,\lambda_{1}) = \begin{cases} 1, & \text{если } F(\lambda_{1},\,t_{4}^{\mathit{Ap}}) = \lambda_{1}, \\ 0, & \text{в противном случае;} \end{cases}$$

- структура и интерпретация входного вычислительного элемента  $V(p_2^{Ap}, t_4^{Ap})$  аналогичны структуре и интерпретации  $V(p_2^{Ap}, t_1^{Ap})$ ;
- структуры и интерпретации выходных вычислительных элементов  $V(t_4^{Ap},\ p^{Ap})$  ,  $V(t_4^{Ap},\ p_1^{Ap})$  аналогичны структуре и интерпретации  $V(t_1^{Ap},\ p_3^{Ap})$  .
- 6) ВСП для расчета потокораспределения и оценки нижней границы потерь мощности (ВСП $_{\Pi P u \ OH\Gamma}$ ). ВСП $_{\Pi P u \ OH\Gamma}$  предназначена для расчета  $\Pi P$  и  $OH\Gamma$ , которые будут использованы при решении задачи оптимизации структуры электрических сетей с помощью метода ветвей и границ

(задача оптимизации в настоящей работе не рассматривается), и состоит из  $n_{\text{ун}}$  вычислительных модулей, по одному вычислительному модулю  $V(t_i)$  для каждого i-го узла нагрузки, где  $i \in I_{\text{ун}}$ ,  $n_{\text{ун}} = \left|I_{\text{ун}}\right|$ . Графическое изображение  $V(t_i)$ ,  $\forall i \in I_{\text{ун}}$  показано на рис. 4.

Вычислительный модуль  $V(t_i)$  состоит из следующих вычислительных элементов:

• структура и интерпретация вычислительного элемента  $V_{\Lambda}(t_i)$  для проверки условия активности и модификации состояния перехода  $t_i$ :

$$V_{\Lambda}(t_{i}) = ((\lambda_{1}, t_{i}), (\omega_{\Lambda,3}, s_{i}, p_{i}^{9})),$$
 
$$F(\lambda_{1}, t_{i}) = \omega_{\Lambda,3}(\mu(s_{i}), \mu(p_{i}^{9})) = \begin{cases} 1, & \text{если } (\mu(s_{i}) \neq \varepsilon) \& (\mu(p_{i}^{9}) = 1), \\ 0, & \text{в противном случае,} \end{cases}$$
 
$$\gamma(t_{i}) = G_{\Lambda,t_{i}}(F(\lambda_{1}, t_{i}), \lambda_{i}) = \begin{cases} 1, & \text{если } F(\lambda_{1}, t_{i}) = \lambda_{i}, \\ 0, & \text{в противном случае;} \end{cases}$$

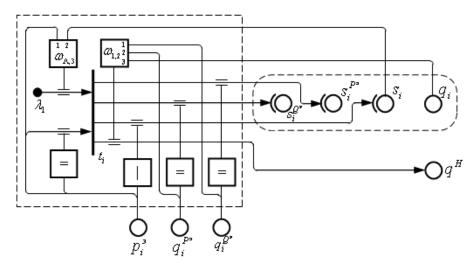


Рис. 4. ВСП, для расчета потокораспределения

- структура и интерпретация входного вычислительного элемента  $V(p_i^{\mathfrak{I}},t_i)$  аналогичны структуре и интерпретации  $V(p_2^{\mathfrak{I}p},t_1^{\mathfrak{I}p})$ ;
- структура и интерпретация выходного вычислительного элемента  $V(t_i, \& s_i^{P^\flat})$  перехода  $t_i$ , предназначенного для модификации состояния всех позиций x из списка  $\mu(s_i^{P^\flat})$ :

$$V(t_{i}, \& s_{i}^{P^{3}}) = ((t_{i}, \& s_{i}^{P^{3}}), (=, q_{i}^{P^{3}})),$$

$$F(t_{i}, \& s_{i}^{P^{3}}) = (\mu(q_{i}^{P^{3}})) = \mu(q_{i}^{P^{3}}),$$

$$\mu'(x) = \mu(x) + F(t_{i}, \& s_{i}^{P^{3}}), \forall x \in \mu(s_{i}^{P^{3}}).$$

Срабатывание всех вычислительных элементов множества  $\{V(t_i, \& s_i^{P^\flat}) | i \in I_{\mathtt{yH}} \}$  дает для каждого j-го участка сети, попавшего в состав ДКП, суммарную активную мощность  $\mu(q_i^{P^\flat})$  множе-

ства  $J_j$  узлов нагрузки, для питания которых эта мощность проходит через j-ю ветвь, т.е.:  $\mu(q_j^{P^\flat}) = \sum_{i \in J_i} \mu(q_i^{P^\flat}), \quad \forall j \in I_{\text{ДКП}} \text{, где } I_{\text{ДКП}} \text{ - множество участков сети, попавших в ДКП;}$ 

• структура и интерпретация выходного вычислительного элемента  $V(t_i, \& s_i^{\mathcal{Q}^\circ})$  аналогичны структуре и интерпретации  $V(t_i, \& s_i^{\mathcal{Q}^\circ})$ .

Срабатывание всех вычислительных элементов множества  $\{V(t_i,\,\&\,s_i^{\mathcal{Q}^\circ})|\,i\in I_{_{\mathrm{УH}}}\}$  дает суммарную реактивную мощность:  $\mu(q_j^{\mathcal{Q}^\circ})==\sum_{i\in J_i}\mu(q_i^{\mathcal{Q}^\circ}),\ \ \forall j\in I_{_{\mathrm{ДКП}}};$ 

Таким образом, множества вычислительных элементов  $\{V(t_i, \& s_i^{P^\flat})|i \in I_{yH}\}$  и  $\{V(t_i, \& s_i^{Q^\flat})|i \in I_{yH}\}$  дают потокораспределение, соответственно, активных и реактивных мощностей узлов нагрузки сети по участкам ДКП;

• структура и интерпретация выходного вычислительного элемента  $V(t_i, \& s_i)$  перехода  $t_i$ , предназначенного для модификации состояния всех позиций x из списка  $\mu(s_i)$ :

$$V(t_i, \& s_i) = ((t_i, \& s_i), (|, p_i^{\circ})),$$

$$F(t_i, \& s_i) = |(p_i^{\circ}) = p_i^{\circ} \circ " ",$$

$$\mu'(x) = \mu(x) \circ F(t_i, \& s_i), \forall x \in \mu(s_i).$$

Срабатывание всех вычислительных элементов множества  $\{V(t_i,\&s_i)|\ i\in I_{\rm yh}\}$  дает для каждого j-го участка сети, попавшего в состав ДКП, список  $\mu(s_j)$  позиций, составленный из элементов множества  $\{p_i^\circ|i\in J_j\}$ . Множество списков  $\{\mu(s_j)|j\in I_{\rm ДКП}\}$  будет использовано при решении задачи обнаружения обрыва ветвей разомкнутой электрической сети (данная задача в настоящей работе не рассматривается).

• структура и интерпретация выходного вычислительного элемента  $V(t_i, q^{^{\mathrm{H}}})$  перехода  $t_i$ , предназначенного для модификации состояния выходной позиции  $q^{^{\mathrm{H}}}$ :  $V(t_i, q^{^{\mathrm{H}}}) = ((t_i, q^{^{\mathrm{H}}}), (\omega_{1,2}, q_i^{^{P^{\flat}}}, q_i^{\mathcal{Q}^{\flat}}, q_i)),$   $F(t_i, q^{^{\mathrm{H}}}) = \omega_{1,2}(\mu(q_i^{^{P^{\flat}}}), \mu(q_i^{^{\mathcal{Q}^{\flat}}}), \mu(q_i)) = (\mu(q_i^{^{P^{\flat}}})^2 + \mu(q_i^{^{\mathcal{Q}^{\flat}}})^2) \cdot \mu(q_i),$   $\mu'(q^{^{\mathrm{H}}}) = \mu(q^{^{\mathrm{H}}}) + F(t_i, q^{^{\mathrm{H}}}).$ 

Срабатывание всех вычислительных элементов множества  $\{V(t_i,\ q^{^{_{\rm H}}})|\ i\in I_{_{{
m y}{
m H}}}\}$  дает для ДКП оценку нижней границы потерь мощности  $\mu(q^{^{_{\rm H}}})$  .

Таким образом, ВСП для нахождения дерева кратчайших путей и расчета потокораспределения в электрических сетях получается в результате объединения ВСП для всех участков графа сети, ВСП для «Арбитра» сети и ВСП для расчета ПР и ОНГ потерь мощности.

Заключение. 1. С использованием аппарата вычислительных сетей Петри разработан структурноподобный и удобный, с позиции модификации, интерпретации и реализации на ЭВМ, алгоритм одновременного решения задач нахождения дерева кратчайших путей на графах электрических сетей, расчета потокораспределения и оценки нижней границы потерь мощности. 2. Разработанный алгоритм позволяет ускорить процесс моделирования за счет распараллеливания вычислительных процессов на нескольких ЭВМ.

**Использование.** Разработанный алгоритм будет использован при решении задач оптимизации структуры электрических сетей по критерию минимума потерь мощности с помощью метода ветвей и границ.

# Литература:

- 1. Кристофидес Н. Теория графов. Алгоритмический подход. Издательство «Мир», М. 1978 г.
- 2. Асанов М.С., Асанова С.М., Сатаркулов К.А. Структурная модель вычислительных сетей Петри. Известия КГТУ. Бишкек 2008 г., №13.
- 3. Асанов М.С., Асанова С.М., Сатаркулов К.А. Вычислительные компоненты, язык описания и правила функционирования вычислительных сетей Петри. Известия КГТУ. Бишкек − 2008 г., №13.
- 4. Нгуен Динь Хао. Метод выбора оптимальных мест размыкания электрических сетей. Изв. АН СССР. Энергетика и транспорт. 1986, №5.