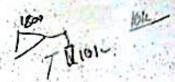


ANALOG ELEKTRONIK DEVRELER Final Smayr



1. Birbirlerinin eşi olan ve giriş ile çıkış dirençleri 10kΩ olan iki kuvvetlendirici kaskat bağlanmıştır ve bu şekilde elde edilen kuvvetlendiricinin yüksüz kazancı v./v.=1800 dür. Bu kuvvetlendiricinin kaynağı girişe, ilk kat çıkışı ikinci kat girişine, ikinci kat çıkışı yüke sırasıyla Cı, C2, C3 bağlama kondansatorleri üzeninden bağlanmıştır.

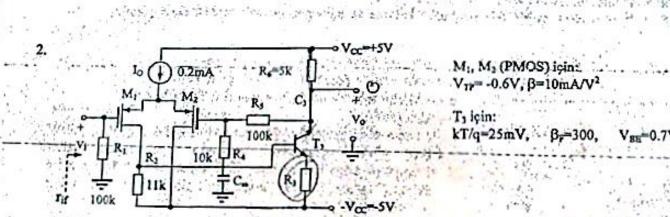
Va) Bu devrenin çıkışına Ry=10kΩ luk bir yük direnci bağlı iken orta frekanslardaki gerilim kazanci volvi ne olur? volvi 450 olduğuna göre kaynak direncini (R) hesaplayınız.

b) C2/C1=1.5 ve C3/C2=1.5 dir TD=0.1ms lik darbe biçimindeki işaret uygulanması halinde çıkışta oluşacak toplam darbe üstü eğilmesi %4.75 olduğuna göre C1, C2 ve C3 un değerlerini hesaplayınız.

c) Devrenin alt kesim frekansının yaklaşık olarak hesaplayınız. (fki, fkz ve fki çok yakın kutuplar

olarak ele alınacaktır.)

d) Her bir kuvvetlendiricinin giriş kapasitesi C=20pF, çıkış kapasitesi Co=5pF ve giriş-çıkış arasındaki kapasitesi C,=0 dir. Devreye yükselme süresi t,=0.3µs olan darbe biçiminde bir isaret uygulanmakta ve çıkıştaki işaretin yükselme süresi toa=0.035µs olan osiloskopla bir ölçülmektedir. Ölçülen toplam yükselme süresini hesaplayınız.



M₁, M₂ (PMOS) igin: V₁₇= -0.6V, β=10mA/V²

T, için: kT/q=25mV, β=300,

Yukandaki devrede,

a) Sükunette Vc3=0V olması için R3 direncinin değeri ne olmalıdır?

b) Devreye ne tür geribesleme uygulanmıştır. Neden?

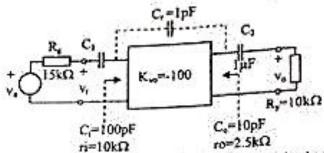
c) Devrenin açık çevrim gerilim kazancını yükleme etkisini de dikkate alarak hesaplayınız. (Hatırlatma: Doymalı çalışan MOS transistorlar için: gm=√2βID bağıntısı yardımıyla hesaplanabilir.)

d) Geribeslemeli haldeki vovi gerilim kazancını hesaplayınız.

e) Geribeslemeli haldeki vove gerilim kazancının 5 olması için devreyi süren işaret kaynağının iç direnci (R.) hesaplayınız.

3. Aşağıdaki dolup boşalmalı osilatördeki Schmitt tetikleme devresi için Von=VDD, Vot=0, V_{II}=2V dur. C=100nF dir. V_{DD}>V_{III}>V_{II} dir. V_O=0 iken S₁ kapalı, S₂ açık, V_O=V_{DD} iken S₁ açık, S₂ kapalı durumdadır.

ANALOG ELEKTRONIK DEVRELERI Final Smays



K., nun devrenin açık devre gerilim kazancı olduğunu dikkate alarak, orta frekanslardaki v./v. gerilim

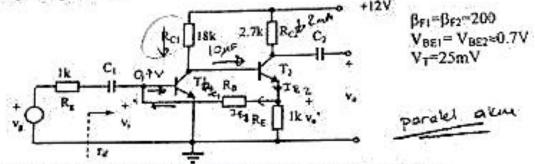
1.

2,

Devrenin alçak frekans ketuplarının çakışması için Cı'in değesi ne olmalıdır? Bu durumda devrenin alt

C, nin kuvvetlendiricinin montaj kapasiteleri de dáhil olmak üzere toplam geribesleme kapasitesi

olduğunu dikkate alarak, devrenin yüksek frekans kutuplarını ve ilst kesim frekansını belirleyiniz. C. montaj kapasiteleri etkisi düzeltilerek azaltıldıktan sonra çıkıştaki işaretin yükselme süresi 1,75µs olarak ölçülmüştür. İşaret kaynağının ve osiloskobun yükselme süreleri çok küçük olduğuna göre C,'nin yeni değeri nedir?



Icz=2mA lik calışma noktası akımı akması için R_B nin değeri ne olmalıdır?

by Devreye hangi tür geribesleme uygulanmıştır? Neden?

Bu tür geribeslemede vo/vi gerilim kazancı geribeslemeden etkilenir mi?

d)β geribesleme transfer fonksiyonunu devre elemanları einsinden bulunuz. (yol gösterme: β hesaplanırken |vo'/vi|>>1 alınabilir)

(e) Geribeslemeli haldeki giriş direncini (rit) hesaplayınız. (yol gösterme: yüklenmiş halde açık çevrim akım kazancı: K₁=(K₂r/R_{C2}) olup, burada r₁: yüklenmiş halde açık çevrim giriş direncidir)

 Aşağıdaki dolup boşalmalı osilatörde kullanılan evirmeyen Schmitt tetikleme devresi için V_{itt}=3V. Val=2V, VoH=VDD, VoL=0V dur.

Devrenin çalışmasını kısaca açıklayınız.

Cıkış işareti frekansının 100kHz ve darbe-boşluk-oranı=1 olması için I1 ve I2 akımları ne olmalıdır? Aynı frekansta darbe boşluk oranı 4 olan işaret elde etmek için I1 ve I2 akımları ne olmalıdır?

