

EHB 324 Logic Design Laboratory
Final Exam

Experiment 3

- a) Realize the combinational circuit with the truth table in the figure using MUX elements with 2 selection inputs and AND, OR, and NOT (VE, VEYA, TMLEME) gates.
- b) Draw the circuit using 74153 ICs and gates.

Deney 3

- a) Őekil'de doęruluk tablosu verilen kombinezonsal devreyi 2 seřim giriřli MUX elemanları ve VE, VEYA ve TMLEME (AND, OR, NOT) kapıları kullanarak geręekleyiniz.
- b) Devreyi 74153 entegreleri ve kapıları kullanarak ęiziniz.

a1	a0	b1	b0	f1	f2
0	0	0	0	0	0
0	0	0	1	0	0
0	0	1	0	0	0
0	0	1	1	0	0
0	1	0	0	0	0
0	1	0	1	0	0
0	1	1	0	0	1
0	1	1	1	0	1
1	0	0	0	0	0
1	0	0	1	0	0
1	0	1	0	0	0
1	0	1	1	1	0
1	1	0	0	0	0
1	1	0	1	0	0
1	1	1	0	0	1
1	1	1	1	0	0