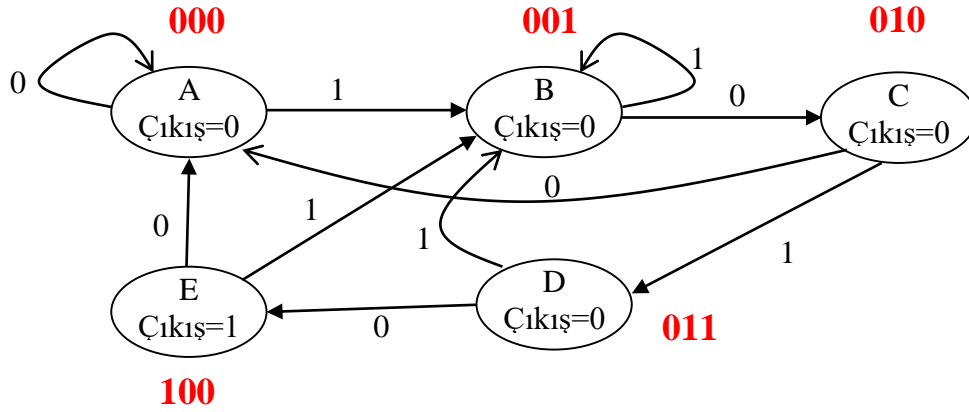


Şekil 1’de durum diyagramı verilen devre T tipi flip-floplar ve VE (AND), VEYA (OR), TÜMLEME (NOT) kullanarak tasarlanacaktır. ( $Q=T \oplus q$ )

- 1) Devrenin durum geçiş tablosunu durumların üzerinde gösterilen kodları kullanarak çiziniz.
- 2) Flip-flop girişlerine ve çıkışa ait Boole fonksiyonlarının indirgenmiş ifadelerini bulunuz.



Şekil 1