

EHB 324 Logic Design Laboratory
Final Exam

Experiment 5

The circuit in Figure will be analyzed.

- Determine the flip-flop input (T1, T2) and output (z) Boolean functions.
- Using the characteristic equations of the T-type flip-flop, obtain the state equations ($Q = T \oplus q$).
- Fill in the state transition table of the circuit.

Deney 5

Şekil’de verilen devrenin analizi yapılacaktır.

- Flip-flop giriş (T1, T2) ve çıkış (z) Boole fonksiyonlarını belirleyiniz.
- T-tipi flip-flop'un karakteristik denklemlerini kullanarak durum denklemlerini elde ediniz ($Q = T \oplus q$).
- Devrenin durum geçiş tablosunu doldurunuz.

