

## Trabajo Práctico N° 2

---

### Teoría de Circuitos - 2019

Grupo 1:

Farall, Facundo

Gaytan, Joaquín

Kammann, Lucas

Maselli, Carlos

Müller, Malena

3 de septiembre de 2019

## EJERCICIO 2

### 0.1. ANÁLISIS TEÓRICO

El circuito a analizar consiste, a grandes rasgos, en un amplificador no inversor. Para su estudio teórico se tomarán dos modelos, donde, en primer lugar, se considerará al amplificador operacional en su versión ideal, para luego introducir no idealidades en su impedancia de entrada, salida y en la ganancia del mismo. Los valores de las resistencias a utilizar fueron reemplazados por su valor comercial más cercano, resultando en que el circuito a analizar sea el de la figura 0.1

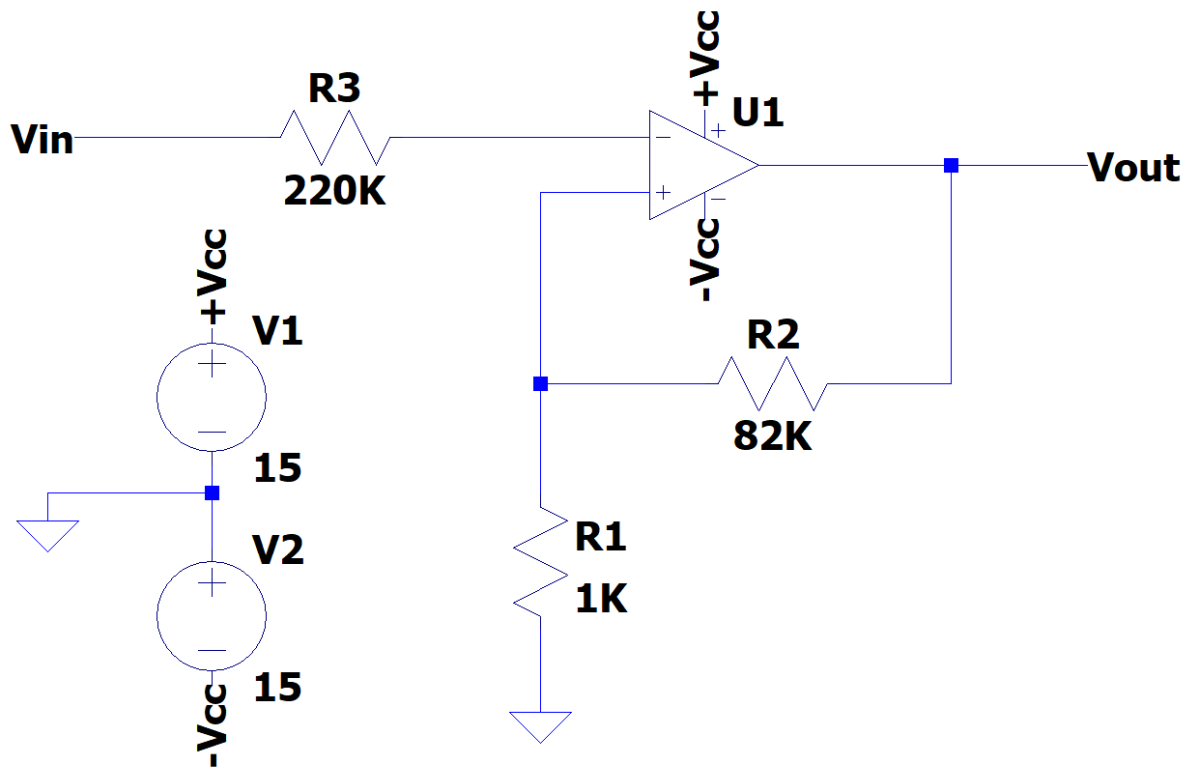


Figura 0.1: Circuito a analizar.

#### 0.1.1. MODELO IDEAL

La primer aproximación al comportamiento del circuito se realizará considerando al amplificador operacional como un componente ideal, es decir,  $A_v = \infty$ ,  $Z_{in_{opamp}} = \infty$ ,  $Z_{out_{opamp}} = 0$ . De esta manera, sin importar el modelo de operacional utilizado, se tiene que:

$$\frac{v_{out}}{v_{in}} = 1 + \frac{R_2}{R_1} = 1 + \frac{82K\Omega}{1K\Omega} = 83 \Rightarrow 38,38dB \quad (0.1)$$

Se desprende también, de las condiciones de idealidad impuestas, que la impedancia de entrada del circuito será infinita.

#### 0.1.2. MODELO CON IMPEDANCIA DE ENTRADA, SALIDA, Y GANANCIA FINITA

Para la resolución del circuito con las consideraciones ya mencionadas, es necesario ahora especificar qué datos serán utilizados para los cálculos. Los mismos fueron obtenidos de las correspondientes datasheets <sup>1</sup>, y

<sup>1</sup>Datasheet para operacional LM833: <https://www.ti.com/lit/ds/symlink/lm833.pdf>

Datasheet para operacional NE5534: <https://www.onsemi.com/pub/Collateral/NE5534-D.PDF>

se presentan en el cuadro 0.1.2.

Modelo de operacional	$f_0$ (Hz)	$A_0$	$Z_{in_{opamp}}$ (K $\Omega$ )	$Z_{out_{opamp}}$ ( $\Omega$ )
LM833	$16 \cdot 10^3$	1000	175	37
NE5534	100	$10 \cdot 10^5$	100	0,3

Cuadro 0.1: Parámetros para cálculo de circuito no ideal.

Se modelizará al operacional mediante el circuito 0.2

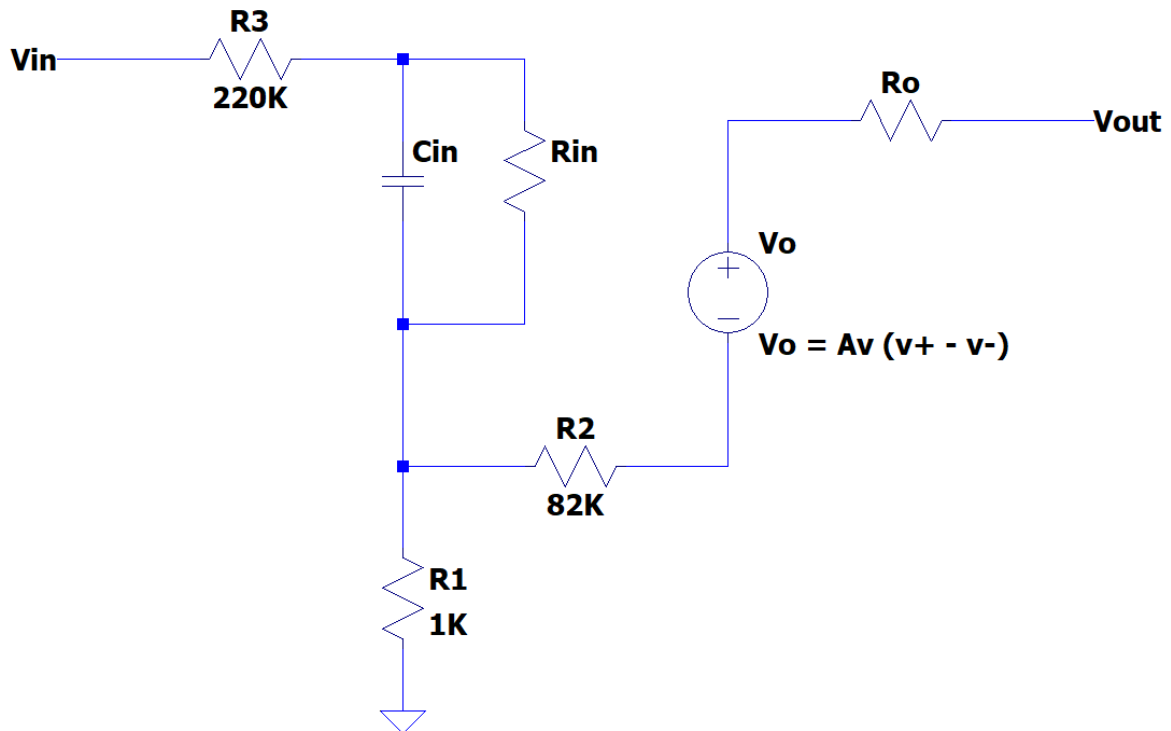


Figura 0.2: Circuito a analizar.

Se entiende al circuito como dos mallas cuyas ecuaciones son las descritas en 0.8, que se extraen del circuito 0.3

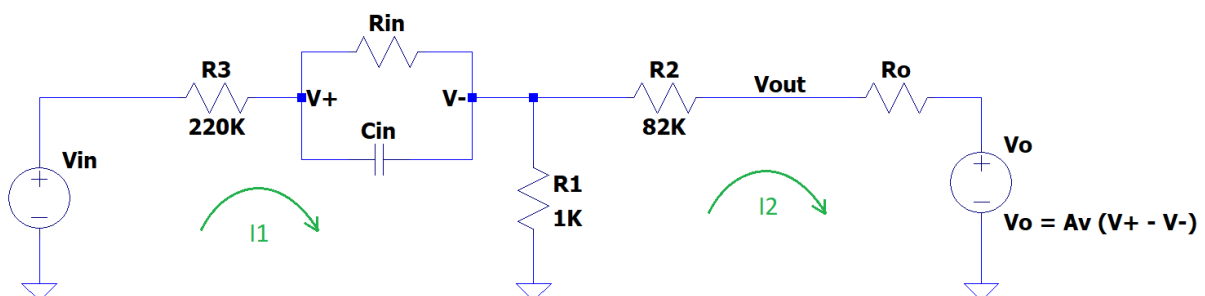


Figura 0.3: Circuito a analizar.

$$v_{in} - i_1 \cdot R_3 - i_1 \cdot Z_{in} - (i_1 - i_2) \cdot R_1 = 0 \quad (0.2)$$

$$-(i_2 - i_1) \cdot R_1 - i_2 \cdot R_2 - I_2 \cdot R_0 - v_o = 0 \quad (0.3)$$

$$v_o = (v^+ - v^-) \cdot A_v \quad (0.4)$$

$$v^+ = v_{in} - i_1 \cdot R_3 \quad (0.5)$$

$$v^- = v_{in} - i_1 \cdot R_3 - i_1 \cdot Z_{in} \quad (0.6)$$

$$Z_{in} = \frac{R_{in}}{R_{in} \cdot C_{in} \cdot s + 1} \quad (0.7)$$

$$A_v = \frac{A_0}{1 + \frac{s}{\omega_p}} \quad (0.8)$$

Resolviendo para  $i_2$  se obtiene que:

$$i_2 = v_{in} \cdot \frac{R_1 - A_v \cdot Z_{in}}{R_1 \cdot (A_v \cdot Z_{in} - R_1) + (R_3 + Z_{in} + R_1) \cdot (R_1 + R_2 + R_0)} \quad (0.9)$$

Y luego se expresan  $v_{out}$  e  $i_1$  en función de  $i_2$ , a fin de evitar largas expresiones, como:

$$i_1 = \frac{v_{in} + i_2 \cdot R_1}{R_3 + Z_{in} + R_1} \quad (0.10)$$

$$v_{out} = v_{in} \cdot \frac{R_1}{R_3 + Z_{in} + R_1} + i_2 \cdot \frac{R_1^2}{R_3 + Z_{in} + R_1} + i_2 \cdot R_1 - i_2 \cdot R_2 \quad (0.11)$$

## 1. EJERCICIO 3

### 1.1. INTRODUCCIÓN

Las corrientes de BIAS y la tensión de *Input Offset*

## EJERCICIO 4

## EJERCICIO 5

## EJERCICIO 6