

Sprawozdanie z laboratorium

Przedmiot : Metody programowania równoległego

Lab: 01

Data: 2022.03.21

Autor : Grzegorz Kuliński

Mail: gkulinski@student.agh.edu.pl

Resumen

Raport składa sie z dwóch cześci: pierwsza opisuje Komunikacje PP, druga Badanie efektywności programu równoległego. Kod źródłowy razem wraz z pomiarami znajduje sie w repozytorium pod adresem https://github.com/grzes5003/MPR-Labs

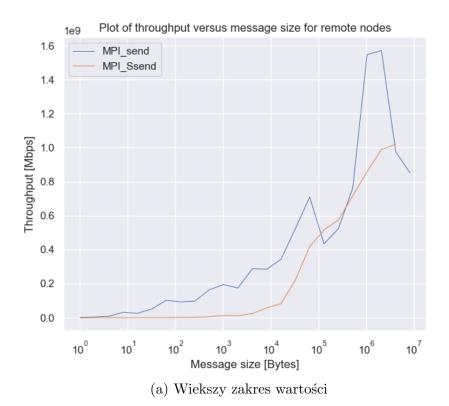
1. Test dwóch różnych typów komunikacji P2P w MPI

W ramach testów wykorzystałem *MPI_send* oraz *MPI_Ssend*. Dla każdej wielkości wiadomości pomiary były powtarzane 10000 razy, a nastepnie zapisywana ich średnia arytmetyczna. Pomiary były wykonywane dla procesora wielordzeniowego (fig. 2) i dwóch procesorów jednordzeniowych (fig. 1).

Opóźnienie na maszynie wielordzeniowej dla MPI_send wynosi 2,841e-4 ms, podczas gdy dla 2 jednordzeniowych 0,004 ms. Dla MPI_Ssend jest to odpowiednio 5,42e-4 ms oraz 0,401 ms.

Pomiary były przeprowadzane na v-clustrze w różnych konfiguracjach (plik konfiguracyjny allnodes), przez uruchomienie w petli programu zaimplementowanego w C, z różnymi konfiguracjami.

Porównujac wyniki pomiarów przepływności dla dużych wartości dla jednordzeniowych maszyn vs wielordzeniowej maszyny można zauważyć interesujaca charakterystyke. Wielordzeniowa maszyna nie ma "zerowy"througput (wartość czasu jest na tyle mała że wynosi w zaokragleniu zero). Dopiero od około 100kB pojawia sie znaczacy throughput, co sugeruje że cache staje sie za mały dla takich duyzych komunikatów i procesor musi korzystać z pamieci ram.



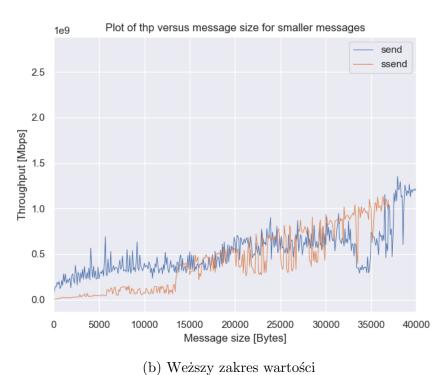
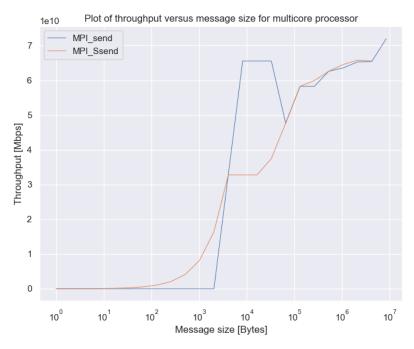
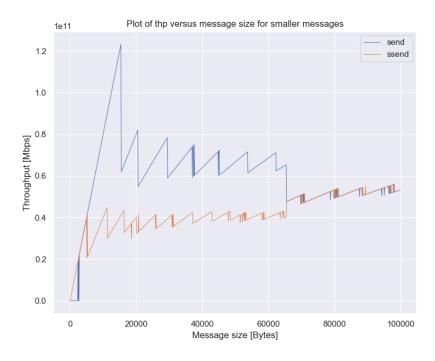


Figura 1: Wykresy zależności przepływności od wielkości przesyłanej wiadomości dla jednordzeniowych procesorów



(a) Wiekszy zakres wartości



(b) Weższy zakres wartości

Figura 2: Wykresy zależności przepływności od wielkości przesyłanej wiadomości dla wielordzeniowego procesora

2. Wyznaczanie liczby Pi metoda Monte Carlo

Kolejne obliczenia były przeprowadzane na podstawie wzglednego przyspieszenia. Najlepsze wyniki wśród trzech badanych wielkości wykazywał środkowy zbiór ($n=2500_000_000$). Miał on najbardziej zbliżone do idealnej wartość przyspieszenia. Algorytmy dla najwiekszej i najmniejszej wartości zachowywały sie bardzo podobnie dla ilości procesorów wiekszej od 8.

Wartość współczynnika wydajności (fig. 5) dla średniej wielkości zbioru wykazuje dość stabilne wartości. Widoczny jest spadek przy 7 rdzeniach, co może sugerować architekture 6 rdzeniowa procesorów. Podobny spadek widoczny jest dla 12 rdzeniów.

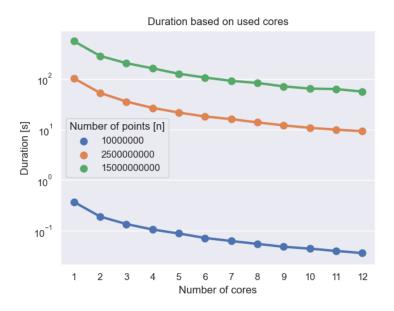


Figura 3: Wykres zależności czasu wykonywania od ilości procesorów

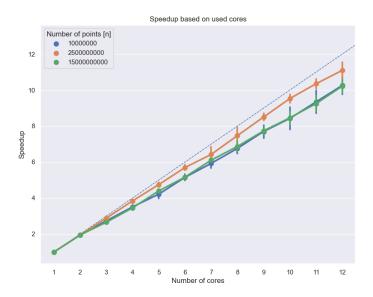


Figura 4: Wykres zależności przyspieszenia od ilości procesorów

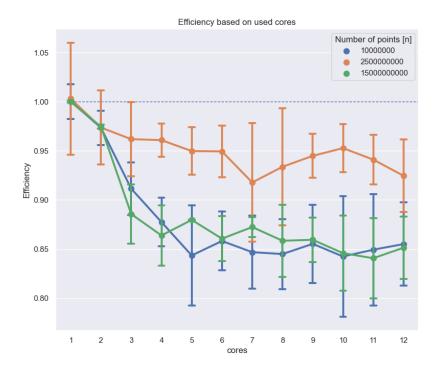


Figura 5: Wykres zależności efektywności od ilości procesorów

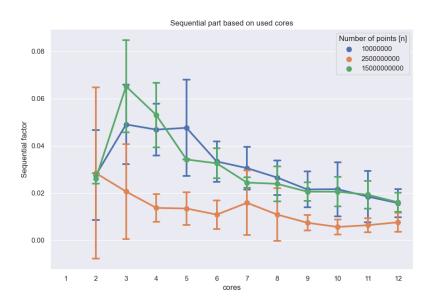


Figura 6: Wykres zależności cześci sekwencyjnej od ilości procesorów