

自动化编译

在前面的标准编译安装中，第一步是`./configure`^[30]，它会根据`Makefile.in`生成`Makefile`文件，然后`make`根据`Makefile`自动编译软件

通常在一个源码包中，已经包含了`configure`脚本和`Makefile`文件，作为课外知识，我们大致了解一下怎么生成这两个文件

autoconf

`autoconf`用来生成`configure`脚本，它可以检查系统特性、编译环境、环境变量、软件参数、依赖关系等

`autoconf`需要用到 `m4`

1. 用`autoscan`扫描源代码目录生成`configure.scan`文件
2. 将`configure.scan`改名为`configure.in`
3. 用`aclocal`根据`configure.in`文件的内容，自动生成`aclocal.m4`文件
4. 使用`autoconf`，根据`configure.in`和`aclocal.m4`来产生`configure`文件

automake

`automake`可以从`Makefile.am`文件自动生成`Makefile.in`，它主要用来配置源代码

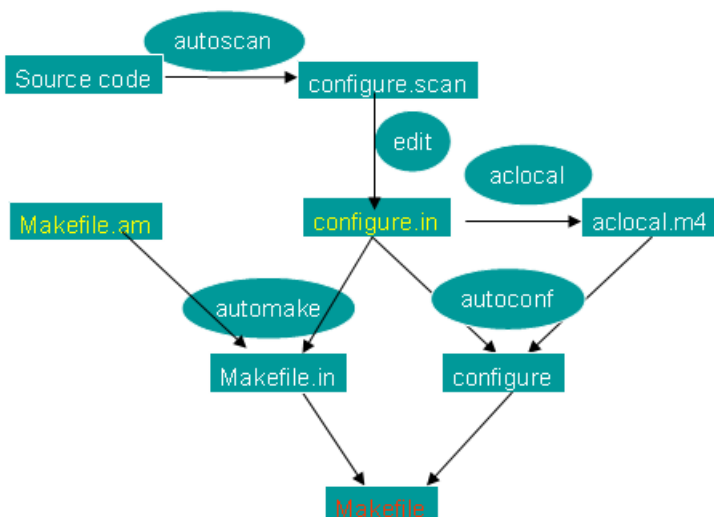
`automake`需用到`perl`

- 手工写`Makefile.am`
- 使用`automake`，根据`configure.in`和`Makefile.am`来产生`Makefile.in`

Makefile

使用`configure`脚本，配合`Makefile.in`可以生成`Makefile`文件，然后用`make`自动化的编译软件

这里有一张生成`Makefile`的流程图：



`Makefile`的用途不只是编译软件，还可以利用它完成一些琐碎的工作，只要最后输出一个文件，都可以用`make`来完成

这是一个最简单的`Makefile`

```
filelist①:②*③④ ls -lF > filelist⑤
```

- ① 输出的目标文件，不能省略。如果有多个文件，可以使用`all`
- ② 分隔符，不能省略
- ③ 输入文件，可以省略

- ④ 这一行必须以**TAB**字符起始，不能使用空格代替
- ⑤ **make**的命令

可以使用变量代替命令，便于维护

```
TARGET = filelist①SOURCE = *ARG = -lFAPPLICATION = ls$(TARGET):$(SOURCE)② $(APPLICATION) $(ARG)
```

- ① 定义变量，传统上用大写
- ② 使用变量写**Makefile**

Makefile可以有多个目标文件，我们前面提到，**gcc**编译时先生成目标文件，再把目标文件链接成可执行文件，**Makefile**应该是这样的：

```
OBJECTS = main.o kbd.o command.o display.o \① insert.o search.o files.o utils.oexe : $
```

- ① 如果写在多行，要用脱字符换行
- ② 如何生成中间文件
- ③ 伪目标文件，**make clean**并不生成**clean**文件，而是清理编译结果

Makefile还有很多强大的机制，这里就不详细介绍了

[30] 执行当前目录下的**configure**脚本

[上一页](#)
gcc 编译器

[上一级](#)
起始页

[下一页](#)
使用 make