## PP4 - Gerenciamento de memória virtual

## 1.Introdução.

### 1.1 Enunciado

O desenvolvedor de um sistema operacional deseja avaliar o impacto (a) do algoritmo de substituição de páginas, (b) do tamanho da página e (c) da velocidade do disco sobre o desempenho do sistema de gerenciamento de memória virtual por paginação em um nível, que é medido como o tempo médio de acesso a um dado referenciado na memória. O sistema é composto pelas referências a páginas virtuais (que contém os dados referenciados), que são parte dos endereços virtuais gerados pelos processos em execução. O mecanismo de hardware de memória virtual deve verificar se a referência está na TLB (uma cache do mecanismo de paginação), cujo acesso leva 1ns e, se estiver, há um acerto na TLB e a página referenciada está na memória RAM. Neste caso, basta um único acesso à memória RAM (cujo acesso leva 10ns) e o dado é acessado. Se não houver acerto na TLB, o hardware deve acessar a tabela de páginas daquele processo na memória RAM. Se a tabela de páginas indicar que a página referenciada é válida, então ela está na memória RAM. Neste caso, é necessário atualizar a TLB (1ns) e fazer um novo acesso à memória RAM para acessar o dado. Porém, se a tabela de páginas do processo informar que a página não é válida, então ela deve ser buscada do disco. Neste caso, o processo deve ser bloqueado, ou seja, impedido de continuar executando, e a página faltante do disco deve ser transferida para a memória principal. O tempo de transferência é de 1us por KB transferido para discos lentos e de 500ns/KB para discos rápidos (níveis mínimo e máximo). Se houver páginas físicas (frames) livres na memória principal, então o sistema operacional escolhe uma frame livre qualquer, transfere a página do disco para aquela frame e, ao término da transferência, atualiza a tabela de páginas do processo, conclui o acesso ao dado faltante (um acesso à RAM) e desbloqueia o processo. Se a memória física tiver todos seus frames alocados, então uma página física (frame) deve ser escolhida para ser removido da memória (frame vítima), conforme um algoritmo de substituição de páginas. A política de substituição de páginas é local. Se a página física tiver sido alterada, ela primeiro deve ser transferida inteiramente para o disco antes de receber a nova página virtual. Os algoritmos de substituição de páginas a serem avaliados são o LRU (Least Recently Used), que substitui a página referenciada a mais tempo no passado e o LFU (Least Frequently Used), que substitui a página menos frequentemente usada. A memória física possui 256KB. As páginas podem variar de 4KB a 16KB (níveis mínimo e máximo). Há 2 processos executando. Cada processo em execução (não bloqueado) gera uma referência à memória apenas após sua última referência ter sido atendida, após um atraso que foi medido muitas vezes (em ns) que está no arquivo "tempo\_entre\_referencias\_memoria\_ns.txt". 98% das referência a páginas virtuais são para a última página virtual referenciada pelo processo, e o restante para uma página virtual aleatória qualquer. A quantidade de páginas virtuais depende do tamanho da página, sendo que os endereços virtuais possuem 16 bits. Além de avaliar o impacto dos fatores citados sobre a métrica de desempenho, o desenvolvedor do sistema operacional deseja obter estatísticas sobre o tempo em que os processos ficaram bloqueados, o tempo médio de transferência de uma página e ainda sobre a taxa de ocupação da memória física. Ele também gostaria de saber se pode afirmar, com 90% de certeza, que o tempo médio que processos ficam esperando (bloqueados) pelo gerenciador de memória é diferente para cada algoritmo avaliado, e se páginas de 4KB levam a menos tempo de bloqueio dos processos que páginas de 16KB. Simule esse sistema por 1 hora, com tempo de aquecimento de 10%.

## 1.2 Objetivos (requisitos funcionais e não funcionais).

O presente trabalho tem como objetivo, desenvolver componentes necessários no simulador GenESYs, e a partir do modelo criado para o simulador arena no trabalho enunciado na seção 1.1, criar o mesmo modelo no GenESYs e obter resultados estatisticamente iguais.

### **RFs**

Os requisitos funcionais deste projeto é composto por implementações e testes de componentes que são necessários no simulador. Abaixo estão listados esses componentes

- Componente "Station"
- Componente "Seize".
- Componente "Create"
- Componente "Delay"
- Componente "Search".
- Componente "Assign".
- Componente "Decide".
- Componente "Route"
- Componente "Hold"
- Componente "Separate"
- Componente "Dispose"
- Componente "While" e "Endwhile"

### **RNFs**

Modelar no genesys modelos análogos aos que já existem no arena. Realizar simulação do modelo que foi simulado no arena, no genesys.

# 2. Planejamento do projeto.

Para alcançar os objetivos, o projeto como um todo foi dividido em etapas, cada uma dessas etapas com um escopo bem definido do que deve ser realizado. No final de um conjunto de etapas, quando cabível, foram feitos testes pequenos, apenas para validações iniciais (modelos com poucos componentes e o uso do gdb, para avaliar o comportamento desses componentes).

### 1ª Etapa: Realizar simulação no arena.

Essa etapa inicial consiste em executar o modelo existente no Arena para obter uma maior familiarização, tanto com o modelo a ser reproduzido, quando com a ferramenta de simulação.

### 2ª Etapa: Implementar componente hold e signal

Os componentes hold e signal costumam trabalhar em conjunto, portanto é plausível realizar o desenvolvimento dos dois em uma única etapa.

### 3ª Etapa: Testar os componentes create e dispose

Esses dois componentes comumente iniciam, e terminam uma simulação respectivamente, portanto para testar os demais componentes, é necessário que ambos funcionem.

### **4º Etapa:** Testar o componentes *station(enter) e route*,

Novamente, são dois componentes (3 se considerar o station como um componente também) que operam em conjunto em um modelo, portanto faz sentido realizar os testes deles juntos.

### 5ª Etapa: Implementar componentes While e Endwhile

Esses componentes são dois componentes que operam em conjunto, portanto é necessário que o desenvolvimento deles seja feito em conjunto.

### 6ª Etapa: testar componente decide ,assign, seize e delay

Esses componentes foram os que sobraram, portanto nessa etapa, como o projeto já está mais avançado, faz sentido testar todos eles de uma vez, e já dar início à integração com o modelo final.

### **Etapa Final:** Integrar componentes e corrigi-los se necessários.

Essa etapa será a etapa final, nessa etapa os componentes irão compor o modelo final e este será executado no genesys, caso necessário, nessa etapa serão feitas as correções necessárias

# 3. Desenvolvimentos

## 3.1 Hold e Signal

O desenvolvimento do hold e do signal foi feito em conjunto, no modelo, os holds existentes utilizam do signal para saber quando liberar as entidades.

Basicamente o que o hold faz é, quando o tipo dele é esperar por um sinal, ele guarda a entidade que está nele em uma fila.

```
else if (_type == Type::WaitForSignal) {
    Waiting* waiting = new Waiting(entity, this, _model->getSimulation()->getSimulatedTime());
    this->_queue->insertElement(waiting);
}
```

Essa entidade só será liberada quando uma entidade passar por um signal, e esse signal fará uma busca por holds que estão esperando por ele e chamará no hold uma função para liberar "limit" entidades da fila

```
template<typename Base, typename T>
inline bool instanceof(const T*) {
    return std::is_base_of<Base, T>::value;
}

void Signal::_execute(Entity* entity) {
    std::list<ModelComponent*>::iterator it = _model->getComponentManager()->begin();
    for (; it != _model->getComponentManager()->end(); it++) {
        auto component = *it;
        if (instanceof<Hold>(*it)) {
            Hold* h = ((Hold*)(*it));
            if (h->getWaitForValueExpr() == signalName) {
                  h->release_signal(limit);
            }
        }
    }
}
```

### 3.2. While e Endwhile

O funcionamento do while com o endwhile é o seguinte:

- uma vez que a entidade entra no while, uma condição é testada
  - Caso essa condição seja verdadeira, a entidade passa para o próximo componente (ligado ao while).
  - Se essa condição for falsa, a entidade é enviada diretamente para o componente que ao qual o endwhile está conectado.
- E toda vez que uma entidade entra em um endwhile, ela é enviada para o while associado a esse endwhile.

As imagens a seguir mostram esse comportamento implementado nos dois componentes.

```
void While::_execute(Entity* entity) {
    auto value = _model->parseExpression(_condition);
    if (value) {
        _model->sendEntityToComponent(entity, this->getNextComponents()->front(), 0.0);
    } else {
        _model->sendEntityToComponent(entity, _after_endwhile, 0.0);
    }
}

void Endwhile::_execute(Entity* entity) {
    _model->sendEntityToComponent(entity, _attached_while, 0.0);
}
```

## 3.3 Alterações no Assign

No assign, foram feitas alterações para permitir que sejam atribuídos valores a variáveis de duas dimensões, e para que a entidade que esteja passando pelo assign troque de tipo.

```
/* IODO: +- an enun is not a good idea. Should b
enum class DestinationType : int {
    Attribute=0, Variable=1, Entity=2
};

Assignment(DestinationType destinationType, std::string destination, std::string expression, std::string row, std::string cthis->_destinationType = destinationType;
this->_destination = destination;
this->_expression = expression;
this->_row = row;
this->_column = column;
};
```

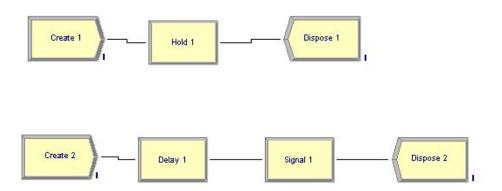
Foi criado esse novo construtor de assignment para passar os parâmetros de linha e coluna da variável de duas dimensões.

```
if (let->getDestinationType() == DestinationType::Variable) {
   Variable* myvar = (Variable*) this->_model->getElementManager()->getElement(Util::TypeOf<Variable>(), let->getDestinati
   if (let->getRow() != "" && let->getColumn() != "") {
      std::string index = std::to_string(_model->parseExpression(let->getRow())) + std::to_string(_model->parseExpression
      value = myvar->getValue(index);
      myvar->setValue(index, value);
   } else {
      myvar->setValue(value);
}
```

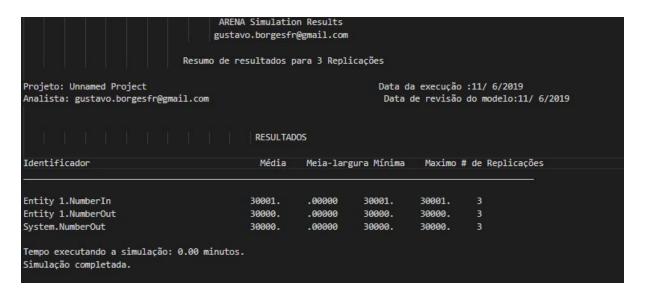
## 4.Testes

Como já dito na seção 2, foram realizados alguns testes para uma validação inicial dos componentes implementados. Esses testes são descritos a seguir.

O primeiro teste consiste de um modelo simples, composto de delay, hold e signal, creates e disposes.



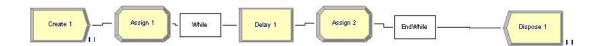
Esse teste, no arena, apresentou os seguintes resultados:



E já no GenESYs os resultados foram os seguintes:

```
in of Report for Simulation (based on 3 replications)
statistis for Create:
Create_1:
                                                                       min max average variance
9600.000000 9600.000000 9600.000000 0.000000
                                                                                                                                              varCoef
0.000000
                                                                                                                                                            confInterv confLevel
0.000000 0.950000
                                                                                                                                              varCoef
0.000000
                                                                                                                                                            confInterv confLevel
0.000000 0.950000
                                                                       min max average variance 2401.000000 2401.000000 2401.000000 0.000000
                                                                                                                                stddev
0.000000
      confInterv confLevel
0.000000 0.950000
                                                                                                                                stddev
0.000000
                                                                                                                                              varCoef
0.000000
   stddev
0.000000
0.000000
                                                                                                                                                            confInterv
0.000000
0.000000
                                                                                                                                                                          confLevel
0.950000
0.950000
                                                                                                   average
0.000000
0.006944
                                                                                                                 variance
0.000000
0.000000
min max average
4800.500000 4800.500000 4800.500000
0.000000 0.000000 0.000000
```

Outro teste feito foi um teste com whiles assigns e delays, além do create e dispose.

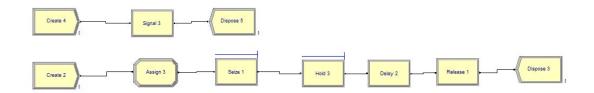


Este teste, por sua vez, no Arena apresentou os seguintes resultados:

```
RESULTADOS
Identificador
                                                                    Meia-largura Minima
                                                         Média
                                                                                                Maximo # de Replicações
Entity 1.NumberIn
Entity 1.NumberOut
System.NumberOut
                                                      61.000
                                                                    .00000
                                                                                 61.000
                                                                                               61.000
                                                                                                             3
                                                      60.000
                                                                     .00000
                                                                                 60.000
                                                                                               60.000
                                                      60.000
                                                                    .00000
                                                                                 60.000
                                                                                               60.000
```

### E no GenESYs os resultados:

O último teste feito foi com Creates, hold e signal, seize, delay, release e disposes.



### Resultados no Arena:

```
kesumo de resultados para 3 kepilcações
Projeto: Unnamed Project
                                                                             Data da execução :11/ 3/2019
Analista: gustavo.borgesfr@gmail.com
                                                                              Data de revisão do modelo:11/ 3/2019
                                                  RESULTADOS
Identificador
                                                   Média
                                                             Meia-largura Minima
                                                                                      Maximo # de Replicações
Entity 1.NumberIn
Entity 1.NumberOut
                                                 201.00
                                                              .00000
                                                                          201.00
                                                                                      201.00
                                                 121.00
                                                             .00000
                                                                          121.00
                                                                                      121.00
recurso de teste.NumberSeized
recurso de teste.ScheduledUtilization
                                                 41.000
                                                              .00000
                                                                          41.000
                                                                                      41.000
                                                              .00000
                                                                          1.0000
                                                 1.0000
                                                                                      1.0000
System.NumberOut
                                                 121.00
                                                              .00000
                                                                          121.00
                                                                                      121.00
```

## Genesys:

Create 1:									
I name	elems	min	max	average	variance	stddev	varCoef	confInterv	confle
Count number in		48.000000	48.000000	48.000000	0.000000	0.000000	0.000000	0.000000	0.9506
i I name	elems	min	max	average	variance	stddev	varCoef	confinterv	confle
Count number in	3	33.000000	33.000000	33.000000	0.000000	0.000000	0.000000	0.000000	0.9500
Statistis for Dispose:									
Dispose 1:									
name	elems	min	max	average	variance	stddev	varCoef	confInterv	confle
Dispose 1.Count_number_out		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
name	elems	min	max	average	variance	stddev	varCoef	confInterv	confLe
Dispose 2.Count number out		0.000000	8.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
Statistis for EntityType:									
Entity:									
name	elems	min	max	average	variance	stddev	varCoef	confinterv	confLe
Entity.Total Time		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
Delay 1.Waiting Time		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
Statistis for Queue:									
Queue HOLD 1:									
name	elems	min	max	average	variance	stddev	varCoef	confInterv	confLe
Queue HOLD 1.Number In Queue		1.000000	1.000000	1.000000	0.000000	0.000000	0.000000	0.000000	0.9500
Queue HOLD 1.Time In Queue		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
name	elems	min	max	average	variance	stddev	varCoef	confInterv	confle
Queue SEIZE 1.Number In Queue		24.000000	24.000000	24.000000	0.000000	0.000000	0.000000	0.000000	0.9500
Queue_SEIZE_1.Time_In_Queue Statistis for Resource:		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
test res:									
name	elems	min	max	average	variance	stddev	varCoef	confinterv	confLe
test_res.Time_Seized		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500
test_res.Seizes		1.000000	1.000000	1.000000	0.000000	0.000000	0.000000	0.000000	0.950
test res.Releases		0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.9500

# 5. Resultados finais

Depois de tudo isso então, foi feita a integração final dos componentes no modelo do GenESYs. Esse modelo também foi executado no Arena, e abaixo estão os resultados das execuções para os dois simuladores.

### Resultados GenESYs

Begi	in c	of Report for Simulation (based on 30 repl	ications)								
1 5	tat	istis for Create:									
1 1	0	reate_1:									
1 1		name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1 1		Count number in	30	126.000000	126.000000	126.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 5	tat	istis for Dispose:									
1 1		pispose_1:									
1 1	ĺ	name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
	ı	Dispose_1.Count_number_out	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
5	stat	istis for EntityType:									
1	1	mit:									
1	Ü	name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1	ı	Delay_1.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1		Delay_2.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1		Delay_3.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
		Delay_4.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	ı	Init.Total_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	ı	Delay_5.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	ı	Delay_6.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
11	ı	Delay_7.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
11	ı	Transfer Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
	ı	Time in Stations	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000

1		Memory Ac	cess:									
1	1	name		elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1	1	Delay_	1.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	2.Waiting_Time	30	0.000000	0.000000	0.000000	-0.000000	-nan	-nan	-nan	0.950000
1	1	Delay_	3.Waiting_Time	30	0.000000	0.000000	0.000000	-0.000000	-nan	-nan	-nan	0.950000
1	1	Delay_	4.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Memory	Access.Total_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	5.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	6.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	7.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Transf	er Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Time i	n Stations	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1		Process:										
1	1	name		elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1	1	Delay_	1.Waiting_Time	30	0.000000	0.000000	0.000000	-0.000000	-nan	-nan	-nan	0.950000
1	1	Delay_	2.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	3.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	4.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Proces	s.Total_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	5.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	6.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Delay_	7.Waiting_Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Transf	er Time	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	Time i	n Stations	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	sta	tistis fo	r Queue:									
1		HoldProce	ssMUQueue:									
1	1	name		elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1	1	HoldPr	ocessMMUQueue.Number_In_Queue	30	31.500000	31.500000	31.500000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	HoldPr	ocessMMUQueue.Time_In_Queue	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1		HoldSuspe	ndedQueue:									
1	1	name		elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1	1	HoldSu	spendedQueue.Number_In_Queue	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	HoldSu	spendedQueue.Time_In_Queue	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1	1	SeizeMMUQ	ueue:									
1	1	name		elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1	1	SeizeM	MUQueue.Number_In_Queue	30	10.921053	10.921053	10.921053	-0.000000	-nan	-nan	-nan	0.950000
1		SeizeM	MUQueue.Time In Queue	30	0.000000	0.000000	0.000000	-0.000000	-nan	-nan	-nan	0.950000

1 5	Stat	istis for Resource:									
1 1	M	NU:									
1 1		name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1 1	1	MMU.Time_Seized	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	1	MMU.Seizes	30	62.000000	62.000000	62.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	1	MMU.Releases	30	62.000000	62.000000	62.000000	0.000000	0.000000	0.000000	0.000000	0.950000
5	Stat	istis for Station:									
1	P	rocLoop:									
1 1		name	elems	min	max	average	variance	stddev	varCoef	confinterv	confLevel
1 1	1	ProcLoop.Number_In_Station	30	63.500000	3717,500000	1890.500000	1189377.000	001090.585622	0.576877	390.261053	0.950000
1 1	1	ProcLoop.Time_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	5	tartMemAccessStation:									
1 1		name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1 1	1	StartMemAccessStation.Number_In_Station	30	31.500000	1829.500000	930.500000	287979.6666	66536.637370	0.576719	192.033217	0.950000
1 1	1	StartMemAccessStation.Time_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	5	tation_3:									
1 1		name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1 1	1	Station_3.Number_In_Station	30	31.500000	1829.500000	930.500000	287979.6666	66536.637370	0.576719	192.033217	0.950000
1 1		Station_3.Time_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	5	tation_4:									
1 1	1	name	elems	min	max	average	variance	stddev	varCoef	confinterv	conflevel
1 1		Station_4.Number_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1		Station_4.Time_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	5	tation_5:									
1 1		name	elems	min	max	average	variance	stddev	varCoef	confinterv	confLevel
1 1	i i	Station_5.Number_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000
1 1	1	Station_5.Time_In_Station	30	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.000000	0.950000

### Resultados do Arena:

### RESULTADOS

Identificador	Média	Meia-largu	ra Mínima	Maximo #	le Replicações	
MemoryUsage	100.00	.00000	100.00	100.00	30	
BlockedTime	4.3989E-06	2.0655E-09	4.3883E-06	4.4090E-06	30	
AccessTime	5.4186E-08	8.8103E-11	5.3598E-08	5.4740E-08	30	
Process.NumberIn	4.6128E+06	7510.6	4.5660E+06	4.6634E+06	30	
Process.NumberOut	4.6128E+06	7510.6	4.5660E+06	4.6634E+06	30	
Init.NumberIn	2.0000	.00000	2.0000	2.0000	30	
Init.NumberOut	2.0000	.00000	2.0000	2.0000	30	
MemoryAccess.NumberIn	4.6128E+06	7510.6	4.5660E+06	4.6634E+06	30	
MemoryAccess.NumberOut	4.6128E+06	7510.6	4.5660E+06	4.6634E+06	30	
MMU.NumberSeized	4.6128E+06	7510.6	4.5660E+06	4.6634E+06	30	
MMU.ScheduledUtilization	.99978	3.9289E-07	.99978	.99979	30	
System.NumberOut	4.6128E+06	7510.6	4.5660E+06	4.6634E+06	30	

Tempo executando a simulação: 23.40 minutos. Simulação completada.

# 6.Conclusões

Os objetivos não foram atingidos, os resultados do modelo implementado no GenESYs não são estatisticamente iguais aos do mesmo modelo no Arena, ficaram faltando algumas coisas a serem corrigidas, como algumas expressões no modelo do GenESYs, e também a correção do componente Search. Os componentes implementados provavelmente não estão 100% mas acredito que estejam em um bom estado.