Universidad Tecnológica Nacional Facultad Regional Córdoba



Proyecto Final de Software en Tiempo Real

Sistema con sensor controlador por una línea serial

Alumno: Luis Alberto Guanuco Docentes: Ing. Carlos Centeno Ing. Luis Toledo

Índice general

1.	Introducción	1
2.	Especificaciones del diseño 2.1. Hardware	2 2 2
3.	Implementación del circuito electrónico 3.1. Circuito del sensor 3.1.1. Oscilador Schmitt-Trigger 3.1.2. Funcionamiento básico 3.2. Circuito del dsPIC®	3 3 5 8
4.	μ C/OS-II TM en el dsPIC [®] 4.1. Tareas del RTOS	12 14 17 20 21 22
5.	 μC/OS-II™en la PC 5.1. Tarea de comunicación serial	24 27 29
6.	Ensayos	31
A.	Repositorio del proyecto	34
В.	Códigos del proyecto	35

Índice de figuras

2.1.	Esquema general de la implementación	2
3.1.	Circuito con Schmitt-Trigger	4
3.2.	Curva V_{CC} vs. k	4
3.3.	Proceso de conversión de variables en el sistema de censado	5
3.4.	Implementación del circuito electrónico	6
3.5.	Diagramas temporales de los ciclos de Espera y Adquisición	7
3.6.	Esquemático del circuito del microcontrolador, solo los bloques funda-	
	mentales	10
4.1.	Estados de las tareas en el μ C/OS-II TM	13
	Diagrama de flujo del Módulo DIO.	17
	Canales de entradas discretas del Módulo DIO	18
4.4.	Canales de salidas discretas del Módulo DIO	18
4.5.	Funcionamiento de los <i>MailBoxes</i>	22
5.1.	Entorno gráfico del <i>software</i> TurboC	24
	Captura de la pantalla del proyecto en funcionamiento	27
	Diagrama en bloque del Módulo COMM_PC	28
6.1.	Muestra 1	32
	Muestra 2	32
	Muestra 3	33

Índice de cuadros

3.1.	Rango de variación del LDR.	5
3.2.	Rango de frecuencias de salida en función de la red RC	6
6.1.	Captura de datos del sistema de sensor a diferentes niveles de intensidad de luz.	31

Resumen

El presente trabajo se enfocada en la implementación de un sistema de comunicación sobre una red serial donde se encuentran conectados un sensor, un sistema electrónico con un microcontrolador y por último se conecta una computadora personal (PC). Los sistemas electrónicos basados en un procesador poseen un Sistema Operativo en Tiempo Real, RTOS por sus siglas en inglés (*Real-Time Operating Systems*). El sensor presenta una particularidad, y es que tanto la alimentación del transductor como el canal de datos es el mismo. Los parámetros principales en el diseño son definidos por el circuito del sensor.

Introducción

La posibilidad de reducir el costo en cualquier sistema electrónico es uno de los grandes retos con el que se presenta el desarrollador electrónico. Si bien hay un gran avance en los procesos de fabricación de circuitos integrados, existen dos inconvenientes para hacerse de dicha tecnología. El primero es el *acceso* a los nuevos dispositivos electrónicos que se encuentran en el mercado. El segundo inconveniente que se podría enumerar, muy relacionado al primero, es el *costo* que tienen estos nuevos dispositivos. Obviamente que estos inconvenientes planteados son desde un perfil estudiantil. Seguramente en desarrollos industriales los factores de disponibilidad y costo son evaluados en función de las prestaciones que ofrece el dispositivo en cuestión. Pero como nuestro trabajo se encuentra orientado a un ámbito académico se priorizará el diseño que requiera mayor tiempo de investigación y desarrollo para obtener un sistema que cumpla con nuestros requerimientos a un costo reducido y que pueda ser reproducible fácilmente.

El procesamiento de datos se realizará sobre un dispositivo microcontrolador dsPIC[®] fabricado por Microchip Inc.. En este μ C se encuentra embebido un RTOS donde se implementan varias tareas para el sistema operativo (OS). Debido a la complejidad del desarrollo, a nivel de *software*, no se presentan problemas en los tiempos de procesamiento del OS. Como se dijo en el Resumen del informe, las principales especificaciones son propias del sistema transductor (sensor).

La información relevada por el sistema embebido es transmitida a una PC, quién presentará la información obtenida del sensor. Siguiendo la línea del uso sistemas operativos en tiempo real, se implementa nuevamente un RTOS. Al igual que en el caso del dsPIC®, aquí se adaptan la capa más baja del código máquina para compilar el sistema operativo con la arquitectura a utilizar. La mayoría de la información necesaria para esta *adaptación* se encuentra disponible por el desarrollador del RTOS (Micri μ m Inc.).

Especificaciones del diseño

Las especificaciones del desarrollo se las puede dividir en dos grupos. Por un lado especificaciones de Hardware, aquí se encuentra tanto el circuito del sensor como así también la plataforma de procesamiento y los recursos disponibles. Por otro lado se especifica el Software que se debe implementar, el sistema operativo en tiempo real μ C/OS-IITM. Ya familiarizado por el desarrollador del proyecto por ser el OS utilizado en la Cátedra de Software en Tiempo Real dictado como materia electiva en la Carrera Ingeniería Electrónica de la Universidad Tecnológica Nacional – Facultad Regional Córdoba.

2.1. Hardware

El esquema general del *hardware* se puede ver en la Fig. 2.1. Aquí se especifica el flujo de dato entre los diferentes bloques. Sobre las líneas de comunicación se tiene comentado que información dispone físicamente cada conexión. En la conexión entre el sensor y el dsPIC[®] se no solo se comparte información (datos) sino también se transmite energía para el circuito transductor. Entre el dsPIC[®] y la PC se implementa una comunicación RS-232.

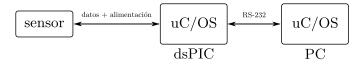


Figura 2.1: Esquema general de la implementación.

2.2. Software

Como se mencionó anteriormente, tanto en el dsPIC® como en el PC se implementan el sistema operativo μ C/OS-IITM. Si bien las especificaciones a nivel *hardware* no demanden el uso de un RTOS, ya que los requerimientos en la respuesta del procesamiento no son críticas, se hará uso de estos sistemas operativos como una aplicación de las características mas destacadas con la que cuentan los RTOS (μ C/OS-IITMen nuestro caso). En las secciones siguientes se describirá con mayor detalle tanto el *hardware* como el *software*.

Implementación del circuito electrónico

A nivel electrónico, el desarrollo se divide en dos diseños. El primero es el circuito de sensor y el segundo es el sistema embebido con el dsPIC® como dispositivo principal.

3.1. Circuito del sensor

La base del circuito transductor es un oscilador forma por un inversor digital (IC) y una red RC que determina la frecuencia de oscilación del oscilador. Para mantener más estable la frecuencia del oscilador se utiliza un inversor *Schmitt-Trigger*. Esto último se debe a que el sistema sensor presentará algunas perturbaciones en el nivel de la tensión de alimentación, causa que se abordará más adelante en esta sección. La transducción del fenómeno físico que se quiere adquirir se producirá afectado la red RC, es decir la frecuencia del oscilador. Por la disponibilidad de transductores discretos, se opta por usar un sensor fotoeléctrico ó LDR (por sus siglas en inglés *Light Dependant Resistor*).

3.1.1. Oscilador Schmitt-Trigger

El oscilador basado con un inversor es un circuito muy sencillo que demanda el uso de una red formada por un resistor y un capacitor, ilustrado en la Figura 3.1a. El inversor utilizado en este caso es el MM74HCT14¹, el cual dispone de ocho inversores con *Schmitt-Trigger*. El concepto sobre de *Schmitt-Trigger* fue inventado por el científico estadounidense *Otto H. Schmitt* en el año 1934. Se lo llama *Trigger* pues la salida del circuito retiene su estado hasta que la entrada presenta un valor suficiente para disparar (en inglés *trigger*) en cambio de estado. En la Figura 3.1b se observa los niveles umbrales de tensión (*threshold*) que presenta este tipo de inversor. El comportamiento dinámico de ambos niveles umbrales se lo puede graficar como un ciclo de histéresis (Figura 3.1c), este comportamiento permite decir el *Schmitt-Trigger* posee *memoria* y puede actuar como un circuito biestable (latch o flip-flop). Aunque su principal uso es el acondicionamiento de señales digitales, permitiendo remover el ruido en la señal.

¹Se puede utilizar cualquier otro integrado con inversores pero debe contar con la tecnología *Schmitt-Trigger*.

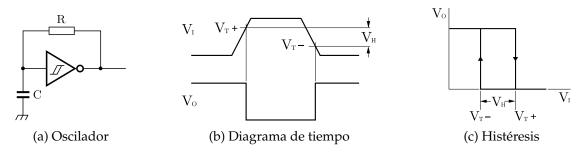


Figura 3.1: Circuito con Schmitt-Trigger.

La frecuencia de oscilación del circuito implementado en la Figura 3.1a es determinado por el valor de los componentes pasivos (RC), el nivel de la tensión de alimentación V_{CC} , y los niveles umbrales V_{T+} y V_{T-} . La ecuación (3.1) se obtuvo desde una nota de aplicación del integrado a utilizar.

$$f \approx \frac{1}{RC \ln \left[\frac{V_{T+}(V_{CC} - V_{T-})}{V_{T-}(V_{CC} - V_{T+})} \right]}$$

$$f \approx \frac{1}{RCk}$$
(3.1)

La ecuación (3.1) demuestra que puede considerarse como una constante k la operación logarítmica para facilitar la estimación de la frecuencia a la que oscila el circuito con el inversor. Se podría representar el comportamiento del valor constante k como una curva donde se considerará variaciones en el valor de la tensión de alimentación V_{CC} . La Figura 3.2 demuestra que es posible mantener estable la frecuencia aun con variaciones significativas en la tensión de alimentación. Más adelante se especificará como influye esto en nuestro caso, sobre todo por la particularidad de que nuestro sistema será sometido a perturbaciones intencionales en el nivel de alimentación.

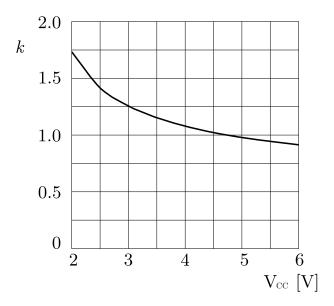


Figura 3.2: Curva V_{CC} vs. k.

3.1.2. Funcionamiento básico

En la sección anterior se describe el funcionamiento del oscilador basado en un circuito con un inversor. En este circuito la frecuencia de oscilación, ecuación (3.1), es inversamente proporcional al producto RCk. Aquí vamos a considerar que tanto C como k son constantes, el parámetro que determinará la frecuencia es el valor de R. El resistor R es en nuestro caso el transductor LDR. Este transductor varía su parámetro de resistividad en función de la cantidad de luz que incida sobre él. Un esquema del proceso de conversión de variables se puede ver en la Figura 3.3.

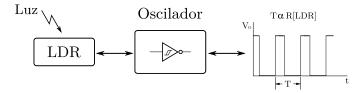


Figura 3.3: Proceso de conversión de variables en el sistema de censado.

En función a lo anteriormente dicho, se debe adquirir y procesar una onda oscilante donde la información se encuentra en el frecuencia que dicha señal posee. Además se especifica que *no se considerarán variaciones bruscas* en la intensidad de la luz recibida por el LDR. Para determinar los rangos máximos y mínimos en la variación de la resistividad del LDR se realizaron algunas mediciones que se pueden ver en la Tabla 3.1.

Condición de Luz	Valor de resistividad
Oscuridad	180 KΩ
Claridad	1 ΚΩ

Tabla 3.1: Rango de variación del LDR.

Con la información del rengo resistivo del LDR se puede definir el rango de frecuencias de la señal que se obtendrá del sensor oscilador. Otra especificación a tener en cuenta es la frecuencia de muestreo que dispone el bloque siguiente al sensor, el microcontrolador dsPIC[®]. Aquí se tiene que el tiempo de muestreo es de 100 μ S.. Según el teorema del muestreo de Nyquist-Shannon, se podría definir un límite en la frecuencia máxima posible a ser adquirida. El enunciado de este teorema dice,

$$F_S > 2F_{M\acute{A}X}$$
, donde $F_{M\acute{A}X}$ es la frecuencia máxima de la señal. (3.2)

en función a esta definición, se puede encontrar cual será la frecuencia máxima que se detectará correctamente si la frecuencia de muestreo es de 100 μ S. Es decir,

sí
$$F_S > 2F_{M\acute{A}X}$$
 entonces $F_{M\acute{A}X} < \frac{F_S}{2}$
$$F_{M\acute{A}X} < \frac{1}{2T_S} \qquad (3.3)$$

$$F_{M\acute{A}X} < \frac{1}{2100\mu S} = 5KHz$$

Una vez obtenida la máxima frecuencia que se puede reconocer por parte del sensor, conjuntamente con los valores de resistividad (Tabla 3.1), se realizan ensayos para

determinar el valor que debe tener el capacitor de la red *RC* del oscilador². En la Tabla 3.2 se muestran dos configuraciones diferentes para distintos valores de capacitancia (10 nF y 100 nF).

Capacitor	Rango del LDR $[\Omega]$	Frecuencia del osc.
10 nF	1 ΚΩ	100 KHz
	180 ΚΩ	555 Hz
100 nF	1 ΚΩ	10 KHz
100 115	180 ΚΩ	55 Hz

Tabla 3.2: Rango de frecuencias de salida en función de la red RC.

En función a la Tabla 3.2 se puede decir que el valor de capacidad más apropiado es 100~nF. Pues con este valor se tiene un rango de frecuencia aceptable para la frecuencia de muestreo de $100~\mu s$.

Una características importante del circuito planteado en este trabajo es la posibilidad de reutilizar la línea de comunicación como canal de alimentación. El circuito a utilizar se presenta en la Fig. 3.4. En el esquema de conexión se destacan dos componentes que son responsables de mantener el nivel de tensión de alimentación, el capacitor electrolítico C1 y el diodo D1. El capacitor electrolítico almacenará carga recibida de la línea serial, direccionada por D1. En el momento que la línea baje su nivel de tensión, el capacitor proporcionará la corriente al circuito inversor, obviamente que lo hará por un tiempo reducido ya que comenzará a descargarse. El resistor R2 permite aumentar la impedancia de la salida del invesor (TTL).

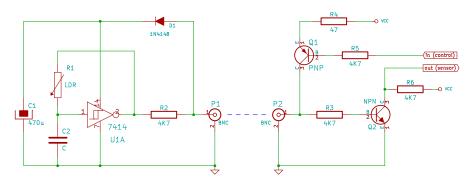


Figura 3.4: Implementación del circuito electrónico.

La línea de comunicación/alimentación conecta el circuito del sensor (del lado izquierdo de la Figura 3.4) con el circuito de control del sistema (a la derecha del la figura). El sistema de control es muy sencillo y cuenta de solo dos secuencias.

Mode de espera, este modo consiste en mantener la línea a un nivel de tensión necesario para alimentar el circuito del sensor (inversor). Para esta situación se debe enviar una señal de control a la base del transistor Q1. La señal in(control) proviene del dsPIC[®], controlador por el RTOS, que veremos en las siguientes secciones. Si la señal presenta un 0 lógico el transistor PNP se polarizará y la línea quedará conectada a la tensión V_{CC} . La señal de salida out(sensor) tendrá el mismo nivel que la línea (V_{CC}) ya que el transistor Q2 está polarizado con la señal de la línea.

 $^{{}^{2}}$ Se considera k=1

Modo adquisición, la adquisición de la señal oscilante que genera el circuito inversor es transmitida cuando la línea es liberada por el transistor *Q*1. En el momento que se presenta un 1 en la señal de control de *Q*1, éste queda abierto. Por una lado, el *Schmitt-trigger* deja de ser alimentado por la línea pero recibe carga del capacitor *C*1. Por otro lado la señal generada por le oscilador es transmitida a la línea que será amplificada por el transistor *Q*2. Si bien la señal del oscilador podría encontrarse debilita por pérdidas en la línea, el circuito de *Q*2 permite polarizar con niveles bajos de corriente el transistor NPN.

Esta secuencia debe mantener una relación entre el *ciclo de adquisición y ciclo de espera*. Por ejemplo, un ciclo de adquisición muy largo provocará una elevada reducción en la tensión de alimentación del inversor que, en este ciclo, es proporcionado por el capacitor C1. En caso contrario, un ciclo de adquisición muy corto podría no registrar el ciclo completo de oscilación del sensor. Una relación que se consideró apropiada es $^1/_{10}$, para un ciclo completo de control T el tiempo de adquisición se toma $^1/_T$ y el tiempo de espera $^9/_T$. La representación temporal de este proceso se puede ver en la Figura 3.5.

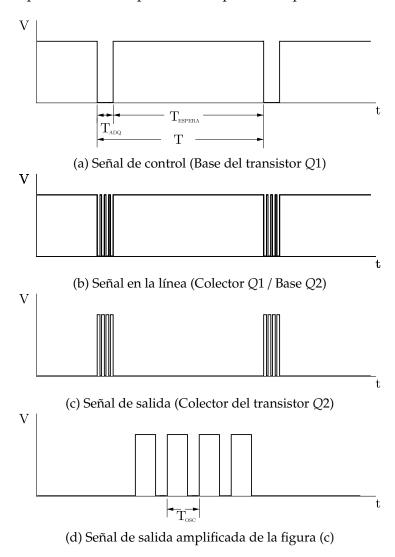


Figura 3.5: Diagramas temporales de los ciclos de Espera y Adquisición.

3.2. Circuito del dsPIC®

Para realizar el proceso de control del sistema de censado se utiliza un microcontrolador del fabricante Microchip, el DSPIC33FJ128GP804-E/PT. Este dispositivo presenta enormes prestaciones en recursos de *hardware*, aquí se presentan algunos de ellos:

Clock Management

- 2% internal oscillator
- Programmable PLL and oscillator clock sources
- Fail-Safe Clock Monitor (FSCM)
- Independent Watchdog Timer
- Low-power management modes
- Fast wake-up and start-up

Core Performace

- Up to 40 MIPS 16-bit dsPIC33F CPU
- Single-cycle MUL plus hardware divide

Communication Interfaces

- Parallel Master Port (PMP)
- Two UART modules (10 Mbps)
 - Supports LIN 2.0 protocols
 - RS-232, RS-485, and IrDA® support
- Two 4-wire SPI modules (15 Mbps)
- Enhanced CAN (ECAN) module (1 Mbaud) with 2.0B support
- I2C module (100K, 400K and 1Mbaud) with SMbus support
- Data Converter Interface (DCI) module with I2S codec support

System Peripherals

- 16-bit dual channel 100 ksps Audio DAC
- Cyclic Redundancy Check (CRC) module
- Up to five 16-bit and up to two 32-bit Timers/Counters
- Up to four Input Capture (IC) modules
- Up to four Output Compare (OC) modules
- Real-Time Clock and Calendar (RTCC) module

Advanced Analog Features

- 10/12-bit ADC with 1.1Msps/500 ksps rate:
 - Up to 13 ADC input channels and four S&H
 - Flexible/Independent trigger sources

- 150 ns Comparators:
 - Up to two Analog Comparator modules
 - 4-bit DAC with two ranges for Analog Comparators

Input/Output

- Software remappable pin functions
- 5V-tolerant pins
- Selectable open drain and internal pull-ups
- Up to 5 mA overvoltage clamp current/pin
- Multiple external interrupts

Direct Memory Access (DMA)

- 8-channel DMA with no CPU stalls or overhead
- UART, SPI, ADC, ECAN, IC, OC, INTO

Debugger Development Support

- In-circuit and in-application programming
- Two program breakpoints
- Trace and run-time watch

La placa de desarrollo de este microcontrolador es un diseño realizado por estudiantes de nuestra casa de estudios *Andrés Hoc* y *Gonzalo Vassia*³, Figura 3.6. Para la programación de este microcontrolador se utilizó el entorno de desarrollo *MPLAB*® *IDE 8.8v* y el correspondiente compilador *MPLAB C30 C Compiler 3.32v*.

Como se mencionó anteriormente, quizá la complejidad del planteo del proyecto no requiere tanta capacidad de procesamiento, como así también justifique la utilización de un sistema operativo en tiempo real a fin de lograr adquirir la información censada. Pero debido a que el presente trabajo es una implementación de los RTOS, se prioriza la posibilidad de experimentar el manejo de sistemas operativos en desarrollos electrónicos. Los recursos de hardware a utilizar son:

Puerto de Entradas y Salidas, son necesarios para el control del circuito de censado que se describió en la Sección 3.1.2.

UART, se utiliza el interfaz serial UART sobre RS-232 para comunicarse con la PC quién procesará y mostrará la información censada al usuario.

El modo en que serán utilizados y su configuración es tema del código fuente del software del proyecto. La estructura de directorio para la compilación del μ C/OS-IITMen el dsPIC[®] se puede ver en el siguiente árbol,

```
firmware_dsPIC
__stdint.h
__p33FJ128GP804.inc
```

³Los estudiantes realizaron la placa con la finalidad de disponer un diseño sencillo y flexible para múltiples propósitos.

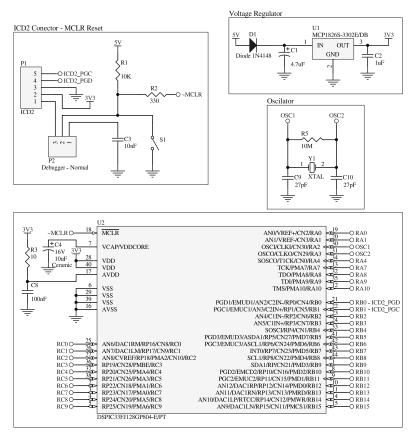


Figura 3.6: Esquemático del circuito del microcontrolador, solo los bloques fundamentales.

```
p33FJ128GP804.h
p33FJ128GP804.gld
os_cfg.h
_MeDEf.mcw
MeDEf.mcp
_isr.s
interfaz_cfg.h
_interfaz_cfg.c
iniinterfaz.c
includes.h
_globals.h
globals.c
GenericTypeDefs.h
dsPIC_delay.h
dsPIC_delay.c
dsPIC_cfg.h
dsPIC_cfg.c
dsPIC_a.s
drivers
___ UART.h
```

```
UART.c
   _DIO
    ___ SOURCE
        _DIO.C
        __DIO.H
_configobj.h
_configinterfaz.h
_configinterfaz.c
_Compiler.h
_app_hooks.c
_app_cfg.h
_app.c
_RTOS
  _ucos_ii.h
  _os_tmr.c
  _os_time.c
  _os_task.c
  __os_sem.c
  _os_q.c
  _os_mutex.c
  _os_mem.c
  _os_mbox.c
  _os_flag.c
  _os_dbg.c
  _os_cpu_util_a.s
  _os_cpu.h
  _os_cpu_c.c
  _os_cpu_a.s
  _os_core.c
   _lib_str.h
  _lib_str.c
   _lib_mem.h
   _lib_mem.c
   _lib_def.h
   _cpu.h
   _cpu_def.h
```

μ C/OS-IITMen el dsPIC[®]

 μ C/OS-IITMes el acrónimo de *Micro-Controller Operating Systems Version 2*. Este es un sistema operativo multitareas en tiempo real *pre-emptive* basado en prioridades en su funcionamiento. El código se encuentra escrito principalmente en lenguaje de programación C. Se encuentra destinado para el uso en sistemas embebidos. Sus características son:

- Es un *kernel* de tiempo real muy pequeño.
- Con un espacio en memoria de aproximadamente unos 20KB para un completo funcionamiento del kernel.
- El código fuente se encuentra escrito en su mayoría en ANSI C.
- Gran portabilidad, muy escalable, preemptive en tiempo real, determinístico, kernel multitareas.
- Puede manejar hasta 64 tareas (con 56 tareas disponibles al usuario).
- Se encuentra disponible para más de 100 microcontroladores y microcontroladores.
- Es sencillo de usar y simple de implementar a la vez que es muy eficiente a la hora de comparar con otros RTOS en relación precio/performance.
- Soporta todos los tipos de procesadores desde 8-bit a 64-bit.

En el presente documento no se describirá el funcionamiento del μ C/OS-IITM. No solo porque nuestra intensión es la implementación del mismo, sino también se dispone de una gran cantidad de documentación sobre estos RTOS. De todas formas se señalará algunas características básicas de como trabaja el μ C/OS-IITM.

El kernel del μ C/OS-IITM dispone de los recursos de hardware, sobre todo los recursos de procesamiento y el indexado de memoria. Para cada implementación del RTOS se debe adaptar tanto el compilador como los *drivers* o *ports* necesarios para facilitar el acceso a los diferentes periféricos del microcontrolador. Una vez logrado establecer estos requerimientos de *software* simplemente se agrega al μ C/OS-IITM tareas para que el RTOS las procese. Una tarea es un código de programa el cual, en principio, se puede escribir con la idea de suponer que se dispone de todo el CPU para ella misma. El

proceso de diseño para una aplicación en tiempo real implica la división del trabajo a realizar en tareas que son responsables de una parte del problema. A cada tarea se le asigna una prioridad, registros del CPU, y su propia área de stack para almacenar las variables locales que contiene cuando se está conmutando de tareas en el proceso *multitasking*. Cada tarea se encuentra en un bucle infinito (*loop*) el cual, en el tiempo de ejecución del código en el hardware, puede encontrarse en cualquier de cinco estados posibles:

DORMANT

READY

RUNNING

WAITING

INTERRUPTED

El estado DORMANT corresponde a una tarea que reside en memoria pero no ha sido habilitada a ingresar al multitasking. Una tarea está READY cuando puede ejecutarse pero su prioridad es menor que la tarea que se encuentra actualmente corriendo. Una tarea esta en RUNNING cuando tiene el control del CPU. Una tarea está en WAITING cuando requiere que ocurra un evento (por ejemplo; esperando que a una operación de un periférico se complete). Finalmente, una tarea está en el estado INTERRUPTED cuando una interrupción ocurrió y el CPU se encuentra atendiendo este llamado. La Figura 4.1 se muestran los estados anteriormente nombrados y además se puede ver las funciones provistas por el $\mu C/OS-II^{TM}$ para realizar la conmutación entre un estado a otro.

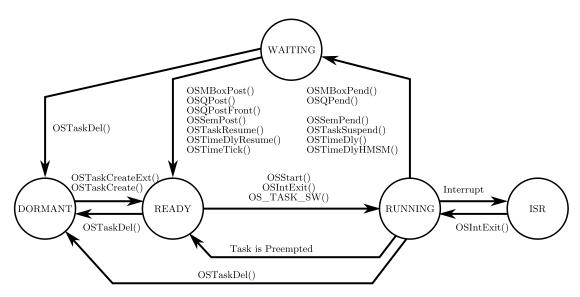


Figura 4.1: Estados de las tareas en el μ C/OS-IITM.

4.1. Tareas del RTOS

Antes de comenzar a escribir el código de las *tareas* se define los procesos requeridos. A continuación se lista las tareas necesarias para el proyecto

- Generación de la señal de control para el sistema del sensor (Sección 3.1.2).
- Procesamiento de los datos recibidos por el sensor.
- Comunicación serial con la PC (envío de datos adquiridos).

Obviamente que se requerirá de otras tareas pero son requerimientos del μ C/OS-IITMy son comunes en cualquier proyecto de este tipo. La función principal del proyecto main() contiene el llamado a todas las funciones de inicialización y configuración del microcontrolador, Código 4.1. Luego del llamado a la función OSInit() se debe crear todas las tareas del RTOS previo a que el sistema operativo entre en un estado de funcionamiento a través del llamado a OSStart(). Como convención se creará una tarea TareaInicio() que será donde se lancen la creación de todas las tareas. También se puede ver que se hace el llamado a las funciones DIOInit() que inicializa el módulo DIO que será descrito en la Sección 4.2.

Código 4.1: Función principal del proyecto, main() CPU_INT16S main (void) CPU_INT08U err; BSP_IntDisAll(); /* Disable all interrupts until we are ready to accept them */ RCON = 0; OSInit(); /* Initialize ''uC/OS-II, The Real-Time Kernel' '*/ DIOInit(); OSTaskCreateExt(TareaInicio, (void *)0, (OS_STK *)&tareaInicioStk[0], TAREA_INICIO_PRIO, TAREA_INICIO_PRIO, (OS_STK *)&tareaInicioStk[TAREA_INICIO_STK_SIZE-1], TAREA_INICIO_STK_SIZE, (void *)0, OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR); #if OS_TASK_NAME_SIZE > 11 OSTaskNameSet(TAREA_INICIO_PRIO, (CPU_INT08U *)''Start Task'', &err); #endif OSStart(); /* Start multitasking (i.e. give control to uC/OS-II) */ return (-1); /* Return an error - This line of code is unreachable */

La *TareaInicio()* realiza el llamado a la función *AppTaskCreate()* que será la encargada de crear todas las tareas del proyecto. Además en esta primera tarea se crea e inicializa

el *MailBox* que será utilizado para la comunicación interna entre tareas ofrecido por el *kernel*, pero esto se verá más adelante en la Sección 4.4.

Código 4.2: Función de la primer tarea creada, *TareaInicio()*

```
static void TareaInicio (void *p_arg)
  CPU_INT08U i;
  CPU_INTO8U j;
  (void)p_arg;
  BSP_Init(); /* Initialize BSP functions */
  #if OS_TASK_STAT_EN > 0
  OSStatInit(); /* Determine CPU capacity */
  #endif
  AppTaskCreate(); /* Create additional user tasks */
  /*Se crea un MailBox para indicar cuando hay un nuevo periodo de
     velocidad */
  mBoxPromData= OSMboxCreate((void *) NULL);
  mBoxPromData->OSEventPtr = 0;
  while (DEF_TRUE)
  { /* Task body, always written as an infinite loop. */
    OSTimeDly(100);
  }
}
```

La creación de las tareas se pueden ver en el código 4.3. Esta función solo realiza el llamado a la función OSCreateExt() que permite crear tareas y que sea procesada por el $\mu\text{C/OS-II}^{\text{\tiny TM}}$. Los argumentos que se debe proporcionar para cada llamado son

task: es un puntero a la función de la tarea.

p_arg: es un puntero opcional a una área de datos el cual pueda ser usado para pasar parámetros a la tarea cuando es ejecutado por primera vez.

ptos: es un puntero al extremo superior del *stack*. (Debe revisarse la constate de configuración *OS_STK_GROWTH*.

prio: es la prioridad de la tarea. Un único número debe ser asignado para cada tarea.

id: es el identificador de la tarea $(0 \cdots 65535)$.

pbos: es un puntero al extremo inferior del *stack*. (Debe revisarse la constate de configuración *OS_STK_GROWTH*.

stk_size: es el tamaño del *stack* en número de elementos.

pext: es el puntero a una posición de memoria suministrada por el usuario para ser usada como una extensión *TCB* (*Task Control Block*).

opt: contiene información adicional (u opcional) sobre el comportamiento de la tarea.

- OS_TASK_OPT_STK_CHK, chequeo del *stack* está permitido por la tarea.
- OS_TASK_OPT_STK_CLR, limpiar el *stack* cuando la tarea es creada.
- OS_TASK_OPT_SAVE_FP, si el CPU tiene registros de punto-flotante, guardarlos durante un intercambio de estado.

En función de los argumentos recibidos, la función OSCreateExt() devuelve,

OS_ERR_NONE: si la función ha sido creada correctamente.

OS_PRIO_EXIT: si la prioridad de la tarea ya existe.

OS_ERR_PRIO_INVALID: si la prioridad especificada es mayor que la prioridad más alta permitida.

OS_ERR_TASK_CREATE_ISR: si intenta crear una tarea desde un ISR

```
Código 4.3: Función de la tarea AppTaskCreate()
static void AppTaskCreate (void)
  CPU_INT08U err;
 OSTaskCreateExt(TareaControlSensor,
  (void *)0,
  (OS_STK *)&tareaControlSensor[0],
 TAREA_CONTROLSENSOR_PRIO,
 TAREA_CONTROLSENSOR_PRIO,
  (OS_STK *)&tareaControlSensorStk[TAREA_CONTROLSENSOR_STK_SIZE-1],
 TAREA_CONTROLSENSOR_STK_SIZE,
  OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR | OS_TASK_OPT_SAVE_FP);
 {\tt OSTaskCreateExt} ({\tt TareaPromDatos} \ ,
  (void *)0,
  (OS_STK *)&tareaPromDatos[0],
  TAREA_PROMDATOS_PRIO,
  TAREA_PROMDATOS_PRIO,
  (OS_STK *)&tareaPromDatosStk[TAREA_PROMDATOS_STK_SIZE-1],
  TAREA_PROMDATOS_STK_SIZE,
  OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR | OS_TASK_OPT_SAVE_FP);
  OSTaskCreateExt(TareaComSerial,
  (void *)0,
  (OS_STK *)&tareaComSerial[0],
  TAREA_COMSERIAL_PRIO,
 TAREA_COMSERIAL_PRIO,
  (OS_STK *)&tareaComSerialStk[TAREA_COMSERIAL_STK_SIZE-1],
 TAREA_COMSERIAL_STK_SIZE,
```

```
(void *)0,
OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR | OS_TASK_OPT_SAVE_FP);
}
```

4.2. Módulo DIO

El módulo DIO es un bloque de código que fue desarrollado por el mismo grupo que escribió el μ C/OS-IITM. Este se encuentra adaptado a la estructura de funcionamiento del RTOS. El bloque permite controlar canales de entradas y salidas digitales en forma independiente. En la Figura 4.2 se puede ve run diagrama del módulo completo. El módulo DIO consiste en una simple tarea (DIOTask()) que se ejecuta a intervalos regulares DIO_TASK_DLY_TICKS. DIOTask() puede manejar una gran cantidad de canales discretos de Entradas y Salidas (hasta 250 cada una). El módulo DIO se inicializa con la llamada a la función DIOInit(). Cada DIO_TASK_DLY_TICKS, DIOTask() llama a las funciones DIRd(), DIUpdate(), DOWr() y DOUpdate(). DITbl[] es una tabla que contiene configuración e información en tiempo real de cada canal de entrada. Las entradas son leídas y mapeadas a DITbl[i].DIIn por el controlador del hardware implementado en la función DIRd(). DIRd() es la función que interacciona con el dispositivo físico (puerto del dsPIC[®]). Además en la Figura 4.2 se puede ver que se cuentan con varias funciones que permiten abstraerse del hardware y disponer de ellos, siendo la tarea del módulo DIO la que lidie con los problemas que puedan existir en la lectura y escritura de los puertos físicos de nuestra placa.

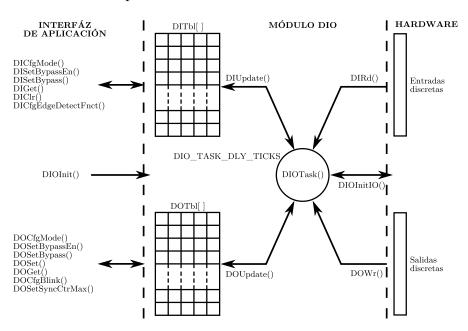


Figura 4.2: Diagrama de flujo del Módulo DIO.

El diagrama en bloque de la Figura 4.3 muestra el funcionamiento del módulo DIO para el tratado de las señales de entrada. .DIIn, .DIModeSel, .DIBypassEn y .DIVal son miembros de la estructura de datos DIO.DI que se encuentra definida en el código

fuente del módulo dio (archivo DIO.H). *DIUpdate()* es el responsable de actualizar todas los canales de entradas discretas del módulo.

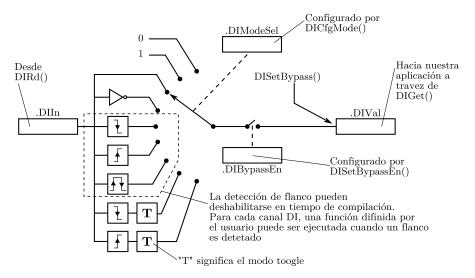


Figura 4.3: Canales de entradas discretas del Módulo DIO.

Al igual que los canales de entrada, Figura 4.2, DOTbl[] es una tabla que contiene configuración e información en tiempo real por cada canal de salidas. Las salidas discretas son mapeadas desde DOTbl[i].DOOut al puerto físico a través de la función DOWr(). La función DOWr() es el controlador o driver que interacciona con la capa física de nuestro sistema (al igual que DIRr()). En la Figura 4.4 se muestra un diagrama de como funciona el módulo DIO para las señales de salida de nuestro bloque. .DOCtrl, .DOBypassEn, .DOBypass, .DOBlinkEnSel, .DOModeSel, .DOInv y .DOOut son miembros de la estructura de datos DIO_DO definido en el archivo DIO.H. DOUpdate() es el responsable de actualizar todos los canales de salidas discretas.

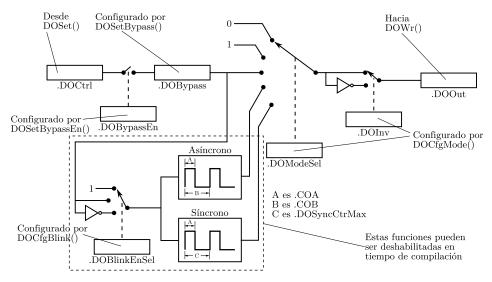


Figura 4.4: Canales de salidas discretas del Módulo DIO.

Como toda tarea que debe atender el RTOS, se debe asignar una prioridad y una latencia en ejecución. Se asigna una de las más altas prioridades al módulo pues será quién

controle el sensor. Las además tareas planteadas en la Sección 4.1 no son tan demandantes. En el caso de especificar a que frecuencia debe ejecutarse el módulo DIO, se considera el valor más alto, lo que implica que se refrescará las Entradas/Salidas lo más rápido posible. El archivo DIO. H contiene varios #define que parametrizan el comportamiento del módulo.

Código 4.4: Definiciones de parámetros de prioridad y latencia del Módulo DIO.

Como se dijo anteriormente, las funciones *DOWr()* y *DIRd()* serán quienes interactúen con el *hardware*. Originalmente el código del módulo DIO estaba escrito para acceder al puerto paralelo de una computadora de escritorio. La configuración de los puertos del microcontrolador se realiza en la función *DIOInitIO()*,

Código 4.5: Función DIOInitIO()

```
void DIOInitIO (void)
  /* Configuración de los puertos I/O */
  /* SALIDAS */
  TRISBbits.TRISB9 = 0;
  TRISBbits.TRISB8 = 0;
  TRISBbits.TRISB7 = 0;
  TRISBbits.TRISB6 = 0;
  /* ENTRADAS */
  TRISCbits.TRISC0 = 1;
  TRISCbits.TRISC1 = 1;
  TRISCbits.TRISC2 = 1;
  TRISCbits.TRISC3 = 1;
  AD1PCFGLbits.PCFG6 = 1;
                              //RC0
  AD1PCFGLbits.PCFG7 = 1;
                              //RC1
  AD1PCFGLbits.PCFG8 = 1;
                              //RC2
}
```

Una vez configurados los puertos, la función DIOInitIO() es llamada desde la función principal. La función DIRd() es modificada para asignar los puertos que serán leídos y cargados en la tabla $DITbl[\]$.

Código 4.6: Función *DIRd()*

```
void DIRd (void)
{
   DIO_DI *pdi;
   INT8U i;
   INT8U in;
   INT8U msk;

   pdi = &DITbl[0]; /* Point at beginning of discrete inputs */
   msk = 0x01; /* Set mask to extract bit 0 */
   in = 0;
   in |= PORTCbits.RC0; /* Read the physical port (8 bits) */
   in |= (PORTCbits.RC1<<1);
   in |= (PORTCbits.RC2<<2);
   in |= (PORTCbits.RC3<<3);
   for (i = 0; i < 8; i++) /* Map all 8 bits to first 8 DI channels */</pre>
```

```
{
    pdi->DIIn = (BOOLEAN)(in & msk) ? 1 : 0;
    msk <<= 1;
    pdi++;
}</pre>
```

Recordemos que el módulo DIO puede controlar hasta 256 canales de entradas y salidas. En nuestro caso no se requería de más de dos canales, uno de entrada y otro de salida. De todas formas se configuran cuatro canales I/O. Para la función que escribe el puerto de salida del microcontrolador, DOWr(), se debe asignar que puertos físicos tomarán los valores de la tabla $DOTbl[\]$. Al igual que en el caso de la lectura, aquí se utilizaron solo cuatro canales de los que dispone el módulo DIO.

Código 4.7: Función DIWr()

```
void DOWr (void)
{
  DIO_DO *pdo;
  INT8U
          i;
  INT8U
           out;
  INT8U
           msk;
  pdo = &DOTbl[0]; /* Point at first discrete output channel */
  msk = 0x01; /* First DO will be mapped to bit 0 */
  out = 0x00; /* Local 8 bit port image */
  for (i = 0; i < 8; i++) /* Map first 8 DO to 8 bit port image */
    if (pdo->D00ut == TRUE) {
      out |= msk;
    }
    msk <<= 1;
    pdo++;
  PORTBbits.RB9 = out & 0x01;
  PORTBbits.RB8 = (out>>1) & 0x01;
  PORTBbits.RB7 = (out >> 2) \& 0x01;
  PORTBbits.RB6 = (out>>3) & 0x01;
}
```

4.3. Tarea para el control del sensor

En la Sección 3.1.2 se describe el funcionamiento del sistema de censado que se implementa en el correspondiente trabajo. Las señales que controlan el proceso de adquisición de datos a través de la línea de comunicación son generados por una tarea del μ C/OS-IITM. La tarea *TareaControlSensor()* utiliza el módulo DIO para generar la señal de *control*, véase el circuito de la Figura 3.4. El tiempo de *adquisición* y el tiempo de *espera* es controlado por las funciones de tiempo del RTOS,

Código 4.8: Función de la tarea TareaControlSensor()

static void TareaControlSensor (void)

{

// Configuración de canales del módulo DIO

```
DOCfgMode(0,D0_MODE_DIRECT,0);
DICfgMode(0,DI_MODE_EDGE_HIGH_GOING);
ValChZero = 0;
CntData = 0;
DIClr(0);

while(1)
{
    DOSet(0,TRUE);
    OSTimeDlyHMSM(0,0,0,100);
    DOSet(0,FALSE);
    OSTimeDlyHMSM(0,0,1,0);

    ValChZero += DIGet(0);
    CntData++;
    DIClr(0);
}
```

La salida del microcontrolador que maneja la señal de control del sensor será el primer canal del módulo DIO (canal 0). En esta función se puede apreciar que el tiempo de *adquisición* es 100 microsegundos y el tiempo de *espera* es de 1 segundo, relación especificada en la Sección 3.1.2.

La entrada será el canal 0 y es conectada a la señal de salida del sensor (colector del transistor Q2, Fig. 3.4). Este canal se configura en el modo de detección de flanco ascendente, DICfgMode(0,DI_MODE_EDGE_HIGH_GOING). Se acumula en la variable ValChZero la cantidad de flancos recibidos desde la línea de comunicación y a la vez se acumula el número de muestras recibidas, pues se enviará un promedio del periodo calculado. Se aclara que la mayoría de las variables que se utilizan en este proyecto son variables globales. La declaración de estas variables se pueden ver al final del documento donde se proporciona todo el código fuente del proyecto.

4.4. Tarea procesamiento de datos del sensor

La tarea *TareaPromDatos()* realiza un promedio de la cantidad de pulsos recibidos. La tarea procesa la cantidad de flancos recibidos, que son acumulados en la variable *ValChZero*, y los promedia con la cantidad de veces que se realiza la captura, *CntData*. Este proceso se realiza a una frecuencia menor que la tarea *TareaControlSensor()*, cada 4 segundos.

En esta función se implementan los MailBoxes para comunicarse con la tarea que envíe los datos por el puerto serie. Los MailBoxes son recursos que ofrece el μ C/OS- Π^{TM} para intercambiar mensajes entre tareas a través del kernel. Una tarea que desee un mensaje desde un MailBox vacío es suspendida y puesta en una lista de espera hasta que el mensaje sea recibido. El kernel permite que la tarea espere por el mensaje hasta que haya transcurrido un tiempo determinado (timeout). Si el mensaje no es recibido, transcurrido el tiempo de espera, la tarea que requiere del mensaje pasará del estado Ready a Run retornará un código de error en el retorno del pedido. El mecanismo con el que funciona este servicio de mensajería del sistema operativo se puede ver en al

Figura 4.5. La función OSMboxPost() realiza la acción de **poner** el mensaje que en este caso es el valor promedio de los datos adquiridos. El primer argumento de la función OSMboxPost(), mBoxPromData, es una variable del tipo OS_EVENT que es una estructura de datos definida por el μ C/OS-IITMpara el manejo de información interna del sistema operativo.

Código 4.9: Función de la tarea TareaPromDatos()

```
static void TareaPromDatos (void)
  TRISBbits.TRISB5 = 0;
  while(1)
    if(CntData!=0)
      Prom = (float) ValChZero / (float) CntData;
      ValChZero = 0;
      CntData = 0;
    }
    else
    {
      Prom = 0;
    }
    OSMboxPost(mBoxPromData, &Prom); /* Envío msj. a tarea que transmite
        los datos (promedio de los pulsos recibidos) */
    OSTimeDlyHMSM(0,0,4,0);
  }
}
```

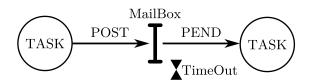


Figura 4.5: Funcionamiento de los *MailBoxes*.

4.5. Tarea de comunicación serial

La últimas de las tareas implementadas en el microcontrolador es la comunicación serial a través de la UART del dsPIC[®]. La configuración de la UART se realiza en la función *InitUART()*. La tarea *TareaComSerial()* se encuentra condicionada a la recepción del mensaje desde la tarea *TareaPromDatos()* a través del *MailBox mBoxPromData*. El tiempo de espera por el mensaje se define en *TIMEOUT_PEND_MBOX* y se encuentra en unidades ticks. Una vez que se reciba el mensaje, *OSMboxPend()* proporciona un puntero a la posición de memoria donde se encuentra el mensaje. Y sobre esta información se procesa el dato a ser enviado por el canal serial. La frecuencia con que trabaja esta tarea es de un segundo, pero como se dijo al comienzo, se encuentra condicionada por la espera del *MailBox*.

Código 4.10: Función de la tarea TareaComSerial()

```
static void TareaComSerial (void)
  uint8_t errorMboxPend;
  asm volatile (''mov #OSCCONL, w1 \n''
  "mov #0x46, w2
                       \n''
                       \n''
  "mov #0x57, w3
                       \n''
  "mov.b w2, [w1]
  "mov.b w3, [w1]
                      \n''
  ''bclr OSCCON, #6'');
  RPINR18bits.U1RXR = 22;
  RPOR11bits.RP23R = 0b00011;
  asm volatile (''mov #OSCCONL, w1 \n''
  ''mov #0x46, w2 \n''
                       \n''
  "mov #0x57, w3
  ''mov.b w2, [w1] \n''
''mov.b w3, [w1] \n''
  ''bset OSCCON, #6'');
  InitUART1();
  while(1)
  {
    PtrPromFromMBox = OSMboxPend(mBoxPromData, TIMEOUT_PEND_MBOX, &
        errorMboxPend); /* Esperamos a que llegue un nuevo promedio */
    PromFromMbox = *PtrPromFromMBox;
    \label{eq:whole} \mbox{whole=(int) PromFromMbox ; /* obtains whole part */} \\
    decimal=(int) ((PromFromMbox - (float) whole)*100.0); /* obtains
        decimal part (1 digit) */
    sprintf(array, ': %04d. %02d\n', whole, decimal); /* converts to string */
    for(iiTaskUart = 0; iiTaskUart<9 ; iiTaskUart++)</pre>
      while(U1STAbits.UTXBF != 0);
      U1TXREG = array[iiTaskUart];
    }
    OSTimeDlyHMSM(0,0,1,0);
  }
}
```

μ**C/OS-II**TMen la PC

Siguiendo la línea del uso de los sistemas operativos en tiempo real, se implementa el sistema μ C/OS-IITMen una arquitectura de PC estándar. Se utilizará un proyecto base publicado por Micri μ m Inc., creador del μ C/OS-IITM, compilado con el *software Turbo*C. Las características del proyecto serán,

- Procesar los datos recibidos a través de una comunicación serial con el RTOS que corre en el dsPIC[®].
- Manejo de funciones gráficas para la presentación de los datos en la pantalla de la PC.

Figura 5.1: Entorno gráfico del software TurboC.

La función principal main() se puede ver en el Código 5.1. Como en el caso del μ C/OS-IITMen el dsPIC[®], se debe realiza la configuración y la creación de las tareas luego del llamado a la función OSInit() y antes de que el RTOS comience a correr OSStart().

Código 5.1: Función principal del μ C/OS-IITMsobre la PC (*main*())

```
void main (void)
{
  PC_DispClrScr(DISP_FGND_WHITE); /* Clear the screen */

  OSInit(); /* Initialize uC/OS-II */

  PC_DOSSaveReturn(); /* Save environment to return to DOS */
  PC_VectSet(uCOS, OSCtxSw); /* Install uC/OS-II's context switch vector */
  PC_ElapsedInit(); /* Initialized elapsed time measurement */

  CommInit();

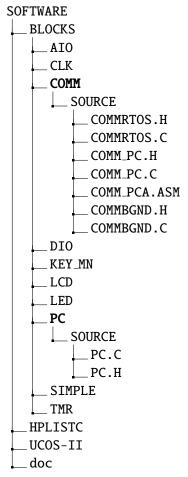
  /* Crear los Semaphores (Buzones) */
  TransmisionesListasSem = OSSemCreate(0);

  /*Crear los MailBox (Buzones) */
  DatoRecibidoMbox=OSMboxCreate((void *)0);

  OSTaskCreate(TaskStart, (void *)0, &TaskStartStk[TASK_STK_SIZE-1], 0);

  OSStart(); /* Start multitasking */
}
```

Junto a los archivos del μ C/OS-IITMse dispone de varios códigos fuentes para hacer uso de varios periféricos. Estos se encuentran en el directorio *BLOCKS*. Se puede listar estos archivos como,



Los bloques que se utilizarán se encuentran resaltados en texto negrita. Pero también se puede ver el módulo DIO utilizado en el dsPIC[®] también está listado en este directorio.

Para el manejo de la pantalla se utilizan funciones del módulo *PC*. Este módulo provee servicios para mostrar caracteres ASCII en una pantalla VGA básica de una computadora. En el modo normal, la pantalla de una PC puede manejar hasta 2000 caracteres organizados en un arreglo de 25 filas por 80 columnas. La memoria de vídeo en la PC y comienza en una dirección absoluta de memoria 0x000B8000 (o usando notación segmentada, B800:0000). Cada caracter a mostrar requiere dos *bytes* para ser visualizado en la pantalla. El primer *byte* (menor posición en memoria) es el caracter que se quiere mostrar, mientras que el segundo *byte* es un atributo que determina la combinación de color *foreground/background* del caracter. El color *foreground* es especificado en los menores 4 *bits* del atributo, mientras que el color *background* en los superiores, del *bits* 4 al 6. Finalmente el más significativo *bit* determina si el caracter titilará (con 1) o no (con 0).

El el Código 5.2 muestra la primer tarea donde se configura y ejecuta varias llamadas a las funciones de pantalla para nuestro proyecto.

Código 5.2: Primera tarea del μC/OS-IITMsobre la PC (*TaskStart*()) void TaskStart (void *data) s[80]; char WORD key; data = data; /* Prevent compiler warning */ OS_ENTER_CRITICAL(); /* Install uC/OS-II's clock tick ISR */ PC_VectSet(0x08, OSTickISR); PC_SetTickRate(OS_TICKS_PER_SEC); /* Reprogram tick rate */ OS_EXIT_CRITICAL(); OSStatInit(); OSTaskCreate(Task_Times, (void *)0, &TaskTimesStk[TASK_STK_SIZE-1], 7); OSTaskCreate(Task_Rx, (void *)0, &TaskRxStk[TASK_STK_SIZE-1], 8); for (;;) PC_DispStr(16, 1, 'Trabajo Final - uC/OS-II, The Real-Time Kernel'', DISP_FGND_WHITE + DISP_BGND_RED + DISP_BLINK); PC_DispStr(25, 27, ''<-PRESS 'ESC' TO QUIT->'', DISP_FGND_WHITE + DISP_BLINK); if (PC_GetKey(&key) == TRUE) /* See if key has been pressed */ if (key == 0x1B) /* Yes, see if it's the ESCAPE key */ PC_DOSReturn(); /* Yes, return to DOS */ } OSTimeDlyHMSM(0, 0, 0, 200); }

En la primera tarea se crean las demás tareas del μ C/OS-IITM. En este caso son, la tarea que realiza la recepción de datos a través del puerto serie y última es una tarea

que realiza la limpieza de la pantalla. Una captura de la pantalla se observa en la Figura 5.2.

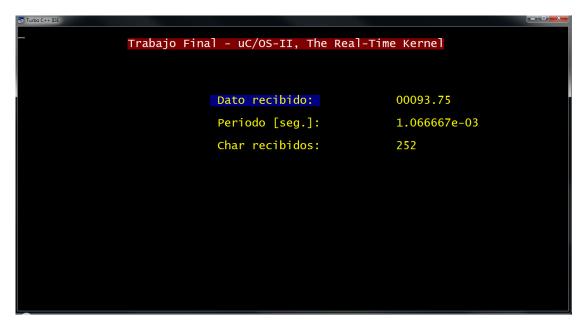


Figura 5.2: Captura de la pantalla del proyecto en funcionamiento.

5.1. Tarea de comunicación serial

Para manejar el interfaz serial de la PC se hace uso de un módulo proporcionado por el autor del μ C/OS-IITM, el *COMM_PC*. Este módulo hace mucho más fácil de usar el puerto serie. El código y sus funcionalidades del *driver* son fácilmente portable a diferentes arquitecturas y entornos de desarrollo. La estructura del módulo cuenta con dos bloques como se muestra en la Figura 5.3. El bloque *Low Level PC Driver* es responsable de interactuar con el *hardware*, es decir, la UART de la PC. Se provee de funciones a nuestras aplicaciones que nos permitan configurar los dos puertos (*COM1* ó *COM2*), habilitar/deshabilitar interrupciones de comunicación, y adquirir/cargar el vector de interrupción del puerto *COM*. Nuestras aplicaciones también interaccionan a dos posibles tipos de *buffers* seriales, los módulos de I/O: *COMMBGND* ó *COMMRTOS*. Se puede usar el código del *COMMBGND* en aplicaciones *foreground/background* y el *COMMRTOS* si se está utilizando un *kernel* en tiempo real como el μ C/OS-IITM.

Se podría describir en detalle el funcionamiento del módulo *COMM_PC* pero no es la finalidad del presente informe. La documentación completa sobre este módulo se encuentra descrito en detalle en el libro *Embedded Systems Building Blocks, Second Edition* escrito por el *Jean J. Labrosse*.

La comunicación es unidireccional, por las especificaciones del proyecto, pero para realizar una comunicación bidireccional no ha de ser inconveniente. En el Código 5.3 antes de lanzar el bucle infinito de la tarea, se configura el puerto serie de la PC, CommCfgPort(COMM2,9600,8,COMM_PARITY_NONE,1). Y se lanza las interrupciones del puerto COMM2. Ya en tiempo de ejecución, se espera a que el buffer del puerto serie se encuentre con datos a ser procesados y son almacenados temporalmente para

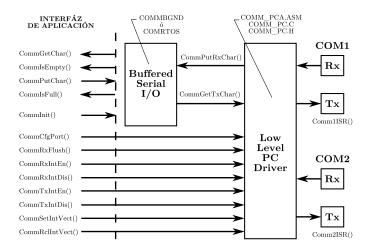


Figura 5.3: Diagrama en bloque del Módulo COMM_PC.

ser visualizados con los servicios de pantalla de la función $PC_DispStr()$. Además en esta tarea se utiliza MailBox, recursos de comunicación interna entre tareas que ofrece el μ C/OS-IITM. Aquí el MailBox DatoRecibidoMbox envía la trama recibida a la tarea de visualización. Esta trama de datos está identificada por un caracter de comienzo ":" (en decimal 58), y uno de final de trama " n" (en decimal 10).

Código 5.3: Tarea de la recepción de datos en la PC ($Task_Rx()$)

```
void Task_Rx (void *data)
  INT8U error, errSem,errMbox;
  INT8U i, c;
  INT8U periodo[7],s[8];
  int k=0, kk=0, kdata = 0;
  char sdata[] = ''0000.00';
  INT8U FlagInicio = 0;
  data = data;
  CommCfgPort(COMM2,9600,8,COMM_PARITY_NONE,1);
  CommSetIntVect(COMM2);
  CommRxIntEn(COMM2);
  for(;;)
  {
    PC_DispStr(28, 6, '' Dato recibido: '', DISP_FGND_YELLOW + DISP_BGND_BLUE);
    PC_DispStr(28, 8, "Periodo [seg.]: ", DISP_FGND_YELLOW);
    PC_DispStr(28, 10, '' Char recibidos: '', DISP_FGND_YELLOW);
    if(!CommIsEmpty(COMM2))
    {
      c = CommGetChar(COMM2,&error);
      if(error==COMM_NO_ERR)
        switch(c)
          case 58:
```

```
FlagInicio = 1;
          break;
          case 10:
          kdata = 0;
          FlagInicio = 0;
          errMbox = OSMboxPost(DatoRecibidoMbox, (void *)&sdata[0]);
          default:
          if(FlagInicio == 1)
          {
            k++;
            kdata++;
            sprintf(s, ''%d'', k);
            PC_DispStr(55, 10, s, DISP_FGND_YELLOW);
            sdata[kdata] = c;
          }
        }
      }
    }
    OSTimeDlyHMSM(0, 0, 0, 100);
  }
}
```

5.2. Tarea visualización de datos

Esta tarea es muy sencilla de interpretar. Aquí se espera a que se haya recibido una trama completa en la tarea *Task_Rx*, pues se espera por el *MailBox*. A la vez que se escriben los datos en la pantalla, se calcula el periodo en unidades de segundos y también es visualizada.

```
Código 5.4: Tarea de limpieza de pantalla (Task_DispData())
```

```
void Task_DispData(void *data)
{
      INT8U err;
      INT8U errSem, errMbox;
      char s[40];
      char *PtrSData;
      float Fdata,periodo;
      data = data;
      for (;;)
      {
              PtrSData = OSMboxPend(DatoRecibidoMbox,0,&errMbox);
              PC_DispStr(55, 6, PtrSData, DISP_FGND_YELLOW);
              Fdata = atof(PtrSData);
              if(Fdata == 0.0)
                      periodo = 0.0;
              else
                      periodo = 0.1 / Fdata;
```

```
sprintf(s, ''%e'', periodo);
PC_DispStr(55, 8, s, DISP_FGND_YELLOW);

//PC_DispClrScr(DISP_FGND_WHITE);
//clrscr();

OSTimeDlyHMSM(0, 0, 0, 100); /* Espera 1 Segundo */
}
```

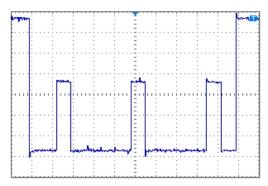
Ensayos

Los ensayos realizados sobre todo el sistema funcionando son principalmente sobre el sistema de comunicación entre el *Sensor* y el bloque de *Control*. La forma de las señales sobre el canal serial en el caso ideal se observan en la Figura 3.5. Para realizar el testeo del sistema se ha utilizado un *Dimmer* que nos permitirá modificar la intensidad de luz que incide sobre el sensor fotoeléctrico. La Tabla 6.1 presenta varias mediciones realizadas a diferentes niveles de atenuación del *Dimmer*. Se contrasta el periodo adquirido por el dsPIC® (segunda columna) y la medición del mismo con un osciloscopio. (tercera columna).

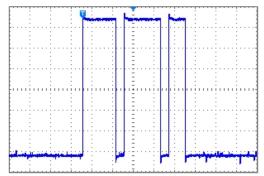
Muestra	Periodo	
wiuestia	dsPIC®	Medido
Muestra 1	3.5	368 μseg.
Muestra 2	29.5	2873 μseg.
Muestra 3	85	8622 μseg.
Muestra 4	120	12.1 μseg.

Tabla 6.1: Captura de datos del sistema de sensor a diferentes niveles de intensidad de luz.

Por último se muestran las capturas desde el osciloscopio para las diferentes muestras presentadas en la Tabla 6.1.

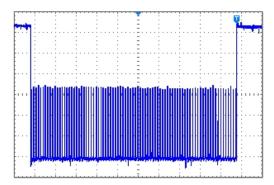


(a) Señales tomadas sobre la línea de comunicación del sensor/control.

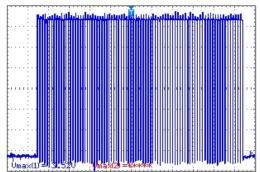


(b) Señales tomadas en la salida del sistema de control (colector Q2).

Figura 6.1: Muestra 1.

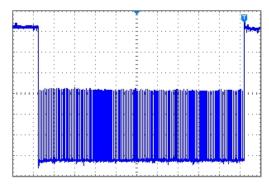


(a) Señales tomadas sobre la línea de comunicación del sensor/control.

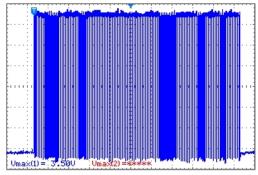


(b) Señales tomadas en la salida del sistema de control (colector Q2).

Figura 6.2: Muestra 2.



(a) Señales tomadas sobre la línea de comunicación del sensor/control.



(b) Señales tomadas en la salida del sistema de control (colector Q2).

Figura 6.3: Muestra 3.

Apéndice A

Repositorio del proyecto

El proyecto se encuentra bajo en control de versiones proporcionado por el *software Subversion*, conocido también con las siglas *SVN*. Este proyecto como su código fuente y documentación se encuentra publicado bajo *Licencias Libre* para su uso y modificación. Para acceder al proyecto, bajo sistemas operativos GNU/Linux & Unix, simplemente se corre el comando,

```
svn checkout http://proyecto5r1.googlecode.com/svn/branches/
   ProyectoSensorConUCOSII/firmware proyectosensorconucosii-read-only
```

El proyecto es una ramificación de un proyecto ya ralizado por los estudiantes *Andrés Hoc* y *Gonzalo Vassia* quienes han decidido publicar su proyecto también en forma libre. Para conocer más sobre el manejo de repositorios *SVN* y como se realizan proyectos a partir de una raiz (*trunk*) acceda a la documentación de la siguiente página web: http://svnbook.red-bean.com/en/1.6/svn.intro.whatis.html.

Apéndice B

CPU_INT16S main (void)

Códigos del proyecto

Se adjuntan los códigos fuentes de los archivos más importantes del proyecto. De todas formas este puede ser accedido desde el repositorio.

```
CPU_INT08U err;
  BSP_IntDisAll();
     to accept them */
                                                                           /* Disable all interrupts until we are ready
  OSInit();
                                                                           /* Initialize ''uC/OS-II, The Real-Time Kernel''
        DIOInit();
  OSTaskCreateExt(TareaInicio,
                     (void *)0,
(0S_STK *)&tareaInicioStk[0],
TAREA_INICIO_PRIO,
                     TAREA_INICIO_PRIO,

(OS_STK *)&tareaInicioStk[TAREA_INICIO_STK_SIZE-1],
                     TAREA_INICIO_STK_SIZE, (void *)0,
                     OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR);
#if OS_TASK_NAME_SIZE > 11
   OSTaskNameSet(TAREA_INICIO_PRIO, (CPU_INT08U *)''Start Task'', &err);
#endif
  OSStart();
                                                                           /* Start multitasking (i.e. give control to uC
       /0S-II)
        return (-1);
                                                                                 /* Return an error - This line of code
             is unreachable
}
,
                                             STARTUP TASK
 Description : This is an example of a startup task. As mentioned in the book's text, you MUST initialize the ticker only once multitasking has started.
  Arguments : p_arg is the argument passed to 'TareaInicio()' by 'OSTaskCreate()'.
* Notes : 1) The first line of code is used to prevent a compiler warning because 'p_arg' is not used. The compiler should not generate any code for this statement.

2) Interrupts are enabled once the task start because the I-bit of the CCR register was set to 0 by 'OSTaskCreate()'.
static void TareaInicio (void *p_arg)
  CPU INTO8U i:
  CPU_INT08U j;
  (void)p_arg;
  BSP_Init();
                                                                           /* Initialize BSP functions
        #if OS_TASK_STAT_EN > 0
        OSStatInit();
                                                                                 /* Determine CPU capacity
        #endif
  AppTaskCreate();
                                                                           /* Create additional user tasks
        //Se crea un MailBox para indicar cuando hay un nuevo periodo de velocidad
  mBoxPromData= OSMboxCreate((void *) NULL);
mBoxPromData->OSEventPtr = 0;
  while (DEF_TRUE)
    /* Task body, always written as an infinite loop. */
//Chequeamos el tamao de Stack de esta tarea
//errorStkChk = OSTaskStkChk(TAREA_INICIO_PRIO, &tareaInicioStk);
    OSTimeDly(100);
}//Fin TareaInicio ()
Tarea LuisTest
* Description : Tarea para testar el proyecto
 Arguments : p_arg is the argument passed to 'TareaInicio()' by 'OSTaskCreate()'.
static void TareaLuisTest (void)
// Inicializacin del mdulo DIO
```

```
DOCfgMode(0,DO_MODE_DIRECT,0);
DICfgMode(0,DI_MODE_EDGE_HIGH_GOING);
       ValChZero = 0;
CntData = 0;
       DIClr(0);
  while(1)
   //Chequeamos el tamao de Stack de esta tarea
//errorStkChk = OSTaskStkChk(TAREA_LUISTEST_PRIO, &tareaLuisTestStk);
DOSet(0,TRUE);
               OSTimeDlyHMSM(0,0,0,100);
DOSet(0,FALSE);
               OSTimeDlyHMSM(0,0,1,0);
                ValChZero += DTGet(0):
               CntData++;
DIClr(0);
               OSTimeDly(100);
}
}//Fin TareaLuisTest()
Tarea LuisTestTwo
* Description : Tarea para testar el proyecto

* Arguments : p_arg is the argument passed to 'TareaInicio()' by 'OSTaskCreate()'.
static void TareaLuisTestTwo (void)
       TRISBbits.TRISB5 = 0;
       while(1)
 {
                //Chequeamos el tamao de Stack de esta tarea
   //errorStkChk = OSTaskStkChk(TAREA_LUISTESTTWO_PRIO, &tareaLuisTestTwoStk);
               if(CntData!=0)
                        Prom = (float) ValChZero / (float) CntData;
                       ValChZero = 0;
CntData = 0;
                       Prom = 0:
                \begin{tabular}{ll} OSMboxPost(mBoxPromData, \&Prom); //Enviamos un mensaje a la funcion que transmite el dato (promedio de los pulsos recibidos \\ OSTimeDlyHMSM(0,0,4,0); \end{tabular} 
}//Fin TareaLuisTest()
Tarea LuisTestThree
* Description : Tarea para testar el proyecto

* Arguments : p_arg is the argument passed to 'TareaInicio()' by 'OSTaskCreate()'.
* Notes :
static void TareaLuisTestThree (void)
       uint8_t errorMboxPend;
       asm volatile (''mov #OSCCONL, w1 \n''
                                                        'mov #0x46, w2
                                                                          \n' '
\n' '
                                                       'mov #0x57, w3
                                                       'mov.b w2, [w1]
'mov.b w3, [w1]
'bclr OSCCON, #6');
                                                                          \n' '
                                                                          \n' '
       RPINR18bits.U1RXR = 22;
       RPOR11bits.RP23R = 0b00011;
       asm volatile (''mov #OSCCONL. w1 \n''
                                                       'mov #0x46, w2
'mov #0x57, w3
'mov.b w2, [w1]
'mov.b w3, [w1]
                                                                          \n''
                                                                          \n' '
                                                       'bset OSCCON, #6');
       InitUART1():
 while(1)
```

```
//Chequeamos el tamao de Stack de esta tarea
//errorStkChk = OSTaskStkChk(TAREA_LUISTESTTHREE_PRIO, &tareaLuisTestThreeStk);
               PtrPromFromMBox = OSMboxPend(mBoxPromData, TIMEOUT_PEND_MBOX, &errorMboxPend); //Esperamos a que
               1legue un nuevo promedio
PromFromMbox = *PtrPromFromMBox;
               //converts to string
                       while(U1STAbits.UTXBF != 0);
U1TXREG = array[iiTaskUart];
               }
               OSTimeDlvHMSM(0.0.1.0):
}//Fin TareaLuisTest()
* CREATE ADDITIONAL APPLICATION TASKS
static void AppTaskCreate (void)
  CPU_INT08U err;
 CPU_INIO8U err;

OSTaskCreateExt(TareaLuisTest,

(void *)0,

(OS_STK *)&tareaLuisTestStk[0],

TAREA_LUISTEST_PRIO,
             TAREA_LUISTEST_PRIO,
(OS_STK *)&tareaLuisTestStk[TAREA_LUISTEST_STK_SIZE-1],
             TAREA_LUISTEST_STK_SIZE,
(void *)0,
OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR | OS_TASK_OPT_SAVE_FP);
       OSTaskCreateExt(TareaLuisTestTwo.
             (CreateExt() areaLuTsTestIWO,
(void **)0,
(OS_STK *)&tareaLuisTestTWOStk[0],
TAREA_LUISTESTTWO_PRIO,
             TAREA_LUISTESTTWO_PRIO, (OS_STK *)&tareaLuisTes
                     *)&tareaLuisTestTwoStk[TAREA_LUISTESTTWO_STK_SIZE-1],
             TAREA_LUISTESTTWO_STK_SIZE, (void *)0,
             OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR | OS_TASK_OPT_SAVE_FP);
       OSTaskCreateExt(TareaLuisTestThree.
             (void *)0,
(0S_STK *)&tareaLuisTestThreeStk[0],
              TAREA_LUISTESTTHREE_PRIO,
             TAREA LUISTESTTHREE PRIO.
              (OS_STK *)&tareaLuisTestThreeStk[TAREA_LUISTESTTHREE_STK_SIZE-1],
             TAREA_LUISTESTTHREE_STK_SIZE,
(void *)0,

OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR | OS_TASK_OPT_SAVE_FP);
}
                                            ../../v0.1/app_cfg.h
.
                             uC/OS-II Application Configuration
                       DO NOT DELETE THIS FILE, IT IS REQUIRED FOR OS_VER > 2.80
                                  CHANGE SETTINGS ACCORDINGLY
* File : app_cfg.h
**By : Fric Shufro
#ifndef APP_CFG_H
#define APP_CFG_H
```

#include	def.h>		
ŵ		**************************************	
#define	LIB_STR_CFG_FP_EN	DEF_DISABLED	
*		**************************************	
	TAREA_INICIO_PRIO pher priority	0 /* Lower numbers	are of
#define #define #define #define	TAREA_LUISTEST_PRIO TAREA_LUISTESTTWO_PRIO TAREA_LUISTESTTHREE_PRIO TAREA_LUISTESTTHREE_PRIO TAREA_LUISTESTFOUR_PRIO	5 6 7 8	
/* ******* *	*******	TASK STACK SIZES	**
* Notes *	within a deep nested fur stack usage for each ta: features of uC/OS-II.	k size too small may result in the OS crashing. It the OS crashes nction call, the stack size may be to blame. The current maximum sk may be checked by using uC/OS-View or the stack checking	**
*/			
#define #define	TAREA_INICIO_STK_SIZE TAREA_LUISTEST_STK_SIZE TAREA_LUISTESTTWO_STK_SIZE TAREA_LUISTESTTHREE_STK_SIZE	253 253 253	
#endif		/* End of file	
		-7	
		//v0.1/dsPIC_a.s	
; ; * * * * * * * * * * * * ; ;	*********	uC/OS-II The Real-Time Kernel	*
;	(c) Copyrigh	t 2002, Jean J. Labrosse, Weston, FL All Rights Reserved	
;	dsP	IC33FJ Board Support Package	
; File ; By	: bsp_a.s : Eric Shufro	***************************************	. 4
;			
;		CONSTANTS	
; ;.eq	u33FJ256GP710, 1 dsPIC33FJ256GP710	; Inform the p33FG256GP710 header file that we are us	ing a
	33FJ128GP804, 1 dsPIC33FJ128GP804	; Inform the p33FG256GP710 header file that we are	using a
:		INCLUDES	
, ;.in	clude''p33FJ256GP710.inc'' masks	; Include assembly equates for various CPU registers	and bit
	.include ''p33FJ128GP804.inc'' masks	; Include assembly equates ${f for}$ various CPU registe	rs and bit
.inc	lude ''os_cpu_util_a.s'' restoring the CPU registers	; Include an assembly utility files with macros ${f for}$ sa	ving and
; ******	******	******************	: *
; ******	*******	LINKER SPECIFICS	*

```
.text
                                                                   ; Locate this file in the text region of the
         build
.
   .global __T2Interrupt
   .global __T4Interrupt
OS Time Tick ISR Handler
; Description : This function services the OS Time Tick Interrupt when configured using Timer #2
; Notes : All user interrupts should be defined as follows.
__T2Interrupt:
   OS_REGS_SAVE
                                                                   ; 1) Save processor registers
   mov #_OSIntNesting, w1
   inc.b [w1], [w1]
OSIntNesting
                                                                   ; 2) Call OSIntEnter() or increment
   dec.b _OSIntNesting, wreg
     1, then save the stack pointer, otherwise jump to T2_Cont
bra nz, T2_Cont
mov _OSTCBCur, w0
mov w15, [w0]
                                                                   ; 3) Check OSIntNesting. if OSIntNesting ==
T2_Cont:
                                                                   ; 4) Call YOUR ISR Handler (May be a C
   call _OS_Tick_ISR_Handler
   function). In this {\bf case}\,, the OS Tick ISR Handler call _OSIntExit
                                                                   ; 5) Call OSIntExit() or decrement 1 from
        OSIntNesting
   OS_REGS_RESTORE
                                                                   : 6) Restore registers
   retfie
                                                                   ; 7) Return from interrupt
                                         OS Time Tick ISR Handler
 Description : This function services the OS Time Tick Interrupt when configured using Timer #4
, Notes : All user interrupts should be defined as follows.
__T4Interrupt:
   OS REGS SAVE
                                                                   : 1) Save processor registers
   mov #_OSIntNesting, w1 inc.b [w1], [w1] OSIntNesting
                                                                   ; 2) Call OSIntEnter() or increment
   dec.b _OSIntNesting, wreg
                                                                   ; 3) Check OSIntNesting. if OSIntNesting ==
   1, then save the stack pointer, otherwise jump to T2_Cont bra nz, T4_Cont
   mov _OSTCBCur, w0
   mov w15, [w0]
T4_Cont:
   call _OS_Tick_ISR_Handler function). In this {f case}, the OS Tick ISR Handler
                                                                   ; 4) Call YOUR ISR Handler (May be a C
   call _OSIntExit
OSIntNesting
                                                                   ; 5) Call OSIntExit() or decrement 1 from
   OS_REGS_RESTORE
                                                                   ; 6) Restore registers
   retfie
                                                                   ; 7) Return from interrupt
                                         ../../v0.1/dsPIC_cfg.c
                                             MeDEf
                                      Medidor de Eficiencia
* File : dsPIC_cfg.C
```

```
***********************************
#include <includes.h>
* MPLAB CONFIGURATION MACROS
  //__CONFIG(FWDT, WDTDIS);
                                                      /* Disable the watchdog timer
  //__CONFIG(FOSCSEL, OSCPLL);
                                                      /* Enable the primary XT / HS oscillator
       with PLL
           //_FOSC( POSCMD_NONE & OSCIOFNC_OFF)
            //_FOSCSEL( FNOSC_FRCPLL & IESO_OFF);
           _FWDT( FWDTEN_OFF & WDTPRE_PR32 & WDTPOST_PS1 );
_FOSC( POSCMD_HS & OSCIOFNC_OFF );
            _FOSCSEL( FNOSC_PRIPLL & IESO_OFF );
* CONSTANTS
VARIABLES
* PROTOTYPES
static void PLL_Init(void);
static void Tmr_TickInit(void);
BSP INITIALIZATION
^{\star} Description : This function should be called by your application code before you make use of any of the
           functions found in this module.
* Arguments : none
void BSP_Init (void)
       &= ~SWDTEN;
  RCON
                                                     /* Ensure Watchdog disabled via IDE CONFIG
      bits and SW.
  PLL_Init();
                                                  /* Initialize the PLL
  Tmr_TickInit();
                                                     /* Initialize the uC/OS-II tick interrupt
}
PLL_Init()
 Description : This function configures and enables the PLL with the external oscillator
           selected as the input clock to the PLL.
         : 1) The PLL output frequency is calculated by FIN * (M / (N1 * N2)).

2) FIN is the PLL input clock frequency, defined in bsp.h as
CPU_PRIMARY_OSC_FR. This is the same as the external primary
oscillator on the Explorer 16 Evaluation Board.
 Notes
           3) M is the desired PLL multiplier
4) N1 is the divider for FIN before FIN enters the PLL block (Pre-Divider)
5) N2 is the PLL output divider (Post-Divider)
* Summary : The PLL is configured as (8MHZ) * (40 / (2 * 2)) = 80MHZ

* The processor clock is (1/2) of the PLL output.

* Performance = 40 MIPS.
static void PLL_Init (void)
```

```
//Frecuencia del Cristal = Fin = 10 MHz
               //Ajustamos el PLL para tener Fosc = 79.608.000 Hz

//Fcy = Fosc/2 = 39.804.000 Hz

//Tcy = 1/Fcy = 25.123 ns

CLKDIVbits.PLLPRE = 8; //Dividimos en 10
                                             //Dividimos en 10 la frecuencia del cristal
   DelayTcy(10);
PLLFBDbits.PLLDIV = 158; //PLLFBDbits.PLLDIV = 158; //Multiplicamos por M=160
               DelayTcy(10);
               CLKDIVbits.PLLPOST = 0x00; //Dividimos por 2
               DelavTcv(10):
               CLKDIVbits.DOZE = 0x00;
               //PLLFBD =
                                                                                     /* Set the Multiplier (M) to
                 /PLLFED = 50;
40 (2 added automatically) */
0;
*/
   //CLKDIV =
                                                                         /* Clear the PLL Pre Divider bits, N1 = N2
          = 2
BSP_CPU_ClkFrq()
* Description : This function determines the CPU clock frequency (Fcy)
* Returns : The CPU frequency in (HZ)
CPU_INT32U BSP_CPU_ClkFrq (void)
   CPU_INT08U Clk_Selected;
   CPU_INTO8U PLL_n1;
CPU_INTO8U PLL_n2;
   CPU_INT16U PLL_m;
CPU_INT16U FRC_Div;
CPU_INT32U CPU_Clk_Frq;
                = (PLLFBD & PLLDIV_MASK) + 2;
                                                                      /* Get the Multiplier value
                 = (CLKDIV & PLLPRE_MASK) + 2;
                                                                       /* Computer the Pre Divider value
                 = ((CLKDIV & PLLPOST_MASK) >> 6);
   PLL_n2
                                                                       /* Get the Post Divider register value
   PLL_n2
                 = ((PLL_n2 * 2) + 2);
                                                                       /* Compute the Post Divider value
                 = ((CLKDIV & FRCDIV_MASK) >> 8);
                                                                       /* Get the FRC Oscillator Divider register
   FRC_Div
   value
FRC_Div
                = ((1 << FRC_Div) * 2);
                                                                       /* Compute the FRC Divider value
   Clk_Selected = (OSCCON & COSC_MASK) >> 12;
    selected */
                                                                       /* Determine which clock source is currently
   switch (Clk_Selected) {
                                                                       /* Fast Oscillator (FRC) Selected
            ..
CPU_Clk_Frq = CPU_FRC_OSC_FRQ;
oscillator */
break;
                                                                       /* Return the frequency of the internal fast
       case 1:
                                                                       /* Fast Oscillator (FRC) with PLL Selected
            /* Compute the PLL output frequency using
            break:
       case 2:
                                                                       /* Primary External Oscillator Selected
            */
CPU_Clk_Frq = CPU_PRIMARY_OSC_FRQ;
external oscillator */
break;
                                                                       /* Return the frequency of the primary
       case 3:
                                                                       /* Primary External Oscillator with PLL
             Selected
            /* Compute the PLL output frg using the PRI
                                                                       /* Secondary External Low Power Oscillator (
            SOSC) Selected */
            */
CPU_Clk_Frq = CPU_SECONDARY_OSC_FRQ;
Low Power OSC */
break;
                                                                       /* Internal Low Power RC Oscillator Selected
                                                                      /* Return the frq of the external secondary
       case 6:
```

```
CPU_Clk_Frq = 0;
                                                                            /* Return 0 for the Reserved clock setting
             break;
             CPU_Clk_Frq = 0;
determined
break;
                                                                            /* Return 0 if the clock source cannot be
    }
    CPU_Clk_Frq /= 2;

CPU Frq (Fcy) */
                                                                            /* Divide the final frq by 2, get the actual
    return (CPU_Clk_Frq);
                                                                            /* Return the operating frequency
}
DISABLE ALL INTERRUPTS
* Description : This function disables all interrupts from the interrupt controller.
 Arguments : none
*/
void BSP_IntDisAll (void)
        SRbits.IPL = 0b111;
TICKER INITIALIZATION
* Description : This function is called to initialize uC/OS-II's tick source (typically a timer generating interrupts every 1 to 100 mS).
              : none
  Arguments
* Note(s) : 1) The timer operates at a frequency of Fosc / 4

* 2) The timer resets to 0 after period register match interrupt is generated
static void Tmr_TickInit (void)
    CPU_INT32U tmr_frq;
CPU_INT16U cnts;
    //tmr fra = BSP CPU ClkFra():
                                                                            /* Get the CPU Clock Frequency (Hz) (Fcv)
    //tmr_frq = 39804000;
               //cnts = (tmr_frq / OS_TICKS_PER_SEC) - 1;
timer ticks between interrupts */
                                                                                          /* Calaculate the number of
#if BSP_OS_TMR_SEL == 2
    T2CON
                                                                            /* Use Internal Osc (Fcy), 16 bit mode,
    \begin{array}{ccc} & = & \text{0;} \\ & prescaler = & \text{1} \\ \text{TMR2} & - & & & \end{array}
                                                                            /* Start counting from 0 and clear the
          prescaler count
    T2CONbits.TCKPS = 0;
//PR2
                            //Prescar
= cnts;
                                 //Prescaler divide por 8
                                                                                          /* Set the period register
                = 2498;
                                          //Pres = 8 => 1000.3 ticks por segundo
    //PR2
                                = 39996;
                                                                            //Pres = 1 => 1000.0 ticks por segundo
                 //luisPR2
                                               //19996;
                                                                           //Pres = 1 -> 1000.0 ticks per sec
//luis para 10.000 ticks per sec
/* Clear all timer 2 interrupt
                PR2
IPC1 &= T2IP_MASK;
                                                  = 3980;
                      priority bits
             |= (TIMER_INT_PRIO << 12);
    IPC1
                                                                            /* Set timer 2 to operate with an interrupt
         priority of 4
&= ~T2IF;
    TFS0
                                                                            /* Clear the interrupt for timer 2
             |= T2IE;
    TFC0
                                                                            /* Enable interrupts for timer 2
    T2CON
            l= TON:
                                                                            /* Start the timer
#endif
#if BSP_OS_TMR_SEL == 4
    \begin{array}{ccc} & = & \text{0;} \\ & prescaler = & 1 \\ \text{TMR4} & - & \end{array}
                                                                            /* Use Internal Osc (Fcy), 16 bit mode,
                                                                            /* Start counting from 0 and clear the
    \begin{array}{ccc} & = & \text{O;} \\ & \textit{prescaler count} \\ \text{PR4} & - & \end{array}
                                                                            /* Set the period register
    IPC6
             &= ~T4IP_MASK;
                                                                            /* Clear all timer 4 interrupt priority bits
           |= (TIMER_INT_PRIO << 12);
                                                                            /* Set timer 4 to operate with an interrupt
         priority of 4 */
```

```
&= ~T4IF;
  IFS1
                                              /* Clear the interrupt for timer 4
  IEC1
        |= T4IE;
                                              /* Enable interrupts for timer 4
  T4CON
        = TON;
                                              /* Start the timer
#endif
                        OS TICK INTERRUPT SERVICE ROUTINE
* Description : This function handles the timer interrupt that is used to generate TICKs for uC/OS-II.
void OS_Tick_ISR_Handler (void)
#if BSP_OS_TMR_SEL == 2
IFS0 &= T2IF;
#endif
#if BSP_OS_TMR_SEL == 4
    IFS1 &= ~T41F;
#endif
  OSTimeTick();
                            ../../v0.1/dsPIC_cfg.h
Microchip PIC33
                            Board Support Package
                                 Micrium
                       (c) Copyright 2005, Micrium, Weston, FL
All Rights Reserved
* File : BSP.H
* By : Eric Shufro
*****************
* OSCILLATOR FREQUENCIES
#define CPU_PRIMARY_OSC_FRQ
                                                /* Primary External Oscillator Frequency
#define CPU_FRC_OSC_FRQ
                                                /* Internal Fast Oscillator Frequency
#define CPU_SECONDARY_OSC_FRQ
                                                /* Secondary External Oscillator
   Frequency
* OS TICK TIMER SELECTION
#define BSP_OS_TMR_SEL
                                                /* Select a timer for the OS Tick
                           2
Interrupt (2 or 4)
#define TIMER_INT_PRIO
                           4
                                                /* Configure the timer to use interrupt
priority 4 */
#define PROBE_INT_PRIO
priority 4 */
                                                /* Configure UART2 Interrupts to use
                           4
* DATATYPES
typedef void (*PFNCT)(void);
* MACROS
CHIP SPECIFIC MACROS
```

```
*************************************
                                                               /* OSCCON register bits
                                (CPU_INT16U)(3 << 0)
#define XT_HS_EC_PLL_SEL
#define COSC_MASK
#define LOCK
                                (CPU_INT16U)(7 << 12)
(CPU_INT16U)(1 << 5)
#define OSWEN
                                (CPU_INT16U)(1 << 0)
                                                               /* CLKDIV register bits
                                (CPU_INT16U)(7 << 8)
(CPU_INT16U)(3 << 6)
(CPU_INT16U)(0x1F << 0)
#define FRCDIV_MASK
#define PLLPOST_MASK
#define PLLPRE_MASK
       PLLPRE_MASK
#define PLLDIV_MASK
                                (CPU_INT16U)(0xFF << 0)
                                                                /* Timer Control register bits
#define TON
                                (CPU_INT16U)(1 << 15)
                                                                /* IPC1 Interrupt Priority register bits
#define T2IP MASK
                                (CPU INT16U)(7 << 12)
                                                                /* IPC5 Interrupt Priority register bits
#define T4IP_MASK
                                (CPU_INT16U)(7 << 12)
                                                                /* IPC7 Interrupt Priority register bits
#define U2TXIP_MASK #define U2RXIP_MASK
                                (CPU_INT16U)(7 << 12)
(CPU_INT16U)(7 << 8)
                                                                /* IECO Interrupt Enable register bits
#define T2IE
                                (CPU_INT16U)(1 << 7)
                                                                /* IEC1 Interrupt Enable register bits
#define T4IE
                                (CPU_INT16U)(1 << 11)
#define U2TXIE
#define U2RXIE
                                (CPU_INT16U)(1 << 15)
(CPU_INT16U)(1 << 14)
                                                                /* IFSO Interrupt Flag register bits
                                (CPU_INT16U)(1 << 7)
#define T2IF
                                                                /* IFS1 Interrupt Flag register bits
#define T4IF
#define U2TXIF
#define U2RXIF
                                (CPU_INT16U)(1 << 11)
                                (CPU_INT16U)(1 << 15)
(CPU_INT16U)(1 << 14)
                                                                /* UxMODE register bits
#define UART_EN
                                (CPU_INT16U)(1 << 15)
                                                               /* UxSTA register bits
#define UTXISEL
                                (CPU INT16U)(1 << 15)
#define UTXEN
                                (CPU_INT16U)(1 << 10)
                                (CPU INT16U)(1 << 8)
#define
       TRMT
                                (CPU_INT16U)(1 << 0)
                                                               /* System Control register bits
#define SWDTEN
                               (CPU_INT16U)(1 << 5)
                                                               /* Interrupt Configuration register 1 bits
#define NSTDIS
                               (CPU_INT16U)(1 << 15)
* FUNCTION PROTOTYPES
          BSP_Init(void);
BSP_IntEn(CPU_INT08U IntCont, CPU_INT08U IntNum, CPU_INT08U IntPol, CPU_INT08U IntAct, PFNCT pfnct);
void
void
void
          BSP_IntDis(CPU_INT08U IntCont, CPU_INT08U IntNum);
BSP_IntDisAll(void);
void
CPU_INT32U BSP_CPU_ClkFrq(void);
//void
         LED_Init(void);
         LED_INIT(VOID);
LED_On(CPU_INT08U led);
LED_Off(CPU_INT08U led);
//void
         LED_Toggle(CPU_INT08U led):
//void
* TICK SERVICES
void
     Tmr TickISR Handler(void):
```

```
* CONFIGURATION CHECKING
#if ((BSP_OS_TMR_SEL != 2) && (BSP_OS_TMR_SEL != 4))
#error 'BSP_OS_TMR_SEL is illegally defined in bsp.h. Allowed values: 2 or 4''
#endif
                                           ../../v0.1/dsPIC_delay.c
//INCLUDES
       #include ''dsPIC_delay.h''
//DEFINICIN DE FUNCIONES
       /*Funcin DelayTcy
        Descripcin: Esta funcin realiza una demora de 'ciclos' ciclos
       Entrada:
INT16U ciclos: nmero de ciclos de demora
        Salida: nada
       //-----
        void DelayTcy(INT16U ciclos)
                INT16U i;
                       (i=0:i<ciclos:i++)
               for
                       Nop();
       }
       /*Funcin Delay_3_6useg
        Descripcin: Esta funcin realiza una demora de, ms o menos, 3,6 useg.
        Entrada: nada
        Salida: nada
                void Delay_3_6useg()
                       Nop();
               }
        /*Funcin Delay_10useg
        Descripcin: Esta funcin realiza una demora de, ms o menos, 10 useg.
       Entrada: nada
Salida: nada
               void Delay_10useg()
                        Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
                        Nop();
               }
       /*Funcin Delay_100useg
        Descripcin: Esta funcin realiza una demora de, ms o menos, 100 useg.
       Entrada: nada
Salida: nada
               void Delay_100useg()
                        char i.
                        for(i=0;i<39;i++)
                               Nop();
```

```
}
        /*Funcin Delay_x100useg
        Descripcin: Esta funcin realiza una demora de, ms o menos, x*100 useg. Es muy imprecisa, jeje Entrada: x: Cantidad de veces que se repite la demora de 100 useg
        Salida: nada
                 void Delay_x100useg(int x)
                          while(x!=0)
                                  for(i=0;i<37;i++)
                                           Nop();
                                  x - - :
                                               ../../v0.1/dsPIC_delay.h
#ifndef DELAY H
        #define DELAY_H
//INCLUDES
//INCLUDES
//#include ''p30fxxxx.h''
#include ''os_cpu.h''
//PROTOTIPOS DE FUNCIONES
/*Funcin DelayTcy
Descripcin: Esta funcin realiza una demora de "ciclos" ciclos
Entrada:
        .
INT16U ciclos: nmero de ciclos de demora
Salida: nada
void DelayTcy(INT16U ciclos);
/*Funcin Delay_3_6useg
Descripcin: Esta funcin realiza una demora de, ms o menos, 3,6 useg.
Entrada: nada
Salida: nada
void Delay_3_6useg();
/*Funcin Delay_10useg
Descripcin: Esta funcin realiza una demora de. ms o menos. 10 useg.
Salida: nada
void Delay_10useg();
/*Funcin Delay_100useg
Descripcin: Esta funcin realiza una demora de, ms o menos, 100 useg.
Entrada: nada
Salida: nada
void Delay_100useg();
/*Funcin Delay_x100useg
Descripcin: Esta funcin realiza una demora de, ms o menos, x*100 useg. Es muy imprecisa, jeje
Entrada: x: Cantidad de veces que se repite la demora de 100 useg
Salida: nada
void Delay_x100useg(int x);
#endif
                                                   ../../v0.1/globals.c
#include ''globals.h''
```

```
//VARIABLES GLOBALES
uint8_t err;
float TmpCnt;
                    *mBoxPromData; //Manejador del MailBox que significa que un nuevo periodo ha sido leido y debe
       almacenarse en el buffer
//DIO variable
uint16_t ValChZero, CntData = 0;
float Prom = 0;
float *PtrPromFromMBox;
float PromFromMbox;
uint16_t whole = 0;
uint16_t decimal = 0;
char array[9];
float TmpCnt;
uint8_t iiTaskUart;
                                                             ../../v0.1/globals.h
#ifndef GLOBALS H
//INCLUDES
#include <dsPIC_delay.h>
//DEFINES RELATIVOS A LAS BASES DE TIEMPO #define TOSC 0.#define TCY #define FCY
                                                    0.000000203021 //0.000000040200
                                                               ((float) 4 * (float) TOSC)
10000000UL
//#define
                    BASE_T0
                                                    (TCY * 10000)
//DEFINES GENERALES
//Defines utilizados para hacer demoras
#define NOP5 Nop();Nop();Nop();Nop();
#define NOP10 NOP5 NOP5
#define NOP15 NOP10 NOP5
#define NOP20 NOP10 NOP10
#define NOP30 NOP20 NOP10
#define NOP40 NOP20 NOP20
#define NOP50 NOP40 NOP10
#define NOP100 NOP50 NOP50
#ifndef NULL
#define NULL
#endif
                    0
                                         _asm SLEEP _endasm
_asm RESET _endasm
//#define
                     Sleep();
                    Reset();
//#define PIN_POWER_ON_OFF
//#define TRIS_POWER_ON_OFF
#define IE_POWER_ON_OFF
#define IF_POWER_ON_OFF
#define IP_POWER_ON_OFF
                                          INTCON3bits.INT3IE
                                          INTCON3bits.INT3IF INTCON2bits.INT3IP
#define EDGE_POWER_ON_OFF
                                         INTCON2bits.INTEDG3
//VARIABLES GLOBALES
extern OS_EVENT *mBoxPromData; //Manejador del MailBox que significa que un nuevo período ha sido leido y debe
       almacenarse en el buffer
extern struct ConfigdsPIC33 config;
#define TIMEOUT_PEND_MBOX
//DIO variable
extern uint16_t ValChZero, CntData;
extern float Prom;
extern float *PtrPromFromMBox;
extern float PromFromMbox;
extern float PromFromMbo:
extern uint16_t whole;
extern uint16_t decimal;
extern char array[];
extern float TmpCnt;
extern uint8_t err;
extern uint8_t iiTaskUart;
extern float TmpCnt;
```

extern OS_EVENT *mBoxPromData; //Manejador del MailBox que significa que un nuevo periodo ha sido leido y debe almacenarse en el buffer

```
#endif //GLOBALS_H
```

../../v0.1/includes.h

```
uC/OS-II
                                   The Real-Time Kernel
                            (c) Copyright 2006, Micrium, Weston, FL
                                    All Rights Reserved
* MASTER INCLUDE FILE
*/
         INCLUDES_H
#ifndef
         INCLUDES_H
#include
          <stdio.h>
         <string.h>
<ctype.h>
<stdlib.h>
#include
#include
#include
         <p33FJ128GP804.h>
#include
#include
          <cpu.h>
#include
          <ucos_ii.h>
#include
         def.h>
#include
          lib_str.h>
#include
         lib_mem.h>
#include
         <dsPIC_cfg.h> <DIO.H>
#include
#include
                   <UART.h>
#if (uC_PROBE_OS_PLUGIN > 0)
#include <os_probe.h>
#endif
#if (uC_PROBE_COM_MODULE > 0)
#include  probe_com.h>
#if (PROBE_COM_METHOD_RS232 > 0)
#include <probe_rs232.h>
#endif
#endif
#endif
                                                            /* End of File
```

../../v0.1/drivers/DIO/SOURCE/DIO.C

```
* LOCAL VARIABLES
extern OS STK
                 DIOTaskStk[DIO_TASK_STK_SIZE];
* LOCAL FUNCTION PROTOTYPES
                 DIIsTrig(DIO DI *pdi):
static void
                 DTOTask(void *data):
static void
static void
                 DIUpdate(void):
static BOOLEAN
                 DOIsBlinkEn(DIO_DO *pdo);
static void
                 DOUpdate(void);
/* $PAGE */
CONFIGURE DISCRETE INPUT EDGE DETECTION
 Description : This function is used to configure the edge detection capability of the discrete input
             channel.

n is the discrete input channel to configure (0..DIO_MAX_DI-1).

fnct is a pointer to a function that will be executed if the desired edge has been
 Arguments : n
void DICfgEdgeDetectFnct (INT8U n, void (*fnct)(void *), void *arg)
   DTO DT *ndi.
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
 CPU SR
              cpu_sr;
   if (n < DIO_MAX_DI) {</pre>
       pdi = OS_ENTER_CRITICAL();
                        = &DITbl[n]:
       pdi->DITrigFnct = fnct;
pdi->DITrigFnctArg = arg;
       OS EXIT CRITICAL():
#endif
/* $PAGE */
CONFIGURE DISCRETE INPUT MODE
 DI_MODE_LOW input is forced LOW

DI_MODE_DIRECT input is based on state of physical sensor (default)

DI_MODE_DIRECT input is based on state of physical sensor (default)

DI_MODE_EDGE_LOW_GOING a LOW-going transition is detected

DI_MODE_EDGE_HIGH_GOING both a LOW-going and a HIGH-going transition are detected

DI_MODE_TOGGLE_LOW_GOING a LOW-going transition is detected in toggle mode

DI_MODE_TOGGLE_HIGH_GOING a HIGH-going transition is detected in toggle mode
* Returns
            : None.
 Notes : Edge detection is only available if the configuration constant DI_EDGE_EN is set to 1.
void DICfgMode (INT8U n, INT8U mode)
{
#if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
 CPU SR
              cpu_sr;
   if (n < DTO MAX DT) {
       OS_ENTER_CRITICAL();
       DITbl[n].DIModeSel = mode:
       OS_EXIT_CRITICAL();
   }
/* $PAGE */
```

```
CLEAR A DISCRETE INPUT CHANNEL
* Description : This function clears the number of edges detected if the discrete input channel is
* configured to count edges.
* Arguments : n is the discrete input channel (0..DIO_MAX_DI-1) to clear.
* Returns : none
                    ***************************
#if DI_EDGE_EN
void DIClr (INT8U n)
   DIO_DI *pdi;
 #endif
    if (n < DIO_MAX_DI) {</pre>
        pdi = &DITbl[n];
OS_ENTER_CRITICAL();
        if (pdi->DIModeSel == DI_MODE_EDGE_LOW_GOING ||
pdi->DIModeSel == DI_MODE_EDGE_HIGH_GOING ||
pdi->DIModeSel == DI_MODE_EDGE_BOTH) {
                                                               /* See if edge detection mode selected */
                                                               /* Clear the number of edges detected */
           pdi->DIVal = 0;
        OS_EXIT_CRITICAL();
   }
#endif
/*$PAGE*/
GET THE STATE OF A DISCRETE INPUT CHANNEL
 Description : This function is used to get the current state of a discrete input channel. If the input
* mode is set to one of the edge detection modes, the number of edges detected is returned.

* Arguments : n is the discrete input channel (0..DIO_MAX_DI-1).

* Returns : 0 if the discrete input is negated or, if an edge has not been detected

* 1 if the discrete input is asserted
* > 0 if edges have been detected
INT16U DIGet (INT8U n)
    INT16U val:
 if (n < DIO_MAX_DI)</pre>
        OS ENTER CRITICAL():
       val = DITbl[n].DIVal;
OS_EXIT_CRITICAL();
                                                          /* Get state of DI channel
        return (val);
    } else {
       return (0);
                                                          /* Return negated for invalid channel
}
/*$PAGE*/
DETECT EDGE ON INPUT
* Description : This function is called to detect an edge (low-going, high-going or both) on the selected
* discrete input.

* Arguments : pdi is a pointer to the discrete input data structure.

* Returns : none
#if DI_EDGE_EN
static void DIIsTrig (DIO_DI *pdi)
    BOOLEAN trig;
    trig = FALSE;
switch (pdi->DIModeSel)
       case DI_MODE_EDGE_LOW_GOING:
    if (pdi->DIPrev == 1 && pdi->DIIn == 0) {
                                                          /* Negative going edge
                 trig = TRUE;
             break:
        case DI_MODE_EDGE_HIGH_GOING:
                                                          /* Positive going edge
             if (pdi->DIPrev == 0 && pdi->DIIn == 1) {
  trig = TRUE;
             break:
```

```
case DI_MODE_EDGE_BOTH:
   if ((pdi->DIPrev == 1 && pdi->DIIn == 0) ||
        (pdi->DIPrev == 0 && pdi->DIIn == 1)) {
        trig = TRUE;
                                                              /* Both positive and negative going
                                                             /* See if edge detected
/* Yes, see used defined a function
/* Yes, execute the user function
    if (trig == TRUE) {
   if (pdi->DITrigFnct != NULL) {
            (*pdi->DITrigFnct)(pdi->DITrigFnctArg);
        if (pdi->DIVal < 255) {
                                                              /* Increment number of edges counted
           pdi->DIVal++;
    pdi->DIPrev = pdi->DIIn;
                                                             /* Memorize previous input state
#endif
/*$PAGE*/
/*$PAGE*/
UPDATE DISCRETE IN CHANNELS
* Description : This function processes all of the discrete input channels.
static void DIUpdate (void)
    TNT8U
    DIO_DI *pdi;
   pdi = &DITbl[0];
for (i = 0; i < DIO_MAX_DI; i++) {
    if (pdi->DIBypasEn == FALSE) {
        switch (pdi->DIModeSel) {
            case DI_MODE_LOW:
            }
}
                                                /* See if discrete input channel is bypassed
                                                 /* No, process channel
/* Input is forced low
                     pdi->DIVal = 0;
break;
                case DI_MODE_HIGH:
    pdi->DIVal = 1;
    break;
                                                  /* Input is forced high
                     case DT MODE DIRECT:
                     case DI_MODE_INV:
#if DI EDGE EN
                case DI_MODE_EDGE_LOW_GOING:
case DI_MODE_EDGE_HIGH_GOING:
                case DI_MODE_EDGE_BOTH:
    DIIsTrig(pdi);
                                                /* Handle edge triggered mode
                     break;
#endif
/* $PAGE */
                case DI_MODE_TOGGLE_LOW_GOING:
   if (pdi->DIPrev == 1 && pdi->DIIn == 0) {
      pdi->DIVal = pdi->DIVal ? 0 : 1;
                     pdi->DIPrev = pdi->DIIn;
                     break:
                case DI_MODE_TOGGLE_HIGH_GOING:
   if (pdi->DIPrev == 0 && pdi->DIIn == 1) {
      pdi->DIVal = pdi->DIVal ? 0 : 1;
                     pdi->DIPrev = pdi->DIIn;
break;
           }
        pdi++;
                                                   /* Point to next DIO DO element
}
/* $PAGE */
DISCRETE I/O MANAGER INITIALIZATION
^{\star} Description : This function initializes the discrete I/O manager module.
* Arguments : None
```

```
* Returns : None.
void DIOInit (void)
    INT8U
              err;
    INT8U i;
DIO_DI *pdi;
DIO_DO *pdo;
    pdi = &DITbl[0];
    for (i = 0; i < DIO_MAX_DI; i++) {
    pdi->DIVal = 0;
        pdi->DIModeSel = DI_MODE
                            = DI_MODE_DIRECT; /* Set the default mode to direct input
#if DT EDGE EN
        pdi->DITrigFnct = (void *)0;
pdi->DITrigFnctArg = (void *)0;
                                                 /* No function to execute when transition detected */
#endif
        pdi++;
    pdo = &DOTbl[0];
for (i = 0; i < DIO_MAX_DO; i++) {
    pdo->DOOut = 0;
        pdo->D00ut = 0;
pdo->D0BypassEn = FALSE;
pdo->D0BybassEn = D0_MODE_DIRECT; /* Set the default mode to direct output
pdo->D0Inv = FALSE;
                                                                                                                 */
pdo->DOInv
#if DO_BLINK_MODE_EN
        pdo->DOBlinkEnSel = DO_BLINK_EN_NORMAL; /* Blinking is enabled by direct user request
        pdo->DOA
                    = 1;
= 2;
        pdo->DOB
pdo->DOBCtr
#endif
                         = 2;
        pdo++;
#if DO_BLINK_MODE_EN
    DOSyncCtrMax = 100;
    DIOInitIO();
    //OSTaskCreate(DIOTask, (void *)0, &DIOTaskStk[DIO_TASK_STK_SIZE], DIO_TASK_PRIO);
                 OSTaskCreateExt(DIOTask,
                      (void *)0,
(OS_STK *)&DIOTaskStk[0],
DIO_TASK_PRIO,
                      DIO_TASK_PRIO,
                      (OS_STK *)&DIOTaskStk[DIO_TASK_STK_SIZE-1],
DIO_TASK_STK_SIZE,
                      (void *)0.
                      OS_TASK_OPT_STK_CHK | OS_TASK_OPT_STK_CLR);
}
/*$PAGE*/
DISCRETE I/O MANAGER TASK
* Description : This task is created by DIOInit() and is responsible for updating the discrete inputs and
                discrete outputs.
                 DIOTask() executes every DIO_TASK_DLY_TICKS.
* Arguments : None.
* Returns : None.
static void DIOTask (void *data)
    data = data:
                                                           /* Avoid compiler warning (uC/OS requirement)
                                                                                                                 */
    for (;;) {
                                                           /* Delay between execution of DIO manager
/* Read physical inputs and map to DI channels
/* Update all DI channels
/* Update all DO channels
        OSTimeDly(DIO_TASK_DLY_TICKS);
        DIRd();
        DIUpdate():
        DOUpdate();
                                                           /* Map DO channels to physical outputs
        DOWr();
    }
}
/*$PAGE*/
                                     SET THE STATE OF THE BYPASSED SENSOR
* Description : This function is used to set the state of the bypassed sensor. This function is used to simulate the presence of the sensor. This function is only valid if the bypass 'switch'
               is open.
                 is open.

n is the discrete input channel (0..DIO_MAX_DI-1).

val is the state of the bypassed sensor:

0 indicates a negated sensor
1 indicates an asserted sensor
  Arguments
              : n
                                 indicates the number of edges detected in edge mode
```

```
* Returns : None.
void DISetBypass (INT8U n, INT16U val)
    DIO DI *pdi:
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
  CPU SR
                 cpu_sr;
  #endif
    if (n < DTO MAX DT) {
         pdi = &DITbl[n];
         OS_ENTER_CRITICAL();
if (pdi->DIBypassEn == TRUE) {
                                                     /* See if sensor is bypassed
/* Yes, then set the new state of the DI channel
             pdi ->DIVal = val;
         OS EXIT CRITICAL():
}
/* $PAGE */
SET THE STATE OF THE SENSOR BYPASS SWITCH
* Description : This function is used to set the state of the sensor bypass switch. The sensor is

* bypassed when the 'switch' is open (i.e. DIBypassEn is set to TRUE).

* Arguments : n is the discrete input channel (0..DIO_MAX_DI-1).

* state is the state of the bypass switch:
                             FALSE disables sensor bypass (i.e. the bypass 'switch' is closed)
TRUE enables sensor bypass (i.e. the bypass 'switch' is open)
          s : None.
void DISetBypassEn (INT8U n, BOOLEAN state)
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
                 cpu_sr;
  #endif
    if (n < DIO_MAX_DI)</pre>
         OS_ENTER_CRITICAL();
DITbl[n].DIBypassEn = state;
OS_EXIT_CRITICAL();
}
/* $PAGE */
                                  CONFIGURE THE DISCRETE OUTPUT BLINK MODE
* Description: This function is used to configure the blink mode of the discrete output channel.

* Arguments: n is the discrete output channel (0..DIO_MAX_DO-1).

* mode is the desired blink mode:

* DO_BLINK_EN Blink is always enabled

* DO_BLINK_EN_NORMAL Blink depends on user request's state

* DO_BLINK_EN_INV Blink depends on the complemented user request's state
                       DO_BLINK_EN_INV Blink depends on the complemented user request's is the ON time relative to how often the DIO task executes (1..250) is the period (in DO_MODE_BLINK_ASYNC mode) (1..250)
                 b
* Returns : None.
*/
#if DO_BLINK_MODE_EN
void DOCfgBlink (INT8U n, INT8U mode, INT8U a, INT8U b)
    DIO_DO *pdo;
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
  CPII SR
               cpu_sr;
  #endif
    OS_ENTER_CRITICAL();
         pdo->DOBlinkEnSel = mode;
pdo->DOB = a;
pdo->DOB = b;
         pdo->DOB
pdo->DOBCtr
         OS_EXIT_CRITICAL();
#endif
CONFIGURE DISCRETE OUTPUT MODE
* Description : This function is used to configure the mode of a discrete output channel.
```

```
n is the discrete output channel to configure (0..DIO_MAX_DO-1).
mode is the desired mode and can be:
DO_MODE_LOW output is forced LOW
* Arguments
                      DO_MODE_HIGH
DO_MODE_DIRECT
                                               output is forced HIGH output is based on state of DOBypass
                      DO_MODE_BLINK_SYNC
DO_MODE_BLINK_ASYNC
                                             output will be blinking synchronously with DOSyncCtr
output will be blinking based on DOA and DOB
                     indicates whether the output will be inverted:
TRUE forces the output to be inverted
FALSE does not cause any inversion
void DOCfgMode (INT8U n, INT8U mode, BOOLEAN inv)
     #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
  CPU SR
               cpu_sr;
  #endif
    pdo = &DOOOS_ENTER_CRITICAL();
        pdo->DOModeSel = mode;
pdo->DOInv = inv;
        OS_EXIT_CRITICAL();
    }
}
/*$PAGE*/
GET THE STATE OF THE DISCRETE OUTPUT
* Description : This function is used to obtain the state of the discrete output.

* Arguments : n is the discrete output channel (0..DIO_MAX_DO-1).

* Returns : TRUE if the output is asserted.

* FALSE if the output is negated.
*/
BOOLEAN DOGET (INT8U n)
 #endif
    if (n < DIO_MAX_DO) {</pre>
        OS_ENTER_CRITICAL();
out = DOTb1[n].DOOut;
OS_EXIT_CRITICAL();
        return (out);
    } else {
       return (FALSE);
}
/*$PAGE*/
SEE IF BLINK IS ENABLED
* Description : See if blink mode is enabled.
  Arguments : pdo is a pointer to the discrete output data structure. Returns : TRUE if blinking is enabled
* FALSE otherwise
#if DO_BLINK_MODE_EN
static BOOLEAN DOIsBlinkEn (DIO_DO *pdo)
    BOOLEAN en:
    en = FALSE;
    switch (pdo->DOBlinkEnSel) {
   case DO_BLINK_EN:
                                           /* Blink is always enabled
             en = TRUE:
             break;
        case DO_BLINK_EN_NORMAL:
                                            /* Blink depends on user request's state
             en = pdo->DOBypass;
break;
             case DO_BLINK_EN_INV:
    }
```

```
return (en);
/* $PAGE */
SET THE STATE OF THE DISCRETE OUTPUT
 Description: This function is used to set the state of the discrete output.
 Arguments : n is the discrete output channel (0..DIO_MAX_DO-1).

state is the desired state of the output:

FALSE indicates a negated output
                          TRUE indicates an asserted output
**Notes : The actual output will be complemented if 'DIInv' is set to TRUE.
void DOSet (INT8U n. BOOLEAN state)
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
               cpu_sr;
  #endif
    if (n < DIO_MAX_DO)</pre>
       OS_ENTER_CRITICAL();
DOTbl[n].DOCtrl = state;
OS_EXIT_CRITICAL();
}
/* $PAGE */
SET THE STATE OF THE BYPASSED OUTPUT
turns : None.

tes : 1) The actual output will be complemented if 'DIInv' is set to TRUE.

2) In blink mode, this allows blinking to be enabled or not.
* Returns
void DOSetBypass (INT8U n, BOOLEAN state)
    #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
  CPU_SR
               cpu_sr;
  #endif
    if (n < DIO_MAX_DO) {</pre>
        pdo = &DOTbl[n];
        OS_ENTER_CRITICAL();
if (pdo->DOBypassEn == TRUE) {
   pdo->DOBypass = state;
        OS_EXIT_CRITICAL();
}
/* $PAGE */
SET THE STATE OF THE OUTPUT BYPASS
* Description : This function is used to set the state of the output bypass switch. The output is bypassed when the 'switch' is open (i.e. DOBypassEn is set to TRUE).
               uypassed when the switch' is open (i.e. DOBypassEn is set to TRUE:

n is the discrete output channel (0..DIO_MAX_DO-1).

state is the state of the bypass switch:

FALSE disables output bypass (i.e. the switch is closed)

TRUE enables output bypass (i.e. the switch is open)
* Returns : None.
void DOSetBypassEn (INT8U n, BOOLEAN state)
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
                cpu_sr;
 #endif
   if (n < DIO_MAX_DO) {
    OS_ENTER_CRITICAL();</pre>
        DOTbl[n].DOBypassEn = state;
        OS EXIT CRITICAL():
}
```

```
/*$PAGE*/
SET THE MAXIMUM VALUE FOR THE SYNCHRONOUS COUNTER
* Description : This function is used to set the maximum value taken by the synchronous counter which is

used in the synchronous blink mode.

Arguments : val is the maximum value for the counter (1..255)

Returns : None.
#if DO_BLINK_MODE_EN
void DOSetSyncCtrMax (INT8U val)
 #if (CPU_CFG_CRITICAL_METHOD == CPU_CRITICAL_METHOD_STATUS_LOCAL)
 CPU_SR
#endif
                  cpu_sr;
    OS_ENTER_CRITICAL();
    DOSyncCtrMax = val;
DOSyncCtr = val;
OS_EXIT_CRITICAL();
#endif
/*$PAGE*/
UPDATE DISCRETE OUT CHANNELS
 Description: This function is called to process all of the discrete output channels.
* Arguments : None.
* Returns : None.
static void DOUpdate (void)
    INT8U
    BOOLEAN out;
DIO_DO *pdo;
    pdo = &DOTb1[0];
for (i = 0; i < DIO_MAX_DO; i++) {
   if (pdo->DOBypassEn == FALSE) {
      pdo->DOBypass = pdo->DOCtr1;
}
                                                 /* Process all discrete output channels
/* See if DO channel is enabled
/* Obtain control state from application
         out = FALSE;
switch (pdo->DOModeSel) {
    case DO_MODE_LOW:
                                                        /* Assume that the output will be low unless changed */
                                                        /* Output will in fact be low
                   break:
                                                      /* Output will be high
             case DO_MODE_HIGH:
                   out = TRUE;
break;
                                                      /* Output is based on state of user supplied state
             case DO MODE DIRECT:
                   out = pdo->DOBypass;
break;
/* $PAGE *
#if DO_BLINK_MODE_EN
                                                                   /* Sync. Blink mode
/* See if Blink is enabled ...
/* ... yes, High when below threshold
             case DO_MODE_BLINK_SYNC:
   if (DOIsBlinkEn(pdo)) {
                       if (pdo->DOA >= DOSyncCtr) {
   out = TRUE;
                        }
                   break ·
                                                                 /* Async. Blink mode
/* See if Blink is enabled ...
/* ... yes, High when below threshold
             case DO_MODE_BLINK_ASYNC:
   if (DOIsBlinkEn(pdo)) {
                       if (pdo->DOA >= pdo->DOBCtr) {
   out = TRUE;
                       }
                   if (pdo->DOBCtr < pdo->DOB) {
   pdo->DOBCtr++;
                                                                   /* Update the threshold counter
                   } else {
   pdo->DOBCtr = 0;
#endif
         if (pdo->DOInv == TRUE) {
    pdo->DOOut = out ? FALSE : TRUE;
} else {
                                                                  /* See if output needs to be inverted ...
/* ... yes, complement output
             pdo->D00ut = out;
                                                                    /* ... no, no inversion!
         pdo++;
                                                                    /* Point to next DIO_DO element
    }
```

```
#if DO_BLINK_MODE_EN
   if (DOSyncCtr < DOSyncCtrMax) {
    DOSyncCtr++;</pre>
                                                          /* Update the synchronous free running ctr */
   } else {
   DOSyncCtr = 0;
/*$PAGE*/
#ifndef CFG C
                                      INITIALIZE PHYSICAL I/Os
* Description : This function is by DIOInit() to initialze the physical I/O used by the DIO driver.
 Arguments : None.
             : The physical I/O is assumed to be an 82C55 chip initialized as follows:
 Notes
*/
void DIOInitIO (void)
        //Configuracin de los puertos como
        // SALIDAS
       TRISBbits.TRISB9 = 0;
TRISBbits.TRISB8 = 0;
       TRISBbits.TRISB7 = 0;
TRISBbits.TRISB6 = 0;
       IRISBUITS.IRISBO = 0;

// ENTRADAS

ADIPCFGLbits.PCFG6 = 1; //RC0

ADIPCFGLbits.PCFG7 = 1; //RC1

ADIPCFGLbits.PCFG8 = 1; //RC2
       TRISCbits.TRISC0 = 1;
       TRISCbits.TRISC1 = 1;
TRISCbits.TRISC2 = 1;
       TRISCbits.TRISC3 = 1;
}
READ PHYSICAL INPUTS
* Description : This function is called to read and map all of the physical inputs used for discrete
^{\ast} inputs and map these inputs to their appropriate discrete input data structure. 
 ^{\ast} Arguments : None.
 Returns
              : None.
void DIRd (void)
   DIO_DI *pdi;
    INT8U
           i;
in;
msk;
    INT8U
   INT8U
   pdi = &DITbl[0];
                                                          /* Point at beginning of discrete inputs
   /* Set mask to extract bit 0
    in |= PORTCbits.RC0;
                                                            /* Read the physical port (8 bits)
             in |= (PORTCbits.RC1<<1);
in |= (PORTCbits.RC2<<2);
in |= (PORTCbits.RC3<<3);
   for (i = 0; i < 8; i++) {
   pdi->DIIn = (BOOLEAN)(in & msk) ? 1 : 0;
   msk <<= 1;</pre>
                                                          /* Map all 8 bits to first 8 DI channels */
       pdi++;
   }
}
/*$PAGE*/
                                      UPDATE PHYSICAL OUTPUTS
* Description : This function is called to map all of the discrete output channels to their appropriate
* physical destinations.
* Arguments : None.
void DOWr (void)
   DTO DO *pdo:
    INT8U
   INT8U
           out:
```

```
INT8U
                msk;
                                                               /* Point at first discrete output channel
/* First DO will be mapped to bit 0
/* Local 8 bit port image
/* Map first 8 DO to 8 bit port image
      pdo = &DOTbl[0];
msk = 0x01;
      out = 0x00;
for (i = 0; i < 8; i++) {
           if (pdo->DOOut == TRUE) {
    out |= msk;
            msk <<= 1;
            pdo++;
                        PORTBbits.RB9 = out & 0x01;

PORTBbits.RB8 = (out>>1) & 0x01;

PORTBbits.RB7 = (out>>2) & 0x01;

PORTBbits.RB6 = (out>>3) & 0x01;
#endif
                                                 ../../v0.1/drivers/DIO/SOURCE/DIO.H
                                                     Embedded Systems Building Blocks
                                                 Complete and Ready-to-Use Modules in C
                                                              Discrete I/O Module
                                           (c) Copyright 1999, Jean J. Labrosse, Weston, FL
All Rights Reserved
* Filename : DIO.H
* Programmer : Jean J. Labrosse
*/
* CONFIGURATION CONSTANTS
#ifndef CFG_H
#define FALSE
#define TRUE
                                                                                                                                                            0
                                                                                                                                    ! FALSE
#define DIO_TASK_PRIO
#define DIO_TASK_DLY_TICKS
                                                  256//luis126
#define DIO_TASK_STK_SIZE
#define DIO_MAX_DI
#define DIO_MAX_DO
                                                                /* Maximum number of Discrete Input Channels (1..255)
/* Maximum number of Discrete Output Channels (1..255)
#define DI_EDGE_EN
                                                               /* Enable code generation to support edge trig. (when 1)
#define DO_BLINK_MODE_EN
                                                               /* Enable code generation to support blink mode (when 1)
#endif
#ifdef DIO_GLOBALS
#define DIO_EXT
#else
#define DIO_EXT extern
* DISCRETE INPUT CONSTANTS
                                                                /* DI MODE SELECTOR VALUES
/* Input is forced low
/* Input is forced high
/* Input is based on state of physical input
/* Input is based on the complement of the physical input
/* Low going edge detection of input
/* High going edge detection of input
/* Both low and high going edge detection of input
/* Low going edge detection of input
/* Low going edge detection of input
/* High going edge detection of input
#define DI_MODE_LOW
#define DI_MODE_HIGH
#define DI_MODE_DIRECT
#define DI_MODE_INV
#define DI_MODE_EDGE_LOW_GOING
                                                     3
#define DI_MODE_EDGE_HIGH_GOING 5
#define DI_MODE_EDGE_BOTH 6
#define DI_MODE_TOGGLE_LOW_GOING 7
#define DI_MODE_TOGGLE_HIGH_GOING 8
                                                                /* DI EDGE TRIGGERING MODE SELECTOR VALUES
/* Negative going edge
/* Positive going edge
/* Both positive and negative going
#define DI_EDGE_LOW_GOING
#define DI_EDGE_HIGH_GOING
#define DI_EDGE_BOTH
/* $PAGE * /
```

```
DISCRETE OUTPUT CONSTANTS
                                                                                                   /* DO MODE SELECTOR VALUES
                                                                                               /* Output will be low
/* Output will be high
/* Output is based on state of user supplied state
/* Sync. Blink mode
/* Async. Blink mode
#define DO_MODE_LOW
#define DO_MODE_HIGH
#define DO_MODE_BLINK_SYNC
                                                                                 2
#define DO MODE BLINK ASYNC
                                                                                           /* DO BLINK MODE ENABLE SELECTOR VALUES
/* Blink is always enabled
/* Blink depends on user request's state
/* Blink depends on the complemented user request's state
#define DO_BLINK_EN
#define DO_BLINK_EN_NORMAL 1
#define DO_BLINK_EN_INV 2
* DATA TYPES
                                                                                    /* DISCRETE INPUT CHANNEL DATA STRUCTURE
/* Current state of sensor input
/* State of discrete input channel (or # of transitions)
/* Previous state of DIIn for edge detection
/* Bypass enable switch (Bypass when TRUE)
/* Discrete input channel mode selector
typedef struct dio_di {
                                                                                                                                                                                                                                             */
*/
*/
*/
*/
         BOOLEAN DIIn;
INT16U DIVal;
        BOOLEAN DIRVERSION DIR
                               DIBypassEn;
                               DIModeSel;
         INT8U
#if DI_EDGE_EN
    void (*DITrigFnct)(void *);
                                                                                    /* Function to execute if edge triggered
         void
                              *DITrigFnctArg;
                                                                                       /* arguments passed to function when edge detected
#endif
} DIO_DI;
typedef struct dio_do {
                                                                                       /* DISCRETE OUTPUT CHANNEL DATA STRUCTURE
                                                                                    /* DISCRETE OUTPUT CHANNEL DATA STRUCTURE
/* Current state of discrete output channel
/* Discrete output control request
/* Discrete output control bypass state
/* Bypass enable switch (Bypass when TRUE)
/* Discrete output channel mode selector
/* Blink enable mode selector
/* Discrete output inverter selector (Invert when TRUE)
         BOOLEAN
BOOLEAN
                               DOOut;
DOCtrl;
         BOOL FAN
                               DOBypass;
DOBypassEn;
         BOOLEAN
         TNTSU
                                DOModeSel;
                                DOBlinkEnSel;
         INT8U
                               DOInv;
         BOOL FAN
#if DO_BLINK_MODE_EN
                                                                                      /* Blink mode ON time
                        DOA;
         TNT8U
                                                                                      /* Asynchronous blink mode period
/* Asynchronous blink mode period counter
         INT8U
                              DOBCtr;
         INT8U
#endif
} DIO_DO;
* GLOBAL VARIABLES
DIO_EXT DIO_DI
DIO_EXT DIO_DO
                                       DITbl[DIO_MAX_DI];
DOTbl[DIO_MAX_DO];
              DO_BLINK_MODE_EN
DIO_EXT INT8U DOSyncCtr;
DIO_EXT INT8U DOSyncCtr;
DIO_EXT INT8U DOSyncCtrM;
#endif
                                              DOSyncCtrMax;
* FUNCTION PROTOTYPES
*/
void
                    DIOInit(void);
void
                    DICfgMode(INT8U n, INT8U mode);
                  DIGet(INT8U n);
DISetBypassEn(INT8U n, BOOLEAN state);
TNT16U
void
biov
                    DISetBypass(INT8U n, INT16U val);
#if
void
                    DIClr(INT8U n);
void
                    {\tt DICfgEdgeDetectFnct(INT8U\ n,\ {\it void\ (*fnct)(void\ *),\ void\ *arg);}
#endif
                    DOCfgMode(INT8U n, INT8U mode, BOOLEAN inv);
void
                    DOGET(INT8U n, INT8U mode, BOOLEAN DOGET(INT8U n);
DOSet(INT8U n, BOOLEAN state);
DOSetBypass(INT8U n, BOOLEAN state);
DOSetBypassEn(INT8U n, BOOLEAN state);
void
void
#if
                    DO BLINK MODE EN
                   DOCfgBlink(INT8U n, INT8U mode, INT8U a, INT8U b);
DOSetSyncCtrMax(INT8U val);
void
void
```

```
#endif
FUNCTION PROTOTYPES
                                                                                                          HARDWARE SPECIFIC
11
void
                     DIOInitIO(void):
                     DIRd(void);
DOWr(void);
void
void
                                                                                                      ../../v0.1/drivers/UART.c
//#include <includes.h>
#include <p33FJ128GP804.h>
#include 'UART.h''
void InitUART1(void) {
                   // configure U1MODE
U1MODEbits.UARTEN = 0;
                                                                           // Bit15 TX, RX DISABLED, ENABLE at end of func
                  //UIMODEbits.notimplemented; // Bit13 IA, NA DISABLED, //UIMODEbits.USIDL = 0; // Bit13 Continue in Idle UIMODEbits.IREN = 0; // Bit12 No IR translation UIMODEbits.RTSMD = 0; // Bit11 Simplex Mode
                  UIMODEbits.NTSMD = 0;  // Bit11 Simplex Mode
//UIMODEbits.notimplemented;  // Bit10
UIMODEbits.UEN = 0;  // Bit8,9 TX,RX enabled, CTS,RTS not
UIMODEbits.WAKE = 0;  // Bit7 No Wake up (since we don't sleep here)
UIMODEbits.LPBACK = 0;  // Bit6 No Loop Back
UIMODEbits.ABAUD = 0;  // Bit5 No Autobaud (would require sending '55')
UIMODEbits.URXINV = 0;  // Bit4 IdleState = 1 (for dsPIC)
UIMODEbits.BRGH = 0;  // Bit3 16 clocks per bit period
UIMODEbits.PDSEL = 0;  // Bit51,2 8bit, No Parity
UIMODEbits.STSEL = 0;  // Bit0 One Stop Bit
                   // U1BRG = (Fcy / (16 * BaudRate)) - 1
// U1BRG = (39.804.000 / (16 * 9600))
// U1BRG = 258.140625 //Round to 258
                   U1BRG = 258:
                 // Load all values in for UISTA SFR
UISTAbits.UTXISEL1 = 0; //Bit15 Int when Char is transferred (1/2 config!)
UISTAbits.UTXISEL0 = 0; //Bit14 N/A, IRDA config
UISTAbits.UTXISEL0 = 0; //Bit13 Other half of Bit15
//UISTAbits.UTXISER = 0; //Bit11 Disabled
UISTAbits.UTXER = 0; //Bit11 Disabled
UISTAbits.UTXER = 0; //Bit10 Tx pins controlled by periph
UISTAbits.UTXEF = 0; //Bit9 *Read Only Bit*
UISTAbits.UTXEF = 0; //Bit8 *Read Only bit*
UISTAbits.UTXEF = 0; //Bit5 Address Detect Disabled
UISTAbits.UTXED = 0; //Bit5 Address Detect Disabled
UISTAbits.RIDLE = 0; //Bit4 *Read Only Bit*
UISTAbits.PERR = 0; //Bit3 *Read Only Bit*
UISTAbits.PERR = 0; //Bit3 *Read Only Bit*
UISTAbits.PERR = 0; //Bit3 *Read Only Bit*
UISTAbits.PERR = 0; //Bit1 *Read Only Bit*
UISTAbits.DERR = 0; //Bit1 *Read Only Bit*
UISTAbits.UTXDA = 0; //Bit0 *Read Only Bit*
                    // Load all values in for U1STA SFR
                  U1MODEbits.UARTEN = 1; // And turn the peripheral on U1STAbits.UTXEN = 1 ;
                   // I think I have the thing working now.
                                                                                                     ../../v0.1/drivers/UART.h
#ifndef UART_H
#define UART_H
void InitUART1(void );
#endif
                                                                                                                                                                               /* End of file
```

/media/sda2/SOFTWARE/UCOS-II/TFINAL/TFINAL.C

```
#include ''includes.h''
* CONSTANTES
#define TASK_STK_SIZE 512 /* Size of each task's stacks (# of WORDs)
#define CFG_H
/* Startup task stack
/* Task Times task stack
/* Task RX task stack
OS_STK
             TaskStartStk[TASK_STK_SIZE];
TaskTimesStk[TASK_STK_SIZE];
             TaskRxStk[TASK_STK_SIZE];
        *TransmisionesLists
*DatoRecibidoMbox;
             *TransmisionesListasSem;
OS_EVENT
/******Variables globales********/
* FUNCTION PROTOTYPES
void
     TaskStart (void *data);
Task_Rx (void *data);
                               /* Function prototypes of tasks
void
     Task_Times (void *data);
void
void main (void)
      PC_DispClrScr(DISP_FGND_WHITE); /* Clear the screen */
OSInit(); /* Initialize uC/OS-II */
PC_DOSSaveReturn(); /* Save environment to return to DOS */
PC_VectSet(uCOS, OSCtxSw); /* Install uC/OS-II's context switch vector */
       //Crear los Semaphores (Buzones)
      TransmisionesListasSem = OSSemCreate(0);
       //Crear los MailBox (Buzones)
       DatoRecibidoMbox=OSMboxCreate((void *)0);
      OSTaskCreate(TaskStart, (void *)0, &TaskStartStk[TASK_STK_SIZE-1], 0);
                                    /* Start multitasking
* STARTUP TASK
void TaskStart (void *data)
       WORD key;
                                   /* Prevent compiler warning
      data = data;
      PC_DispStr(25, 27, '<-PRESS 'ESC' TO QUIT->'', DISP_FGND_WHITE);
PC_DispStr(16, 1, 'Trabajo Final - uC/OS-II, The Real-Time Kernel'', DISP_FGND_WHITE + DISP_BGND_RED);
      OS_ENTER_CRITICAL(); /* Install uC/OS-II's c
PC_VectSet(0x08, OSTickISR);
PC_SetTickRate(OS_TICKS_PER_SEC); /* Reprogram tick rate
OS_EXIT_CRITICAL();
                                   /* Install uC/OS-II's clock tick ISR
      OSStatInit():
      OSTaskCreate(Task_Times, (void *)0, &TaskTimesStk[TASK_STK_SIZE-1], 7);
OSTaskCreate(Task_Rx, (void *)0, &TaskRxStk[TASK_STK_SIZE-1], 8);
```

```
for (;;)
                     PC_DispStr(25, 27, ''<-PRESS 'ESC' TO QUIT->'', DISP_FGND_WHITE);
PC_DispStr(16, 1, ''Trabajo Final - uC/OS-II, The Real-Time Kernel'', DISP_FGND_WHITE + DISP_BGND_RED
                                                           /* See if key has been pressed
                     if (PC_GetKey(&key) == TRUE)
                               if (key == 0x1B)
                                                           /* Yes, see if it's the ESCAPE key
                               {
                                         PC_DOSReturn();
                                                                     /* Yes, return to DOS
                               }
                     OSTimeDlyHMSM(0, 0, 1, 0);
                                                                 /* Espera 1 segundo */
}
/
***********************
* TASK_RX
void Task_Rx (void *data)
          INT8U error, errSem,errMbox;
INT8U i, c;
INT8U periodo[7],s[8];
int k=0,kk=0 ,kdata = 0;
char sdata[] = '0000.00';
INT8U FlagInicio = 0;
          data = data;
          CommCfgPort(COMM2,9600,8,COMM_PARITY_NONE,1);
          CommSetIntVect(COMM2);
CommRxIntEn(COMM2);
          for(;;)
                     PC_DispStr(28, 6, '' Dato recibido: '', DISP_FGND_YELLOW + DISP_BGND_BLUE);
PC_DispStr(28, 8, '' Periodo [seg.]: '', DISP_FGND_YELLOW);
PC_DispStr(28, 10, '' Char recibidos: '', DISP_FGND_YELLOW);
                     if(!CommIsEmpty(COMM2))
                               c = CommGetChar(COMM2,&error);
                               if(error==COMM_NO_ERR)
                                          switch(c)
                                                    case 58:
                                                               FlagInicio = 1;
                                                              break;
                                                    case 10:
                                                              kdata = 0;
                                                              Audit = 0,
FlagInicio = 0;
//errSem = OSSemPost(TransmisionesListasSem);
//printf('\n %s', sdata);
errMbox = OSMboxPost(DatoRecibidoMbox, (void *)&sdata[0]);
                                                              break;
                                                    default:
                                                               if(FlagInicio == 1)
                                                                         kdata++;
                                                                         kdata++;
sprintf(s, ''%d'', k);
PC_DispStr(55, 10, s, DISP_FGND_YELLOW);
sdata[kdata] = c;
                                                              }
                                       }
                     OSTimeDlyHMSM(0, 0, 0, 100);
                                                             Task_Times
* Medicion de tiempos de ejecucion
void Task_Times(void *data)
          INT8U
                   err:
                  errSem, errMbox;
s[40];
          char s[40];
char * PtrSData;
float Fdata, periodo;
data = data;
```

/media/sda2/SOFTWARE/UCOS-II/TFINAL/OS_CFG.H

```
The Real-Time Kernel
                                (c) Copyright 1992-1998, Jean J. Labrosse, Plantation, FL
                                                      All Rights Reserved
                                             Configuration for Intel 80x86 (Large)
* File : OS_CFG.H
  By : Jean J. Labrosse
                              --
* uC/OS-II CONFIGURATION
#define OS_MAX_EVENTS
                                       30 /* Max. number of event control blocks in your application ...
                                              /* Max. number of event control blocks in your application ...
/* ... MUST be >= 2
/* Max. number of memory partitions ...
/* ... MUST be >= 2
/* Max. number of queue control blocks in your application ...
/* ... MUST be >= 2
/* Max. number of tasks in your application ...
/* ... MUST be >= 2
#define OS_MAX_MEM_PART
                                        30
#define OS_MAX_QS
                                          30
#define OS_MAX_TASKS
                                         30
#define OS_LOWEST_PRIO
                                        20
                                              /* Defines the lowest priority that can be assigned ... /* ... MUST NEVER be higher than 63!
#define OS_TASK_IDLE_STK_SIZE 512
                                               /* Idle task stack size (# of 16-bit wide entries)
                                              /* Enable (1) or Disable(0) the statistics task
/* Statistics task stack size (# of 16-bit wide entries)
#define OS_TASK_STAT_EN
#define OS_TASK_STAT_STK_SIZE 512
#define OS_CPU_HOOKS_EN
                                         1
                                                /* uC/OS-II hooks are found in the processor port files
                                              /* uC/OS-II hooks are found in the processor port files
/* Include code for MAILBOXES
/* Include code for MEMORY MANAGER (fixed sized memory blocks)
/* Include code for QUEUES
/* Include code for SEMAPHORES
/* Include code for OSTaskChangePrio()
/* Include code for OSTaskCreate()
/* Include code for OSTaskCreateExt()
/* Include code for OSTaskCreate()
#define OS_MBOX_EN
#define OS_MEM_EN
#define OS_Q_EN
#define OS_SEM_EN
#define OS_TASK_CHANGE_PRIO_EN
#define OS TASK CREATE EN
#define OS_TASK_CREATE_EXT_EN
#define OS TASK DEL EN
#define OS_TASK_SUSPEND_EN
                                               /* Include code for OSTaskSuspend() and OSTaskResume()
#define OS_TICKS_PER_SEC
                                        200 /* Set the number of ticks in one second
```