UNIVERSIDAD TECNOLOGICA NACIONAL - F.R.C.			
ELECTRÓNICA DE POTENCIA			
	AÑO	CURSO	HOJA
	2009	5R1	1

ELECTRÓNICA DE POTENCIA

TP N° 4: FUENTE DE ALIMENTACIÓN DE ALTA CORRIENTE Y ALTA TENSIÓN

Integrantes:

Bongiovanni, Pablo Guanuco, Luis Sanso, Marco Vassia, Gonzalo

Curso: 5R1



AÑO	CURSO	HOJA
200	5R1	2

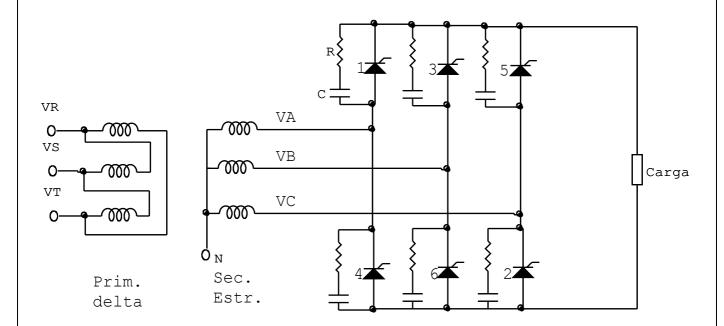
Introducción

Las fuentes de alimentación con tiristores son ampliamente utilizadas para aplicaciones industriales ya que permite suministrar potencias hasta 220kW.

Los tiristores del lado superior, al igual que los del lado inferior se disparan a intervalos de $\pi/3$, aunque desfasados $\pi/6$ entre sí, lográndose un ripple de tensión con una frecuencia 6 x f. En la rectificación no controlada (desarrollada con diodos) solo suministra una salida de tensión fija. Para obtener una tensión variable y controlada, es necesario la implementación de tiristores. Al utilizar tiristores es posible controlar el ángulo de conducción retardando el punto donde los diodos automáticamente entran en conducción.

Los tiristores se activaran enviándole un pulso de mando en la compuerta y se desactivan cuando el tiristor siguiente entre en conducción, o por tensión inversa aplicada en sus bornes luego de cierto ángulo de conducción, si el transistor siguiente no se dispara.

Ambos casos corresponden al bloqueo natural, debido a que no es necesario implementar circuitos auxiliares de bloqueo.



ripple =
$$6 \times f$$

 $y f = 50Hz$
 \therefore ripple = $6 \times 50Hz = 300Hz$ deripple



ELECTRÓNICA DE POTENCIA

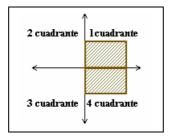
AÑO	CURSO	HOJA
2009	5R1	3

Por lo tanto cumple con las especificaciones de la fuente de poseer un ripple de 300Hz, ya que:

Para disparar un tiristor se deben tener muy en cuenta las condiciones de polarización entre el ánodo y cátodo. Además debe aplicarse una corriente adecuada en su compuerta, con la cual se obtiene el mando del dispositivo.

El tiristor se disparará un ángulo de conducción que cesará cuando el tiristor siguiente sea disparado.

Con estos convertidores solo se puede operar en el 1º y 4º cuadrante como se puede observar a continuación.



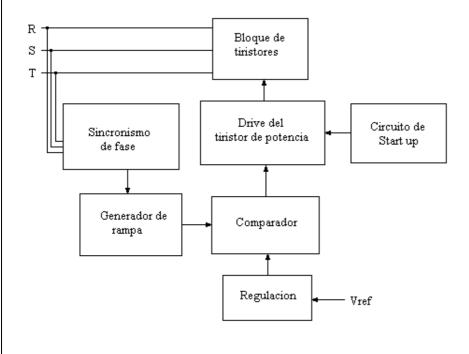
En el primer cuandrante entrega energia a la carga, y en el 4 es receptor, operando en modo inversor, conmutado por la red, o inversor autonomo.

El ángulo de retraso α puede variar desde cero hasta π , obteniéndose en la carga máxima tensión y cero respectivamente.

En régimen permanente supondremos que la carga no se anula, por lo que siempre estará conduciendo un tiristor.

Se sabe que se produce un retardo en el encendido del tiristor lo que permite controlar la tensión de salida de la fuente de alimentación.

Diagrama en bloques del sistema propuesto:



ELECTRÓNICA DE POTENCIA

AÑO	CURSO	HOJA
2009	5R1	4

Rectificador trifásico de onda completa

La tensión en las fases del secundario (3 fases desfasadas 120° entre si) son:

$$V_{1} = V_{FM} sen(\varpi t)$$

$$V_{2} = V_{FM} sen(\varpi t - \frac{2\pi}{3})$$

$$V_{3} = V_{FM} sen(\varpi t + \frac{2\pi}{3})$$

Las tensiones de línea estarán dadas por la diferencia de las tensiones de líneas:

$$V_{1-2} = V_1 - V_2 = \sqrt{3} * V_{FM} sen(\varpi \ t + \frac{\pi}{6}) = 537 sen(\varpi \ t + \frac{\pi}{6})$$

$$V_{2-3} = V_2 - V_3 = \sqrt{3} * V_{FM} sen(\varpi \ t - \frac{\pi}{2}) = 537 sen(\varpi \ t - \frac{\pi}{2})$$

$$V_{3-1} = V_3 - V_1 = \sqrt{3} * V_{FM} sen(\varpi \ t + \frac{\pi}{2}) = 537 sen(\varpi \ t + \frac{\pi}{2})$$

La tensión promedio de continua de salida viene dada por la siguiente expresión:

$$Vav = \frac{3}{\pi} \int_{\frac{\pi}{6} + \alpha}^{\frac{\pi}{2} + \alpha} V_{1-2}.\partial (wt) = \frac{3}{\pi} \int_{\frac{\pi}{6} + \alpha}^{\frac{\pi}{2} + \alpha} \sqrt{3}.Vmax.Sen(wt + \pi/6).\partial (wt)$$

$$Vav = \frac{3\sqrt{3}.Vmax}{\pi} Cos(\alpha)$$

La tensión de salida rms será:

$$Vrms^{2} = \frac{1}{\pi / 3} \int_{\frac{\pi}{6} + \alpha}^{\frac{\pi}{2} + \alpha} 3.V \max^{2} .Sen^{2} (wt + \pi / 6).\partial (wt)$$

$$Vrms = \sqrt{3}.V \max \sqrt{\frac{1}{2} + \frac{3\sqrt{3}}{4\pi} Cos(2\alpha)}$$

<u>Cálculo de los Tiristores de Potencia:</u>

La *máxima tensión inversa* que tendrán que soportar los *tiristores* viene dado por la siguiente relación:

$$V_{RM} = 2*V_{FM} * \cos{\frac{\pi}{2q}}$$
 donde: $q = 3$; $V_{FM} = 311 \text{ V}$

$$V_{RM} = 2*311*\cos 0.5236 = 538,66V$$

AÑO	CURSO	HOJA
2009	5R1	5

Corriente media y eficaz del tiristor:

$$I_{TAV} = \frac{I_{\text{max}}}{q} = \frac{100}{3} = 33.33A$$

$$I_{RMS} = \frac{I_{\text{max}}}{\sqrt{q}} = \frac{100}{\sqrt{3}} = 57.73 A$$

Cálculo de los ángulos de retardo α:

$$V_{\scriptscriptstyle m} = \frac{2q}{\pi} V_{\scriptscriptstyle fM} sen \left(\frac{\pi}{q}\right) (\cos \alpha)$$
; donde $V_{\scriptscriptstyle m} = valor \, medio \, de \, la \, tensión \, rectificada \, total$

Para V_m = 300V (tensión máxima), tenemos que el ángulo de retardo α es:

$$\alpha = \cos^{-1}\left(\frac{V_m \pi}{2q \ V_{fM} sen\frac{\pi}{q}}\right) = \cos^{-1}\left(\frac{300V \pi}{2*3*311*sen(60^\circ)}\right) = \cos^{-1}(0.583215) = 54.33^\circ$$

Para V_m = 150V (tensión mínima), el ángulo de retardo α es:

$$\alpha = \cos^{-1}\left(\frac{V_m \pi}{2q V_{fM} sen \frac{\pi}{q}}\right) = \cos^{-1}\left(\frac{150 V \pi}{2*3*311*sen(60^\circ)}\right) = \cos^{-1}(0.291607) = 73.04^\circ$$

Por lo tanto el rango de variación del ángulo de retardo de nuestra fuente será de:

$$54.33^{\circ} \le \alpha \le 73.04^{\circ}$$

Ahora, como comprobación, verificamos las tensiones promedios de acuerdo a los ángulos de retardos:

$$V_{rms1} = \sqrt{3} * 311 \sqrt{\frac{1}{2} + \frac{3\sqrt{3}}{4\pi} Cos(2*73.04)} = 213.35V$$

$$V_{rms2} = \sqrt{3} * 311 \sqrt{\frac{1}{2} + \frac{3\sqrt{3}}{4\pi} Cos(2*54.33)} = 326.64V$$

Elección del dispositivo de Potencia:

El Tiristor seleccionado debido a que se adapta a las condiciones calculadas es el SKT50/06D* de SEMIKRON:

$$V_{RSM} = 700V$$

$$V_{RRM} = 600V$$

$$I_{RMS} = 78A$$

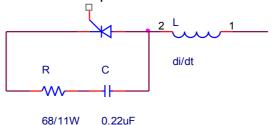
$$I_{TAV} = 50A$$



ELLO MONION DE L'OTENOIA			
	AÑO	CURSO	HOJA
	2009	5R1	6

Red Snubber

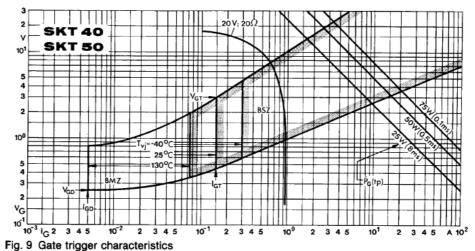
Si el triac es probable que supere la máxima dv/dt permitida por el dispositivo, es probable también, que sufra falsos disparos. La manera más común para mitigar este problema es con el uso de una red RC de amortiguación. Estas redes se las conoce como red snubber. Esta deberá estar entre los terminales MT1-MT2 para limitar el valor de cambio de voltaje.



Los valores de RC fueron tomados de la datasheet del SKT50 (reemplazo del SKT40) ya que para este tiristor no se encontraron los mencionados valores.

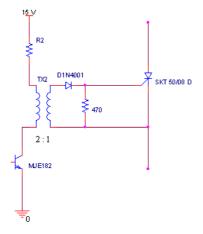
Cálculo del driver del tiristor

De la hoja de datos obtenemos los valores para un disparo seguro del dispositivo.



•

Proponemos como driver del tiristor el siguiente circuito:



ELECTRÓNICA DE POTENCIA

AÑO	CURSO	HOJA
2009	5R1	7

Se usará una excitación en compuerta para asegurar el disparo del tiristor de:

$$IG = 500 \text{ mA}.$$
 $VG = 3.3 \text{ V}$

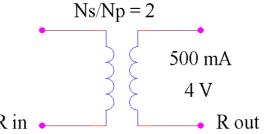
Cálculo del transformador

$$n = \frac{n_S}{n_P} = 2$$

$$\rho = 5\% (desviacion)$$

$$t_p = 20\mu \ s$$

$$I_{out} = 0.5A$$



Con estos datos calculamos de forma empírica:

$$R_{T(out)} = \frac{4V}{0.5A} = 8\Omega$$

 $R_{T(in)} = n^2 R_{T(out)} = 4*8 = 32\Omega$

Donde:

 R_T = Resistencia transformador K = constante Lp = inductancia del primario V_m = volumen efectivo del núcleo (mm³) n = número de vueltas

Se toma 4v porque si sumamos los 3,3v necesarios para disparar el tiristor mas los 0,7 del diodo, nos resulta de 4v la salida del transformador.

$$R = \frac{n^2 R_{T(in)} R_{T(out)}}{R_{T(in)} + n^2 R_{T(out)}} = \frac{2^2 * 32 * 8}{32 + 2^2 * 8} = 16\Omega$$

$$Lp \ge \frac{t_p R}{\rho} = \frac{20*10^{-6}*16}{0.05} = 6.4mH$$

$$V_e \ge \frac{L_p}{\mu \ \mu_0 \ N'^2}$$

$$K = n I_{OUT} R_{T(out)} t_p = 2*0.5*8*20*10^{-6} = 160 \,\mu V/s$$

El cálculo de N' es:

$$\frac{Lp}{K} = \frac{6.4*10^{-3}}{160*10^{-6}} = 40 \rightarrow del \ monograma \ de \ siemens \ N' = 20[1/cm]$$

asumiendo un valor de permeabilidad del pulso μ =4700 (a una temperatura de 70 °C), tendremos que:

$$V_e \ge \frac{6.4*10^{-3}}{4700*4*\pi*10^{-9}*20^2} = 0.2709cm^3 = 270.9mm^3$$

ELECTRÓNICA DE POTENCIA

AÑO	CURSO	HOJA
2009	5R1	8

Elección del toroide a utilizar:

Tipo R12.5 con un $Ve = 380 \text{ mm}^3$

Con lo que podemos calcular la cantidad de vueltas del primario y del secundario, que serán:

$$N_1 \ge \sqrt{\frac{Lp \ Le \ 10^9}{4 * \pi * A_e * \mu_1}} = \sqrt{\frac{6,4.10^{-3} * 3,04 * 10^9}{4 * \pi * 0.12 * 4700}} = 52.39$$

Le = longitud efectiva del núcleo
Ae = área efectiva

 $N_1 = 52$

 $N_2 = 26$

 $\Delta H = \frac{I_{out} \ n}{L_e} = \frac{0.5*2}{0.0304} = 32.89 \ A/m$

$$H_{sat} = \frac{N_1 I \sqrt{2}}{Le} = \frac{52 * 0.5 * \sqrt{2}}{0.0304} = 1209 A/m$$
 $\Delta H << H_{sat}$

Se utilizará una densidad q= 3A/mm², a partir de la cual podemos calcular la sección de los conductores del primario y secundario.

$$S_{N1} = \frac{I_p}{q} = \frac{250mA}{3A/mm^2} = 0.083mm^2 \rightarrow \phi_{N1} = \sqrt{\frac{S*4}{\pi}} = \sqrt{\frac{0.083*4}{\pi}} = 0.325mm$$

$$S_{N2} = \frac{I_s}{q} = \frac{500mA}{3A/mm^2} = 0.166mm^2 \rightarrow \phi_{N2} = \sqrt{\frac{S*4}{\pi}} = \sqrt{\frac{0.166*4}{\pi}} = 0.46mm$$

El transistor elegido es el MJE182, cuyas características son:

 $V_{ceo} = 80V_{DC}$

 $I_C = 3A_{DC}$

 $\beta = 20$

 $V_{C(sat)} = 0.3V_{DC}$

Circuito de sincronismo

El circuito de sincronismo es el encargado de censar las tensiones de R S y T entre ellas para disparar el tiristor correspondiente según la siguiente tabla:

$$X1 \rightarrow VRN > VTN$$

$$X4 \rightarrow -(VRN > VTN)$$

$$X2 \rightarrow VSN > VRN$$

$$X5 \rightarrow -(VSN > VRN)$$

$$X3 \rightarrow VTN > VSN$$

$$X6 \rightarrow -(VTN > VSN)$$

Cálculo de los Zener de entrada

$$V_2 = \frac{N_2}{N_1} * V_1 = 0.5 * 311V = 155.5V$$

$$I_2 = \frac{155.5V}{10k + 1.2k} = 13.88mA$$

TX1

$$V_1$$

$$V_2$$

$$R1 \ge 10k$$

$$V_2$$

$$V_3$$

$$V_4$$

$$V_3$$

$$V_4$$

$$V_4$$

$$V_4$$

$$V_5$$

$$V_7$$

$$V_8$$

$$V_3 = I_2 * R2 = 13.88 mA * 1.2 k = 16.66 V$$

Por lo
$$\tan to Vz = 15V$$

AÑO	CURSO	HOJA
2009	5R1	9

Cálculo del generador de rampa

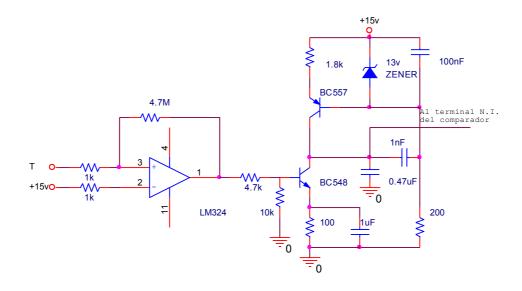
El tiempo en el cual se carga el capacitor es de 10ms, como su valor de capacidad es de 0.47 uF y la variación máxima de la tensión (ΔV_C) a bornes del mismo es igual a 15V, la corriente constante (I_C) con la que se carga es de:

$$\Delta Vc = \frac{I * \Delta t}{C} \Rightarrow \frac{\Delta Vc * C}{\Delta t} = Ic \Rightarrow Ic = 0.705 mA$$

La tensión del diodo zener será de 13V Su correspondiente corriente de mantenimiento es I_z= 10 mA

Por lo tanto el valor de la resistencia de base será:

$$R_B = \frac{Vcc - Vz}{I_{ZT}} = \frac{15V - 13V}{10mA} = 200\Omega$$



Como podemos deducir, el valor de la resistencia de colector depende del valor de la corriente constante lc con que se carga el capacitor.

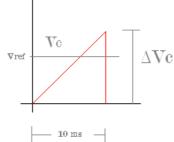
$$Vcc = V_{RC} + V_Z + V_{be}$$
 $Rc = \frac{Vcc - Vz - V_{be}}{Ic} = \frac{15V - 13V - 0.7V}{0.705mA}$

 $Rc = 1.8K\Omega$

El circuito de control

Cálculo de las tensiones de control en función de los ángulos de retardo para las tensiones deseadas a la salida.

La ecuación de la recta es: Vc = 1500 * t





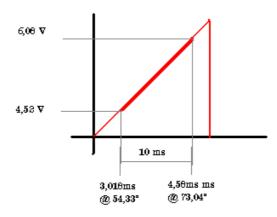
AÑO	CURSO	HOJA
2009	5R1	10

Para $\alpha = 73.04^{\circ}$

$$t = \frac{1}{50} * \frac{1}{360^{\circ}} * (73.04^{\circ}) = 4.058 ms$$
 \rightarrow Para $t = 4.058 ms$ $\rightarrow Vc = 6.087 V$

Para $\alpha = 54.33^{\circ}$

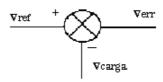
$$t = \frac{1}{50} * \frac{1}{360^{\circ}} * (54.33^{\circ}) = 3.018 ms$$
 \rightarrow Para $t = 3.018 ms $\rightarrow Vc = 4.527 V$$



Cálculo de los divisores resistivos de las tensiones referencia

Se deberá utilizar un potenciómetro de alta tensión para tomar una muestra de la tensión de carga, en la cual suponemos una magnitud equivalente al 2 % del valor real, es decir su variación será de 6V a 3V aproximadamente, cuando la tensión en la carga varíe de 300V a 150V respectivamente.

Cálculos de V_{ref.}



Como sabemos por la configuración elegida:

$$Vref_{max} = 4.53V + 6V = 10.53V$$

 $Vref_{min} = 6.08V + 3V = 9.08V$

$$\Delta Vref = 1.45V$$

Adoptamos para las caídas de tensión en las resistencias los valores de:

ELECTRONICA DE POTENCIA			
	AÑO	CURSO	HOJA
	2009	5R1	11

$$V_{R_1} = 5,55v$$

$$V_{R_2} = 8v$$

$$V_{Pot} = 1,45v$$

Calculamos ahora con el valor del potenciómetro (Pot₁= 300 \Omega), con lo que obtendremos la corriente que circulará y nos permite calcular los valores de las otras resistencias implicadas.

$$Pot_1 = \frac{1.45v}{3000} \Rightarrow I = 4.83mA$$

$$R_1 = \frac{V_{R_1}}{I} = \frac{5,55v}{4.83mA} = 1149\Omega$$

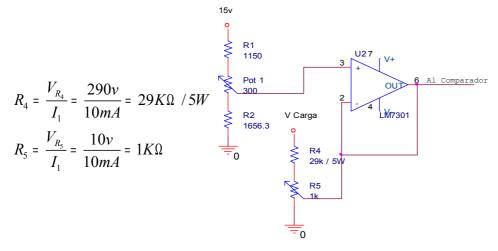
$$R_2 = \frac{V_{R_2}}{I} = \frac{8v}{4.83mA} = 1656,3\Omega$$

Siguiendo el mismo procedimiento, adoptamos para las caídas de tensión en las resistencias de censado de la carga los valores de:

$$V_{R_4} = 290v$$

$$V_{R_c} = 10v$$

y una corriente (I1) igual a 10mA, a partir de los cuales calculamos los valores de las resistencias.



Cálculo del Start Up de 1 segundo

Es necesario implementar un circuito de este tipo debido a que si en el arrangue se dispara el tiristor T₁, y el circuito se cierra por el tiristor T₆, que no se disparó porque en el arranque no había señal de disparo para este tiristor, entonces, el primer tiristor no podrá dispararse correctamente y el circuito no se cierra.

$$T = R_T * C :: R_T = R_1 + R_2$$

$$Hacemos: V_{R1} = 5V y V_{R2} = 10V$$

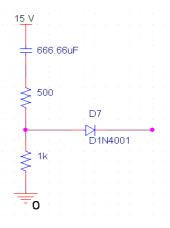
Adoptamos un corriente de I= 10 mA, y calculamos los componentes del circuito:

$$R_1 = \frac{V_{R1}}{I} = \frac{5v}{10mA} = 500\Omega$$

$$R_2 = \frac{V_{R2}}{I} = \frac{10v}{10mA} = 1000\Omega$$

Como
$$T = R_T * C \Rightarrow C = \frac{T}{R_T} = \frac{1s}{1500} \approx 666.66 \mu F$$

A esta altura ya disponemos tanto de la tensión de rampa que tomamos del capacitor, así como también las tensiones de referencia y hemos resuelto un problema en el arranque. A partir de ahora nos disponemos a implementar el tren de pulsos necesario para el disparo de los tiristores, de tal forma que cuando la tensión de rampa sea superior a la de referencia se dispara el monoestable (4047), habilitando, a través de un inversor y una compuerta NAND, la llegada de los pulsos producidos por un clock a la base del transistor del Driver.



Cálculos para el Monoestable (4047)

Tomamos los valores de R = 1K y T = 200 µseg.

$$T = 2.48 * R * C$$

$$C = \frac{T}{2.48*R} = \frac{200\mu seg}{2.48*1K\Omega} = 80.64nF$$

Polarización de los transistores que disparan el tiristor

Como sabemos la tensión de a la salida de la compuerta NAND es de 15 V y tomaremos una corriente de 0.3 mA.

Con lo que definimos el valor de la resistencia de base del primer transistor y su corriente de emisor:

$$R_{1} = \frac{(15 - 0.7)v}{0.3mA} = 47666.66\Omega \approx 4.7K\Omega$$

$$I_{E1} = \beta * I_{B1} = 50*0.3mA = 15mA$$

Adoptamos una relación de transformación igual a 2

$$n = \frac{N_2}{N_1} = \frac{I_2}{I_1} = \frac{E_1}{E_2} = 2$$

y como conocemos los valores que debemos tener en el Gate del tiristor procedemos al calculo de las corrientes de los diferentes transistores.

$$I_1 = \frac{I_2}{n} = \frac{0.500A}{2} = 250mA$$

 $E_1 = n * E_2 = 2 * 4V = 8V$



LEEG I RONICA DE FOTENCIA			
	AÑO	CURSO	HOJA
	2009	5R1	13

Entonces ahora podemos calcular el valor de la resistencia de colector, que será:

$$R_2 = \frac{V_{cc} - V_{ce(s_{cat})} - E_1}{I_1} = \frac{(15 - 0.3 - 8)V}{0.250A} = 26.8\Omega / 2W$$

Como la corriente de colector la tengo definida por la corriente del gate, la corriente que circulara por la base del T_2 será:

$$I_{b2} = \frac{I_{e2}}{\beta} = \frac{0.250A}{20} = 12.5mA$$

por ultimo ya podemos saber cual es la corriente del tercer transistor y calcular su respectiva resistencia:

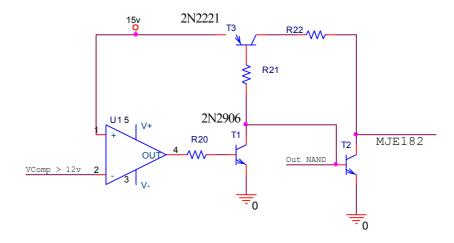
$$I_{E3} = I_{b2} + I_{E1} = 12.5mA + 15mA = 27.5mA$$

$$R_3 = \frac{(15 - 0.3 - 0.7)v}{27.5mA} = 509\Omega \approx 500\Omega$$

Circuito Start Up (de tensión de alimentación)

Esta parte del circuito cumple la función de asegurarse que mientras la tensión de alimentación sea menor que 12V no se intente el disparo del tiristor.

Circuito propuesto:



Protección contra sobre intensidades

Principales causas de sobreintensidades

La causa principal de sobreintensidad es, naturalmente, la presencia de un cortocircuito en la carga, debido a cualquier causa. De todos modos, pueden aparecer picos de corriente en el



AÑO	CURSO	HOJA
2009	5R1	14

caso de alimentación de motores, carga de condensadores, utilización en régimen de soldadura, etc.

Estas sobrecargas se traducen en una elevación de temperatura enorme en la unión, que es incapaz de evacuar las calorías generadas, pasando de forma casi instantánea al estado de cortocircuito (avalancha térmica).

Órganos de protección

Los dispositivos de protección que aseguran una eficacia elevada o total son poco numerosos y por eso los más empleados actualmente siguen siendo los fusibles, del tipo "ultra rápidos" en la mayoría de los casos.

Los fusibles, como su nombre indica, actúan por la fusión del metal de que están compuestos y tienen sus características indicadas en función de la potencia que pueden manejar; por esto el calibre de un fusible no se da sólo con su valor eficaz de corriente, sino incluso con su tensión y su parametro I^2t .

Parámetro I²t

La I^2t de un fusible es la característica de fusión del cartucho; el intervalo de tiempo t se indica en segundos y la corriente I en amperios.

Debemos escoger un fusible de valor I^2t inferior al del tiristor, ya que así será el fusible el que se destruya y no el tiristor.

Recordemos que el tiristor seleccionado es el SKT 50/06D* y que el parámetro I^2t del mismo es:

Symbol	Conditions	SKT 40	SKT 50	Units
ITAV	sin. 180; T _{case} = 85 °C	38	45	Α
I _{тsм} i ² t	$\begin{split} T_{vj} &= 25 ^{\circ}\text{C}; 10 \text{ms} \\ T_{vj} &= 130 ^{\circ}\text{C}; 10 \text{ms} \\ T_{vj} &= 25 ^{\circ}\text{C}; 8,35 10 \text{ms} \\ T_{vj} &= 130 ^{\circ}\text{C}; 8,35 10 \text{ms} \end{split}$	700 600 2500 1800	1050 900 5000 4000	A A A ² s A ² s

Type 1)	Туре	INRMS	Maximum values of total operating i ² t (A ² s)			
▲ New Type	(for microswitch) 2)		for V _v =			
Ident-No.	ldent-No.	Α	= 120 V~	= 220 V~	= 250 V~	= 380 V~
30119541	▲ 30140923	32	81	108	113	148
30119551	▲ 30140924	40	138	184	193	253
30119561	▲ 30140925	50	219	292	306	401
30138821	▲ 30140926	63	450	600	630	825
30119571	▲ 30140927	80	750	1000	1050	1375
30119581	▲ 30140928	100	1260	1680	1764	2310
30119591	▲ 30140929	125	2670	3560	3738	4895
30119601	▲ 30140931	160	4800	6400	6720	8800
30140914	▲ 30140932	200	29450	12600	13230	17325
30140915	▲ 30140933	250	15600	20800	21840	28600
30140916	▲ 30140934	315	24600	32800	34440	45100
▲ 30140948	▲ 30140935	350	38500	49500	55000	80850
▲ 30140917	▲ 30140936	400	56000	72000	80000	117600



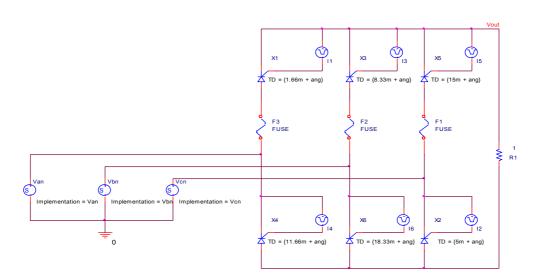


		,				
-1	— ('		111 - 1	1 N=	D (1)	
			IVA	$\boldsymbol{\nu}$	ГО	TENCIA

AÑO	CURSO	HOJA
2009	5R1	15

Elegimos colocar un fusible para cada fase, que es lo optimo, ya que de esta forma permite conocer con certeza que fase es la que provoco el daño, y evitar que los tiristores y la carga se vean afectados.

Con este criterio debemos elegir un fusible en serie que proteja al tiristor, siendo la I_{RMS} = 78A, elegimos el numero de identificacion 30119571, el cual tiene una corriente RMS de 80A, y un I^2 t igual a 1375 A^2 s, que es inferior a la del tiristor.



Simulación PSpice

Circuitos de implementación Cálculo disparo tiristores

Los disparos de los tiristores se dan en los siguientes tiempos para los respectivos ángulos de retardo α =45° y 135°:

Para α=45°:

$$t1 = \frac{1}{50} * \frac{1}{360^{\circ}} * (30^{\circ} + 45^{\circ}) = 4.166ms$$

$$t6 = \frac{1}{50} * \frac{1}{360^{\circ}} * (90^{\circ} + 45^{\circ}) = 7.5ms$$

$$t2 = \frac{1}{50} * \frac{1}{360^{\circ}} * (150^{\circ} + 45^{\circ}) = 10.833ms$$

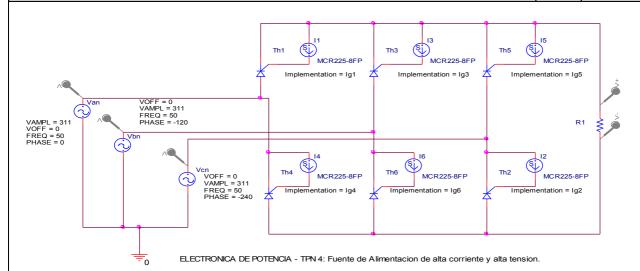
$$t4 = \frac{1}{50} * \frac{1}{360^{\circ}} * (210^{\circ} + 45^{\circ}) = 14.166ms$$

$$t3 = \frac{1}{50} * \frac{1}{360^{\circ}} * (270^{\circ} + 45^{\circ}) = 17.5ms$$

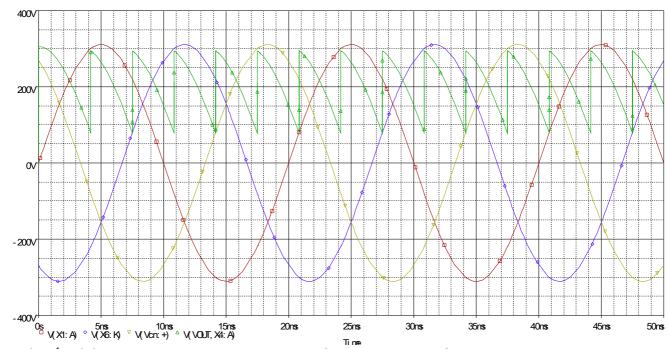
$$t5 = \frac{1}{50} * \frac{1}{360^{\circ}} * (330^{\circ} + 45^{\circ}) = 20.833ms$$



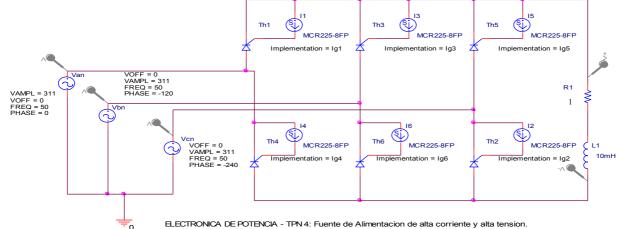
AÑO CURSO HOJA 2009 5R1 16



Simulación del circuito con carga resistiva pura (R=1 Ω), α = 45 $^{\rm o}$

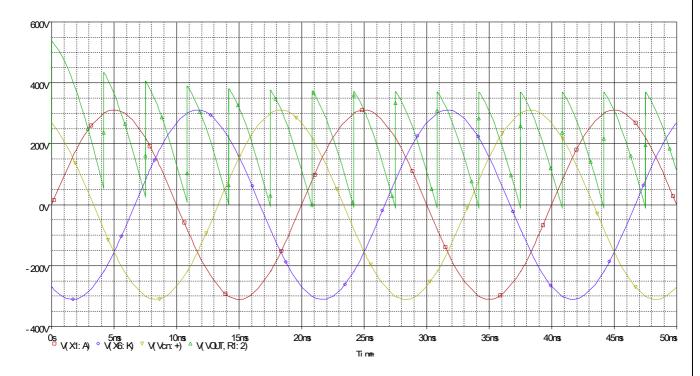


Simulación del circuito con carga RL, α = 45°; (R=1 Ω , L=10mH)





AÑO	CURSO	HOJA
2009	5R1	17



Para α=135°:

$$t1 = \frac{1}{50} * \frac{1}{360^{\circ}} * (30^{\circ} + 135^{\circ}) = 9.166ms$$

$$t6 = \frac{1}{50} * \frac{1}{360^{\circ}} * (90^{\circ} + 135^{\circ}) = 12.5ms$$

$$t2 = \frac{1}{50} * \frac{1}{360^{\circ}} * (150^{\circ} + 135^{\circ}) = 15.833ms$$

$$t4 = \frac{1}{50} * \frac{1}{360^{\circ}} * (210^{\circ} + 135^{\circ}) = 19.166ms$$

$$t3 = \frac{1}{50} * \frac{1}{360^{\circ}} * (270^{\circ} + 135^{\circ}) = 22.5ms$$

$$t5 = \frac{1}{50} * \frac{1}{360^{\circ}} * (330^{\circ} + 135^{\circ}) = 25.833ms$$

$$t1 = \frac{1}{50} * \frac{1}{360^{\circ}} * (30^{\circ} + 135^{\circ}) = 9.166ms$$

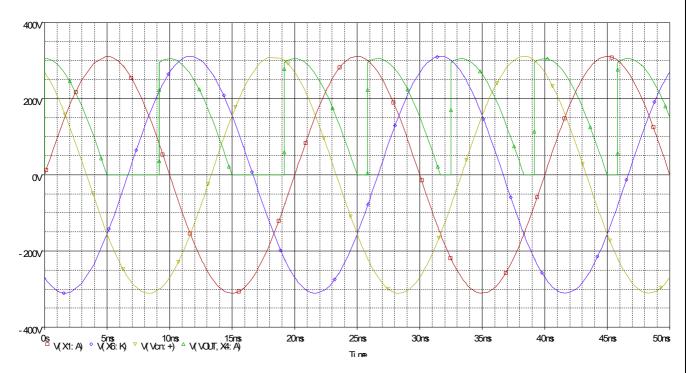
$$t6 = \frac{1}{50} * \frac{1}{360^{\circ}} * (90^{\circ} + 135^{\circ}) = 12.5ms$$

$$t2 = \frac{1}{50} * \frac{1}{360^{\circ}} * (150^{\circ} + 135^{\circ}) = 15.833ms$$

$$t4 = \frac{1}{50} * \frac{1}{360^{\circ}} * (210^{\circ} + 135^{\circ}) = 19.166ms$$

$$t5 = \frac{1}{50} * \frac{1}{360^{\circ}} * (330^{\circ} + 135^{\circ}) = 25.833 ms$$

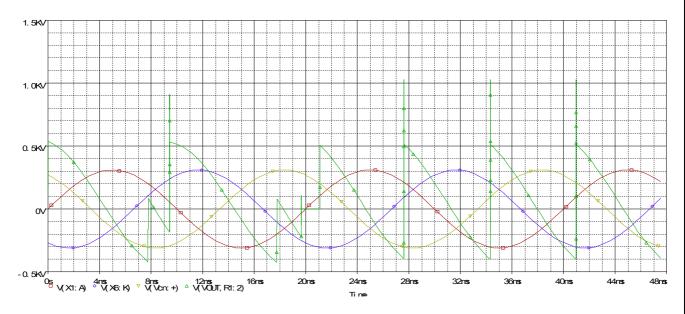
Simulación del circuito con carga resistiva pura (R=1 Ω), α = 135°



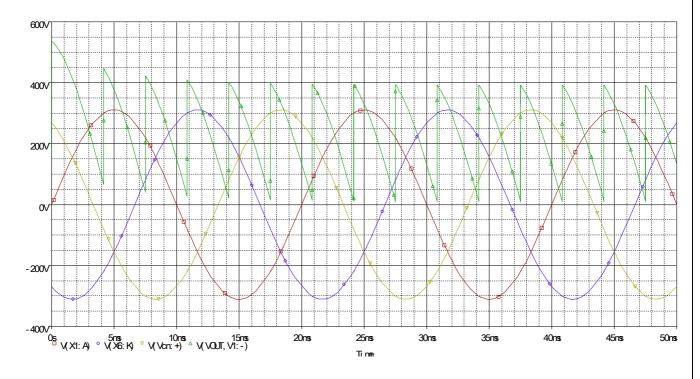


	AÑO	CURSO	HOJA	
	2009	5R1	18	

Simulación del circuito con carga RL, α = 135°; (R=1 Ω , L=10mH)



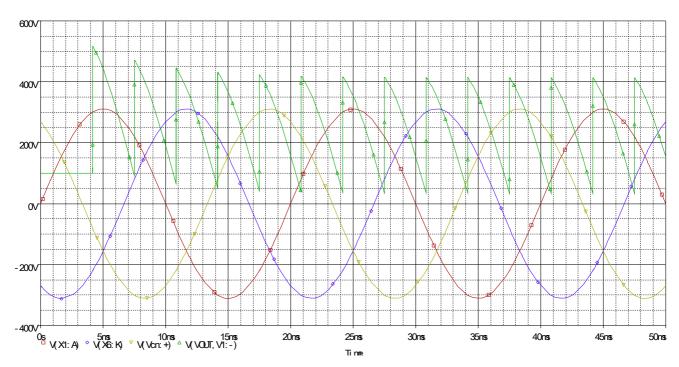
Simulación del circuito con carga RLE, α = 45°; (R=1 Ω , L=10mH, E= 50V)



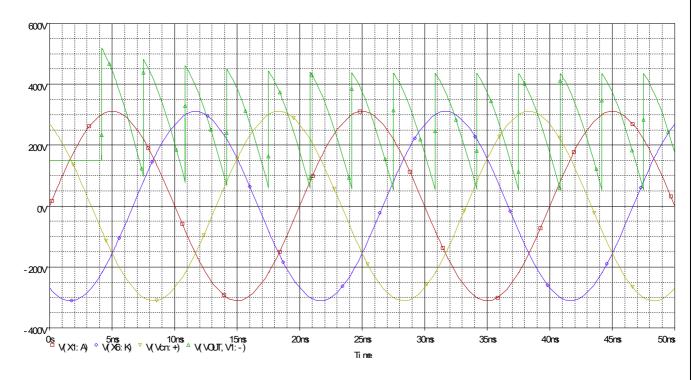


AÑO	CURSO	HOJA
2009	5R1	19

Simulación del circuito con carga RLE, α = 45°; (R=1 Ω , L=10mH, E= 100V)



Simulación del circuito con carga RLE, α = 45°; (R=1 Ω , L=10mH, E= 150V)

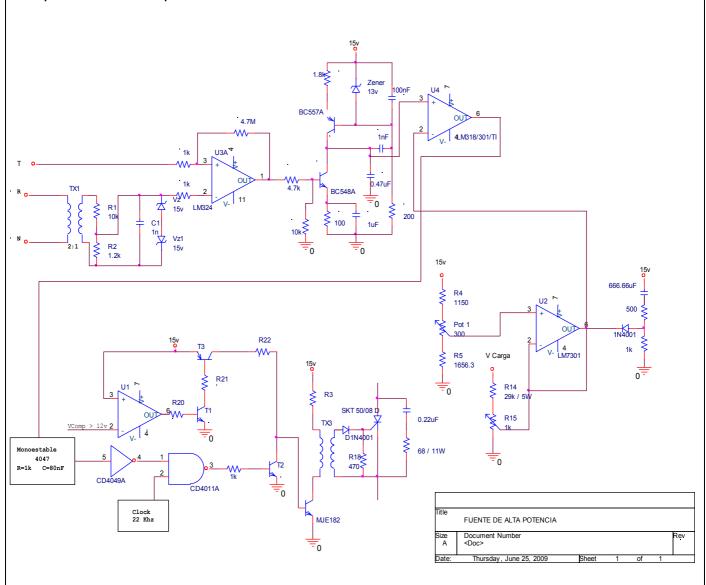




ELECTRÓNICA DE POTENCIA

AÑO CURSO HOJA 2009 5R1 ²⁰

Esquemático Completo:



47k



AÑO	CURSO	HOJA
2009	5R1	21

Conclusiones:

Mediante la realización del presente práctico pudimos tomar contacto con los principales puntos a tener en cuenta para el cálculo y el diseño de un rectificador trifásico totalmente controlado.

Es importante aclarar que las simulaciones no reflejan totalmente todos los aspectos a la hora de la implementación, puesto que a la hora de construir el circuito podemos toparnos con muchos otros problemas a resolver. Pero es una muy buena aproximación a los resultados que deberíamos observar con el circuito funcionando correctamente. Se comprobó además que dependiendo del valor de las cargas se pueden observar distintas curvas en la salida.

También pudimos conocer más a fondo a los tiristores de potencia y sus características más relevantes a la hora de seleccionarlos.

En la realización del práctico no solo se tuvo en cuenta la parte de potencia sino que también se realizo un diseño en el circuito de control y sincronismo, el cual requiere conocimiento de otras materias para su implementación.

Por otro lado comprobamos que no se necesita condensadores (los cuales deberián ser para alta corriente y alta tensión, resultando costosos y demasiado grandes físicamente), para eliminar el ripple, ya que la frecuencia que alcanza y el nivel medio de tension y corriente son bastante aceptables.

Finalmente, un punto muy importante a tener en cuenta a la hora de la realización del circuito es el Start-up que es fundamental para que el rectificador comience a funcionar. Este consiste en pre-cebar un tiristor en los instantes iniciales para que luego el circuito siga funcionando de acuerdo a su sincronismo ya mencionado.

Bibliografía:

Apunte de la cátedra.