C=10uF,则该单稳态触发器的脉冲宽度 tw≈ 。

8. 四位双向移位寄存器 74LS194A 的功能表如表所示。由功能表可知,要实现保持

功能, 应使 S<sub>1</sub> S<sub>2</sub> , 当 C<sub>1</sub> = 1; S<sub>1</sub>=1,S<sub>2</sub>=0 时, 电路实现 功能。

## 74LS194A 的功能表

CR	51	5.2	C P	功能
9	×	×	×	清零
1			×	保持
1		1	个	左移
1	1		*\tau	右移
1	1	1	* -	并行输入

- 二、选择题 (每题 2 分, 共 18 分)
- 1. 在逻辑函数的卡诺图化简中, 若被合并的最小项数越多 (画的雕越大), 则说明化 简后 。
- A. 柔积项个数越少 B. 实现该功能的门电路少 C. 该乘积项含因子少
- 2. Y=AB+AC 的最小项之和的形式是 。
- A.  $Y = \overline{A} \overline{B} C + \overline{A} B C + \overline{A} \overline{B} \overline{C}$
- B.  $Y=AB\overline{C} + A\overline{B}C+ABC$
- C.  $Y = A \overrightarrow{B} \overrightarrow{C} + A \overrightarrow{B} \overrightarrow{C} + ABC$
- D. Y=  $A\overline{B}\overline{C} + AB\overline{C} + A\overline{B}C$
- 3. 在下列各种电路中, 不属于时序电路的有\_\_\_\_
- A. 计数器
- B. 触发器 C. 寄存器 D. 详码器
- 4. 下列触发器中存在空翻现象的有
- A. 边沿触发器 B.主从触发器 C.同步触发器 D. 基本触发器
- 5. 对于 JK 触发器, 若 J=K, 则可完成\_\_\_\_\_\_触发器的逻辑功能。

7、由 555 定时器构成的单稳态触发器, 若已知电阻 R=500KΩ, 电容

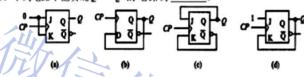
(数字电子技术) 期件考试A 参 第 1 頁 具 4 頁

## 更多考试真题请扫码获取

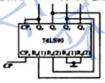


- A. RS
- B. D
- C. T
- D. T "
- 6. JK 触发器在 CP 脉冲的作用下, 能实现 Q\*\*1= Q\*的输入信号

- A. J=K=0 B. J=0, K=1 C. J=1, K=0
- D. J=K=1
- 7. 下列电路中能实现 $Q^{-1} = \overline{Q}^{-1}$ 的电路为



8. 采用异步 2-5-10 建制计数器 74LS90 构成的电路如图所示,选择正确答案:\_\_

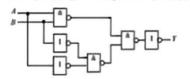


- A. 五进制加法计数器
- B. 六进制加法计数器
- C. 七进制加法计数器
- D. 十进制加法计数器
- 9. 单稳态触发器可以实现\_\_\_\_\_功能。
- A.定时器 B.鉴幅器 C.延时器 D. 上述三种
- 三、将下列逻辑函數化简成最简与或表达式(每题5分,共10分)
- (1) Y<sub>1</sub>=AB+(AB+ AB)C(代数法)

(2)  $Y_{2}(A,B,C,D) = \sum_{m} (3,6,8,9,11,12) + \sum_{m} (0,1,2,13,14,15)$ 



- 四、写出下图输出 Y 的逻辑函数式,并分析电路功能。(8分)

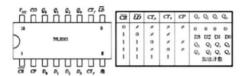


- 五、已知基本 RS 触发器的直接置 "0" 端和直接置 "1" 端的输入波形如图所示,试画
  - 出触发器 Q 端和 Q 端的波形。(6分)

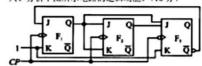




六、用四位二进制加法计数器 74LS161 构成从 0010 开始计数的十进制计数器。要求 画出状态转换图。(6分)

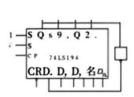


八、分析下图所示电路的逻辑功能。(10分)



七、分析电路功能,已知电路初步QQQQ。预累为0101、随着CP脉冲的输入。分

析其输出状态的变化。并而出对应的状态转换图。(6分)



CR	31	5.2	C P	功能
0		×		情報
1	0	0		0210
1		1	个	左移
1	1	0	<b>^</b>	48
1	1	1		并行输入

江小南珠知道

九、1. 用 555 定时器连成的施密特触发器。 2. 若电调电压 $V_n = +12V$ . 则电路的 $U_{T_n}$ 、  $U_{T_n}$ 、  $\Delta U_{T_n}$  各为多少伏? 3. 若在输入端加三角波。其峰值为+12V 到-12V。 面出输出波形。(要求面 2 个周期) 4. 若将图中电路的 5 脚改接 8V 的参考电压,则电路的 $U_{T_n}$ 、  $U_{T_n}$ 、  $\Delta U_{T_n}$  各为多少伏? (12 分)