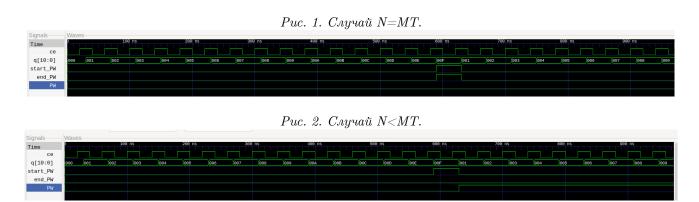
## Лабораторная работа №402

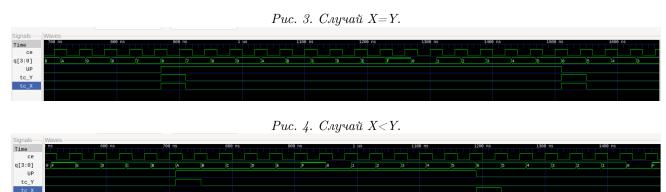
Губанов Пётр, С01-019  $6 \ {\rm октябрs} \ 2023 \ {\rm г}.$ 

## 2. Задания к допуску.

- <u>2.1.</u> Определить максимальную длительность задержки модуля ждущего генератора WGMT в Тсе.  $T_{ce}$  меняет своё значение через MT-1 промежутков времени длительностью  $T_{ce}$
- <u>2.2.</u> Начертить в тетради временные диаграммы модуля AGNMT генератора периодической последовательности импульсов с периодом  $N^*$ Tce и длительностью  $MT^*$ Tce при N=MT и N< MT.



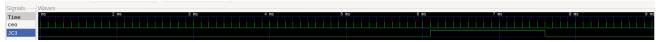
<u>2.3.</u> Начертить в тетради временные диаграммы генератора "пилы" AGSAW при X=Y, X<Y.



<u>2.4</u> Начертить в тетради пример временных диаграмм аккумулятора Sch\_Lab402d, определить значение(я) периода аккумулятора при M=500 для своего X согласно таблице.

№	$NT_{clk}$ (Период се $T_{ce} = NT_{clk} * T_{clk}$ )	$N$ (Период $T_{per} = N * T_{ce}$ )	$\mathrm{MT}($ Длительность $T_{pw} = MT*T_{ce})$	Y	X	$\Delta F_{M_x}$ [Hz]	Вариант измерения
4	5000	60	15	4	14	10	$PW/T_{ce}$ (AGNMT)

Puc.~5.~Bременная диаграмма аккамулятора  $Sch\_Lab402d~c~m$ абличными данными(JC3 - PW,~ceo -  $T_{ce})$ 



Нетрудно заметить, что в таком случае искомая величина для символа AGNMT  $PW/T_{ce}=15$ . Период аккамулятора определим в соответствии с формулой  $M=\frac{F_{clk}}{2\cdot\Delta F_{M_x}\cdot N_{T_{clk}}}$ . Отсюда получаем формулу  $F_{clk}=2M\cdot\Delta F_{M_x}\cdot N_{T_{clk}}$ . Подставим известные значения и получим  $F_{clk}=50$  MHz.

- 3. Задание к выполнению работы.
- <u>3.1.</u> Создать модуль ждущего генератора импульса WGMNT. Выполнить синтез, провести моделирование работы генератора. Зарисовать эскизы временных диаграмм.

Puc. 6. Временная диаграмма модуля WGNMT.



<u>3.2.</u> Создать модуль AGNT выбранного варианта синтезатора периода. Выполнить синтез, провести моделирование работы генератора. Зарисовать эскизы временных диаграмм.

Puc. 7. Временная диаграмма модуля AGNT.



<u>3.3.</u> Создать модуль AGNMT генератора периодической последовательности импульсов с длительностью  $MT \cdot T_{ce}$  и периодом  $N \cdot T_{ce}$ . Выполнить синтез, провести моделирование работы генератора. Зарисовать эскизы временных диаграмм.

Рис. 8. Временная диаграмма модуля AGNMT в случае N>MT.



<u>3.4.</u> Создать модуль AGSAW генератора "пилы от Y до X". Выполнить синтез, провести моделирование работы генератора «пилы». Зарисовать эскизы временных диаграмм.

 $Puc. \ 9. \ Временная диаграмма модуля <math>AGSAW$  в случае X > Y.



3.5. Создать модуль ACC2mE аккумулятора с емкостью  $2^m$ . Выполнить синтез, провести моделирование работы генератора. Зарисовать эскизы временных диаграмм.

Рис. 10. Временная диаграмма модуля АСС2тЕ.



- **3.6.** Для заданных параметров создать символы всех отлаженных модулей.
- <u>3.6.1</u> Создать модуль АССМ (1.5.2). Для заданных  $\Delta F_{M_x}$  и  $NT_{clk}$  определить М. Создать символ этого модуля. М = 500.

Рис. 11. Временная диаграмма модуля АССМ.

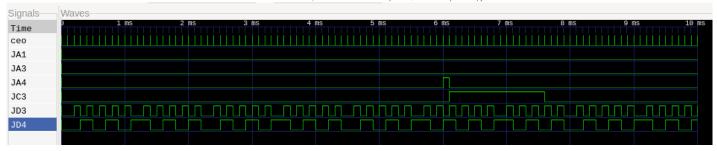


- <u>3.7.</u> Для заданных параметров создать модуль и символ DAT BL.
- **3.8.** Создать модуль и символ BUTTON BL.
- **3.9.** Создать модуль и символ Display.
- <u>3.10.</u> Из созданных символов составить схему Sch\_Lab402d. Без модуля MEG\_BL на вход HB[7:0] старшего байта семи сегментного индикатора Display можно подать 8 бит шины N[7:0] или MT[7:0]. Выполнить

синтез схемы Sch Lab402.

- 3.11. Проверить работу всех генераторов импульсов. Получить и сохранить осциллограммы выходных сигналов:
  - PW и end PW ждущего генератора WGMT;
  - TC синтезатора периода AGNT или AGNTD;
  - PW генератора AGNMT;
  - Udac макета ЦАП DAC R2R;
  - СО и Мх синтезатора частоты АССМ.

Puc.~12.~Данные симуляции для модуля  $Sch\_Lab402d(WGMT:PW/end\_Pw=JA1/JA3,~AGNT:~TC=JA4,~AGNMT:~PW=JC3,~ACCM:~CO/M_x=JD3/JD4).$ 



- 4. Задания к сдаче работы.
- 4.1. Составить схему модуля MEG\_BL измерителя параметров импульсов заданного варианта генератора. Модуль MEG\_BL должен иметь 5 портов входов: clk, st, Inp, REF, res и один 8-и битный выходной порт Q[7:0]. Вход res должен обеспечивать «сброс» результатов измерений. Измерители частоты сигналов аккумулятора и генератора меандра не должны иметь погрешность дискретности отсчета.

Выход Q[7:0] результатов измерения модуля  $MEG_BL$  предназначен для соединения с входом старшего байта HB[7:0] модуля Display.

Запускаться измеритель должен по входу st сигналом с выхода модуля BUTTON BL.

На вход Inp должен подаваться измеряемый сигнал, а на вход REF эталон времени:

- се при измерениях длительности или периода;
- PW при измерении частоты.
- <u>4.2.</u> Создать модуль MEG\_BL провести моделирование его работы. Зарисовать эскиз полученных временных диаграмм.

Puc. 13. Временная диаграмма модуля МЕG ВL.



4.3. Создать символ MEG\_BL, вставить его в лист схемы Sch\_Lab402. Создать файл конфигурации (Generate Target PROM/ACE File) загрузить в ПЛИС или ПЗУ макета. Продемонстрировать работу измерителя.