



BEUTH HOCHSCHULE FÜR TECHNIK BERLIN
University of Applied Sciences

Digitale Systeme und CAE

Bericht zur Projektaufgabe

Lukas Güldenstein, 887986

10. November 2020

Dozent: Prof. Andre Jakob

Inhaltsverzeichnis

1	Aufgabenbeschreibun	1
2	Systemdesign	1
3	Leiterplatte	1
4	FPGA-Programmierung	1

- 1 Aufgabenbeschreibung**
- 2 Systemdesign**
- 3 Leiterplatte**
- 4 FPGA-Programmierung**