



DEPARTAMENTO
DE COMPUTACION

Facultad de Ciencias Exactas y Naturales - UBA



Departamento de Computación,
Facultad de Ciencias Exactas y Naturales,
Universidad de Buenos Aires

TP1 - Scheduling

Sistemas Operativos

Segundo Cuatrimestre de 2014

Apellido y Nombre	LU	E-mail
Cisneros Rodrigo	920/10	rodricis@hotmail.com
Rodríguez, Agustín	120/10	agustinrodriguez90@hotmail.com
Tripodi, Guido	843/10	guido.tripodi@hotmail.com

Contents

1	Introducción	3
2	Desarrollo y Resultados	4
3	Parte I – Entendiendo el simulador simusched	4
3.1	Ejercicios	4
3.2	Resultados y Conclusiones	4
3.2.1	Resolución Ejercicio 1	4
3.2.2	Resolución Ejercicio 2	4
4	Parte II: Extendiendo el simulador con nuevos schedulers	6
4.1	Ejercicios	6
4.2	Resultados y Conclusiones	6
4.2.1	Resolución Ejercicio 3	6
4.2.2	Resolución Ejercicio 4	6
5	Parte 3: Evaluando los algoritmos de scheduling	10
5.1	Ejercicios	10
5.2	Resultados y Conclusiones	10
5.2.1	Resolución Ejercicio 6	10
5.2.2	Resolución Ejercicio 7	11
5.2.3	Resolución Ejercicio 8	17
6	Bibliografía	22

1 Introducción

En este Trabajo Práctico estudiaremos diversas implementaciones de algoritmos de scheduling. Haciendo uso de un simulador provisto por la cátedra podremos representar el comportamiento de estos algoritmos. Implementaremos dos Round-Robin, uno que permite migración de tareas entre núcleos y otro que no y a través de experimentación intentaremos comparar ambos algoritmos. Asimismo, basándonos en un paper implementaremos una versión del algoritmo *Lotery* y mediante experimentos intentaremos comprobar ciertas propiedades que cumple el algoritmo.

2 Desarrollo y Resultados

3 Parte I – Entendiendo el simulador simusched

3.1 Ejercicios

- **Ejercicio 1** Programar un tipo de tarea *TaskConsola*, que simulara una tarea interactiva. La tarea debe realizar n llamadas bloqueantes, cada una de una duracion al azar 1 entre $bmin$ y $bmax$ (inclusive). La tarea debe recibir tres parametros: n , $bmin$ y $bmax$ (en ese orden) que seran interpretados como los tres elementos del vector de enteros que recibe la funcion.
- **Ejercicio 2** Escribir un lote de 3 tareas distintas: una intensiva en CPU y las otras dos de tipo interactivo (*TaskConsola*). Ejecutar y graficar la simulacion usando el algoritmo FCFS para 1, 2 y 3 nucleos.

3.2 Resultados y Conclusiones

3.2.1 Ejercicio 1

Dada la simpleza del código, optamos por mostrar nuestra implementación, en ves de comentarlo detalladamente.

Realizamos un ciclo de i | $params[0]$, donde utilizamos la funcion dada por la catedra, *uso_IO* a la cual le pasamos el pid correspondiente y un entero ciclos que es el valor random obtenido entre $bmin$ y $bmax$

```
ciclos = rand() % (params[2] - params[1] + 1) + params[1];
```

A continuacion, el mencionado codigo:

```
void TaskConsola(int pid, vector<int> params) {
    int i, ciclos;
    for (i = 0; i < params[0]; i++) {
        ciclos = rand() % (params[2] - params[1] + 1) + params[1];
        uso_IO(pid, ciclos);
    }
}
```

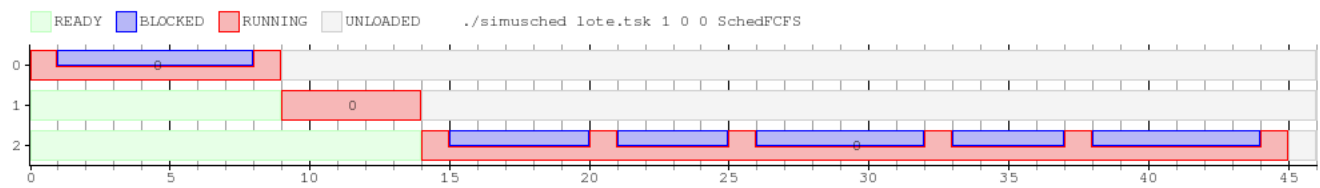
3.2.2 Ejercicio 2

Para este punto, utilizamos el siguiente lote de tareas:

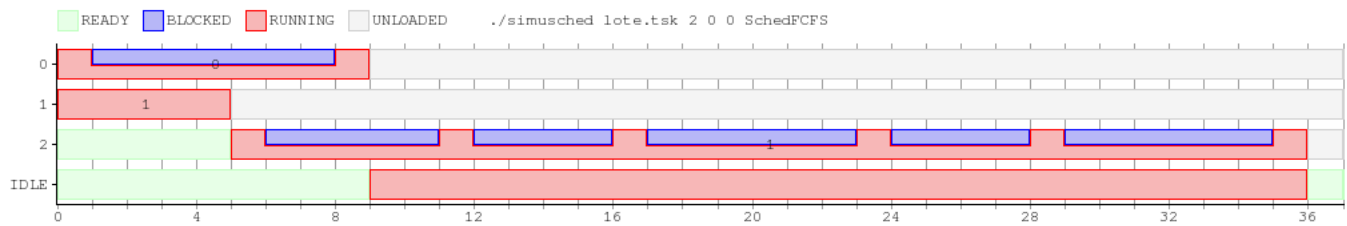
```
TaskConsola 1 4 8
TaskCPU 4
TaskConsola 5 3 6
```

El cual, presenta una tarea de uso intensivo *TaskCPU* que dura unos 4 ticks, y otras dos interactivas, las cuales se bloquean 1 y 5 ticks respectivamente con una duracion de entre 4 y 8 para la primera y 3 y 6 para la segunda.

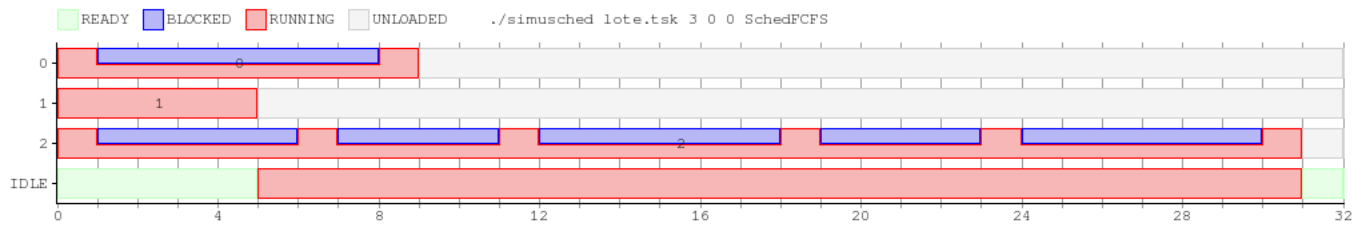
A continuacion, los respectivos graficos de mediciones solicitadaos



Lote1 Scheduler FCFS - 1 core



Lote1 Scheduler FCFS - 2 core



Lote1 Scheduler FCFS - 3 core

Debido a las tareas de tipo TaskConsola, se observa que en los tres casos la duración de cada bloque es distinta.

A modo de análisis, se puede observar por medio de los gráficos como aumenta el paralelismo a mayor cantidad de núcleos. En este scheduler en particular esto ayuda de gran manera al rendimiento del sistema, puesto que un núcleo podrá ejecutar otra tarea recién cuando haya terminado la anterior. Las consecuencias de este comportamiento son visibles en los 3 gráficos. Agregando un core más, el tiempo que se tarda en ejecutar por completo todas las tareas de reduce casi a la mitad.

4 Parte II: Extendiendo el simulador con nuevos schedulers

4.1 Ejercicios

- **Ejercicio 3** Completar la implementacion del scheduler Round-Robin implementando los metodos de la clase SchedRR en los archivos sched rr.cpp y sched rr.h. La implementacion recibe como primer parametro la cantidad de nucleos y a continuacion los valores de sus respectivos quantums. Debe utilizar una unica cola global, permitiendo asi la migracion de procesos entre nucleos.
- **Ejercicio 4** Diseñar uno o mas lotes de tareas para ejecutar con el algoritmo del ejercicio anterior. Graficar las simulaciones y comentarlas, justificando brevemente por que el comportamiento observado es efectivamente el esperable de un algoritmo Round-Robin.
- **Ejercicio 5** A partir del articulo Waldspurger, C.A. and Weihl, W.E., Lottery scheduling: Flexible proportional-share re- source management. Proceedings of the 1st USENIX conference on Operating Systems Design and Implementation – 1994. diseñar e implementar un scheduler basado en el esquema de loteria. El constructor de la clase SchedLottery debe recibir dos parametros: el quantum y la semilla de la secuencia pseudoaleatoria (en ese orden). Interesa implementar al menos la idea basica del algoritmo y la optimizacion de tickets compensatorios (compensation tickets). Otras optimizaciones y refinamientos que propone el articulo seran opcionales siempre que, en cada caso, se explique brevemente por que la optimizacion no se considero relevante a los efectos de este trabajo.

4.2 Resultados y Conclusiones

4.2.1 Ejercicio 3

Para completar la implementación del scheduler Round-Robin y que su comportamiento sea correcto, hicimos uso de diversas estructuras de datos cuya composición y uso describimos a continuación.

- Una cola global FIFO nombrada q , que contiene los pid de las tareas activas no bloqueadas y cuyo tope representa a la próxima tarea a correr. Utilizando una cola FIFO podemos obtener el comportamiento deseado, ya que al desalojarse una tarea por consumir su quantum esta misma será agregada nuevamente a la cola, quedando al final de ésta y generando el ciclo que buscamos. Al ser además la única cola para todos los cores, no se restringe a una tarea a ser ejecutada por un único núcleo, permitiendo así la migración entre nucleos.
- El vector *cores* contiene en su elemento i y el pid correspondiente a la tarea que está corriendo en el core $i + 1$. Inicializamos todos sus elementos en -1 (que se corresponde con la Idle Task) para reconocer que no se han cargado tareas en los núcleos de procesamiento.
- De la misma manera, el vector *quantum* contiene en la posición i el quantum definido para el núcleo y el vector *quantumActual*, contiene la cantidad de ticks que le quedan desde que se cargó la tarea en el core. En conjunto, ambas estructuras nos permiten determinar cuándo se consumió el quantum de una tarea, de manera tal que podamos desalojarla.

Ademas, tomamos ciertas decisiones en esta implementación las cuales detallamos a continuacion:

- Si una tarea se encuentra bloqueada cuando se produce el tick del reloj, esta misma es desalojada de la cola global, y agregada en un lista de *bloqueados*. A su vez, sera reseteado el quantum, se le dara inicio a la proxima tarea que se encuentre ready y cuando el sistema operativo, nos envíe una señal de unblock, la tarea desalojada regresara al final de la cola global.

4.2.2 Ejercicio 4

El algoritmo de scheduling Round-Robin se basa en asignar a las tareas un tiempo determinado de procesamiento en porciones equitativas con un orden ciclico, llamado *quantum*. Esto se hace definiendo para cada núcleo de procesamiento un valor de *quantum* y cada tarea que corre en ese núcleo lo hará a lo

sumo por un tiempo igual a éste. Si la tarea consume su quantum pero no terminó su ejecución, se la envía a la cola global y se asigna el procesador a la siguiente tarea, en caso de que hubiese, que correrá a lo sumo por la cantidad de *quantum* indicada. Una vez que todas las tareas corrieron, se vuelve a asignar tiempo de procesamiento a la primera tarea, de ahí el comportamiento ciclico circular del algoritmo.

A su vez, puede ocurrir que una tarea no consuma todo su *quantum*. Ya sea porque la tarea terminó su ejecución o bien se bloqueó haciendo uso de entrada/salida.

En caso de haber terminado, el algoritmo se pone a correr la tarea siguiente de acuerdo al orden circular que se establecio y la tarea que terminó se desalojara por completo y no sera nuevamente considerada.

En caso que se haya bloqueado, esta misma dejará de ser considerada hasta que se desbloquee. Mientras tanto, seguiran corriendo las demas tareas que no esten bloqueadas respetando el orden ciclico. Cuando esta tarea se desbloquee puede no respetar el orden que se habia establecido. Por ej. en nuestra implementacion si la tarea esta bloqueada al recibir un tick, esta misma se la quita de la ejecucion y una vez desbloqueada pasara al final de la cola global.

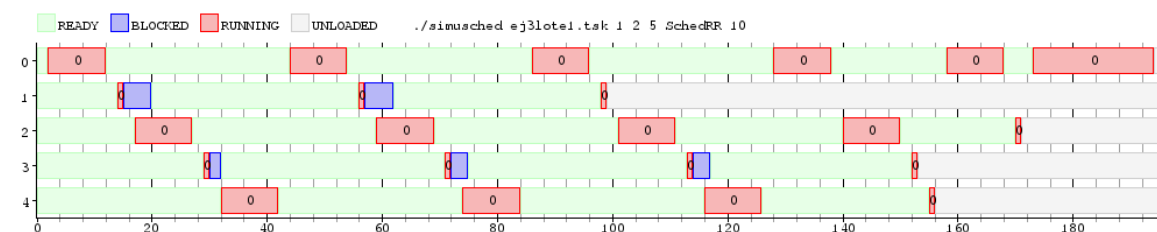
Para poder verificar si el comportamiento era el deseado de nuestra implementacion del algoritmo en cuestion, desarrollamos 3 diversos lotes de tareas (*taskCPU* y *taskConsola*), los cuales fueron chequeados con 1,2 y 3 cores.

Trabajando con los mismos *quantum* cada core.

Nuestro primer lote de tareas fue el siguiente:

```
TaskCPU 70
TaskConsola 2 4 5
TaskCPU 40
TaskConsola 3 2 3
TaskCPU 30
```

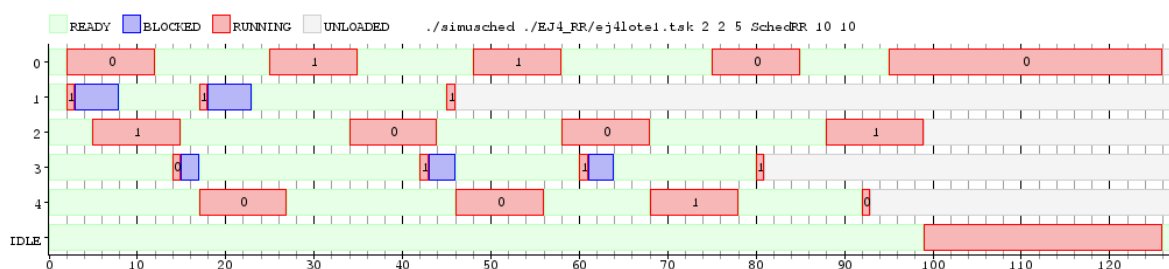
Utilizando este lote, obtuvimos los siguientes graficos de simulación:



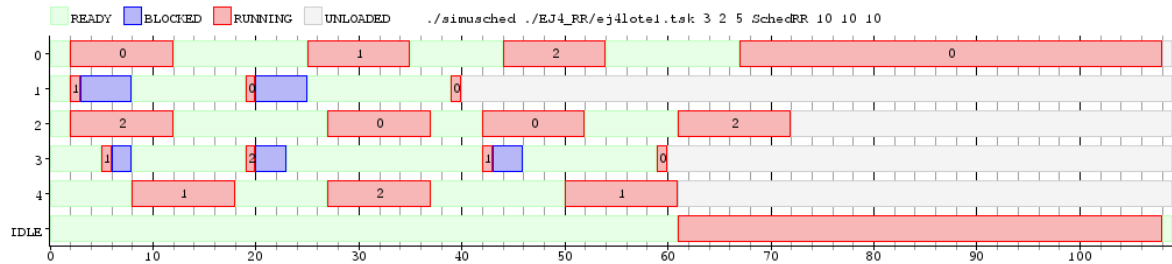
Lot1 - Scheduler RR - 1 core

Con esta simulacion, trabajamos con 2 ticks de cambio de contexto y 5 de cambio de procesador, el cual no presta importancia en la simulacion trabajando con un core.

Se puede observar el cambio de tareas ciclico tanto porque terminaron su quantum o porque se bloquearon.



Lot1 - Scheduler RR - 2 core



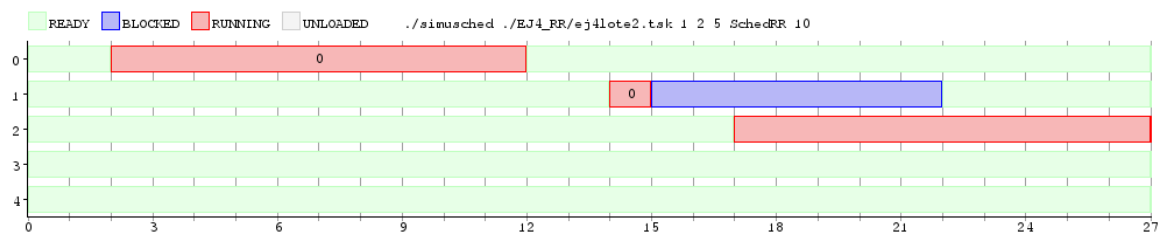
Lote1 - Scheduler RR - 3 core

Se ha podido notar, ademas del la ejecucion circular de las tareas, un cierto paralelismo al estar trabajando con 2 o 3 cores.

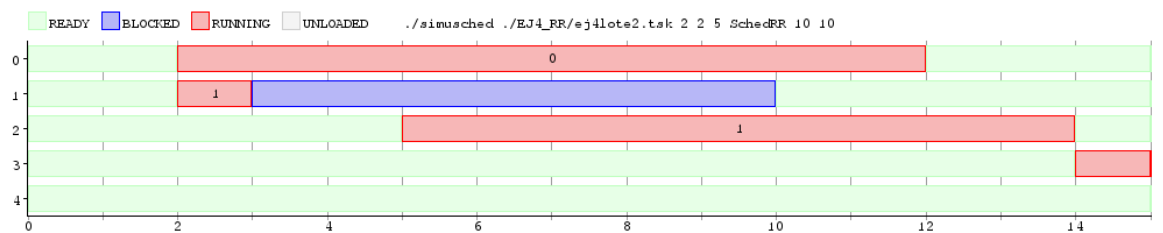
Luego, de esta simulacion probamos con un lote con tareas que se bloqueen por mas tiempo:

```
TaskCPU 70
TaskConsola 5 6 7
TaskCPU 40
TaskConsola 10 9 8
TaskCPU 30
```

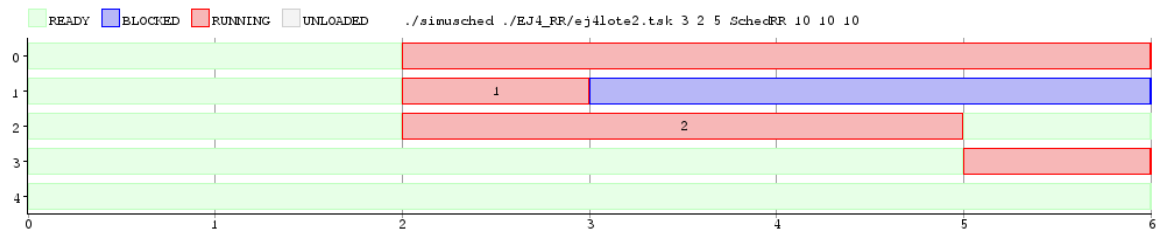
Manteniendo la misma cantidad de tick para cambio de contexto y core. Y manteniendo los mismos valores de *quantum* obtuvimos los siguientes graficos:



Lote2 - Scheduler RR - 1 core



Lote2 - Scheduler RR - 2 core



Lote2 - Scheduler RR - 3 core

Con este lote, ademas de lo observador anteriormente pudimos ver que, al tener una tarea bloqueada por un largo tiempo, el scheduler directamente la ignora.

Luego de los gráficos pudimos observar lo siguiente sobre el comportamiento del Round-Robin:

- 1 - Carácter circular del algoritmo.
- 2 - Desalojo de las tareas cuando se bloquean o terminan y la inmediata asignación del núcleo a la siguiente tarea en caso de existir alguna.
- 3 - Una tarea bloqueada es ignorada por el scheduler hasta que se desbloquee.
- 4 - Libre de inanición.

Finalmente, dado su carácter circular y equitativo, podemos afirmar que todas las tareas que estén en condiciones de correr serán ejecutadas y ninguna será negada de tiempo de procesamiento.

5 Parte 3: Evaluando los algoritmos de scheduling

5.1 Ejercicios

- **Ejercicio 6** Programar un tipo de tarea TaskBatch que reciba dos parametros: total cpu y cant bloqueos. Una tarea de este tipo debera realizar cant bloqueos llamadas bloqueantes, en momentos elegidos pseudoaleatoriamente. En cada tal ocasion, la tarea debera permanecer bloqueada durante exactamente un (1) ciclo de reloj. El tiempo de CPU total que utilice una tarea TaskBatch debera ser de total cpu ciclos de reloj (incluyendo el tiempo utilizado para lanzar las llamadas bloqueantes; no así el tiempo en que la tarea permanezca bloqueada).
- **Ejercicio 7** Elegir al menos dos metricas diferentes, definir las y explicar la semantica de su definicion. Diseñar un lote de tareas TaskBatch, todas ellas con igual uso de CPU, pero con diversas cantidades de bloqueos. Simular este lote utilizando el algoritmo SchedRR y una variedad apropiada de valores de quantum. Mantener fijo en un (1) ciclo de reloj el costo de cambio de contexto y dos (2) ciclos el de migracion. Deben variar la cantidad de nucleos de procesamiento. Para cada una de las metricas elegidas, concluir cual es el valor optimo de quantum a los efectos de dicha metrica.
- **Ejercicio 8** Implemente un scheduler Round-Robin que no permita la migracion de procesos entre nucleos (SchedRR2). La asignacion de CPU se debe realizar en el momento en que se produce la carga de un proceso (load). El nucleo correspondiente a un nuevo proceso sera aquel con menor cantidad de procesos activos totales (RUNNING + BLOCKED + READY). Diseñe y realice un conjunto de experimentos que permita evaluar comparativamente las dos implementaciones de Round-Robin.
- **Ejercicio 9** Diseñar y llevar a cabo un experimento que permita poner a prueba la ecuanimidad (fairness) del algoritmo SchedLottery implementado. Tener en cuenta que, debido al factor pseudoaleatorio involucrado, cualquier corrida puntual podria ser arbitrariamente injusta; sin embargo, si se repite un mismo experimento n veces y se observan los resultados acumulativos, tales anomalias deberian ir desapareciendo conforme n aumenta. En otras palabras, interesa mostrar en base a evidencia empirica que el algoritmo implementado efectivamente tiende a ser totalmente ecuanime a medida que n tiende a infinito.
- **Ejercicio 10** Los autores del articulo sobre lottery scheduling alegan que la optimizacion de compensation tickets es necesaria para compensar una posible falencia del algoritmo inicialmente propuesto en ciertos escenarios. Diseñar y llevar a cabo un experimento apropiado para comprobar esta afirmacion (provocar un escenario donde se manifieste el problema, comparar simulaciones ejecutadas con y sin compensation tickets y discutir los resultados obtenidos).

5.2 Resultados y Conclusiones

5.2.1 Ejercicio 6

Al igual que con la tarea TaskConsole, mencionaremos nuestra implementación y continuación de la misma explicaremos ciertos puntos de la misma.

```
void TaskBatch(int pid, vector<int> params) {
    int total_cpu = params[0];
    int cant_bloqueos = params[1];
    srand(time(NULL));
    vector<bool> acciones = vector<bool>(total_cpu);
    for(int i=0;i<(int)acciones.size();i++)
        acciones[i] = false;
    for(int i=0;i<cant_bloqueos;i++) {
        int j = rand()%(acciones.size());
        if(!acciones[j])
            acciones[j] = true;
        else
            i--;
    }
}
```

```

    }
    for(int i=0;i<(int)acciones.size();i++) {
        if( acciones[i] )
            uso_IO(pid,1);
        else
            uso_CPU(pid, 1);
    }
}

```

QUEDA EXPLICAR EL CODIGO

5.2.2 Ejercicio 7

Las métricas elegidas fueron:

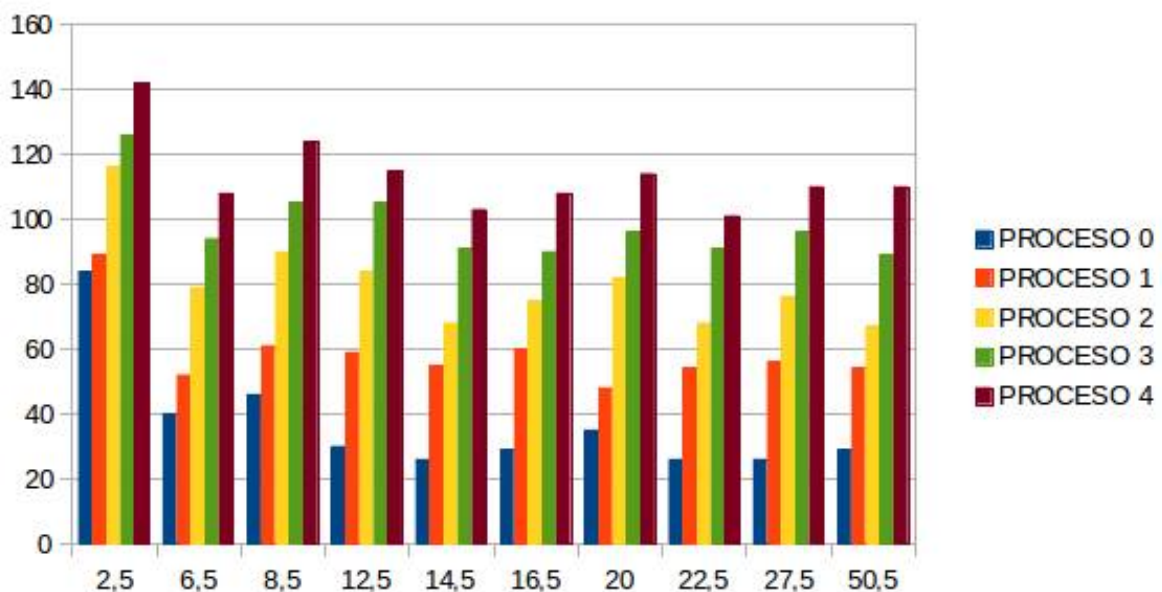
- **Turnaround:** Es el intervalo de tiempo desde que un proceso es cargado hasta que este finaliza su ejecución.
- **Waiting Time:** Es la suma de los intervalos de tiempo que un proceso estuvo en la cola de procesos *ready*.

Como las tareas TaskBatch se bloquean pseudoaleatoriamente, para obtener datos relevantes tomamos un promedio de las mediciones.

A la hora de encarar la experimentación, lo que realizamos fue simular corridas con varios quantum para poder obtener una aproximación del efecto del *quantum* en la ejecución del lote de tareas.

De esta aproximación, se confeccionaron gráficos de turnaround time en función del quantum, referente al estudio con 2 y 3 núcleos, los cuales se proveerán a continuación:

Luego de realizar mediciones con distintos *quantum*, tomamos la decisión de trabajar con los mismos *quantum* para cada nucleo al trabajar con mas de 1 core. (Se muestra acontinuación un grafico para demostrar que no era una decision acertada trabajar con diversos *quantum* para cada core).



Turnaround - 2 core - Prueba Quantum distintos por Core
 $EjeX = Quantum;$
 $EjeY = Tiempo$

Al realizar, este grafico y varias mediciones con distintos *quantum* por core, nos dimos cuenta que no terminaban siendo mediciones rigurosas, ya que una tarea podia estar corriendo con distintos tiempos por la migracion de procesos por core.

Por ende, optamos por realizar mediciones con igualdad de *quantum* por core para obtener la mejor performance posible.

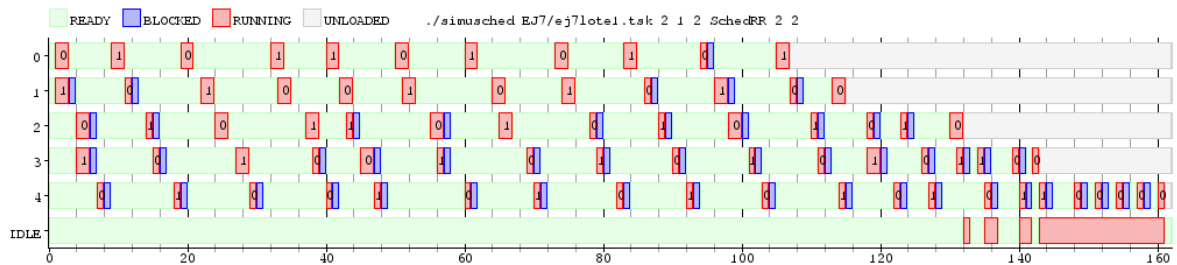
Por consiguiente, al trabajar con las nuevas mediciones, conjeturamos las siguientes hipótesis:

- Con 2 nucleos las mediciones de tiempo tienden a estabilizarse a partir de un *quantum* igual a 9.
- Con 3 nucleos las mediciones de tiempo tienden a estabilizarse a partir de un *quantum* igual a 11.

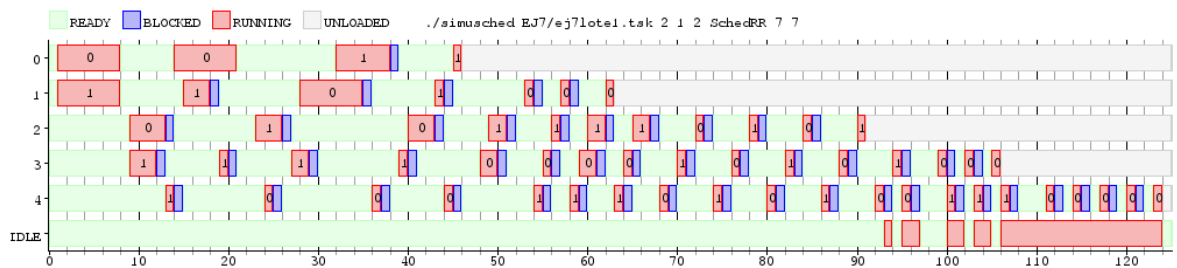
Turnaround Time

2 Core

A continuación se muestran los Diagramas de Gantt mas relevantes:

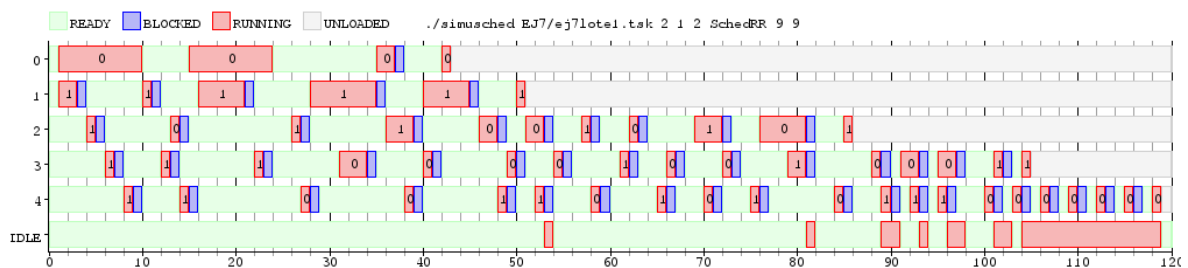


Lote1 - Turnaround - 2 core - Quantum igual a 2



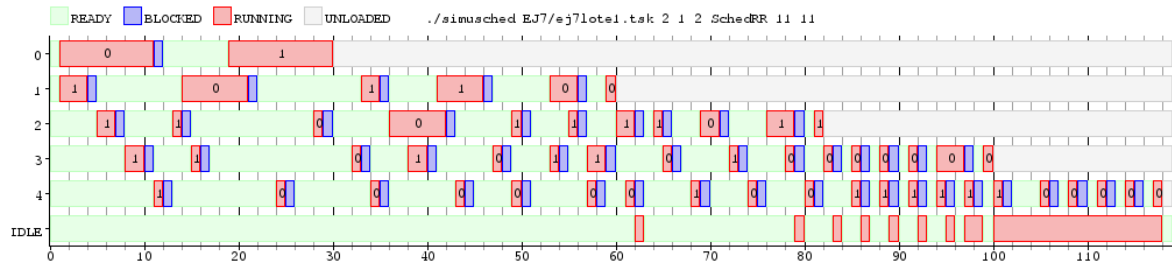
Lote1 - Turnaround - 2 core - Quantum igual a 7

La performance empieza a mejorar a medida que el *quantum* aumenta.

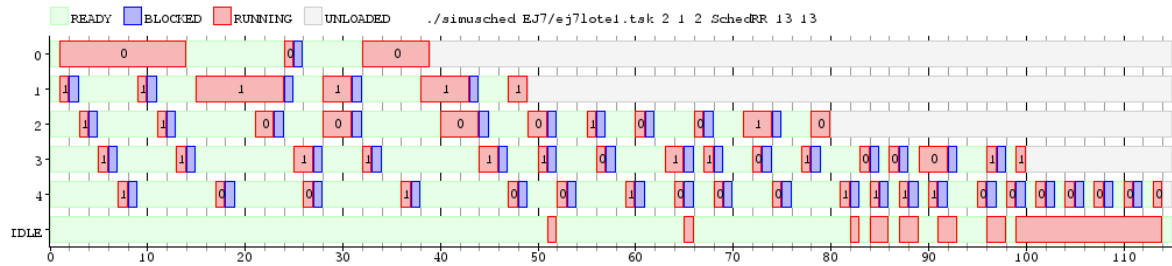


Lote1 - Turnaround - 2 core - Quantum igual a 9

La performance sigue mejorando, a partir de este valor, el desempeño comienza a estabilizarse, como muestran los siguiente dos gráficos. Las pequeñas diferencias en los valores responden a la pseudoaleatoriedad de las tareas TaskBatch.

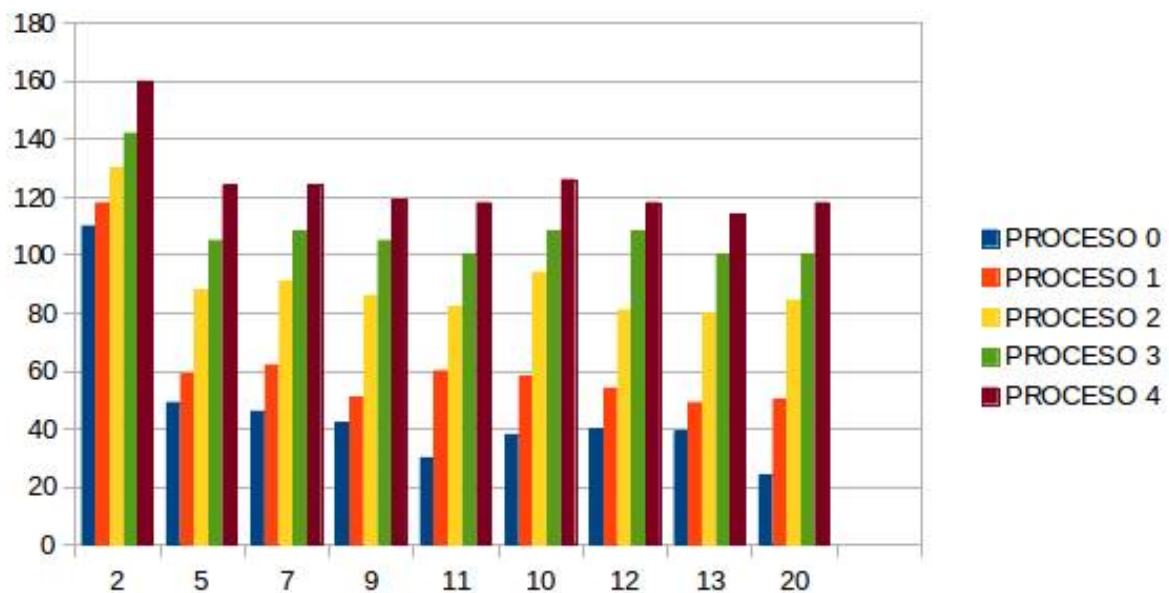


Lote1 - Turnaround - 2 core - Quantum igual a 11



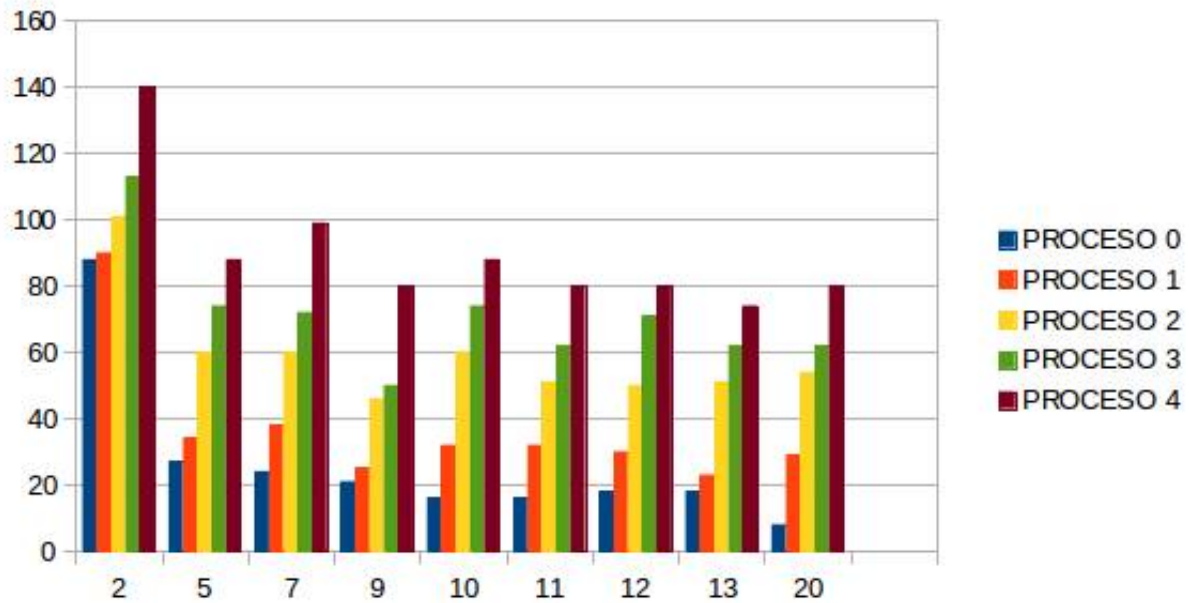
Lote1 - Turnaround - 2 core - Quantum igual a 13

Como mencionamos, las mediciones tienden a estabilizarse con un *quantum* igual a 9, pero la mejor performance obtenida es con un *quantum* igual a 13, teniendo en cuenta la pseudoaleatoriedad del tipo de tarea utilizada. Se puede observar en la primer figura que a pesar de trabajar con 2 cores, al tener un quantum bajo (igual a 2) el costo es alto.



Turnaround - 2 core
 $EjeX = Quantum$
 $EjeY = Tiempo$

Waiting Time

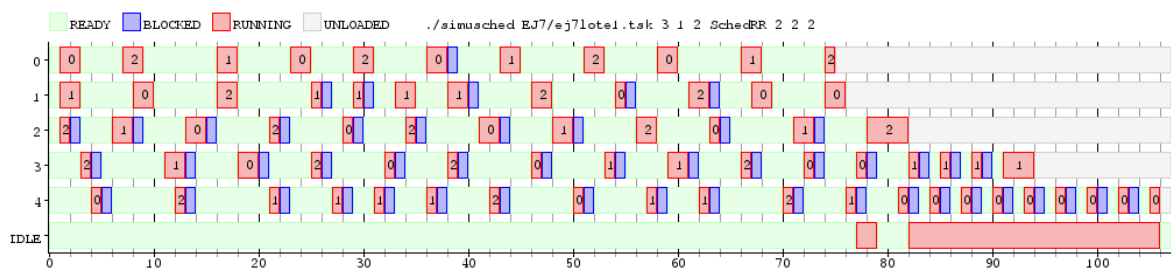


Waiting Time - 2 core
EjeX = Quantum
EjeY = Tiempo

Con este tipo de metrica, se comienza a estabilizar a partir del *quantum* igual a 5, obteniendo su mejor performance con el *quantum* igual a 13.

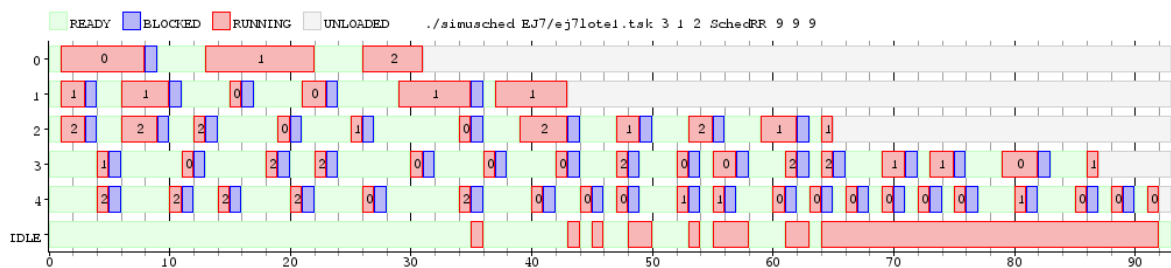
3 Core

A continuación, al igual que con 2 cores, mostraremos los Diagramas de Gantt mas relevantes:



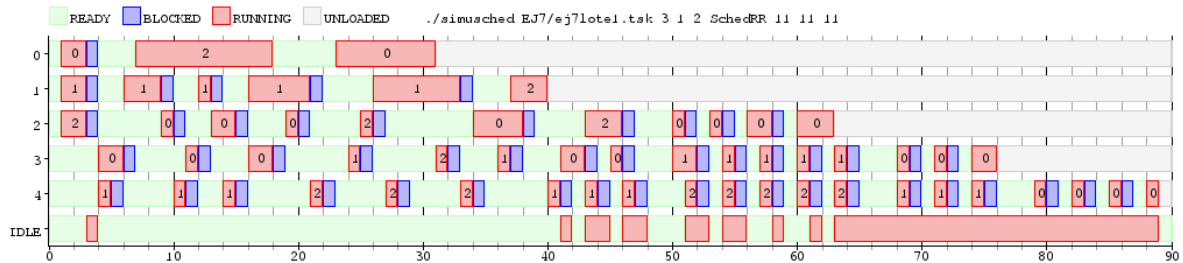
Lot1 - Turnaround - 3 core - Quantum igual a 2

Se observa que al tener otro core mas, a diferencia de con 2, a pesar de estar con un *quantum* bajo, la performance mejora bastante.

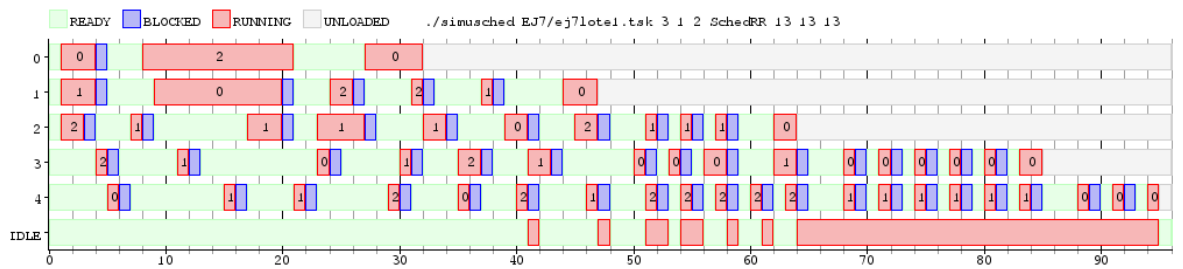


Lot1 - Turnaround - 3 core - Quantum igual a 9

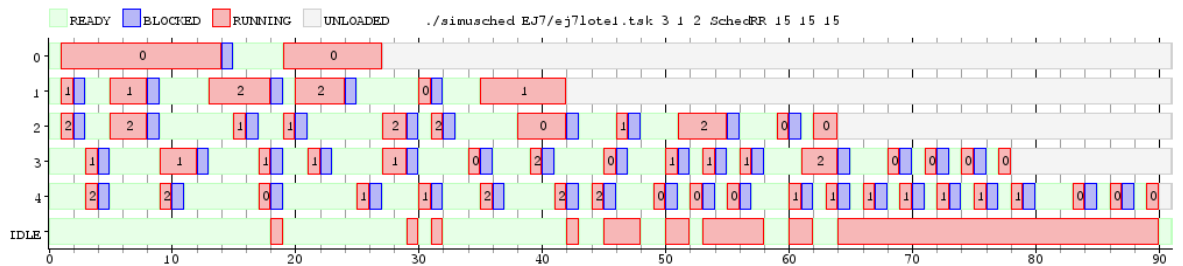
La performance empieza a mejorar a medida que el *quantum* aumenta.



Lot1 - Turnaround - 3 core - Quantum igual a 11

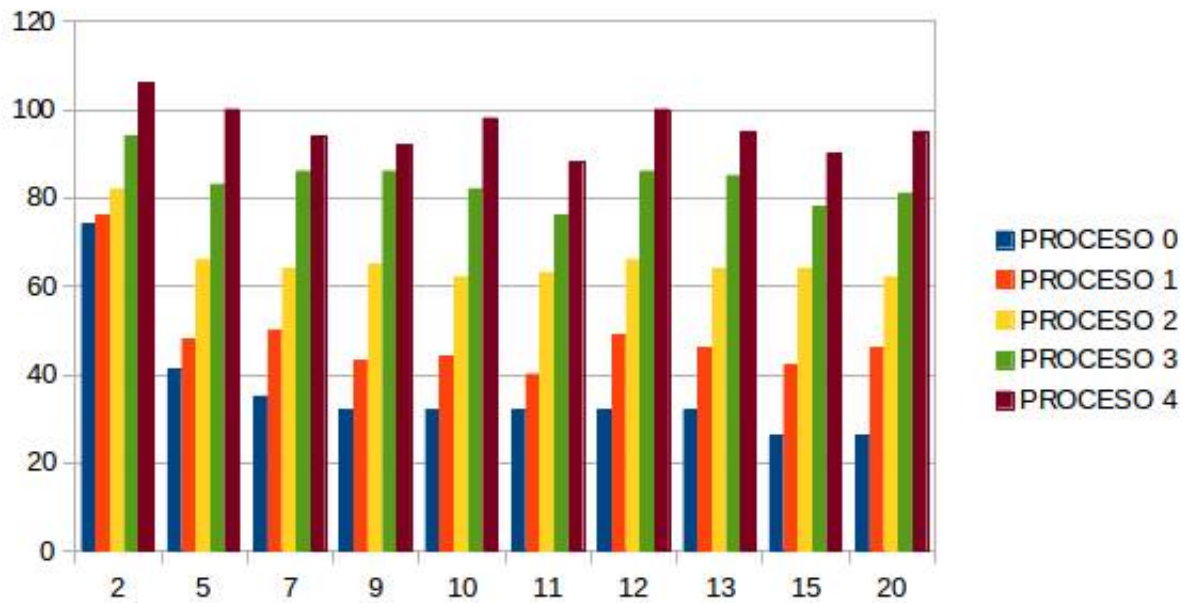


Lot1 - Turnaround - 3 core - Quantum igual a 13



Lot1 - Turnaround - 3 core - Quantum igual a 15

A diferencia que en nuestra hipótesis conjeturada para con dos cores, con un *quantum* igual a 11 se obtiene la mejor performance, pero teniendo en cuenta la pseudoaleatoriedad del tipo de tarea con la que se trabaja, a partir del *quantum* igual a 9 ya se estabiliza notoriamente.

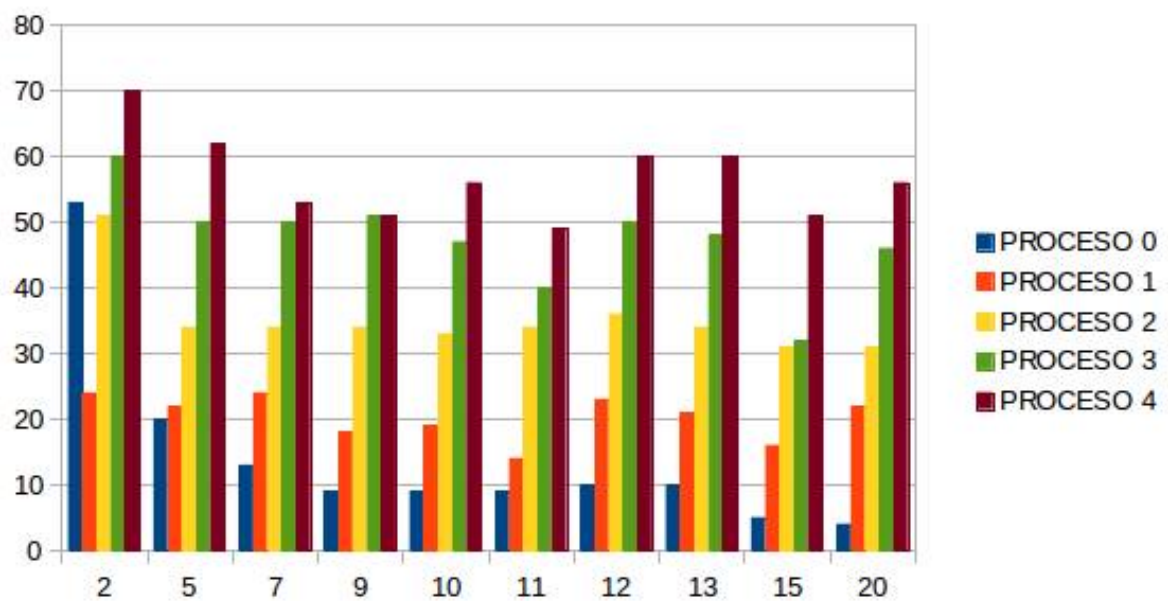


Turnaround - 3 core

$EjeX = Quantum$

$EjeY = Tiempo$

Waiting Time



Waiting Time - 3 core

$EjeX = Quantum$

$EjeY = Tiempo$

Con este tipo de metrica, se obtiene a diferencia de con Turnaround su mejor performance con el quantum igual a 15.

Conclusiones

La diferencia entre los valores de quantum entre los casos se puede atribuir a que cada vez que agregamos un núcleo aumentamos la posibilidad de una migración de la tareas.

En todos los casos se observa la influencia negativa que proviene de elegir un quantum con valores pequeños.

Agregar núcleos de procesamiento mejora significativamente la performance de acuerdo a la métrica con la que trabajamos, al permitir más procesamiento en paralelo y disminuyendo los waiting time de las tareas.

Fijada una cantidad de núcleos, aumentar el valor del quantum también mejora la performance, especialmente los tiempos referidos a las tareas que menos cantidad de bloqueos tienen. Igualmente, a partir de cierto valor de quantum, las mejoras en la performance dejan de ser muy significativas. Esto se produce a que las tareas con más cantidad de bloqueos en algún momento dejan de consumir todo su quantum si seguimos aumentando el valor.

5.2.3 Ejercicio 8

La idea central de esta versión de Round-Robin es que no permita migración entre núcleos y esto se basa en utilizar una cola FIFO por cada núcleo, donde se encolarán aquellas tareas a las que se asignó el core correspondiente.

Para implementar este algoritmo, el Round-Robin 2, utilizamos varias estructuras. Estas son:

- Los vectores *quantum* y *quantumActual*, que cumplen la misma función que en nuestra implementación de Round-Robin.
- El vector de colas *colas*, donde en la posición *i* se encontrará la cola de tareas correspondiente a ese núcleo de procesamiento.
- El diccionario *bloqueados*, donde mantenemos aquellas tareas que se bloquearon con su número de core correspondiente y que nos permitirá, cuando la tarea se desbloquee, reubicarla en la cola del core que le corresponde.
- El vector de enteros *cantidad*, cuya única función será tener en la posición *i* la cantidad de tareas bloqueadas, activas o en estado ready que están asignadas al core *i* y que nos servirá para determinar a qué núcleo se asignará una tarea al momento de cargarla.

Cuando se carga una tarea, se chequea cuál es el core que menor cantidad de procesos activos totales tiene asignados (haciendo uso de la posición respectiva del vector *cantidad*). Una vez que se obtiene dicho núcleo, se agrega la tarea a la cola de tareas correspondiente al core y se actualiza la cantidad de tareas activas para ese núcleo sumándole uno.

Al bloquearse una tarea, se define una entrada en el diccionario *bloqueados* con el pid y el núcleo correspondiente. De esta manera, al desbloquearse, obtenemos el core en el que debe correr, eliminamos la entrada del diccionario y encolamos nuevamente el pid a la cola del núcleo en cuestión. De esta manera resolvemos parcialmente el problema de no permitir la migración entre cores.

Finalmente, cuando una tarea termina, se actualiza la cantidad correspondiente al núcleo restándole uno. Solamente a la hora de cargar la tarea y cuando una tarea termina se modifica dicha variable. De esta manera, aunque una tarea se bloquee seguirá reflejada en la cantidad del núcleo, lo que nos permitirá seguir el criterio que nos pidieron en la consigna a la hora de asignarle un core a la tarea.

Como esta modificación de Round-Robin no permite migración entre cores, conjeturamos ciertos puntos:

- Dados un mismo lote de tareas y una misma configuración del scheduler (tick de costo en cambio de contexto y quantum) un único núcleo de procesamiento, ambos algoritmos deben comportarse de la misma manera.
- Comportamiento más eficiente en el Round-Robin 2 en lotes de tareas que se bloquean una gran cantidad de veces, o en configuraciones con *quantums* pequeños. Esto surge de que dichos escenarios hacen más proclive al Round-Robin a impulsar más cambios de contexto, con la posible penalidad de darse un cambio de núcleo, algo que puede ser muy costoso.

- El Round Robin debería comportarse más eficientemente en situaciones en las cuales el Round Robin 2 pierde la posibilidad de paralelismo. Por ejemplo, varias tareas quedaron asignadas a un núcleo mientras los demás están libres. Generando que varios nucleos queden ociosamente bastante tiempo.

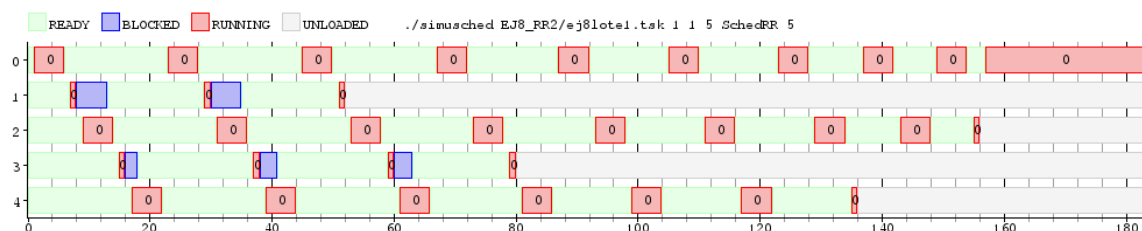
A continuación, mostraremos los experimentos diseñados para demostrar y explicar un poco mejor lo conjeturado:

Arrancando con nuestra primer conjetura:

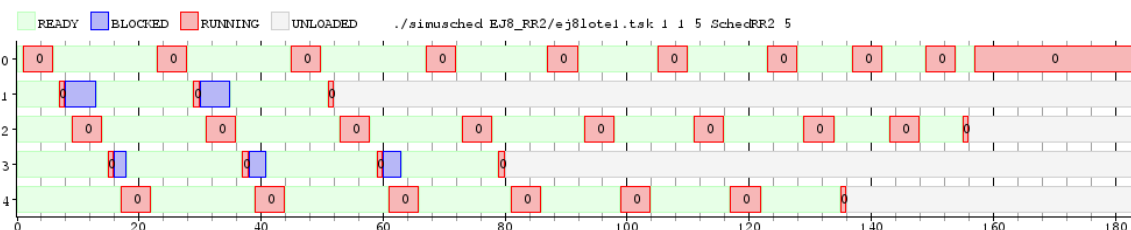
Dados un mismo lote de tareas y una misma configuración del scheduler con un único núcleo de procesamiento, ambos algoritmos deben comportarse de la misma manera.

Trabajando con el siguiente lote:

```
TaskCPU 70
TaskConsola 2 4 5
TaskCPU 40
TaskConsola 3 2 3
TaskCPU 30
```



Lote1 - Round Robin - 1 core - Quantum = 5 - cambio de contexto = 1

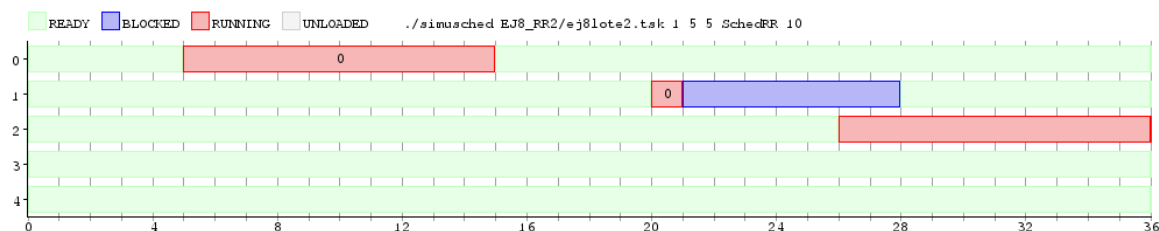


Lote1 - Round Robin 2 - 1 core - Quantum = 5 - cambio de contexto = 1

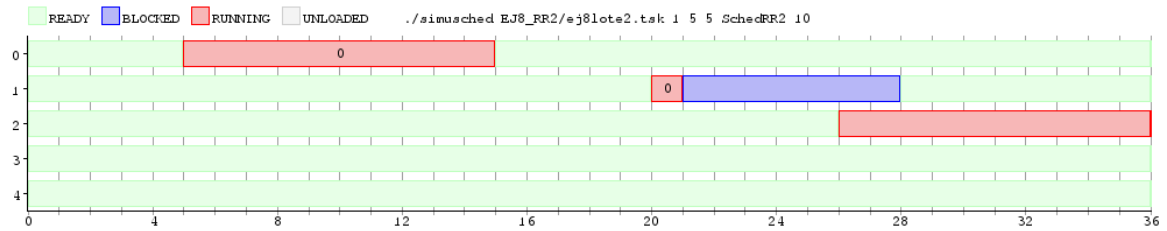
Se ve a simple vista, la igualdad entre ambos con este tipo de lote.

Ahora, con un lote distinto:

```
TaskCPU 70
TaskConsola 5 6 7
TaskCPU 40
TaskConsola 10 9 8
TaskCPU 30
```

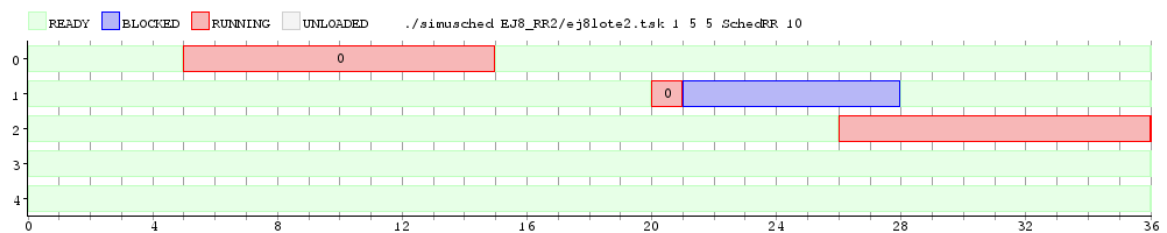


Lote2 - Round Robin - 1 core - Quantum = 10 - cambio de contexto = 5

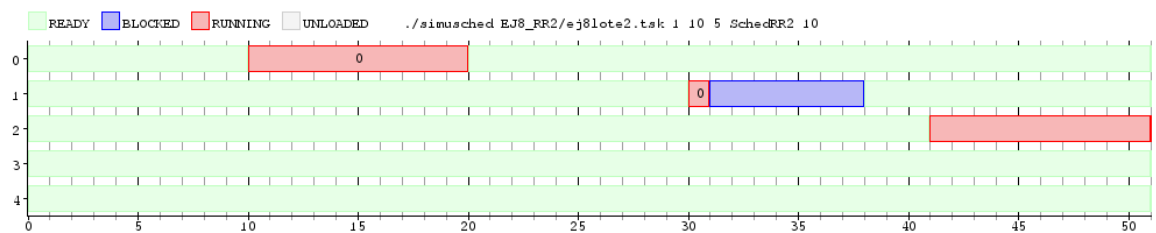


Lote2 - Round Robin 2 - 1 core - Quantum = 10 - cambio de contexto = 5

Nuevamente, observamos la misma igualdad entre ambos. De la única manera en la cual se podría producir un cambio entre ambos Diagramas es alterando el cambio de contexto para uno y no para el otro.



Lote2 - Round Robin - 1 core - Quantum = 10 - cambio de contexto = 5



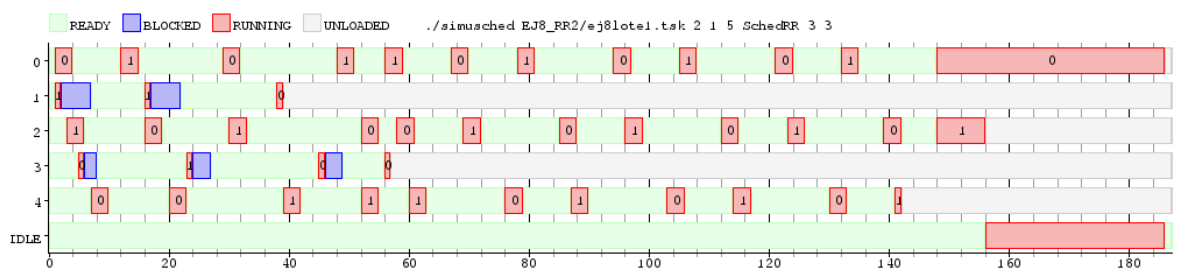
Lote2 - Round Robin 2 - 1 core - Quantum = 10 - cambio de contexto = 10

Aquí se ve las diferencias como lo mencionamos, por ende, podemos concluir que como el Round Robin 2 solo fue modificado para tener colas independientes para cada núcleo, al trabajar con 1 solo core, no se verán diferencias.

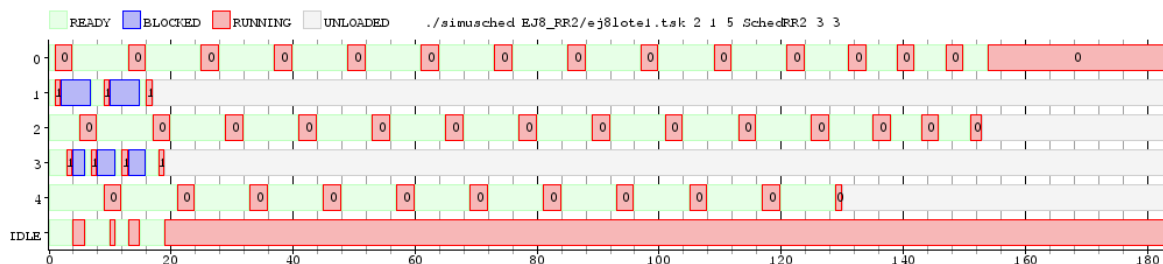
Continuamos con la siguiente conjetura realizada:

Comportamiento más eficiente en el Round-Robin 2 en lotes de tareas que se bloquean una gran cantidad de veces, o en configuraciones con *quantums* pequeños.

Arrancaremos mostrando casos con cambios de contexto y quantum pequeños:



Lote1 - Round Robin - 2 core - Quantum = 3 - cambio de contexto = 1

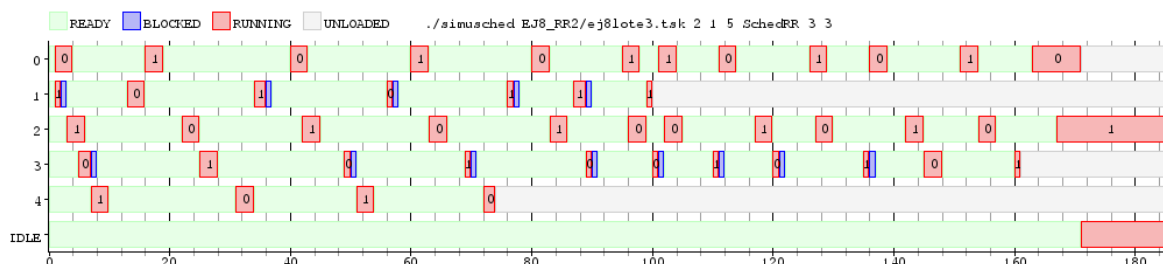


Lote1 - Round Robin 2 - 2 core - Quantum = 3 - cambio de contexto = 1

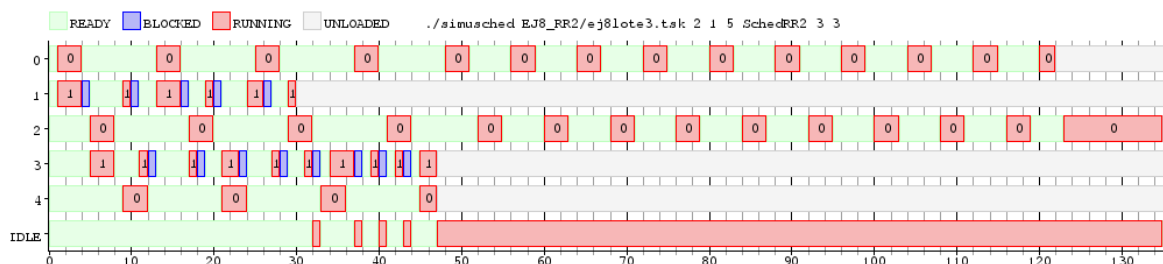
Se puede observar, una mejora leve del Round Robin 2. Con la modificación realizada en el Round Robin 2, no habría ninguna modificación en caso de aumentar o disminuir el cambio de migración ya que este no lo permite.

Ahora, si trabajamos con tareas que utilicen el CPU y se bloqueen mucho mas podremos notar la mejor performance de este nuevo scheduler.

```
TaskCPU 40
TaskBatch 10 5
TaskCPU 50
TaskBatch 15 8
TaskCPU 10
```



Lote3 - Round Robin 2 - 2 core - Quantum = 3 - cambio de contexto = 1



Lote3 - Round Robin 2 - 2 core - Quantum = 3 - cambio de contexto = 1

Se ve a simple vista, como el RR2 es mucho mejor, y termina aprox 50 milisegundos antes. Como mencionamos anteriormente, si el cambio de migración se alterase no tendría incidencia para este RR2 ya que no admite migración de tareas, mientras que el anterior scheduler si, pudiendo empeorar a su vez su performance en caso de que el caso fuese mayor.

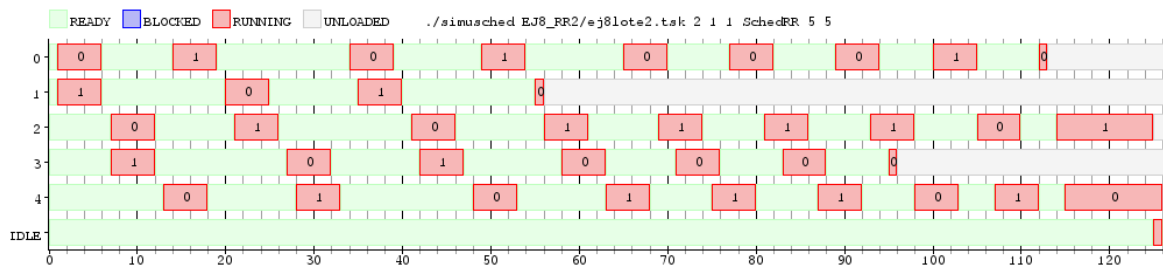
Por consiguiente, podemos afirmar, que nuestro RR2 será notablemente mejor con tareas que utilicen el CPU y se bloqueen bastante tiempo.

Por último, demostraremos nuestra última conjetura:

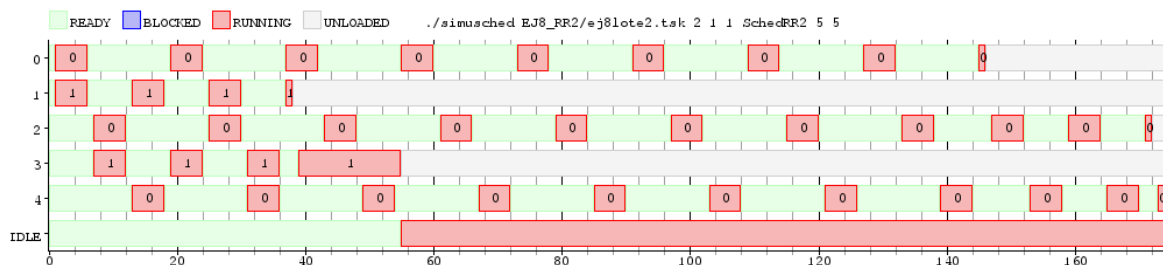
El Round Robin debería comportarse más eficientemente en situaciones en las cuales el Round-Robin 2 pierde la posibilidad de paralelismo.

Para probar esta conjetura, utilizamos tareas que demanden mas al CPU como *TaskCPU*.

TaskCPU 40
TaskCPU 15
TaskCPU 50
TaskCPU 30
TaskCPU 50



Lote3 - Round Robin - 2 core - Quantum = 5 - cambio de contexto = 1



Lote3 - Round Robin 2 - 2 core - Quantum = 5 - cambio de contexto = 1

Es notorio en estos gráficos cómo el Round-Robin, responde mejor que el Round-Robin 2. Esto es porque puede trabajar con procesamiento en paralelo, mientras que el Round-Robin 2 no, porque las 3 tareas quedaron asignadas a un core (el numero 0), aunque haya un core ocioso por un largo tiempo. En este caso, pagando el costo de migración se obtiene una mejor performance.

Con estos experimentos realizados logramos observar los comportamientos que habíamos conjeturado concluyendo que son ciertos.

Por ende, podemos concluir que el Round-Robin 2 responde de manera positiva para lotes con tareas de gran cantidad de bloqueos y de manera negativa al no poder paralelizar ciertos procesos.

6 Bibliografía

- Cátedra de Sistemas Operativos - Clases teóricas y prácticas (2º Cuatrimestre 2014)
- Facultad de Ingenieria Uruguay
(https://eva.fing.edu.uy/pluginfile.php/75120/mod_resource/content/1/6-SO-Teo-Planificacion.pdf)
- Operating Systems Concepts, Abraham Silberschatz & Peter B. Galvin