

Universidade Federal de Santa Catarina

EEL7123/EEL510457

Solução Problema 8.3

**Problema 8.3.** Projete os diagrama de pontos e os circuitos usando Full-Adders (FAs) e Half-Adders (HAs) que fazem as seguintes compressões, identifique às quais correspondem com blocos conhecidos: **a)**  $\{2, 2, 3; 1, 1, 1, 1\}$ ; **b)**  $\{3; 1, 1\}$ ; **c)**  $\{1, 4, 3; 1, 1, 1, 1\}$ ; **d)**  $\{5, 5; 1, 1, 1, 1\}$ ; **e)**  $\{2, 2; 1, 1, 1\}$ ; **f)**  $\{5; 1, 1, 1\}$ ; **g)**  $\{7; 1, 1, 1\}$ ; **h)**  $\{3, 3, 3; 1, 2, 2, 1\}$ . **i)**  $\{4, 7; 1, 1, 1, 1\}$  **j)**  $\{2, 5; 1, 2, 1\}$  **k)**  $\{5; 2, 1\}$ .

- a)  $A = 3FAs, \Delta = 3FAs$ ;
- b)  $A = 1FAs, \Delta = 1FAs$ ;
- c)  $A = 4FAs, \Delta = 3FAs$ ;
- d)  $A = 6FAs, \Delta = 4FAs$ ;
- e)  $A = 1, 5FAs, \Delta = 1, 5FAs$ ;
- f)  $A = 2, 5FAs, \Delta = 2, 5FAs$ ;
- g)  $A = 4FAs, \Delta = 3FAs$ ;
- h)  $A = 3FAs, \Delta = 1FAs$ ;
- i)  $A = 7FAs, \Delta = 4FAs$ ;
- j)  $A = 3FAs, \Delta = 2FAs$ ;
- k)  $A = 2FAs, \Delta = 2FAs$ .