



Usando unicamente um somador de 8 bits implemente:

- a) Três somadores independentes de 2 bits (*Full-Adder*), cada um com *carry-in* e *carry-out*;
- b) Um circuito que implemente a função lógica de 6 variáveis $uv + wx + yz$.
- c) Um circuito que implemente $2w + x$ e $2y + z$, onde w, x, y, z são números de 3 bits.
- d) Um multiplicador $f = 85y$, onde entrada y é de 4 bits e f de 11 bits.
- e) Um circuito que compute a soma de três entradas sem sinal de 3 bit resultando em uma saída de 5 bits.
- f) Um contador paralelo de 7 entradas, produzindo uma saída de 3 bits.