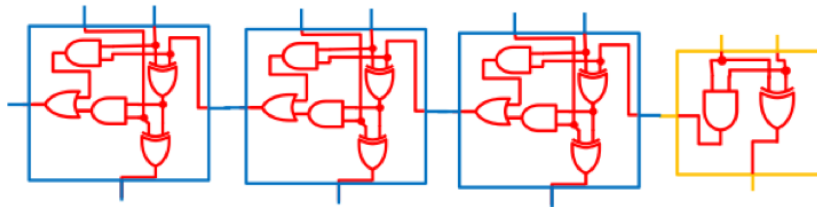


Universidade Federal de Santa Catarina

EEL7123/EEL510457

Solução Problema 5.1

Problema 5.1. Qual o atraso do caminho crítico do circuito abaixo, considerando que cada porta lógica resulta em um atraso de 3 ns?



O caminho crítico passa por 10 portas lógicas, logo o atraso é 30ns.

