## Arquitetura do Conjunto de Instruções (ISA) do IAS Machine

Tipo da	Código da	Representação	Descrição
Instrução	operação	Simbólica	
Transferência	0000 1010	LOAD MQ	Transfere o conteúdo do registrador
de Dados	0 A		MQ para o registrador AC
	00001001	LOAD MQ,M(X)	Transfere o conteúdo da memória no
			endereço X para o registrador MQ
	00100001	STOR M(X)	Transfere o conteúdo do registrador
	2 1		AC para a memória no endereço X
	0000 0001	LOAD M(X)	Transfere o conteúdo da memória no
	0 1		endereço X para o registrador AC
	00000010	LOAD - M(X)	Transfere o negativo do valor armazenado no
			endereço X da memória para o registrador AC
	00000011	LOAD  M(X)	Transfere o absoluto do valor armazenado no
			endereço X da memória para o registrador AC
Salto incondicional	00001101	JUMP $M(X,0:19)$	Salta para a instrução da esquerda na
	0 D		palavra contida no endereço X da memória
	0000 1110	JUMP M(X,20:39)	Salta para a instrução da direita na
	0 E		palavra contida no endereço X da memória
Salto	000011111	JUMP+M(X,0:19)	Se o número no registrador AC for não negativo
condicional	0 F		então salta para a instrução à esquerda da
			palavra contida no endereço X da memória
	0001 0000	JUMP + M(X, 20:39)	Se o número no registrador AC for não negativo
	1 0		então salta para a instrução à direita da
			palavra contida no endereço X da memória
Aritmética	00000101	ADD M(X)	Soma o valor contido no endereço X da memória
	0 5		com o valor em AC e coloca o resultado em AC
	00000111	ADD  M(X)	Soma o absoluto do valor contido no endereço
			X da memória com o valor em AC e armazena o
			resultado em AC
	00000110	SUB M(X)	Subtrai o valor contido no endereço X da memória
	0 6	S 2	do valor em AC e coloca o resultado em AC
	00001000	SUB  M(X)	Subtrai o absoluto do valor contido no endereço
		2 (35)	X da memória do valor em AC e armazena o
			resultado em AC
	00001011	MUL M(X)	Multiplica o valor no endereço X da memória pelo
	0 B		valor em MQ e armazena o resultado em AC e MQ.
			AC contém os bits mais significativos do resultado
	00001100	DIV M(X)	Divide o valor em AC pelo valor no endereço X da
	0 C		memória. Coloca o quociente em MQ e o resto em AC
	00010100	LSH	Desloca os bits do registrador AC para a esquerda.
			Equivale à multiplicar o valor em AC por 2
	00010101	RSH	Desloca os bits do registrador AC para a direita.
			Equivale à dividir o valor em AC por 2
	The second second	STOR M(X,8:19)	Move os 12 bits à direita de AC para o campo endereço
Modificação	00010010	SION $M(\Lambda, 0.19)$	Move os 12 vits a difeita de AC para o campo endereço
	1 2	510K M(A,8:19)	da instrução à esquerda da palavra X na memória
Modificação de endereço		STOR M(X,8:19) STOR M(X,28:39)	