

Respuestas a las cuestiones:

Sobre los chips:

- **¿Cuántas direcciones tienen los chips de memoria proporcionados?**

Poseen 2^{21} direcciones posibles.

- **¿Cuántos bits se necesitan para acceder a un dato de estos chips?**

Se necesitan 21 bits.

Sobre la memoria a diseñar:

- **¿Cuántos bits tendrá el bus de direcciones?**

Tendrá 23 bits. 21 para los chips y 2 para seleccionar el módulo.

- **¿Cuántos chips necesitaremos para formar la memoria?**

Necesitaremos 6 chips. Son 3 módulos de 2 chips cada uno.

- **Después de enviar una palabra a memoria, ¿cuántos chips se verán afectados?**

Dos chips, ya que, son dos chips que componen cada módulo y forma juntos, un palabra de la memoria, es decir, la unidad mínima transferible.

- **¿Se puede ampliar la memoria sin ampliar el número de bits en el bus de direcciones?**

Si, en concreto, se puede añadir un módulo mas de memoria sin variar el numero de bits del bus de direcciones.

