

COMPONENTE	Carga horária
ORGANIZAÇÃO E ARQUITETURA DE COMPUTADORES	60H
Ementa	
Modelo de um sistema de computação. Histórico de Processadores e Arquiteturas. Operações Aritméticas. Conjunto de Instruções. Processador: Controle e Dados. Pipeline. Hierarquia de Memória. Interface entre Processadores e Periféricos. Fundamentos de Sistemas Operacionais. Sistemas Operacionais em Camadas. Sistemas Multiprocessados. Arquiteturas Avançadas.	
Bibliografia Básica	
HENNESSY, J. L; PATTERSON, D. A. Arquitetura de Computadores : uma abordagem quantitativa. Rio de Janeiro: Campus, 2003.	
TANENBAUM, Andrew S. Organização estruturada de computadores. , 5. ^a ed. Rio de Janeiro: Prentice Hall, 2006.	
STALLINGS, W. Arquitetura e organização de computadores : projeto para o desempenho. 5. ed. Rio de Janeiro: Prentice Hall, 2002.	
Bibliografia Complementar	
PATTERSON, D. A.; HENNESSY, John L. Organização e Projeto de Computadores . Rio de Janeiro: LTC, 2000	
WEBER, Raul Fernando. Fundamentos de Arquitetura de Computadores . Porto Alegre: Sagra-Luzzatto, 2004.	
PATTERSON, David A.; HENNESSY, John L. Organização e projeto de Computadores : A Interface hardware/Software. Rio de Janeiro: Campus, 2005.	
MONTEIRO, Mario A. Introdução à organização de computadores . 4 ^a edição. Rio de Janeiro, LTC, 2002.	
PARHAMI, Behrooz. Arquitetura de computadores : de microprocessadores a supercomputadores. Rio de Janeiro: McGraw-Hill, . 2007	