综合设计验收安排

一、验收时间

2021年1月3日上午8:30-11:30，下午14:00-17:30

全体同学具体的验收时间是：（按各班名册的顺序）

第一组：1号——6号 时间： 8:30-9:30

第二组：7号——12号 时间： 9:30-10:30

第三组：13号——18号 时间：10:30-11:30

第四组：19号——24号 时间：14:00-15:00

第五组：25号——30号 时间：15:00-16:00

第六组：31号——36号 时间：16:00-17:00

第七组：37号及以后 时间：17:00--

重修同学可以在1月3日自由选择时间段找助教验收。

每组所有同学比规定时间提前10分钟到达教室进行验收前准备。如第一组所有同学8：20到达指定教室，第二组所有同学9：20到达指定教室，其它组依此类推。

二、验收地点

信息安全1、2班、软件工程1、2班：院楼103

软件工程3、4、5班：院楼106

计科1、2、3、4班：院楼105

计科5、6、7、8班：院楼109

通信1、2、3、4班：院楼246

三、验收内容

1、将严格按学习通平台->资料->课程实验与设计->综合设计指导书进行验收。

2、功能仿真：CPU编译通过，用一或两段程序仿真验证模型机实现指令的正确性。

3、模型机的框架结构：助教查验和提问检测模型机结构的合理性。

4、功能与性能

1）指令条数：模型机实现的指令数

2）停机操作：HALT如何实现模型机真正、正确的停机

3）成本开销：采用Cyclone系列EP1C3T100C8综合

查看Total logic elements。

4）时钟周期：时序仿真查看模型机所有指令执行正确的

最短时钟周期。

5、回答问题/修改程序：自由选择回答问题或修改程序代码。

6、设计报告：助教检测报告的完整性和正确性。

7、模型机下载至板卡，16条指令运行正确并且回答问题正确，验收成绩可能100分。

8、不允许用往届同学的综合设计来验收，一旦发现，计0分。

四、验收的相关资料

请每位同学设计好模型机，带电脑和纸质版设计报告参加验收。验收结束后，各位同学将工程文件以压缩包形式上传至学习通平台，压缩包命名为“综合设计+学号+姓名”，未按时提交记0分。