关于CPU设计的几个问题

1. 请解释（不是念PPT）设计思路与要求分别是什么？
2. 请解释（不是念PPT）设计任务是什么？
3. 什么是寄存器直接寻址方式？
4. 什么是寄存器间接寻址方式？
5. 汇编符号是什么，是用来干什么的？
6. 控制信息是从哪里发出来的？
7. 发出不同控制信息的依据是什么？
8. 数据通路的作用是什么？
9. 图中的C和Z表示什么意思，有什么作用？
10. 指令寄存器里面装的是什么，它们从哪里来的？
11. S3~S0、M是用来干什么的？
12. F→BUS、FL→BUS、FR→BUS是用来干什么的？
13. DL、XL、/CS是用来干什么的？
14. RSA1、RSA0是用来干什么的？
15. RWDA1、RWDA0是用来干什么的？
16. 指令计数器里面装的是什么？