# perflab2实验日志

# 一、优化方法

## 5.7 理解现代处理器

本节内容从目标机器硬件——处理器微体系结构优化角度着手,通过分析处理器执行指令的底层系统设计优化程序从而提高处理器运行效率。

#### 5.8 循环展开

循环展开是一种程序变换,通过增加每次迭代计算的元素的数量,减少循环的迭代次数。循环展开能够从两个方面改善程序性能。首先,它减少了不直接有助于程序结果的操作的数量,例如循环索引计算和条件分支。其次,它提供了一些方法,可以进一步变化代码,减少整个计算中关键路径上的操作数量。

#### 5.9 提高并行性

在此前对处理器微体系结构的分析中可以清楚的了解到处理器工作过程是并行执行的,其中执行加法和乘法的功能单元是完全流水线化,这意味着它们可以每个时钟周期开始一个新操作,结合处理器指令级并行大幅提高运算效率。主要通过以下两个方面实现:多个累计变量、重新结合变换。

#### 二、优化实现

#### partA

## 原始版本代码

# 优化四:循环展开

```
void rotate4_1(int dim,pixel*src,pixel*dst)

int i,j;
int limit=dim-1;
for(i=0;iint temp=dim-1-i;
for(j=0;j<dim;j++)
{
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-22,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-1,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-1,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-2,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-1,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-2,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-2,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-2,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-3,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-3,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-5,dim)];
    dst[RIDX(i+j,j,dim)]=src[RIDX(j,temp-1,dim)];
    dst[RIDX(i+j,
```

## 优化四文字描述:

以写优先的方式将循环展开为 32 路循环,减少循环的迭代次数。减少了不直接有助于程序结果的操作的数量,如循环索引计算和条件分支。其次减少整个计算中关键路径上的操作数量。通过移动代码降低循环的低效率,将循环中重复计算部分移动到循环外部避免重复计算;循环内操作间无数据相关性,通过并行计算各步写的位置提高并行性。可以看到,该优化带来了较为显著的性能提升,但提升幅度相较于预期还是相差较大。这是因为写优先的方式以列为单位访问 dst 数组内存,而 cache 以行为单位缓存,导致了 cache 利用率低下以及多次维护 cache 的开销。

# 性能测试:

```
Rotate: Version = naive_rotate: Naive baseline
                                                     implementation:
                                                               Mean
Your CPEs
                          2.0
                                             7.0
                                                      7.0
Baseline CPEs
Speedup
                 10.6
                          20.3
                                    11.6
                                                      13.5
                                                               12.6
Rotate: Version = rotate4 1:
                                  .1优化:
                          128
1.7
40.1
                                             512
                                                               Mean
                                            2.4 65.9
Your CPEs
                                    46.4
Baseline CPEs
                 14.7
                                                      94.5
Speedup
                                                               18.7
```

## 优化五:

```
void rotate4_2(int dim,pixel*src,pixel*dst)
{
    int i,j;
    int limit=dim-1;
    for(i=0;i<limit;i+=32)
    {
        for(j=0;j<dim;j++)
        {
            int temp=dim-1-j;
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+20,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+20,j,dim)];
            dst[RIDX(temp,i,dim)]=src[RIDX(i+2,j,dim)];
            dst[RIDX(temp,i,dim)]=src[RIDX(i+1,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+2,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+2,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+2,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+2,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+2,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+3,j,dim)];
            dst[RIDX(temp,i+2,dim)]=src[RIDX(i+3,j,dim)];
            dst[RIDX(temp,i+3,dim)]=src[RIDX(i+3,j,dim)];
            dst[RIDX(temp,i+3,dim)]=src[RIDX(i+3,j,dim)];
```

## 优化五文字描述:

以读优先的方式将循环展开为 32 路循环,减少了不直接有助于程序结果的操作的数量,如循环索引计算和条件分支。其次减少整个计算中关键路径上的操作数量。使 dst 地址连续 从而减少对存储器的读写操作降低循环的低效率(提高 cache 利用率),通过代码移动将循环中重复计算部分移动到循环外部避免重复计算,降低循环低效率;循环内操作间无数据 相关性,利用处理器结构流水线处理特性通过并行计算各步写的位置提高并行性。

#### 性能测试:

```
Rotate: Version
                                                        512
7.0
                      = nat
64
1.4
14.7
10.4
 Dim
Your CPEs
                                                                    7.2
94.5
13.2
 Baseline CPEs
                                                         65.9
9.5
 Speedup
                                                                               12.6
                      otate: Version
                                            256
1.7
46.4
27.0
                                                                    1024
                                                                               Mean
                                                        512
 our CPEs
                      1.5
                                                                    3.0
94.5
31.9
                                                         1.8
                                 40.1
                                                        65.9
35.9
 Baseline CPEs
 Speedup
```

从性能测试结果来看,此优化版本的性能提升相较于 4.1 优化有了较大幅度的提高,性能以及接近达到原程序的 2 倍, 与预期情况相符,验证了分析中提及的优化思路正确性。

## 优化六:

## 优化六文字描述:

使用循环展开,展开为 32 路,减少了不直接有助于程序结果的操作的数量,如循环索引计算和条件分支。其次减少整个计算中关键路径上的操作数量。 以读优先的思路使 dst 指针连续减少对存储器读写次数(提高 cache 利用率),同时通过移动代码降低循环的效率;循环内操作间无数据相关性,流水线并行,通过并行执行循环内操作,提高并行性,不再调用函数,减少过程调用。

# 性能测试:

```
Rotate: Version
                                       Naive
                                                                    tation:
Dim
Your CPEs
                              40.1
20.1
                                                 65.9
8.6
Baseline CPEs
                                                                      12.2
Rotate: Version = rotate4_3: 4.3优化:
                             128
1.2
40.1
32.4
Dim
Your CPEs
                                                            1024
                                                 1.1
65.9
58.7
                                                            3.2
94.5
29.4
                                       46.4
 Baseline CPEs
                    12.0
                                                                      30.0
```

此优化为优化的最终版本,结合了目前为止所有的优化思想。从程序性能测试结果来看,最终的优化带来了巨幅的性能提升,性能优化效果最为明显,为 partA rotate 函数所有优化中优化效果最好的版本。

#### **PartB**

# 左原始版本代码 右优化一

## 优化一文字描述:

这是我在第一个实验中发现的一种优化方法,可以通过增加循环的步长,来达到充分利用循环的作用,并通过这种方法来减少循环的次数,这里我仅仅采用了步长+2,还可以将步长 坛屋到32

优化二:逐行写将循环展开从而提高并行性、减少过程调用、使用对应行的三个指针实现。

```
void smooth3(int dim, pixel *src, pixel *dst)

int i,j;
    pixel *pixelA, *pixelB, *pixelC;
    int sizedim-1;
    pixelS=src;
    pixelS=shlue*(pixelB+1)-srcd+pixelC->red*(pixelC+1)->red)/4;
    dst-srcd=(pixelS-sprcen+(pixelB+1)->blue+pixelC->prcen+(pixelC+1)->prcen+(pixelC+1)->red*(pixelS+1)->red*(pixelS+1)->red*(pixelS-1)-sprcen+(pixelC-1)->red*(pixelC+1)->red*(pixelS+1)->red*(pixelS+1)->red*(pixelS-1)->prcen*(pixelC-1)->prcen*(pixelC+1)->red*(pixelS+1)->prcen*(pixelC-1)->prcen*(pixelC+1)->prcen*(pixelC+1)->prcen*(pixelC+1)->prcen*(pixelC+1)->prcen*(pixelC+1)->prcen*(pixelC-1)->prcen*(pixelC+1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelC-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelC-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelC-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen*(pixelS-1)->prcen
```

## 优化二文字描述:

基于 PartA 优化部分的行优先读写顺序能带来显著的优化提升,并结合循环展开思想,通过逐行写的方法将循环展开,并将像素中的点进行分类(三类点,每类所要平滑处理的元素个数不同),同时考虑到对于任何像素点,待求平均的像素点所构成的块大小都不会超过三行,每行都不会超过三个。所以可以通过三个指针指向对应的三行,每个指针控制行相邻的两个或三个像素点的读运算,从而减少 cache 维护开销、减少对存储器与寄存器的读写操作、提高 cache 利用率,且平滑处理过程减少过程调用。循环内操作间无数据相关性,通过并行执行循环内操作提高并行性。

## 性能测试:

```
Smooth: Version = smooth1: 优化1:
Dim 32 64 1
Your CPEs 16.3 17.8 1
                                              128
17.4
702.0
40.3
                                                         256
18.2
717.0
39.4
                                                                     722.0
39.6
                     695.0
42.7
                                  698.0
39.3
Baseline CPEs
Speedup
Smooth: Version = naive_smooth: Naive baseline
Dim 32 64 128 256
Dim
                                  64
37.4
                                                          256
37.7
717.0
                                                                                 Mean
Your CPEs
                                                                     38.6
Baseline CPEs 695.0
                                              702.0
                                                                     722.0
                      18.7
                                  18.7
                                              18.7
                                                          19.0
                                                                                 18.8
Speedup
```

该思路的优化带来了显著的性能提升,平均性能提升在 2 倍左右。然而仍存在较大或者说可以延伸的优化空间——逐行写的循环展开中对于不同类像素的处理类似于分块处理,启发 我可以将块的大小进一步增大从而不再局限于一行行地写,从而进一步提高程序的并行性与空间局部性(CSAPP6.6.2《重新排列循环以提高空间局部性》)。