

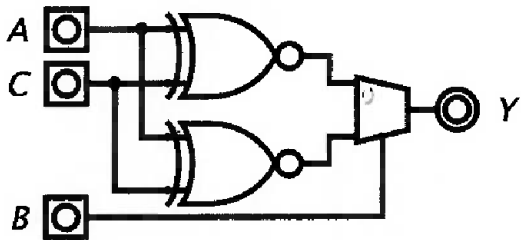
0	0	0	0	0	0	0	0
1	1	1	1	1	1	1	1
2	2	2	2	2	2	2	2
3	3	3	3	3	3	3	3
4	4	4	4	4	4	4	4
5	5	5	5	5	5	5	5
6	6	6	6	6	6	6	6
7	7	7	7	7	7	7	7
8	8	8	8	8	8	8	8
9	9	9	9	9	9	9	9

Utilize caneta azul ou preta para marcar as caixas e preencha a caixa totalmente para correta interpretação. Exemplo: ■. Não use ☒.

Marque as caixas ao lado para formar o seu número USP alinhado a direita e seu nome abaixo.

Nome (completo):  
Gustavo Rocha Aureliano

Todas as questões desde teste tem o peso discriminado e o teste tem peso 1 na nota  $N_{continuada}$ . Este teste é sem consulta e tem duração de 15min. As questões avaliam a sua participação e a leitura dos textos recomendados. Em todas as questões, para pontuar você deve marcar exatamente o que se pede.



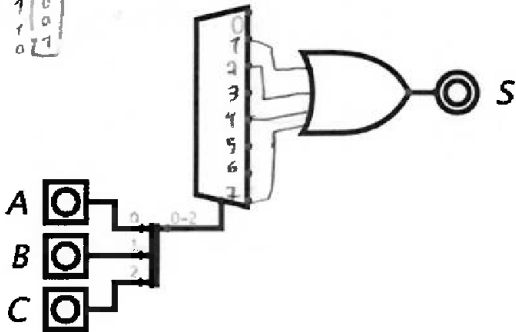
1 [5 pt] Qual é a função lógica que está implementada no circuito da figura ao lado?

- ☒  $Y = \overline{A}.\overline{B} + A.B$  ☐  $Y = \overline{A}.\overline{B} + A.B$   
☐  $Y = A.\overline{C} + \overline{A}.C$  ☐  $Y = A.\overline{B} + \overline{A}.B$   
☒  $Y = \overline{A}.\overline{C} + A.C$  ☐  $Y = A.\overline{B} + \overline{A}.B$

$$\begin{matrix} A & B \\ C & 0 \\ 0 & 1 \\ 1 & 0 \\ 1 & 1 \end{matrix} \begin{matrix} 0 \\ 1 \\ 0 \\ 1 \\ 0 \end{matrix} \begin{matrix} 1 \\ 0 \\ 0 \\ 1 \\ 1 \end{matrix} \quad \overline{A}.\overline{B} + A.B$$

2 [5 pt] Considere a figura ao lado. A função implementada pelo circuito é  $A \oplus B \oplus C$ . A porta lógica é ligada em quais saídas do decodificador? Marque todas e somente todas que se aplicam.

- ☐ 3 ☒ 1 ☒ 4 ☐ 5  
☒ 2 ☐ 6 ☐ 0 ☒ 7



	A	B	C	S
0	0	0	0	0
1	0	0	1	1
2	0	1	0	1
3	0	1	1	0
4	1	0	0	1
5	1	0	1	0
6	1	1	0	0
7	1	1	1	1