

Bússola eletrônica de 2 eixos

Gustavo Batistell¹

¹UFSC - Universidade Federal de Santa Catarina ,
Curso de Graduação em Engenharia Eletrônica

5 de dezembro de 2023

1 Introdução

O objetivo deste projeto é desenvolver um magnetômetro eletrônico capaz de apresentar, entregar e salvar os dados de *heading*, ou direção em relação ao campo magnético terrestre, ou seja, a direção apontada pelo equipamento. Os magnetômetros eletrônicos são parte importante na instrumentação de embarcações, aeronaves, submarinos, satélites, etc e durante a realização do estágio no Laboratório do Grupo Drakkar Atlantec em Florianópolis, foi constatada a demanda para dominar tanto o ajuste quanto a calibração deste tipo de instrumento. Apesar da empresa contar com as boninas de Helmholtz com controlador e um magnetômetro de referência, tanto a parte eletrônica quanto os softwares embarcados carecem de atualização, melhoria e nova implementação para completo domínio do funcionamento. Essa necessidade de dominar (novamente) por completo o sistema surgiu devido perda de documentação e dos códigos originais com o passar dos anos.

Para isso, a tarefa do desenvolvimento inicial foi dividida em duas partes: uma parte para acionamento (driver) e outra parte para um magnetômetro, este último no qual fiquei incumbido.

Assim, utilizado um módulo micro-controlado ARM RP2040 Raspberry Pi Pico [1], um módulo magnetômetro para medir o campo magnético em pelo menos 2 eixos (seja o HMC5883 ou HoneyWell HMR3300 [2] disponíveis no laboratório), realizar o acionamento de leds para apresentar o *heading*, realizar log de dados e suportar acesso via UART/USB e Wireless. Ver diagrama da Figura 1.

2 Requisitos

Os requisitos de projeto foram combinados com a demanda do Laboratório do Grupo Drakkar Atlantec e as especificações solicitadas pelo professor, aproveitando-se da portabilidade e modularidade com a linguagem de programação C++ e os concei-

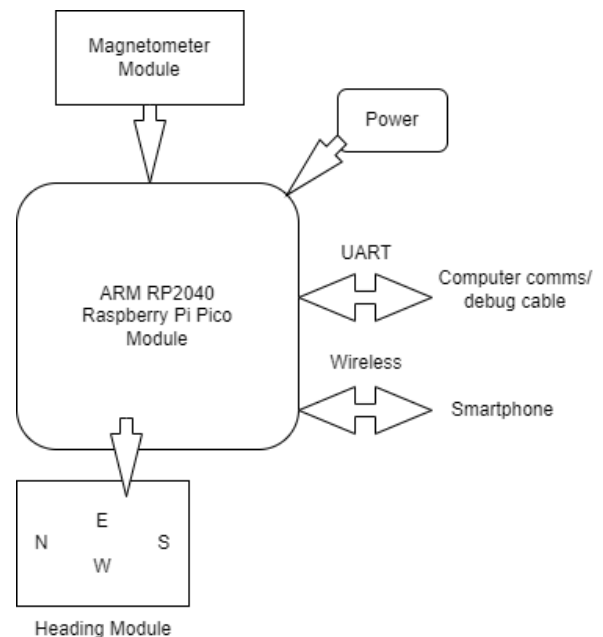


Figura 1: Diagrama de blocos revisado do projeto.

tos de orientação a objetos, polimorfismo, classes, etc. Assim, foram listados os requisitos de desenvolvimento combinados para uma Bússola Eletrônica conforme segue:

- Apresente em mostrador simples de LEDs o *heading* em 8 direções: N, NE, E, SE, S, SW, W e NW.
- Utilize um módulo de magnetômetro de pelo menos 2 eixos (seja analógico ou digital) para obtenção das componentes de campo magnético.
- Com as componentes X e Y de campo magnético calcular a direção (em graus de 0 a 360) que também pode ser utilizada para o *heading*.
- Realizar log da ID, timeStamp e dados.

- Aceitar a consulta e envio deste log para um *host*.
- Aceitar comunicação via UART/USB.
- Aceitar comunicação *wireless*.
- O *host* pode conferir a listagem do log.
- O *host* pode conferir o tempo em que a Bússola Eletrônica se manteve ativa

3 Design Proposto do sistema embarcado

Como o microcontrolador ARM RP2040 [1] é *dual-core* foi decidido implementar 2 máquinas de estado. Uma delas para a aplicação da Bússola Eletrônica propriamente dita, que ao ser iniciada segue diretamente para o estado de aquisição de dados brutos, depois para um estado que calcula a direção a partir das componentes X e Y dos dados brutos, outro estado que armazena o log e finalmente um estado que exibe o *heading*. Essa primeira máquina de estados na *Thread 1* é apresentada na Figura 2 e é importante destacar a importância dela na gravação/escrita em RAM. Já a segunda máquina de es-

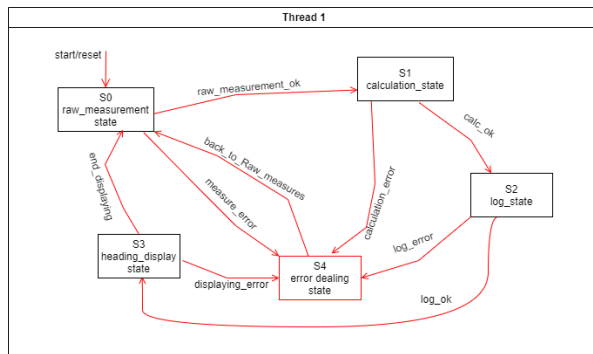


Figura 2: Máquina de estados principal (com gravação em memória).

tados na *Thread 2* é incumbida de controlar a conectividade UART e *Wireless*, conforme mostrado na Figura 3. Esta máquina de estados tem um estado de *idle* para quando não houver conexão, um estado para conexão *wireless* estabelecida, um estado para o *wirelessRequest*, um estado para quando a conexão UART é estabelecida, um estado para o *UARTrequest* e um estado para tratamento de erros. Esta máquina desta *Thread 2* apenas acessa os dados. Essa distinção entre gravação e acesso deste projeto em específico é importante para evitar problemas de leitura e escrita usuais em programação concorrente quando mais de uma *thread* é possível.

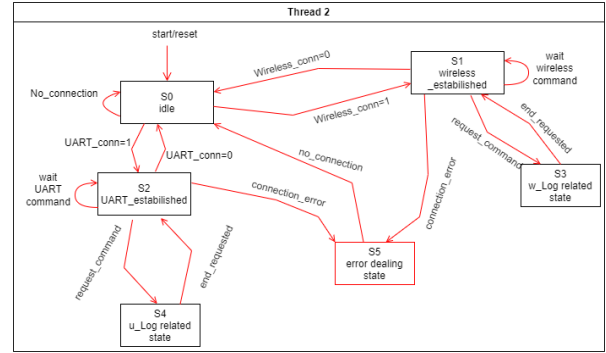


Figura 3: Máquina de estados secundária para conexões UART e Wireless (apenas acesso a memória).

Para garantir a modularidade do projeto, o diagrama de classes proposto utilizou de 5 níveis gerais (com uma subdivisão para a camada de drivers externos e *on-board* incluída em revisão) de abstração que são listados abaixo em uma abordagem "de dentro para fora":

- Hardware Abstraction Layer (HAL): Responsável por abstrair o hardware subjacente, incluindo os módulos do SDK da Raspberry Pi Pico.
- Device Drivers Layer: Essa camada mais geral foi subdividida após revisão, pois gerencia os drivers para GPIO, UART, comunicação sem fio (que são *on-board* da Raspberry Pi Pico) e o magnetômetro (que é um dispositivo externo à Raspberry Pi Pico, por isso locado na subcamada de drivers externos).
- Processing Layer: Lida com o processamento dos dados, incluindo a classe 'DirectionCalculator'. Esta camada também pode ser usada para implementações futuras de técnicas de Digital Signal Processing como média móvel, dimensão, etc.
- Control/Application Layer: Responsável por controlar as partes funcionais do equipamento. É o ponto central onde as operações funcionais são coordenadas.
- User Interaction Layer: É a camada mais externa que lida com a interação do usuário, incluindo as classes 'HeadingDisplay', 'Log', e as interfaces de comunicação com o usuário.

Essa organização se apresentou clara e permite uma separação adequada de responsabilidades em cada camada de classes do sistema, o que é uma boa prática para melhor documentar, estruturar e facilitar a compreensão e manutenção do projeto. O diagrama de classes pode ser visto na Seção 5 do Apêndice A.

3.1 Implementação da fila *Queue*

Cada evento/nodo da fila contém: ID do sistema embarcado; data/hora do evento usando o clock/calendário desenvolvido anteriormente; aceitar limpeza da fila quando log for transferido para *host*.

3.2 Implementação da comunicação UART/USB

3.3 Implementação da Wireless

4 Design Proposto para o *Host*

A proposta do *Host* foi baseada implementação de um software que deve rodar no computador, na máquina virtual WSL Ubuntu, apresentar um menu na tela em que um usuário ADMIN possa: escolher algumas das opções apresentadas pressionando a tecla específica no teclado+<enter>; o software envia pela USB (porta COM) e recebe comandos e dados, respectivamente, do sistema embarcado externo a esse computador que usa a UART a 115200 kbps.

Quando o software é iniciado, o usuário ADMIN deve confirmar o início da conexão, e pode escolher da lista do menu:

- listar e pegar todos os eventos ocorridos em um determinado intervalo de datas;
- obter o tempo total em hh:mm que o controlador esteve ativo;
- listar e pegar os eventos instantâneos (*real time*);
- desativar conexão/sair.

5 Conclusões

Falar das vantagens da organização do projeto do sistema embarcado em camadas da dificuldade e superação inicial para abstração das camadas e classes do projeto das vantagens da modularidade dessa abordagem de organização

que a principal dificuldade da disciplina como um todo foi entender o uso da ferramenta de controle de versão Git, a navegação para trabalho em cada *branch* e as “imagens no tempo” para os *commits* do repositório no GitHub.

Referências

[1] R. Pi. Rp2040 datasheet a microcontroller by raspberry pi. [Online]. Available: <https://datasheets.raspberrypi.com/rp2040/rp2040-datasheet.pdf>

[2] Honeywell. Digital compass solutions. [Online]. Available: https://aerospace.honeywell.com/content/dam/aerobt/en/documents/learn/products/sensors/datasheet/N61-2047-000-000_DigitalCompass_Solutions_HMR3300-ds.pdf

[3] G. Batistell. Electroniccompass. [Online]. Available: <https://github.com/gustavobtt/ElectronicCompass.git>

Apêndice A

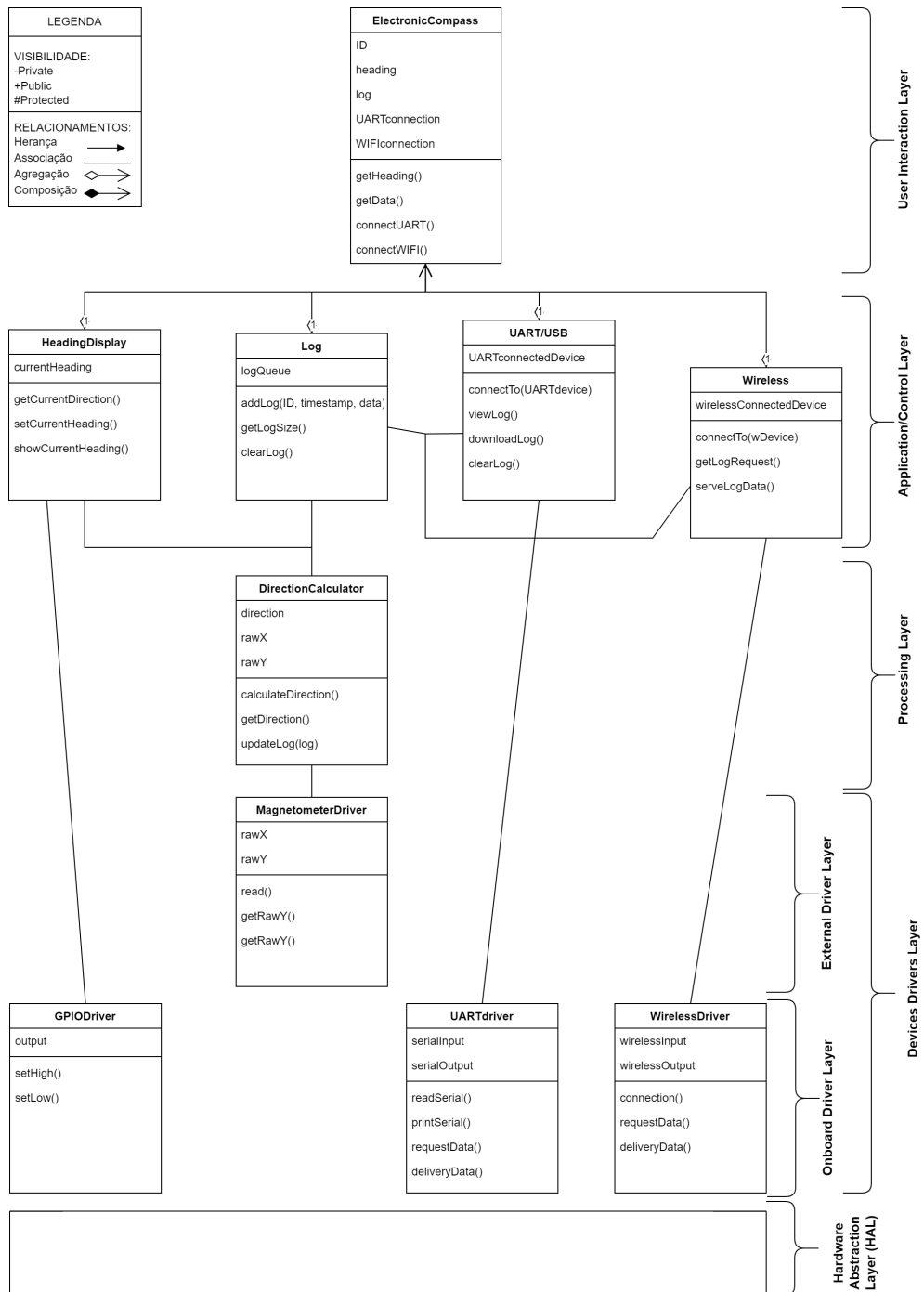


Figura 4: Diagrama de classes revisado do projeto organizado em camadas.

Apêndice B

Plano de testes da Bússola eletrônica de 2 Eixos

Filename	<u>Electronic Compass</u>
Author	<u>Gustavo Batistell</u>
Application	<u>Bússola eletrônica de 2 Eixos</u>

Revision Log:

Date	Author	Version	Comments
29-Nov-2023	Gustavo Batistell	1	Versão inicial

Introdução

O objetivo desse plano de teste é orientar o teste de funcionamento do sistema Bússola Eletrônica de 2 Eixos e suas partes.

Ambiente

Uso de computador tipo PC rodando máquina virtual WSL Ubuntu no sistema operacional Windows 10 ou 11.

Processo

- Ligar o computador
- Rodar o WSL
- Clonar o repositório [3] para a pasta local HOME.
- Entrar na pasta /ElectronicCompass\$
- Rodar a aplicação com o comando pcHost

Testes 1

Resultados esperados:

- Obter sucesso na conexão da comunicação
- Conseguir visualizar o tamanho do log de dados
- Visualizar os dados do período desejado
- Salvar os dados do período desejado
- Sair da aplicação com sucesso
- Conferir exibição do menu de seleção na terminal
- Digitar a opção 1
- Verificar status da conexão
- Digitar a opção 2 para visualizar o tamanho do log de dados
- Digitar a opção 3 para visualizar os dados do log
- Digitar a opção 4 para salvar os dados do log
- Digitar a opção X para encerrar a aplicação