УО «Белорусский государственный университет информатики и радиоэлектроники»

Кафедра ПОИТ

Отчет по лабораторной работе № 2, 3

по предмету «Архитектура компьютерной техники и операционных систем»

Вариант 4

Выполнил:

Гузаев Е.Д.

гр. 351003

Проверил:

Леванцевич В.А.

Минск 2024

Задание №1:

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| № варианта | Разрядность  данных | Знак D1 | Знак D2 | Знак результата | Сложениедоп.код | Сложение  обратный код | Тип предполагаемого  автомата |
| 4 | 3+1знак=4 | + | -/+ | -/+ | + |  | Мура |

Схема –алгоритма операции сложения приведена на рисунке 1

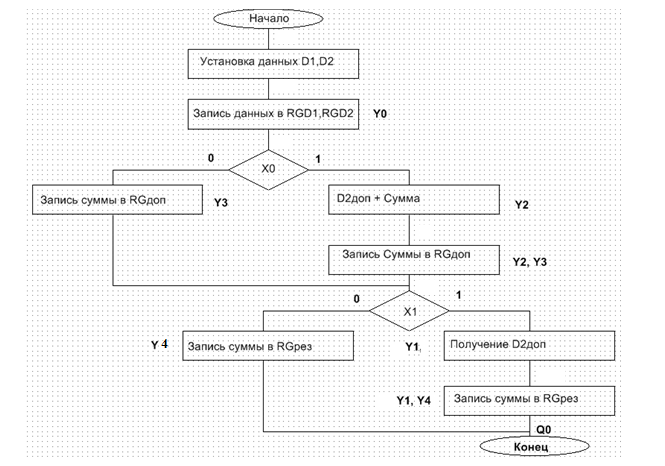


Рисунок 1 Схема-алгоритма операции сложения

Принцип работы:

Данные D1 и D2 ( рис 3 для Multisim или рис 4. Для Proteus) по перепаду сигнала У0 из 0 в 1 записываются в входные регистры ( см. схему "Регистр" в папке лабораторной работы. Для Proteus схема исследования приведена на рис. 16). Если оба числа положительные, знак Х0 равен 0 и D2 проходит через открытые по умолчанию мультиплексоры MS1, MS2 (см. схему «Мультиплексор» в папке лабораторной работы. Для Proteus схема исследования приведена на рис. 17).

Результат сложения c выхода SUM1 записывается в RG доп.по перепаду 0/1 сигнала Y3.

Если результат сложения положительный, то значение суммы через нормально открытый MS3 перепадом 0/1 сигнала Y4 записывается в RG результата.

Если D2 отрицательно (Х0=1), то D2 проходит через нормально открытый MS1, далее инвертируется, на сумматоре SUM2 к нему прибавляется единица, и дополнительный код D2, через открытый сигналом Y2 мультиплексор MS2 поступает на сумматор и результат сложения перепадом 0/1 сигнала Y3 записывается в промежуточный регистр Rgдоп

Если результат сложения в Rgдоп положительный (Х1=0), результат сложения записывается в RG результата перепадом сигнала Y4.

Если результат сложения отрицательный (Х1=1), то для получения прямого кода результат надо повторно перевести в дополнительный код. Для этого результат по сигналу Y1 через мультиплексор MS1 поступает на инвертор, после к нему добавляется единица и результат сложения по сигналу Y4 пройдя мультиплексор MS3 по сигналу Y5 записывается в RG результата.

Реализованная схема приведена на рисунке 2:

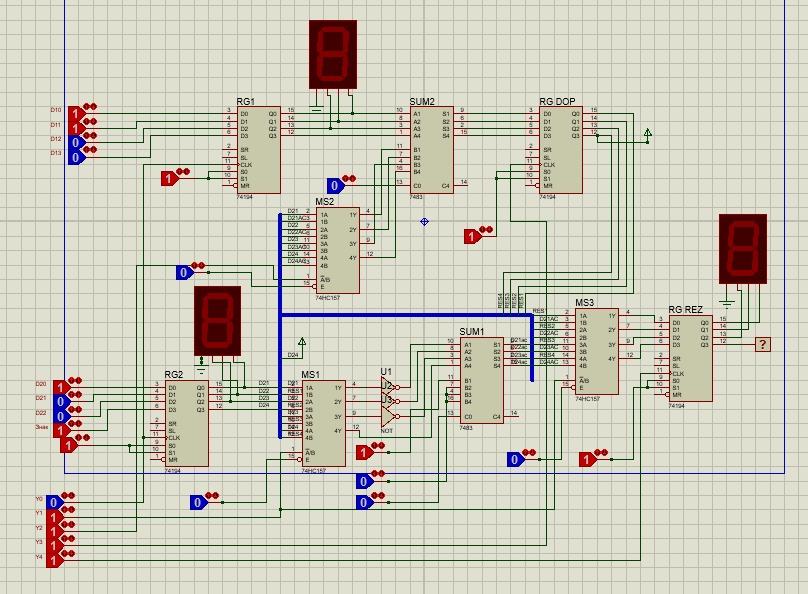


Рисунок 2 Принципиальная схема Сумматора

Дополнение автоматом Мура:

Для КС2

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Номер состояния | Код состояния | | | | Значения выходных сигналов Y |
|  | T1 | T2 | T3 | T4 | Y0-Y4=0 |
| Q0 | 0 | 0 | 0 | 0 | Y0-Y4=0 |
| Q1 | 1 | 0 | 0 | 0 | Y0-Y4=0 |
| Q2 | 0 | 1 | 0 | 0 | Y1-Y4=0 Y0 = 1 |
| Q3 | 1 | 1 | 0 | 0 | Y0, Y1, Y2, Y4=0 Y3 = 1 |
| Q4 | 0 | 0 | 1 | 0 | Y0, Y1, Y3, Y4=0 Y2 = 1 |
| Q5 | 1 | 0 | 1 | 0 | Y0, Y1, Y4=0 Y2, Y3 = 1 |
| Q6 | 0 | 1 | 1 | 0 | Y0, Y1, Y2, Y3=0 Y4 = 1 |
| Q7 | 1 | 1 | 1 | 0 | Y0, Y2, Y3, Y4=0 Y1 = 1 |
| Q8 | 0 | 0 | 0 | 1 | Y0, Y2, Y3=0 Y1, Y4 = 1 |

Запишем значения функций Y0 – Y4

Кодирование состояний и таблица переходов для КС1

|  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| Номер состояния | Код состояния | | | | Условия перехода | | | След.  Сост. | Код  Следующего  состояния | | | |
|  | T1 | T2 | T3 | T4 | X0 | X1 |  | | D1 | D2 | D3 | D4 |
| Q0 | 0 | 0 | 0 | 0 | \* | \* | Q1 | | 1 | 0 | 0 | 0 |
| Q1 | 1 | 0 | 0 | 0 | \* | \* | Q2 | | 0 | 1 | 0 | 0 |
| Q2 | 0 | 1 | 0 | 0 | 1 | \* | Q4 | | 0 | 0 | 1 | 0 |
| Q2 | 0 | 1 | 0 | 0 | 0 | \* | Q3 | | 1 | 1 | 0 | 0 |
| Q3 | 1 | 1 | 0 | 0 | \* | 0 | Q6 | | 0 | 1 | 1 | 0 |
| Q3 | 1 | 1 | 0 | 0 | \* | 1 | Q7 | | 1 | 1 | 1 | 0 |
| Q4 | 0 | 0 | 1 | 0 | 1 | \* | Q5 | | 1 | 0 | 1 | 0 |
| Q5 | 1 | 0 | 1 | 0 | \* | 0 | Q6 | | 1 | 0 | 1 | 0 |
| Q5 | 1 | 0 | 1 | 0 | \* | 1 | Q7 | | 1 | 1 | 1 | 0 |
| Q6 | 0 | 1 | 1 | 0 | \* | \* | Q0 | | 0 | 0 | 0 | 0 |
| Q7 | 1 | 1 | 1 | 0 | \* | \* | Q8 | | 0 | 0 | 0 | 1 |
| Q8 | 0 | 0 | 0 | 1 | \* | \* | Q0 | | 0 | 0 | 0 | 0 |

Запишем значения функций D1-D4:

+ +

Карты Карно:

Для Y1:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | T3T4 |  |  |  |
| T1T2 | 0 0 | 0 1 | 1 1 | 1 0 |
| 0 0 |  | 1 |  |  |
| 0 1 |  |  |  |  |
| 1 1 |  |  |  | 1 |
| 1 0 |  |  |  |  |

Y1 остается без изменений.

Для Y2:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | T3T4 |  |  |  |
| T1T2 | 0 0 | 0 1 | 1 1 | 1 0 |
| 0 0 |  |  |  | 1 |
| 0 1 |  |  |  |  |
| 1 1 |  |  |  |  |
| 1 0 |  |  |  | 1 |

Минимизируем и получаем:

Для Y3:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | T3T4 |  |  |  |
| T1T2 | 0 0 | 0 1 | 1 1 | 1 0 |
| 0 0 |  |  |  | 1 |
| 0 1 |  |  |  |  |
| 1 1 |  |  |  |  |
| 1 0 |  |  |  | 1 |

Y3 остается без изменений.

Для Y4:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | T3T4 |  |  |  |
| T1T2 | 0 0 | 0 1 | 1 1 | 1 0 |
| 0 0 |  |  |  | 1 |
| 0 1 |  |  |  |  |
| 1 1 |  |  |  |  |
| 1 0 |  |  |  | 1 |

Y4 остается без изменений.

Для D1:

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | T4X0X1 |  |  |  |  |  |  |  |
| T1T2T3 | 000 | 001 | 011 | 010 | 110 | 111 | 101 | 100 |
| 000 | 1 | 1 | 1 | 1 |  |  |  |  |
| 001 | 1 | 1 | 1 | 1 |  |  |  |  |
| 011 |  |  |  |  |  |  |  |  |
| 010 | 1 | 1 |  |  |  |  |  |  |
| 110 |  | 1 | 1 |  |  |  |  |  |
| 111 |  |  |  |  |  |  |  |  |
| 101 |  |  | 1 | 1 |  |  |  |  |
| 100 |  |  |  |  |  |  |  |  |

Минимизируем и получаем:

Для D2:

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | T4X0X1 |  |  |  |  |  |  |  |
| T1T2T3 | 000 | 001 | 011 | 010 | 110 | 111 | 101 | 100 |
| 000 |  |  |  |  |  |  |  |  |
| 001 |  |  |  |  |  |  |  |  |
| 011 |  |  |  |  |  |  |  |  |
| 010 | 1 | 1 | 1 |  |  |  |  |  |
| 110 | 1 | 1 | 1 |  |  |  |  |  |
| 111 |  |  |  |  |  |  |  |  |
| 101 |  |  |  |  |  |  |  |  |
| 100 | 1 | 1 | 1 | 1 |  |  |  |  |

Минимизируем и получаем:

Для D3:

+ +

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | T4X0X1 |  |  |  |  |  |  |  |
| T1T2T3 | 000 | 001 | 011 | 010 | 110 | 111 | 101 | 100 |
| 000 |  |  |  |  |  |  |  |  |
| 001 |  |  | 1 |  |  |  |  |  |
| 011 |  |  |  |  |  |  |  |  |
| 010 |  |  | 1 | 1 |  |  |  |  |
| 110 | 1 | 1 | 1 | 1 |  |  |  |  |
| 111 |  | 1 |  | 1 |  |  |  |  |
| 101 |  | 1 | 1 |  |  |  |  |  |
| 100 |  |  |  |  |  |  |  |  |

Минимизируем и получаем:

Для D4:

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | T4X0X1 |  |  |  |  |  |  |  |
| T1T2T3 | 000 | 001 | 011 | 010 | 110 | 111 | 101 | 100 |
| 000 |  |  |  |  |  |  |  |  |
| 001 |  |  |  |  |  |  |  |  |
| 011 |  |  |  |  |  |  |  |  |
| 010 |  |  |  |  |  |  |  |  |
| 110 |  |  |  |  |  |  |  |  |
| 111 | 1 | 1 | 1 | 1 |  |  |  |  |
| 101 |  |  |  |  |  |  |  |  |
| 100 |  |  |  |  |  |  |  |  |

Минимизируем и получаем:

Принципиальная схема сумматора с автоматом Мура:

