



1 - É um dispositivo responsável por armazenar dados permanentemente ou temporariamente.

2 - É onde os dados são processados segundo um conjunto de instruções. Suas principais funções são: buscar instruções da memória, examiná-las ou decodificá-las, executá-las e instruir. Existem 3 partes principais para executar as instruções mencionadas, sendo elas: Unidade de controle, ALU e os registradores.

3 - Memória: leitura, escrita e atualização.

Processador: Busca, decodificação, execução e escrita.

4 - Dispositivo de armazenamento tem porório, ou seja, armazena informações necessárias de um programa durante sua execução.

5 - A cache é uma memória assim como a RAM, porém é mais rápida que a RAM e é integrada diretamente ao processador.

6 - São dispositivos de armazenamento permanente, ou seja, quando não houver escrita em si independente de energia.

7- Diferentes modos para definir e acessar dados.

8- É uma metodologia estabelecida para projetar um processador em que cada instrução é executada em um único ciclo de clock.

9- A maior diferença entre os processadores CISC e RISC, é que o RISC executa instruções reduzidas, ou seja, ocorre uma quebra de instruções em reárias memórias e mais simples. Todos usam o mesmo padrão. Os chips RISC, são mais simples, mais leves e mais rápidos.

10- Saque de CPU, slot de CPU ou CPU socket em sua definição é um ou mais componentes microscópicos integrados que servem para fornecer conexões mecânicas e elétricas entre um microprocessador e uma placa de circuito impresso (placa-mãe).

Barrantos em sua definição são bastante semelhantes aos saques soquetes, é um conjunto de linhas de comunicação que permitem interligação entre dispositivos. Um exemplo é a ligação entre a CPU, a memória e outros periféricos, que são feitas com barramentos.

Em resumo, os saques são responsáveis por conectar fisicamente componentes à placa-mãe, enquanto barramentos são responsáveis pela ~~comunicação~~ comunicação de componentes.

Barramento	Ano	Hz(clock) max.	bits max.	transf. dados max.
ISA	1980	8,33 MHz	8 bits	5-8 MB/s
PCI	1990	33 MHz	32 bits	133 MB/s
PCI-X	1998	133 MHz	64 bits	1.064 MB/s
PCI-X 2.0	2004	533 MHz	64 bits	4.266 MB/s
AGP	1996	66 MHz	32 bits	533 MB/s
PCI express <sup>4.0</sup>	2017	16 GHz	?	32 GB/s

12 - Memória de acesso sequencial: os dados são acessados sequencialmente, em uma determinada ordem. A fita magnética é um exemplo desse tipo de memória.

Memória de acesso direta: os dados podem ser acessados diretamente, sem a necessidade de acessar todos os dados antes dell. Um exemplo é o disco rígido.



Memória de acesso aleatório: Nesse tipo de memória, os dados podem ser acessados aleatoriamente, ou seja, a partir de qualquer parte da memória. Um exemplo é a memória RAM.

21EM 120.1 atid 90 SHMEE1 8991 X - 109

21EM 126.N atid 90 SHMEE2 1006 0.6 X - 109

21EM 682 atidee SHMEE3 2001 93A

21EM 88 P SHMEE4 2001 109

áreas nobres do cérebro que são envolvidas na abstinência, como, chameadas de "centros de prazer", que são intensamente ativados quando a droga é administrada.

Áreas nobres do cérebro que são envolvidas na produção de efeitos psicóticos. As outras áreas são sobreposta