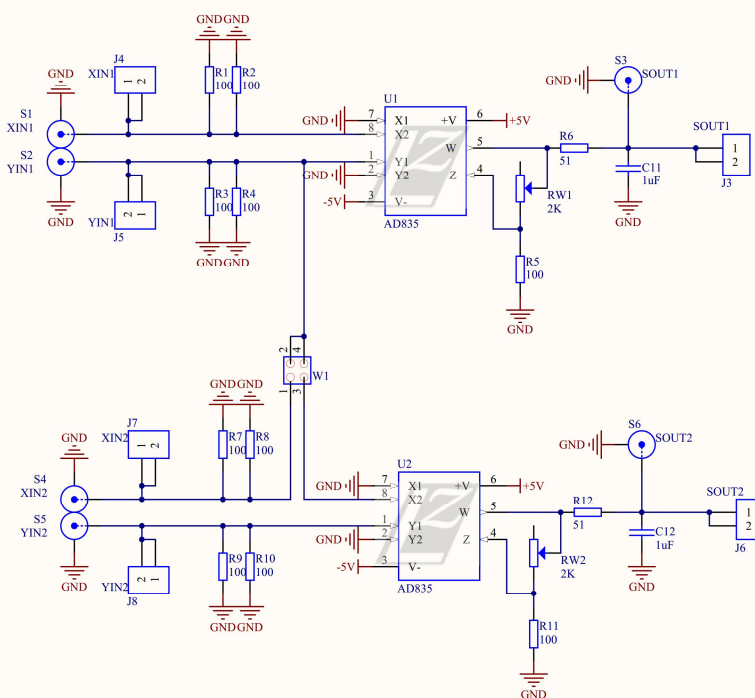


两路AD835模拟乘法器电路，输入电压范围-1V~+1V，电阻R1、R2、R3、R4、R7、R8、R9、R10匹配射频头50Ω阻抗，跳帽W1主要用于选择是否让两路乘法器有共同的输入，根据实际电路选择乘法器输出的一阶RC低通滤波电路，根据需要选择是否焊接



名称: AD835模拟乘法器模块V3.0

设计者: 凌智电子 出品

日期: 2014.07.26

版本: V1 第 1 张, 共 1 张

MESSAGE-LZDZ

凌智电子
实践放飞梦想