# Báo cáo kiểm tra giữa kỳ Chủ đề – Kỹ thuật lập trình tuần tự Môn học Thiết kế hệ thống điều khiển

GVHD: Nguyễn Khắc Nguyên Nhóm SVTH: Nhóm 4

Thời gian: Ngày 08 tháng 11 năm 2016

# 1 Chủ đề báo cáo

# Đề bài - Bài tập 4 - Nhóm 4

Cho quá trình có sơ đồ như hình 1:

$$\begin{array}{c|c} Start \ A+D+D-G+G-A-A+B+A-B- \left\{ \begin{array}{c} D+E+E-D-\\\\ G+G-H+H- \end{array} \right\} E+B+B-H+E-H- \\ \hline \hline Stop \\ \end{array}$$

Hình 1: Sơ đồ quá trình của bài tập 4 - nhóm 4

## Yêu cầu

- 1. Viết sơ đồ logic và sơ đồ cấp điện cho quá trình trên hình 1.
- 2. Sử dụng *phần mềm Festo Fluidsim mô phỏng quá trình* cho trên *hình 1* để kiểm chứng lại kết quả trong câu 1.

### Danh sách sinh viên nhóm 4

STT	Họ và tên SV	MSSV
1	Nguyễn Văn Đình	1350353
2	Thi Minh Nhựt	1350366
3	Phạm Thanh Quý	1350222
4	Hồ Minh Thành	1350444
5	Liên Thái Trường	1350358
6	Lư Anh Tuấn	1350240

# 2 Nội dung báo cáo

# Bài tập 4 – Nhóm 4

Cho sơ đồ quá trình như hình 2:

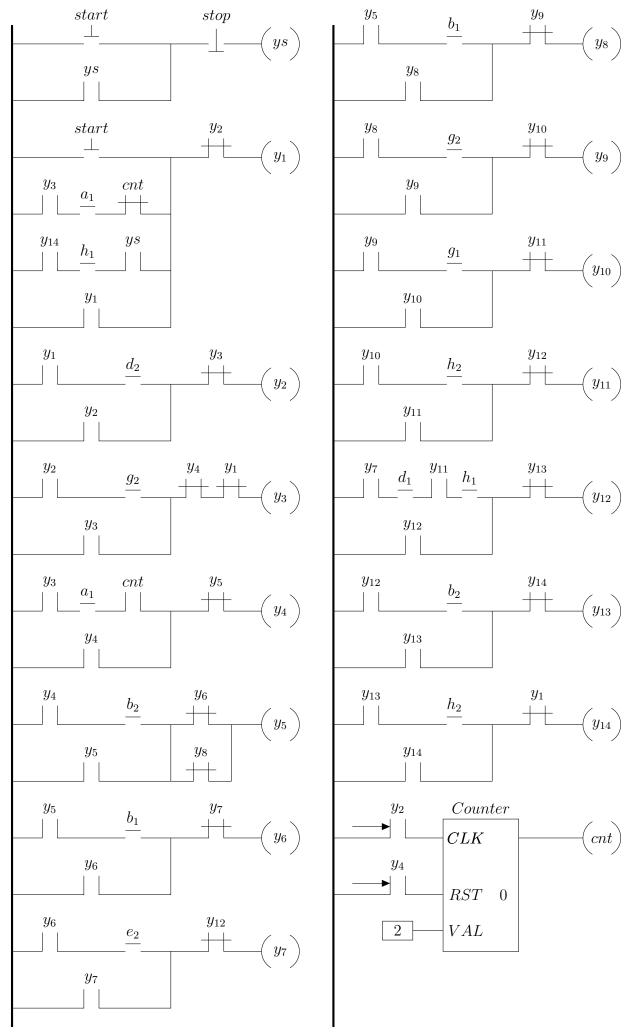
$$\begin{array}{c|c} Start \ A+D+D-G+G-A-A+B+A-B- \left\{ \begin{array}{c} D+E+E-D-\\\\ G+G-H+H- \end{array} \right\} E+B+B-H+E-H-\\ \hline \hline Stop \end{array}$$

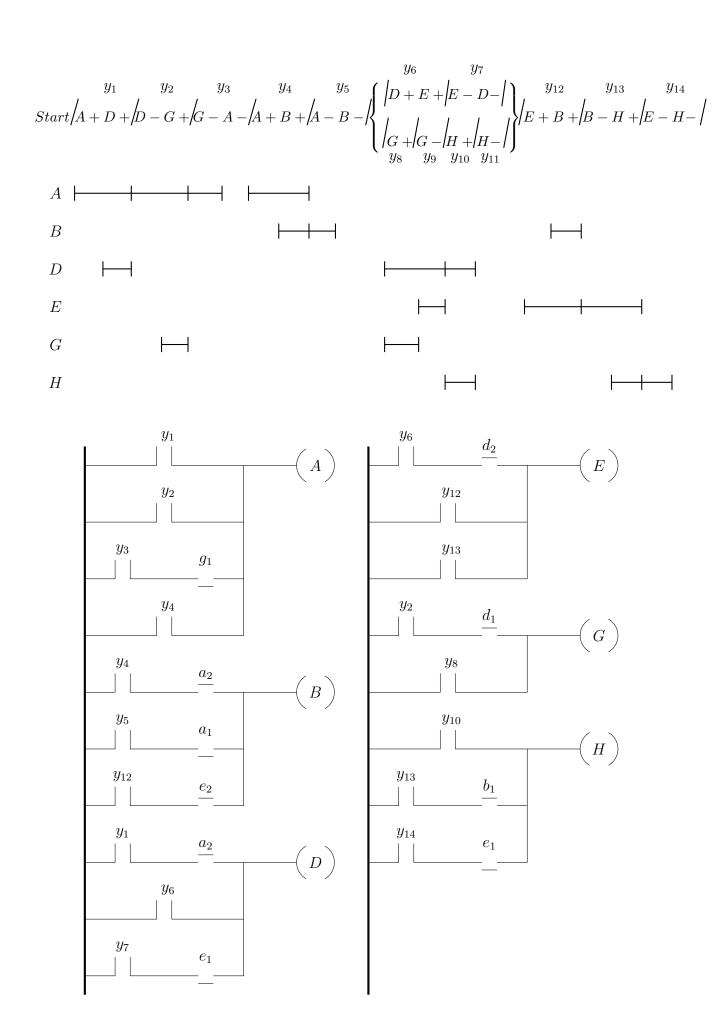
Hình 2: Sơ đồ quá trình bài tập 4 – nhóm 4

Bước 1 – Bước 2: Gom nhóm và đặt tên cho các nhóm.
 Thực hiện chia nhóm và đặt tên cho các nhóm được sơ đồ như hình 3.

Hình 3: Sơ đồ quá trình sau khi đã gom nhóm và đặt tên cho các nhóm

- Bước 3: Viết sơ đồ logic cho quá trình.
- Bước 4: Viết sơ đồ cấp điện. Khi viết sơ đồ cấp điện chúng ta không cần quan tâm đến vòng lặp của qá trình, sơ đồ cấp điện được biểu diễn trên hình 4.





Hình 4: Sơ đồ cấp điện cho quá trình