## BÁO CÁO KIỂM TRA GIỮA KỲ

# CHỦ ĐỀ BÁO CÁO ỨNG DỤNG KỸ THUẬT LẬP TRÌNH TUẦN TỰ TRONG THIẾT KẾ HỆ THỐNG ĐIỀU KHIỂN

Môn học: Thiết kế hệ thống điều khiển

Lớp: Công nghệ, kỹ thuật điện, điện tử

GVHD: Nguyễn Khắc Nguyên Nhóm SVTH: Nhóm 4

Thời gian: Ngày 08 tháng 11 năm 2016

#### Danh sách sinh viên nhóm 4

Nguyễn Văn Đình MSSV: 1350353
Thi Minh Nhựt MSSV: 1350366
Phạm Thanh Quý MSSV: 1350222
Hồ Minh Thành MSSV: 1350444
Liên Thái Trường MSSV: 1350358
Lư Anh Tuấn MSSV: 1350240

#### 1 Chủ đề báo cáo

 $\mathbf{D}$ ề bài - Bài tập  $\mathbf{4}$  - Nhóm  $\mathbf{4}$  Cho quá trình có sơ đồ như hình 1:

$$\begin{array}{c|c} Start \ A+D+D-G+G-A-A+B+A-B- \left\{ \begin{array}{c} D+E+E-D- \\ \\ G+G-H+H- \end{array} \right\} E+B+B-H+E-H- \\ \hline \hline Stop \\ \end{array}$$

Hình 1: Sơ đồ quá trình của bài tập 4 - nhóm 4

#### Yêu cầu

- 1. Viết  $s\sigma$  đồ logic và  $s\sigma$  đồ  $c\acute{a}p$  điện cho quá trình trên hình 1.
- 2. Sử dụng *phần mềm Festo Fluidsim mô phỏng quá trình* cho trên *hình 1* để kiểm chứng lại kết quả trong câu 1. Mô phỏng theo các cách sau:
  - (a) Xây dựng sơ đồ nối điện.
  - (b) Xây dụng sơ đồ Leader.
  - (c) Sử dụng ngôn ngữ lập trình PLC, thực hiện kết nối PLC SIM và Festo Fluidsim để mô phỏng quá trình.

### 2 Nội dung báo cáo

 $\mathbf{D}\hat{\mathbf{e}}$  bài  $-\mathbf{B}$ ài tập  $\mathbf{4} - \mathbf{N}$ hóm  $\mathbf{4}$  Cho sơ đồ quá trình như hình 2:

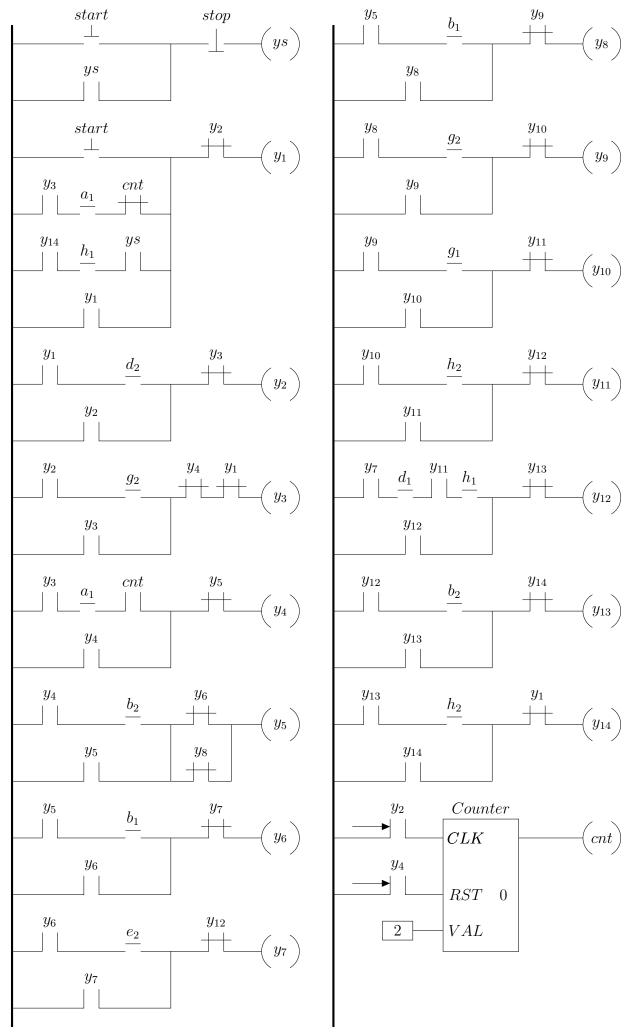
$$\begin{array}{c|c} Start \ A+D+D-G+G-A-A+B+A-B- \left\{ \begin{array}{c} D+E+E-D- \\ \\ G+G-H+H- \end{array} \right\} E+B+B-H+E-H- \\ \hline \hline Stop \\ \end{array}$$

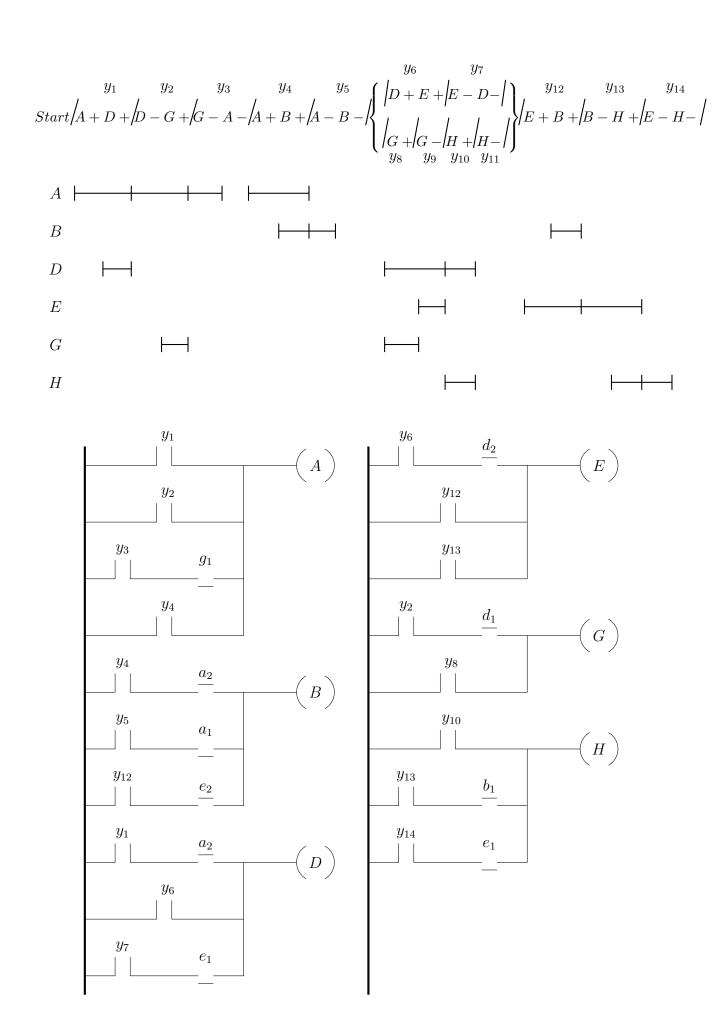
Hình 2: Sơ đồ quá trình bài tập 4 – nhóm 4

Bước 1 – Bước 2: Gom nhóm và đặt tên cho các nhóm.
Thực hiện chia nhóm và đặt tên cho các nhóm được sơ đồ như hình 3.

Hình 3: Sơ đồ quá trình sau khi đã gom nhóm và đặt tên cho các nhóm

- Bước 3: Viết sơ đồ logic cho quá trình.
- Bước 4: Viết sơ đồ cấp điện. Khi viết sơ đồ cấp điện chúng ta không cần quan tâm đến vòng lặp của quá trình, sơ đồ cấp điện được biểu diễn trên hình 4.





Hình 4: Sơ đồ cấp điện cho quá trình