### Trabalho Prático 4 - Compilador Integrado SmallL para TAM

# Hugo Araujo de Sousa (2013007463)

Compiladores I (2017/2)
Departamento de Ciência da Computação
Universidade Federal de Minas Gerais (UFMG)

hugosousa@dcc.ufmg.br

**Resumo.** Nesse trabalho é desenvolvido um compilador integrado completo para a linguagem SmallL, tendo a máquina TAM como alvo.

### 1. INTRODUÇÃO

Através dos Trabalhos Práticos II e III (TPII e TPIII) da disciplina Compiladores I foi possível desenvolver um front-end e back-end, respectivamente, da linguagem de programação SmallL tendo como máquina alvo a máquina virtual TAM [Watt et al. 2007]. Nesse trabalho, a tarefa é a de integrar essas duas partes para desenvolver um compilador completo.

#### 2. METODOLOGIA

Tendo os Trabalhos Práticos II e III em mãos, para criar o compilador integrado foi necessário somente escrever um programa que chama cada um dos programas criados nos trabalhos práticos anteriores e utiliza a saída de um como entrada do outro.

Dessa forma, o arquivo fonte escrito em SmallL é passado como entrada para o programa do TPII e o arquivo em código intermediário de saída do TPII é passado como entrada para o programa do TPIII. A saída do TPIII é então o programa SmallL inicial escrito na linguagem de máquina TAM.

#### 3. CÓDIGO FONTE

Todo o código do Trabalhos Práticos II e III foi agrupado na pasta **src**, nos diretórios **front-end** e **back-end**, respectivamente. Além disso, o compilador integrado é implementado através de um script escrito em Python 3, no arquivo **compiler.py**.

O código fonte desse trabalho pode ser encontrado no diretório do projeto no GitHub¹.

### 4. EXECUÇÃO

Para executar o compilador, basta executar o comando a seguir em uma máquina com Python 3 instalado, na pasta do projeto:

./compiler.py arquivo\_entrada

Com isso, será gerado, no mesmo diretório, um arquivo chamado **out.tam**, que contém as instruções de máquina TAM geradas e que pode, então, ser executado através de um interpretador TAM.

<sup>&</sup>lt;sup>1</sup>https://github.com/ha2398/compiladores1-tps/tree/master/tp4

#### 5. TESTES E RESULTADOS

Para ilustrar o funcionamento do compilador integrado, são apresentados dois exemplos de compilação.

#### 5.1. right1.txt

• Código em SmallL:

```
// Arquivo teste

int i; int j; float v; float x; float[100] a;

while(true) {

do i = i+1; while(a[i] < v);

do j = j-1; while(a[j] > v);

if(i >= j) break;

x = a[i]; a[i] = a[j]; a[j] = x;

}

9 }
```

#### • Código intermediário:

```
int i
           int j
           float v
           float x
            [100] float a
   L1:L3:
                  i = i + 1
           t1 = i * 8
           t2 = a [t1]
           if t2 < v goto L3
10
               j = j - 1
   L4:
11
           t3 = j * 8
12
13
           t4 = a [t3]
           if t4 > v goto L4
14
  L6:
              iffalse i >= j goto L8
15
  L9:
              goto L2
              t5 = i * 8
17
           x = a [t5]
18
               t6 = i * 8
   L10:
19
           t7 = j * 8
20
           t8 = a [t7]
21
           a [t6] = t8
22
23
  L11:
               t9 = j * 8
           a [t9] = x
24
           goto L1
25
  L2:
26
```

#### • Código TAM:

```
10
                                          ; PUSH 2
             0
                       0
                                2
                                2
2 10
             0
                       0
                                          ; PUSH 2
                                          ; PUSH 4
3 10
             0
                       0
                                4
                                          ; PUSH 4
4 10
             0
                       0
                                4
                                            ; PUSH 400
  10
             0
                      0
                                400
  10
             0
                      0
                                4
                                          ; PUSH 4
```

```
7 10
             0
                                        ; PUSH 4
                     0
                               4
   10
             0
                      0
                                         ; PUSH 4
                               4
   10
             0
                     0
                               4
                                        ; PUSH 4
  10
             0
                     0
                               4
                                        ; PUSH 4
   10
             0
                     0
                              4
                                        ; PUSH 4
11
                                        ; PUSH 4
                     0
  10
            0
                              4
12
                     0
            0
                              4
                                        ; PUSH 4
13
   10
                      0
                                        ; PUSH 4
14
   10
            0
                               4
15
   1
            4
                     0
                              0
                                       ; LOADA 0[SB]
   2
            0
                     2
                              0
                                       ; LOADI(2)
16
   3
            0
                     0
                              1
                                       ; LOADL 1
17
            2
                              8
  6
                     0
                                       ; add
                                       ; LOADA 0[SB]
           4
                     0
                              0
19
                                       ; STOREI(2)
  5
           0
                     2
                              0
20
   1
                    0
                              0
                                       ; LOADA 0[SB]
           4
21
   2
           0
                    2
22
                              0
                                       ; LOADI(2)
   3
            0
                     0
                              8
                                       ; LOADL 8
23
                                       ; mult
  6
            2
                    0
                              10
24
  1
           4
                    0
                              412
25
                                        ; LOADA 412[SB]
  5
           0
                    4
                              0
                                        ; STOREI(4)
26
           4
                    0
                              412
                                         ; LOADA 412[SB]
27
  2
          0
                     2
                              0
                                        ; LOADI(4)
28
                             12
   1
           4
                     0
                                        ; LOADA 12[SB]
29
            2
30
   6
                     0
                              8
                                       ; add
                                       ; LOADI(4)
   2
           0
                     4
                              0
31
           4
                    0
                              416
  1
                                        ; LOADA 416[SB]
32
  5
          0
                     4
                              0
                                        ; STOREI(4)
  1
           4
                     0
                              416
                                         ; LOADA 416[SB]
34
  2
          0
                     4
                             0
                                        ; LOADI(4)
35
                                       ; LOADA 4[SB]
  1
           4
                     0
                              4
36
   2
           0
                              0
                                        ; LOADI(4)
37
                     4
                                        ; lt
   6
            2
                     0
                              13
38
                                         ; JUMPIF(1) 14[CB]
   14
            0
                     1
                              14
39
                                        ; LOADA 2[SB]
   1
            4
                     0
                              2
40
41
  2
            0
                     2
                              0
                                       ; LOADI(2)
           0
                     0
                              1
                                       ; LOADL 1
42
            2
                              9
                                       ; sub
  6
                     0
43
                                       ; LOADA 2[SB]
                              2
   1
           4
                     0
44
   5
            0
                     2
                              0
45
                                       ; STOREI(2)
                                       ; LOADA 2[SB]
46
   1
            4
                     0
                              2
                                       ; LOADI(2)
47
   2
           0
                     2
                             0
  3
           0
                    0
                             8
                                       ; LOADL 8
48
  6
            2
                     0
                             10
                                        ; mult
  1
           4
                     0
                              420
                                         ; LOADA 420[SB]
50
  5
           0
                              0
                                        ; STOREI(4)
                     4
51
   1
            4
                     0
                              420
                                          ; LOADA 420[SB]
52
   2
            0
                     2
                              0
53
                                        ; LOADI(4)
                                        ; LOADA 12[SB]
   1
            4
                     0
                              12
54
  6
            2
                     0
                              8
                                        ; add
55
  2
            0
                              0
                                        ; LOADI(4)
                     4
57
  1
            4
                     0
                              424
                                          ; LOADA 424[SB]
  5
           0
                     4
                              0
                                        ; STOREI(4)
58
                     0
                              424
                                          ; LOADA 424[SB]
  1
           4
59
  2
            0
                              0
                                        ; LOADI(4)
60
                     4
            4
                     0
                              4
                                        ; LOADA 4[SB]
61
```

```
0
                        4
                                  0
                                            ; LOADI(4)
   6
              2
                        0
                                  16
63
                                            ; gt
                                             ; JUMPIF(1) 39[CB]
             0
   14
                        1
                                  39
64
   1
                        0
                                  0
              4
                                            ; LOADA O[SB]
              0
                        2
                                  0
                                            ; LOADI(2)
66
                                  2
   1
              4
                        0
                                            ; LOADA 2[SB]
67
   2
              0
                        2
                                  0
68
                                            ; LOADI(2)
              2
                        0
                                  15
69
    6
                                            ; ge
                                  71
70
   14
              0
                        0
                                             ; JUMPIF(0) 71[CB]
   12
              0
                        0
                                   125
                                              ; JUMP 125[CB]
71
   1
              4
                        0
                                  0
                                            ; LOADA 0[SB]
72
   2
                        2
              0
                                  0
73
                                            ; LOADI(2)
   3
              0
                        0
                                  8
                                            ; LOADL 8
74
   6
              2
                        0
                                  10
                                            ; mult
75
   1
              4
                        0
                                  428
                                             ; LOADA 428[SB]
76
77
   5
              0
                        4
                                  0
                                            ; STOREI(4)
                                              ; LOADA 428[SB]
   1
              4
                        0
                                  428
78
                                            ; LOADI(4)
    2
              0
                        2
                                  0
79
   1
              4
                        0
                                  12
                                            ; LOADA 12[SB]
80
   6
              2
                        0
                                  8
                                            ; add
81
              0
                        4
                                  0
                                            ; LOADI(4)
82
                                            ; LOADA 8[SB]
              4
                        0
                                  8
   1
83
                                            ; STOREI(4)
    5
              0
                        4
                                  0
84
85
    1
              4
                        0
                                  0
                                            ; LOADA 0[SB]
    2
              0
                        2
                                  0
                                            ; LOADI(2)
86
   3
              0
                        0
                                  8
                                            ; LOADL 8
87
              2
   6
                        0
                                  10
                                            ; mult
   1
              4
                        0
                                  432
                                              ; LOADA 432[SB]
89
              0
                        4
                                  0
90
                                            ; STOREI(4)
                                            ; LOADA 2[SB]
   1
              4
                        0
                                  2
91
    2
              0
                        2
                                  0
                                            ; LOADI(2)
92
    3
              0
                        0
                                  8
                                            ; LOADL 8
93
                                            ; mult
              2
                        0
   6
                                  10
94
              4
                        0
                                  436
   1
                                             ; LOADA 436[SB]
95
   5
              0
                        4
                                  0
                                            ; STOREI(4)
              4
                        0
                                  436
                                              ; LOADA 436[SB]
97
   2
              0
                        2
                                  0
                                            ; LOADI(4)
98
                                            ; LOADA 12[SB]
              4
                        0
                                  12
   1
99
              2
                        0
                                  8
100
    6
                                            ; add
                                            ; LOADI(4)
101
   2
              0
                        4
                                  0
   1
              4
                        0
                                  440
                                              ; LOADA 440[SB]
102
   5
              0
                        4
                                  0
                                            ; STOREI(4)
103
                        0
              4
                                  440
                                              ; LOADA 440[SB]
104
              0
                        4
                                  0
                                            ; LOADI(4)
   2
105
                                  432
                                              ; LOADA 432[SB]
                        0
   1
              4
106
    2
              0
                        4
                                  0
                                            ; LOADI(4)
107
    1
              4
                        0
                                  12
                                            ; LOADA 12[SB]
108
                                            ; add
              2
                        0
                                  8
    6
109
                                            ; STOREI(4)
   5
              0
                        4
                                  0
110
                        0
                                  2
111
   1
              4
                                            ; LOADA 2[SB]
112
              0
                        2
                                  0
                                            ; LOADI(2)
   3
              0
                        0
                                  8
                                            ; LOADL 8
113
              2
                        0
                                  10
                                             ; mult
   6
114
                        0
                                  444
                                              ; LOADA 444[SB]
115
   1
              4
              0
                        4
                                  0
                                            ; STOREI(4)
116
```

```
4
                         0
                                              ; LOADA 8[SB]
117
   2
              0
                         4
                                    0
                                              ; LOADI(4)
118
                                    444
                                                 ; LOADA 444[SB]
   1
              4
                         0
119
   2
              0
                         4
                                    0
                                              ; LOADI(4)
120
                         0
                                   12
121
              4
                                               ; LOADA 12[SB]
              2
                         0
                                    8
   6
                                              ; add
122
              0
                                    0
   5
                         4
                                              ; STOREI(4)
123
   12
                                                ; JUMP 14[CB]
124
               0
                          0
                                    14
125
   15
               0
                          0
                                     0
                                               ; HALT
```

#### 5.2. right3.txt

• Código em SmallL:

```
{
1
            int n; int u; int result; int i; int t;
2
            n = 10;
            u = 0;
            result = 1;
            i = 2;
            while (i \leq n) {
                     t = u + result;
10
11
                     u = result;
                     result = t;
12
13
                     i = i + 1;
14
15
            }
   }
16
```

#### • Código intermediário:

```
int n
           int u
           int result
           int i
           int t
  L1:
              n = 10
  L3:
              u = 0
  L4:
               result = 1
               i = 2
  L5:
              iffalse i <= n goto L2
  L6:
  L7:
              t = u + result
12
  L8:
              u = result
  L9:
               result = t
15
  L10:
               i = i + 1
           goto L6
16
  L2:
```

#### • Código TAM:

_					
1	10	0	0	2	; PUSH 2
2	10	0	0	2	; PUSH 2
3	10	0	0	2	; PUSH 2
4	10	0	0	2	; PUSH 2
5	10	0	0	2	; PUSH 2
6	3	0	0	10	; LOADL 10
7	1	4	0	0	; LOADA 0[SB]
8	5	0	2	0	; STOREI(2)
9	3	0	0	0	; LOADL 0
10	1	4	0	2	; LOADA 2[SB]
11	5	0	2	0	; STOREI(2)
12	3	0	0	1	; LOADL 1
13	1	4	0	4	; LOADA 4[SB]
14	5	0	2	0	; STOREI(2)
15	3	0	0	2	; LOADL 2
16	1	4	0	6	; LOADA 6[SB]
17	5	0	2	0	; STOREI(2)
18	1	4	0	6	; LOADA 6[SB]
19	2	0	2	0	; LOADI(2)
20	1	4	0	0	; LOADA 0[SB]
21	2	0	2	0	; LOADI(2)
22	6	2	0	14	; le
23	14	0	0	46	; JUMPIF(0) 46[CB]
24	1	4	0	2	; LOADA 2[SB]
25	2	0	2	0	; LOADI(2)
26	1	4	0	4	; LOADA 4[SB]
27	2	0	2	0	; LOADI(2)
28	6	2	0	8	; add
29	1	4	0	8	; LOADA 8[SB]
30	5	0	2	0	; STOREI(2)
31	1	4	0	4	; LOADA 4[SB]
32	2	0	2	0	; LOADI(2)
33	1	4	0	2	; LOADA 2[SB]
34	5	0	2	0	; STOREI(2)
35	1	4	0	8	; LOADA 8[SB]
36	2	0	2	0	; LOADI(2)
37	1	4	0	4	; LOADA 4[SB]
38	5 1	0 4	2 0	0 6	; STOREI(2)
39	2	0	2		; LOADI(2)
40	3	0	0	0 1	; LOADI (2)
41	3 6	2	0	8	; LOADL 1 ; add
42	1	4	0	6	; LOADA 6[SB]
43 44	5	0	2	0	; STOREI(2)
44	12	0	0	17	; JUMP 17[CB]
45	15	0	0	0	; HALT
40	T 0	0	0	0	, 114111

# 6. CONCLUSÃO

Nesse trabalho foi possível verificar o funcionamento completo de um compilador. Durante a disciplina, de forma geral, foram adquiridos conhecimentos fundamentais para a construção de Compiladores e de processadores de linguagens de forma geral.

# 7. REFERÊNCIAS

Watt, D., Brown, D., and Sebesta, R. W. (2007). *Programming Language Processors in Java: Compilers and Interpreters AND Concepts of Programming Languages*. Prentice Hall Press, Upper Saddle River, NJ, USA.