

Module Data Table

Module Name	Wireload	Gates	Cap	Area	Delay
Hunter (CPU)	none	12045 ( 25.0 %)	31.5 ff ( 0.7 %)	302659.00 ( 97.0 %)	6694.24 ps ( 3.2 %)
Branch Control Unit	none	18 ( 16.7 %)	24.3 ff ( 2.8 %)	494.00 ( 94.4 %)	322.93 ps ( 44.4 %)
Control Unit	none	107 ( 14.0 %)	29.7 ff ( 2.8 %)	3027.00 ( 93.5 %)	658.37 ps ( 30.8 %)
Internal PIC	none	27 ( 14.8 %)	21.9 ff ( 1.9 %)	760.00 ( 96.3 %)	379.09 ps ( 22.2 %)
CSR	none	1544 ( 30.2 %)	26.4 ff ( 0.5 %)	40207.00 ( 96.5 %)	3803.69 ps ( 4.3 %)
CSR Forwarding	none	34 ( 23.5 %)	24.2 ff ( 6.6 %)	1072.00 ( 85.3 %)	332.95 ps ( 26.5 %)
Decompression Unit	none	251 ( 16.3 %)	35.6 ff ( 1.2 %)	6465.00 ( 95.6 %)	1093.18 ps ( 8.8 %)
Forwarding Unit	none	23 ( 4.3 %)	27.5 ff ( 0.0 %)	925.00 (100.0 %)	304.48 ps ( 26.1 %)
Handler End Handler	none	58 ( 10.3 %)	18.4 ff ( 2.2 %)	1595.00 ( 94.8 %)	534.83 ps ( 24.1 %)
ALU	none	1637 ( 16.7 %)	35.1 ff ( 1.5 %)	42440.00 ( 95.1 %)	3967.08 ps ( 4.0 %)
Register File	none	5425 ( 29.5 %)	32.0 ff ( 0.9 %)	144207.00 ( 96.5 %)	1333.76 ps ( 24.0 %)
External PIC	none	19 ( 26.3 %)	1.9 ff ( 5.3 %)	474.00 ( 89.5 %)	280.43 ps ( 47.4 %)