

# Iverilog教學

# Google 搜尋 iverilog download

---




iverilog download

×








 全部

 影片

 圖片

 新聞

 購物

 更多

工具

---

約有 30,800 項結果 (搜尋時間：0.30 秒)

你是不是要查：[verilog download](#)

<https://bleyer.org> › icarus ▾ [翻譯這個網頁](#)

**Icarus Verilog for Windows - bleyer.org**

The installers have been created with Jordan Russell's Inno Setup free installer utility. [Download](#).

You can find [Icarus Verilog](#) sources and binaries for most ...

# 進入 Icarus Verilog for Windows 下載第一個連結



## Icarus Verilog for Windows

Icarus Verilog is a free compiler implementation for the IEEE-1364 Verilog hardware description language. Icarus is maintained by Stephen Williams and it In this page you will find easy to install Icarus Verilog packages compiled with the [MinGW](#) toolchain for the Windows environment. [GTKWave for Win32](#) is al

## Download

You can find Icarus Verilog sources and binaries for most platforms at the [Icarus site FTP](#). The sources available here have been compressed with 7-zip.

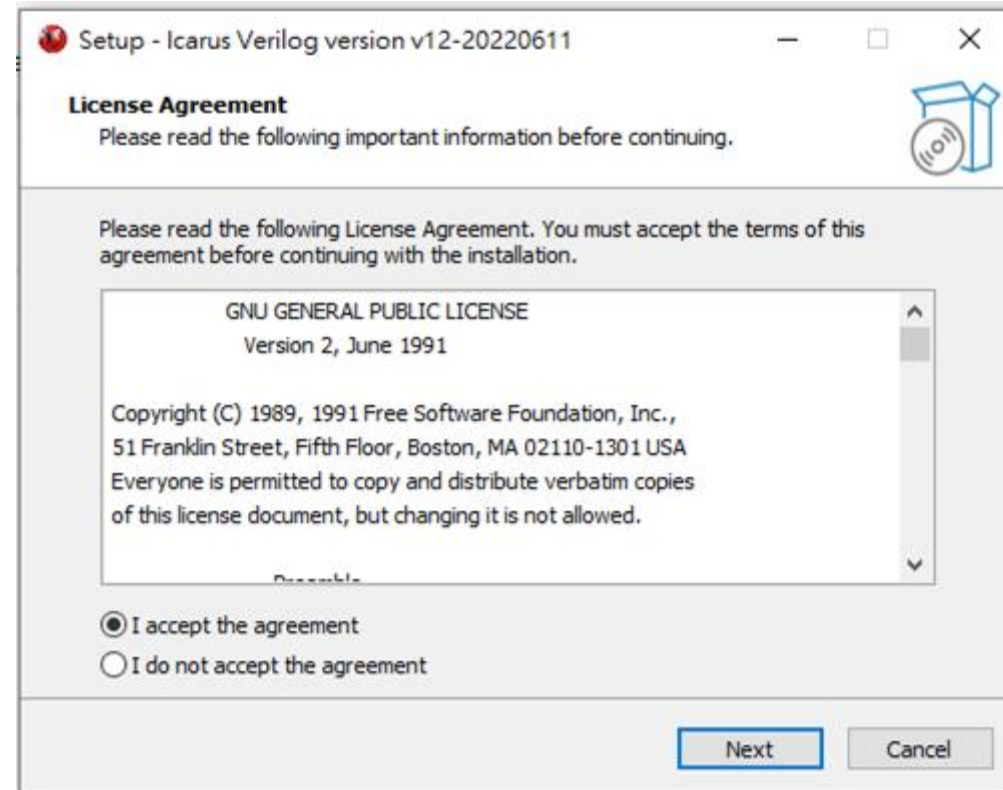
- [iverilog-v12-20220611-x64\\_setup \[18.2MB\]](#)
- [iverilog-v11-20210204-x64\\_setup.exe \[44.1MB\]](#)
- [iverilog-v11-20201123-x64\\_setup.exe \[18.1MB\]](#)
- [iverilog-10.1.1-x64\\_setup.exe \[9.77MB\]](#)
- [iverilog-10.0-x86\\_setup.exe \[11.1MB\]](#)
- [iverilog-20130827\\_setup.exe \(development snapshot\) \[11.2MB\]](#)
- [iverilog-0.9.7\\_setup.exe \(latest stable release\) \[10.5MB\]](#)
- [iverilog-0.9.6\\_setup.exe \[10.4MB\]](#)
- [iverilog-0.8.6\\_setup.exe \(latest release 0.8 series\) \[1.29MB\]](#) [iverilog-0.8.6.7z \[800kB\]](#)
- [iverilog-0.7-20040706\\_setup.exe \[1.09MB\]](#) [iverilog-0.7-20040706.7z \[588kB\]](#)

## Resources

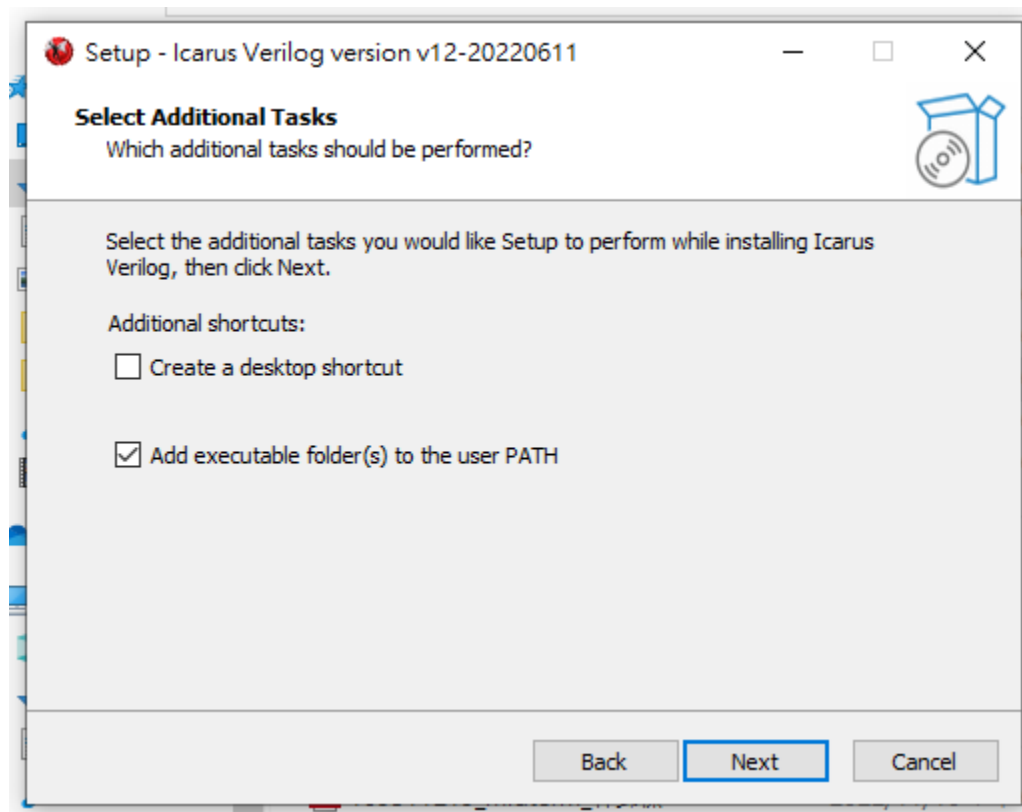
Here are some pointers to interesting Verilog related resources.

- [Verilog Resources](#)
- [GTKWave Electronic Waveform Viewer](#)
- [GTKWave for Windows](#)
- [IVI, a graphical frontend for Icarus](#)
- [Eclipse Verilog Editor](#)
- [Verilog syntax highlighting for UltraEdit.](#)

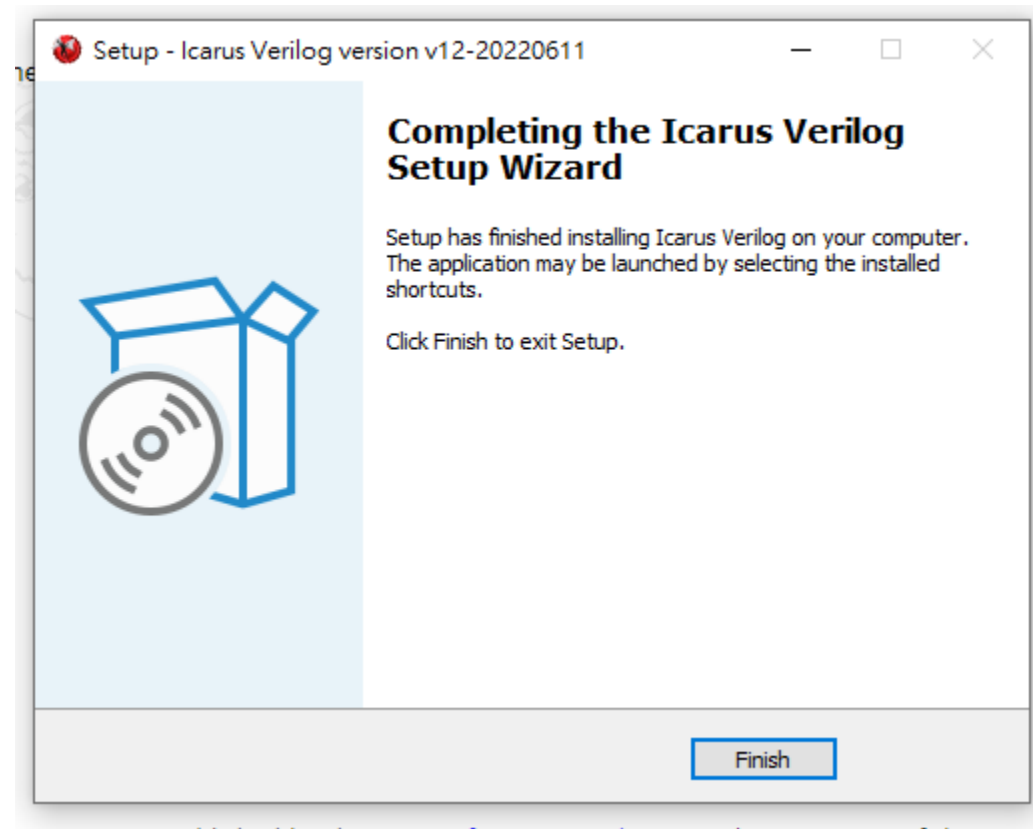
# 安裝 Icarus Verilog



# 注意! 安裝過程需勾選 add user PATH



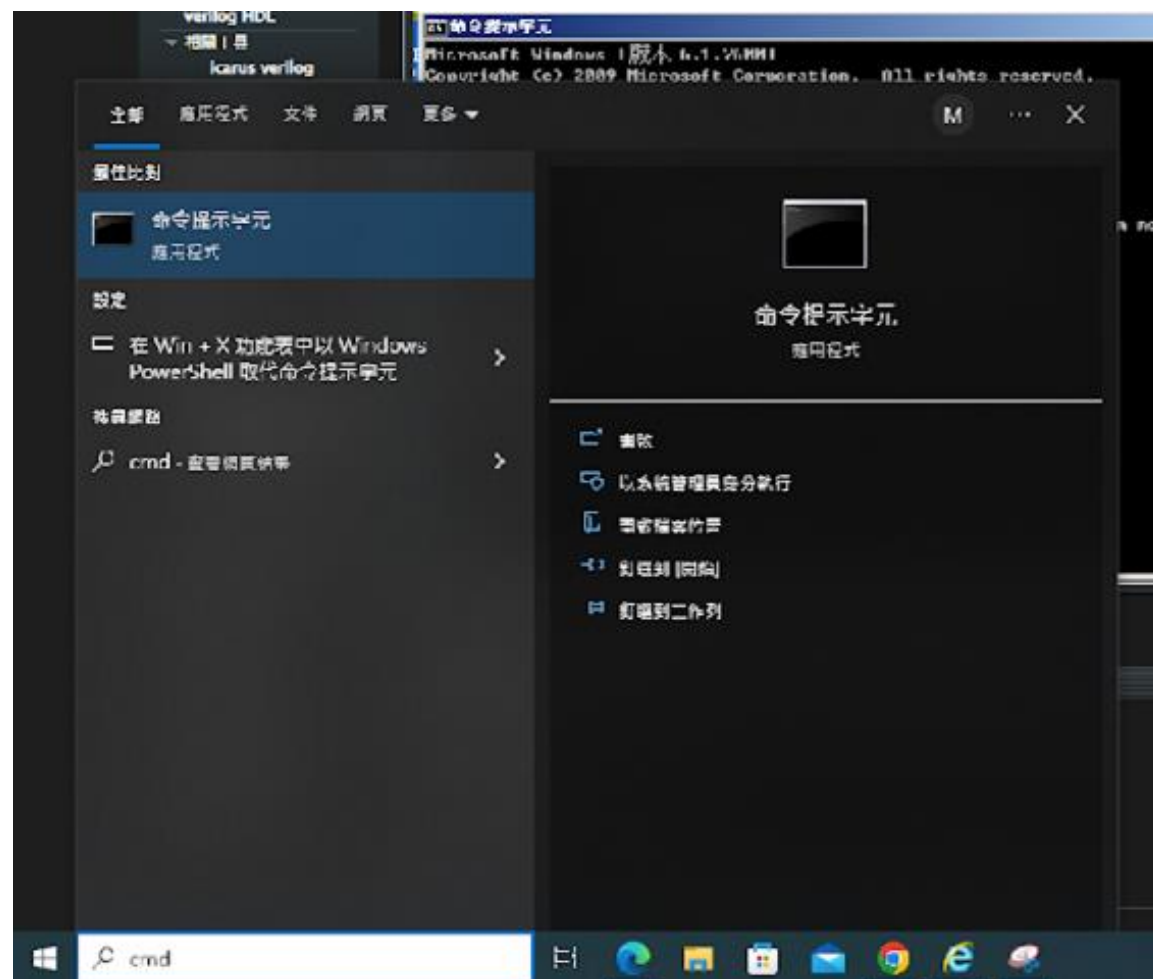
# 安裝結束



# 把測試資料夾放在桌面(資料夾內容如下)

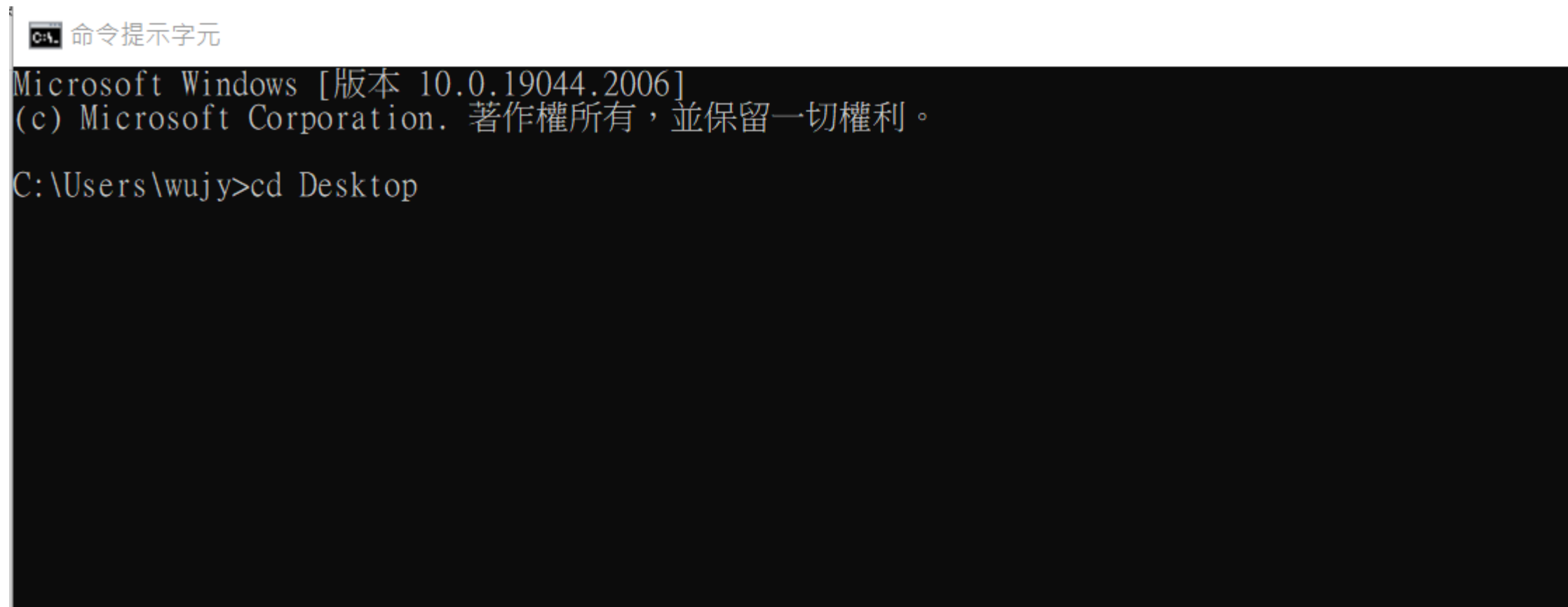
名稱	修改日期	類型	大小
 instruction	2022/11/24 上午 02:33	文字文件	3 KB
 mem	2022/11/10 下午 11:59	文字文件	23 KB
 MEM	2022/11/10 下午 11:59	V 檔案	25 KB
 PATTERN	2022/11/27 下午 11:01	V 檔案	12 KB
 PATTERN_p	2022/11/27 下午 11:01	V 檔案	13 KB
 SP	2022/11/25 上午 09:59	V 檔案	2 KB
 SP_pipeline	2022/11/25 上午 09:59	V 檔案	2 KB
 TESTBED	2022/11/27 下午 10:56	V 檔案	2 KB
 TESTBED_p	2022/11/27 下午 10:55	V 檔案	2 KB

# 在 Windows 搜尋 cmd 打開命令提示字元





# 輸入 cd Desktop (進入桌面)



A screenshot of a Windows Command Prompt window. The title bar at the top reads "命令提示字元" (Command Prompt) with a small icon on the left. The main area of the window has a black background with white text. It displays the following text: "Microsoft Windows [版本 10.0.19044.2006]" followed by "(c) Microsoft Corporation. 著作權所有，並保留一切權利。" on the next line. Below this, the current directory path "C:\Users\wujy" is shown, followed by the command "cd Desktop" which has been entered and is followed by a white cursor. The window is set against a light gray background.

```
命令提示字元
Microsoft Windows [版本 10.0.19044.2006]
(c) Microsoft Corporation. 著作權所有，並保留一切權利。
C:\Users\wujy>cd Desktop
```

# 輸入 cd CO\_project\_release(測試資料夾檔名)

命令提示字元

```
Microsoft Windows [版本 10.0.19044.2006]  
(c) Microsoft Corporation. 著作權所有，並保留一切權利。
```

```
C:\Users\wujy>cd Desktop
```

```
C:\Users\wujy\Desktop>cd CO_project_release
```

# 將TESTBED.v包成執行檔test iverilog -o test TESTBED.v

- 非pipeline版本輸入iverilog -o test TESTBED.v
- pipeline版本輸入iverilog -o test TESTBED\_p.v

C:\> 命令提示字元

```
Microsoft Windows [版本 10.0.19044.2006]  
(c) Microsoft Corporation. 著作權所有，並保留一切權利。  
  
C:\Users\wujy>cd Desktop  
  
C:\Users\wujy\Desktop>cd CO_project_release  
  
C:\Users\wujy\Desktop\CO_project_release>iverilog -o test TESTBED.v
```

# 輸入 vvp test (執行指令)

命令提示字元

```
Microsoft Windows [版本 10.0.19044.2006]  
(c) Microsoft Corporation. 著作權所有，並保留一切權利。  
C:\Users\wujy>cd Desktop  
C:\Users\wujy\Desktop>cd CO_project_release  
C:\Users\wujy\Desktop\CO_project_release>iverilog -o test TESTBED.v  
C:\Users\wujy\Desktop\CO_project_release>vvp test
```

執行結果如下 (有龍貓表示通過pattern)

## C4. 命令提示字元

```
VCD warning: array word TESTBED.My_SP.r[31] will conflict with an escaped identifier.
```

```

-----
--                                     --
-- Congratulations !!                 --
--                                     --
-- [0;32mSimulation PASS!!           --
--                                     --
-----

```

```
./PATTERN.v:416: $finish called at 1957500 (10ps)
```

```
C:\Users\wujy\Desktop\CO_project_release>
```

# 若有錯誤則需要波型輔助debug

- 執行指令完可以觀察測試檔案內有波型檔
- 非pipeline為SP.vcd
- pipeline為SP\_p.vcd

★ 快速存取			
桌面		instruction.txt	2022/11/24 上午 02:33 文字文件
下載		mem.txt	2022/11/10 下午 11:59 文字文件
文件		MEM.v	2022/11/10 下午 11:59 V 檔案
圖片		PATTERN.v	2022/11/29 下午 04:38 V 檔案
2020_CA_PROJE		PATTERN_p.v	2022/11/29 下午 04:38 V 檔案
20201217量測		SP.v	2022/11/24 上午 01:44 V 檔案
ADI_DEMO_CODE		SP.vcd	2022/11/29 下午 04:46 VCD 檔案
present		SP_p.vcd	2022/11/29 下午 04:47 VCD 檔案
OneDrive		SP_pipeline.v	2022/11/24 上午 01:49 V 檔案
本機		test	2022/11/29 下午 04:47 檔案
		TESTBED.v	2022/11/25 上午 12:02 V 檔案
		TESTBED_p.v	2022/11/25 上午 12:04 V 檔案

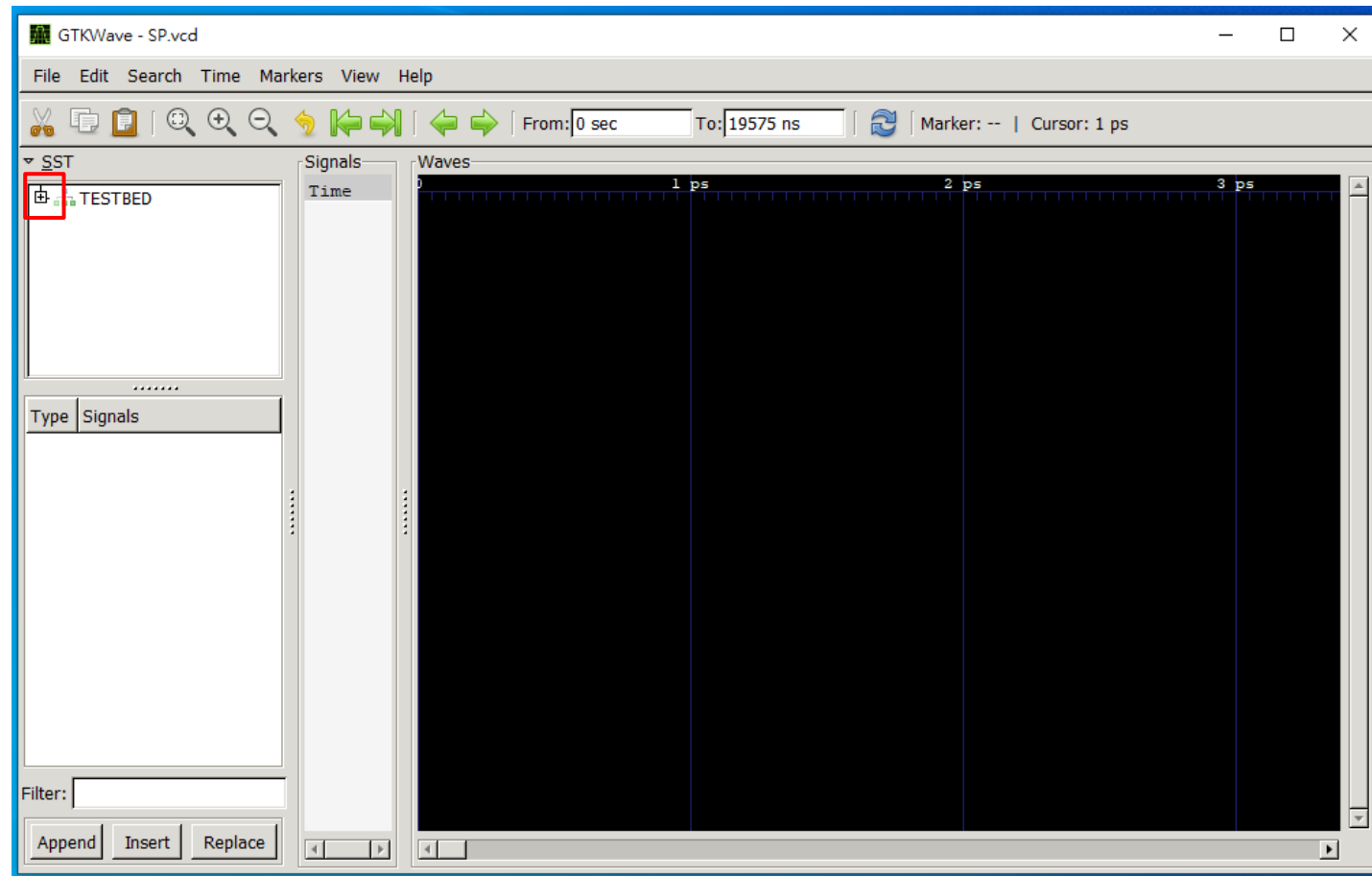
# 開啟另一個命令提示字元輸入指令打開波型

- 非pipeline輸入gtkwave SP.vcd &
- pipeline輸入gtkwave SP\_p.vcd &

命令提示字元 - gtwave SP.vcd

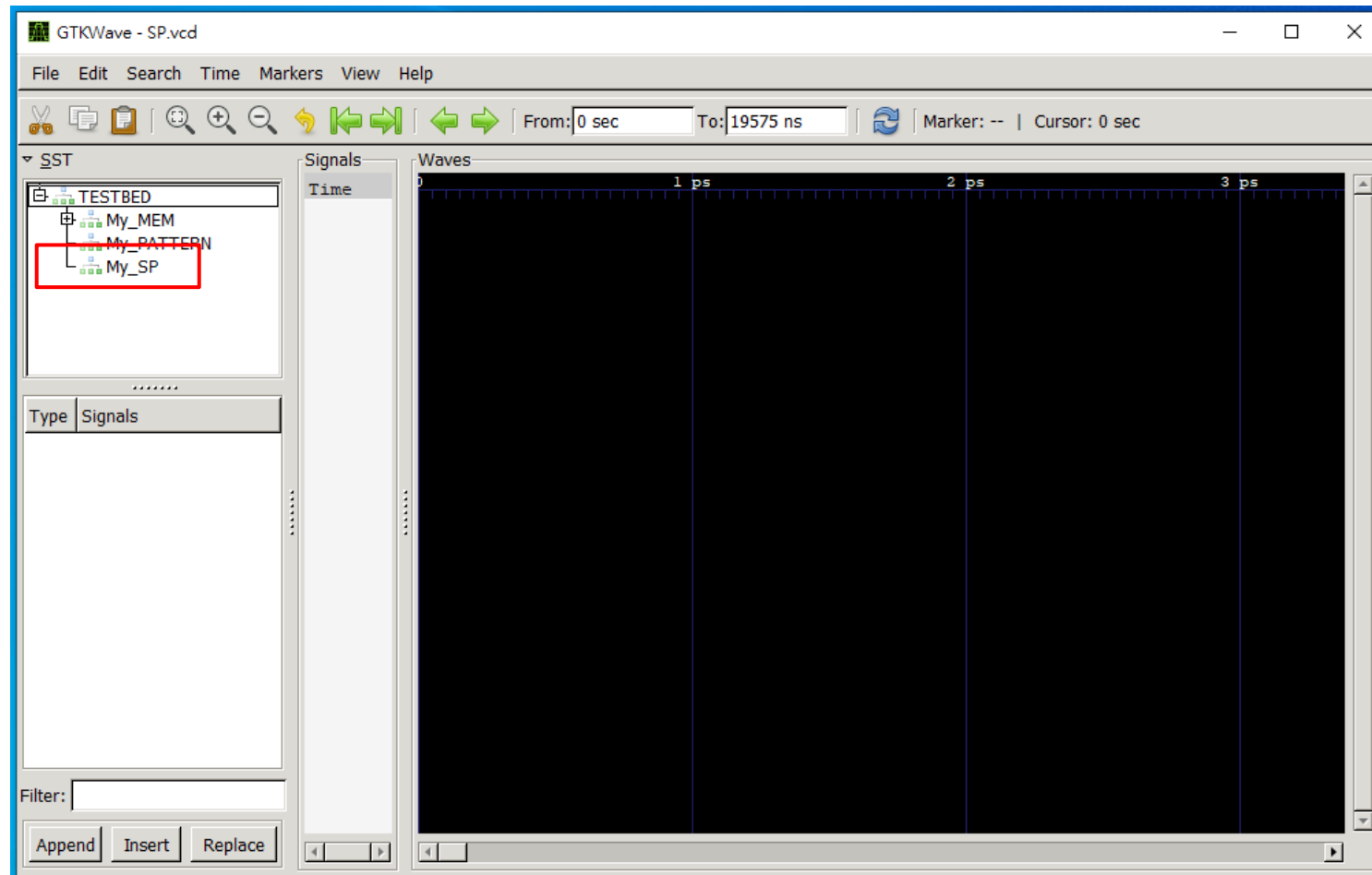
```
Microsoft Windows [版本 10.0.19044.2006]  
(c) Microsoft Corporation. 著作權所有，並保留一切權利。  
  
C:\Users\wujy>cd Desktop  
  
C:\Users\wujy\Desktop>cd CO_project_release  
  
C:\Users\wujy\Desktop\CO_project_release>gtkwave SP.vcd &  
  
GTKWave Analyzer v3.3.100 (w)1999-2019 BSI  
  
[0] start time.  
[19575000] end time.
```

# 點開TESTBED左側+號

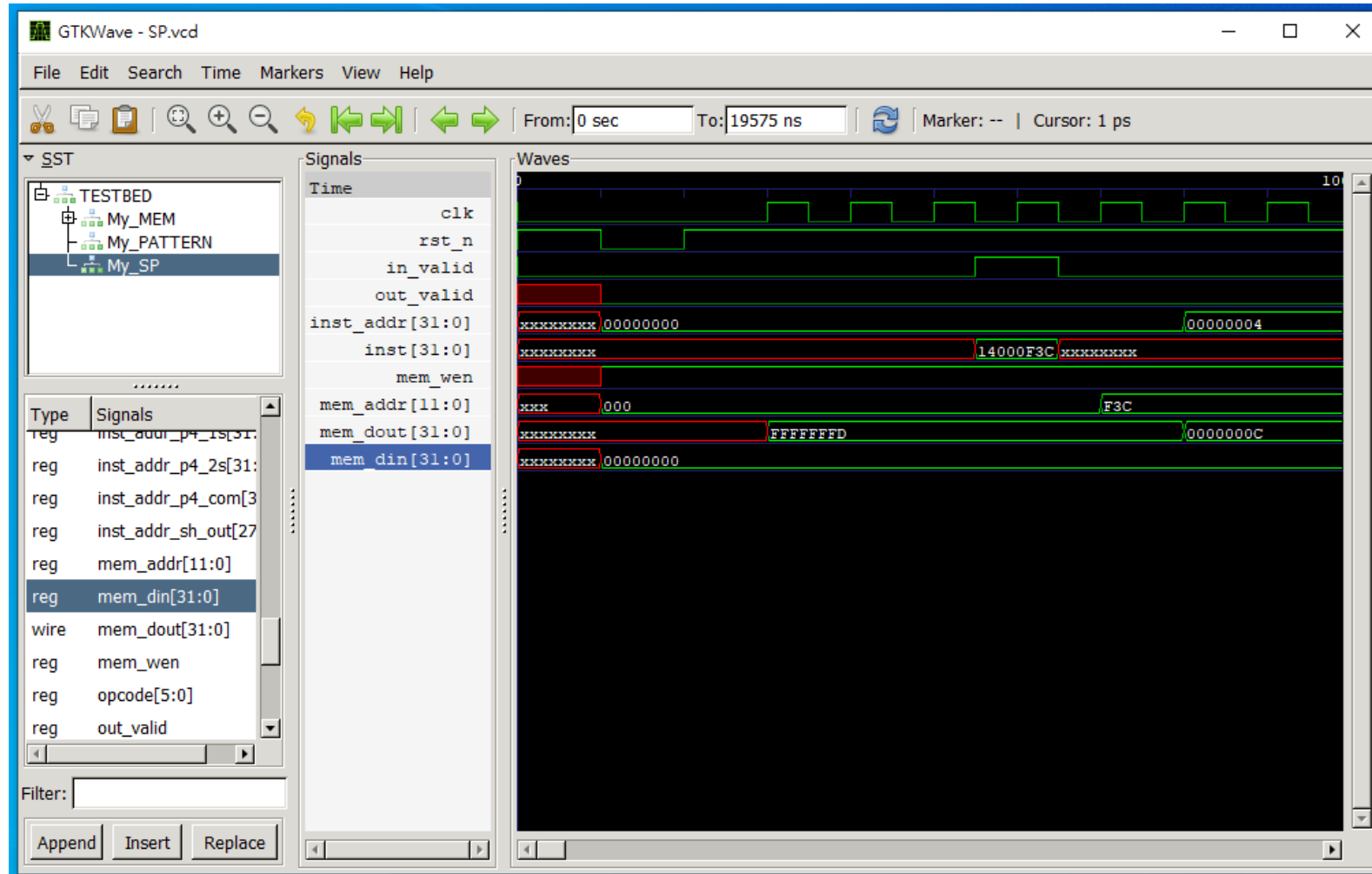




會出現TESTBED底下的module (design 檔  
為My\_SP)



雙擊My\_SP後，下方會出現訊號（雙擊訊號即可叫出訊號）



# 對訊號點右鍵，在data format可選擇進制表示方式

