

MASTERARBEIT

zur Erlangung des akademischen Grades
„Master of Science in Engineering“
im Studiengang Embedded Systems

Der Objekt Orientierte Ansatz in der Entwicklung von Eingebetteten Systemen

Ausgeführt von: Ney Fränz, BSc

Personenkennzeichen: 1610297013

BegutachterIn: FH-Prof. Dipl.-Ing. Dr. Martin Horauer

Wien, den 24. Juni 2018



Eidesstattliche Erklärung

„Ich, als Autor / als Autorin und Urheber / Urheberin der vorliegenden Arbeit, bestätige mit meiner Unterschrift die Kenntnisnahme der einschlägigen urheber- und hochschulrechtlichen Bestimmungen (vgl. Urheberrechtsgesetz idgF sowie Satzungsteil Studienrechtliche Bestimmungen / Prüfungsordnung der FH Technikum Wien idgF).

Ich erkläre hiermit, dass ich die vorliegende Arbeit selbständig angefertigt und Gedankengut jeglicher Art aus fremden sowie selbst verfassten Quellen zur Gänze zitiert habe. Ich bin mir bei Nachweis fehlender Eigen- und Selbstständigkeit sowie dem Nachweis eines Vorsatzes zur Erschleichung einer positiven Beurteilung dieser Arbeit der Konsequenzen bewusst, die von der Studiengangsleitung ausgesprochen werden können (vgl. Satzungsteil Studienrechtliche Bestimmungen / Prüfungsordnung der FH Technikum Wien idgF).

Weiters bestätige ich, dass ich die vorliegende Arbeit bis dato nicht veröffentlicht und weder in gleicher noch in ähnlicher Form einer anderen Prüfungsbehörde vorgelegt habe. Ich versichere, dass die abgegebene Version jener im Uploadtoolasas entspricht.“

Wien, 24. Juni 2018

A handwritten signature in black ink, appearing to read 'KeyF' with a stylized flourish.

Unterschrift

Kurzfassung

In der Entwicklung von eingebetteten Systemen hat sich in den letzten Jahren einiges getan. Moderne Programmiersprachen wie C/C++ haben sich in der embedded Entwicklung etabliert und aufwendiges programmieren in Assembler sollte nur noch in wenigen Fällen von Nöten sein. Diese Arbeit beschäftigt sich hauptsächlich mit der Frage, ob der Einsatz einer objekt-orientierten Programmiersprache auf Plattformen mit nur wenigen kBytes an Flash Speicher sinnvoll ist und welchen Mehrwert diese für die Embedded Entwicklung haben könnte.

Hierbei sollen vor allem die gängigsten Konzepte (Klassen, Templates, etc.) der objektorientierten Sprache analysiert werden, um Solide Richtwerte über Performance und Speicherverbrauch geben zu können. Dazu soll der kompilierte Code analysiert und diverse Benchmark Tests durchgeführt werden. Zusätzlich wird der Vergleich mit einer klassischen funktionalen Programmiersprache dargestellt.

Als Referenz Programmiersprache wird C/C++ in Verbindung mit der ARM Cortex-M Architektur verwendet, da diese Kombination sehr interessant für stromsparende und kleinere IoT Projekte ist und sich wahrscheinlich in Zukunft durchsetzen wird. Am Anfang wird auch eine State-Of-the-art Analyse über die momentan verfügbaren ARM C++ Compiler durchgeführt um auflisten zu können welche Versionen und Erweiterungen von C++ unterstützt werden.

Schlagworte: Objektorientiertes Programmieren, C/C++, Embedded Software, ARM Cortex-M

Abstract

Dies hier ist ein Blindtext zum Testen von Textausgaben. Wer diesen Text liest, ist selbst schuld. Der Text gibt lediglich den Grauwert der Schrift an. Ist das wirklich so? Ist es gleichgültig, ob ich schreibe: „Dies ist ein Blindtext“ oder „Huardest gefburn“? Kjift – mitnichten! Ein Blindtext bietet mir wichtige Informationen. An ihm messe ich die Lesbarkeit einer Schrift, ihre Anmutung, wie harmonisch die Figuren zueinander stehen und prüfe, wie breit oder schmal sie läuft. Ein Blindtext sollte möglichst viele verschiedene Buchstaben enthalten und in der Originalsprache gesetzt sein. Er muss keinen Sinn ergeben, sollte aber lesbar sein. Fremdsprachige Texte wie „Lorem ipsum“ dienen nicht dem eigentlichen Zweck, da sie eine falsche Anmutung vermitteln.

Keywords: Keyword1, Keyword2, Keyword3, Keyword4

Danksagung

Dies hier ist ein Blindtext zum Testen von Textausgaben. Wer diesen Text liest, ist selbst schuld. Der Text gibt lediglich den Grauwert der Schrift an. Ist das wirklich so? Ist es gleichgültig, ob ich schreibe: „Dies ist ein Blindtext“ oder „Huardest gefburn“? Kjift – mitnichten! Ein Blindtext bietet mir wichtige Informationen. An ihm messe ich die Lesbarkeit einer Schrift, ihre Anmutung, wie harmonisch die Figuren zueinander stehen und prüfe, wie breit oder schmal sie läuft. Ein Blindtext sollte möglichst viele verschiedene Buchstaben enthalten und in der Originalsprache gesetzt sein. Er muss keinen Sinn ergeben, sollte aber lesbar sein. Fremdsprachige Texte wie „Lorem ipsum“ dienen nicht dem eigentlichen Zweck, da sie eine falsche Anmutung vermitteln.

Inhaltsverzeichnis

1	State-of-Art Analyse	1
1.1	Mikrocontroller Hardware Analyse	1
1.1.1	Stromverbrauch und Effizienz	1
1.1.2	MCU Peripherie	1
1.1.3	Sicherheits- Features	1
1.2	Work-Flow und Tools in der embedded Entwicklung	1
1.2.1	Entwicklungs- Umgebungen	1
1.2.2	Test und Qualitäts- Management	1
1.2.3	Code Generatoren	1
1.2.4	Low-Level Hardware Bibliotheken	1
1.3	Programmiersprachen für die embedded Entwicklung	1
1.3.1	Kompilierte Programmiersprachen	1
1.3.2	Interpretierte Programmiersprachen	1
1.4	Verfügbare C/C++ Compiler für die ARM Architektur	1
1.4.1	GNU Arm Embedded Toolchain	1
1.4.2	IAR Embedded Workbench	1
1.4.3	ARM Compiler	1
2	Embedded C++	1
2.0.1	Überblick	2
2.0.2	C++ Konzepte	2
2.0.3	Eingabe- und Ausgabestreams	2
2.0.4	'auto'-Typ	2
2.0.5	Funktionen Überladen	3
2.0.6	Funktions- Templates	5
2.0.7	Funktionen Überladen	5
2.0.8	Arrays vs 'std::vector'	5
2.0.9	Pointer vs Referenzen	5
2.0.10	Namespaces	5
2.0.11	Dynamische Speicher Verwaltung	5
2.0.12	Klassen	5
2.1	Überblick	5
	Literaturverzeichnis	6

Abbildungsverzeichnis	7
Tabellenverzeichnis	8
Quellcodeverzeichnis	9
Abkürzungsverzeichnis	10
A Anhang A	11
B Anhang B	12

1 State-of-Art Analyse

1.1 Mikrocontroller Hardware Analyse

1.1.1 Stromverbrauch und Effizienz

1.1.2 MCU Peripherie

1.1.3 Sicherheits- Features

1.2 Work-Flow und Tools in der embedded Entwicklung

1.2.1 Entwicklungs- Umgebungen

1.2.2 Test und Qualitäts- Management

1.2.3 Code Generatoren

1.2.4 Low-Level Hardware Bibliotheken

1.3 Programmiersprachen für die embedded Entwicklung

1.3.1 Kompilierte Programmiersprachen

1.3.2 Interpretierte Programmiersprachen

1.4 Verfügbare C/C++ Compiler für die ARM Architektur

1.4.1 GNU Arm Embedded Toolchain

1.4.2 IAR Embedded Workbench

1.4.3 ARM Compiler

2 Embedded C++

2.0.1 Überblick

2.0.2 C++ Konzepte

2.0.3 Eingabe- und Ausgabestreams

2.0.4 'auto'-Typ

2.0.5 Funktionen Überladen

C++ bietet ein Mechanismus indem man mehrere Funktionen mit dem gleichen Namen deklarieren kann, diese sich jedoch in ihrer Signatur unterscheiden müssen. Somit kann man bestehende Funktionen überladen, indem man die Datentypen oder Anzahl der Parameter verändert. Der Compiler sucht sich dann die Funktion mit der passenden Signatur heraus.

Beispiel

Im folgendem Beispiel braucht man eine Funktion die jeweils 2 **int** und **double** Werte addieren kann. Im klassischen C müsste man 2 Funktionen deklarieren die sich jeweils in ihrem Namen unterscheiden, wohingegen man in C++ nochmal den gleichen Namen für die Funktion verwenden kann.

```
1 int add(int a, int b){
2     return a + b;
3 }
4
5 double add(double a, double b){
6     return a + b;
7 }
8
9 int main() {
10
11     int ival_a=3, ival_b=4, iret;
12     double dval_a=3, dval_b=4, dret;
13
14     iret = add(ival_a, ival_b);
15     dret = add(dval_a, dval_b);
16
17     return 0;
18 }
```

Quellcode (1) C++ Beispiel

```
1 int add_i(int a, int b){
2     return a + b;
3 }
4
5 double add_d(double a, double b){
6     return a + b;
7 }
8
9 int main() {
10
11     int ival_a=3, ival_b=4, iret;
12     double dval_a=3, dval_b=4, dret;
13
14     iret = add_i(ival_a, ival_b);
15     dret = add_d(dval_a, dval_b);
16
17     return 0;
18 }
```

Quellcode (2) C Beispiel

Analyse

Beide Compiler generieren jeweils eine Funktion für **int** (0x30 byte) und eine für **double** (0x4c byte). Beim C++ Compiler kann man erkennen das dieser automatisch 2 Funktionen mit dem Index 'ii' und 'dd' erstellt. Somit kann man sagen das Funktions- Überladungen keinen Speicher Overhead erzeugen. Zudem erspart man sich lange Funktions- Namen und vermeidet dass man im Code irrtümlicherweise die falsche Funktion aufruft.

<pre>\$ arm-none-eabi-nm.exe a.out --print-size ... 00008244 00000030 T _Z8addierenii 00008274 0000004c T _Z8addierendd ...</pre>	<pre>\$ arm-none-eabi-nm.exe a.out --print-size ... 00008244 00000030 T add_i 00008274 0000004c T add_d ...</pre>
Compiler Output C++	Compiler Output C

Fazit

Funktions- Überladungen erzeugt keinen Speicher Overhead und sind zu empfehlen wenn sich der Funktions- Block erheblich in verschiedenen Implementationen unterscheidet. Ändern sich nur die Datentypen wie es in diesem Beispiel der Fall ist sind *Funktions- Templates* eher zu empfehlen. Ändert sich nur die Anzahl der Parameter kann man oftmals mit *Default Arguments* wie es sie in C++ gibt schöneren Code erzeugen.

2.0.6 Funktions- Templates

Beispiel

```
1 template <typename T> T add(T a, T b) {
2     return a + b;
3 }
4
5 int main() {
6
7     int ival_a=3, ival_b=4, iret;
8     double dval_a=3, dval_b=4, dret;
9
10    iret = add(ival_a, ival_b);
11    dret = add(dval_a, dval_b);
12
13    return 0;
14 }
15
16
17
18 /*EOF*/
```

Quellcode (5) C++ Beispiel

```
1 int add_i(int a, int b){
2     return a + b;
3 }
4
5 double add_d(double a, double b){
6     return a + b;
7 }
8
9 int main() {
10
11     int ival_a=3, ival_b=4, iret;
12     double dval_a=3, dval_b=4, dret;
13
14     iret = add_i(ival_a, ival_b);
15     dret = add_d(dval_a, dval_b);
16
17     return 0;
18 }
```

Quellcode (6) C Beispiel

2.0.7 Funktionen Überladen

Beispiel

2.0.8 Arrays vs 'std::vector'

2.0.9 Pointer vs Referenzen

2.0.10 Namespaces

2.0.11 Dynamische Speicher Verwaltung

2.0.12 Klassen

Konstruktoren

Destruktoren

2.1 Überblick

Literaturverzeichnis

Abbildungsverzeichnis

Tabellenverzeichnis

Quellcodeverzeichnis

Quellcode 1 C++ Beispiel	3
Quellcode 2 C Beispiel	3
Quellcode 3	4
Quellcode 4	4
Quellcode 5 C++ Beispiel	5
Quellcode 6 C Beispiel	5

Abkürzungsverzeichnis

ABC Alphabet

WWW world wide web

ROFL Rolling on floor laughing

A Anhang A

B Anhang B