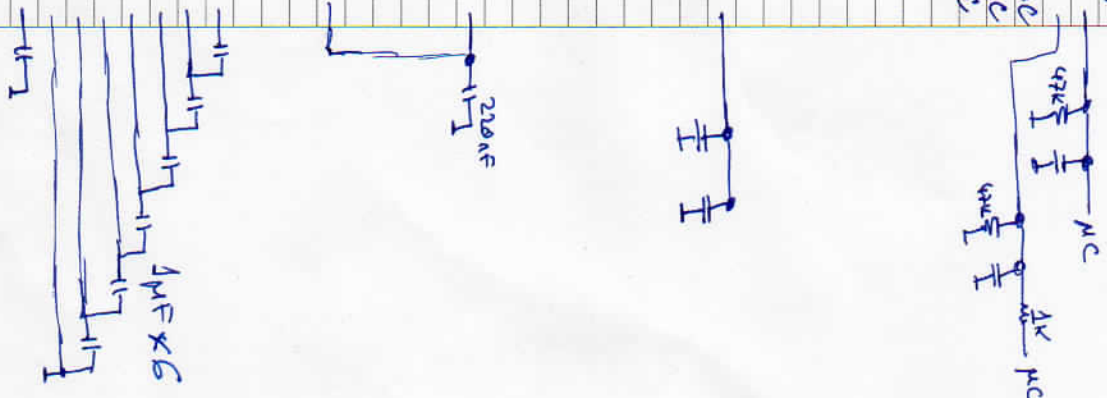


PAD No.	Pin Name	Pin	Voltage	???
1	NC	1	5'02	VDD
2	NC	2	5'02	VDD
3	NC	3	0'044	VDD
4	VDD	4	1'43	116hz
5	TEST1	5	2'43	116hz
6	SYNC	6	2'87	116hz
7	FR	7	1'43	116hz
8	CL	8	1'43	116hz
9	DOE	9	2'06	116hz
10	E1	10	4'93	116hz
11	E2	11	5'03	116hz
12	CS	12	0'2	116hz
13	RES	13	0'2	116hz
14	A0	14	0'2	116hz
15	VSS	15	0'2	116hz
16	WR, P/M	16	0'2	116hz
17	RD, E	17	0'2	116hz
18	VDD	18	3'06	116hz
19	D0	19	3'06	116hz
20	D1	20	3'06	116hz
21	D2	21	3'06	116hz
22	D3	22	3'06	116hz
23	D4	23	3'06	116hz
24	D5	24	3'06	116hz
25	D6, SCL	25	3'06	116hz
26	D7, SI	26	3'06	116hz
27	VD	27	3'06	116hz
28	VDD	28	2'87	116hz
29	MIS	29	5'02	116hz
30	CLS	30	0	116hz
31	VSS	31	0	116hz
32	TEST	32	0	116hz
33	CAB	33	0	116hz
34	PIS	34	0	116hz
35	VDD	35	5'02	116hz
36	VDD	36	5'02	116hz
37	VDD2	37	5'02	116hz
38	VDUT	38	5'02	116hz
39	CAP1+	39	15'32	116hz
40	CAP1-	40	5'02	116hz
41	CAP3+	41	0'002	116hz
42	CAP3-	42	6'14	116hz
43	VDUT	43	6'14	116hz
44	CAP4+	44	15'32	116hz
45	CAP4-	45	5'02	116hz
46	CAP2+	46	6'14	116hz
47	V3	47	5'02	116hz
48	V2	48	6'14	116hz
49	V1	49	12'78	116hz
50	VC	50	7'54	116hz
51	MV1	51	7'83	116hz
52	MV2	52	6'40	116hz
53	VDD	53	4'87	116hz
54	NC	54	3'2	116hz
55	NC	55	0	116hz
56	SVDD	56	5'02	116hz
57	SVDD	57	1'24	116hz
58	NC	58	2'10	116hz
59	NC	59	2'18	116hz
60	NC	60		116hz
61	NC	61		116hz
62	NC	62		116hz
63	COM39	63		116hz



(1) VDD

chip select  
pin

(0) I  
24 parallel, -0.2V

A0 = 1. DO-D7  
display data or  
command parameters.

A1 = 0. DO-D7.  
control commands.

C06 = 1. HPU-68 series  
= 0. HPU-80 series.

